Sistemi Elettronici, Tecnologie e Misure Appello del 3/7/2023

Nome:	
Cognome:	
Matricola:	

ATTENZIONE

- 1. Compilare subito questa pagina con nome, cognome e numero di matricola
- 2. Gli studenti del corso 05QXVOA (8 crediti, a.a. 2022/23) sono tenuti a rispondere solo ai primi quattro quesiti teorici a risposta multipla, gli studenti del corso 04QXVOA (10 crediti, a.a. 2021/22 e precedenti) sono tenuti a rispondere a tutti e sei i quesiti. Gli esercizi sono identici per i corsi 05QXVOA e 04QXVOA
- 3. Per i quesiti a risposta multipla, la risposta errata determina la sottrazione di un punteggio pari a metà del valore della risposta esatta
- 4. Riportare le risposte esatte dei quesiti a risposta multipla nella tabella posta all'inizio della relativa sezione
- 5. Le risposte ai vari quesiti vanno riportate **esclusivamente** nello spazio reso disponibile immediatamente dopo il quesito stesso
- 6. Si può fare uso di fogli di brutta bianchi resi disponibili a cura dello studente. La brutta non deve essere consegnata
- 7. Non si possono utilizzare libri, appunti o formulari

Domande a risposta multipla

	1	2	3	4	5	6
a						
b						
С						
d						

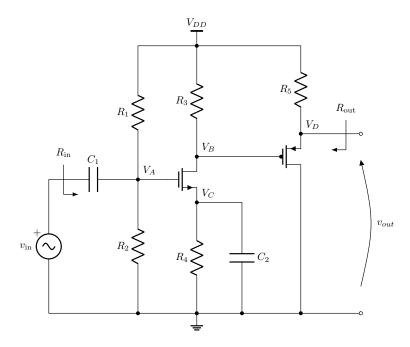
Domande 1.-4. per tutti gli studenti (05QXVOA e 04QXVOA)

- 1. Un amplificatore differenziale fornisce in uscita una tensione $v_{\rm out}=10.5v^+-9.5v^-$. Le amplificazioni differenziale $(A_{d,dB})$ e di modo comune $(A_{cm,dB})$ sono:
 - (a) $A_{d,dB} = 20 \, dB, A_{cm,dB} = 0 \, dB$
 - (b) $A_{d,dB} = 10 \, dB, A_{cm,dB} = 0 \, dB$
 - (c) $A_{d,dB} = 0 \, dB, A_{cm,dB} = -10 \, dB$
 - (d) $A_{d,dB} = 0 \, dB, A_{cm,dB} = -20 \, dB$
- 2. Un transistore MOS con $\lambda \neq 0$ polarizzato in regione di saturazione si comporta per il piccolo segnale come:
 - (a) un generatore di tensione controllato in corrente con una resistenza in parallelo
 - (b) un generatore di corrente controllato in tensione con una resistenza in parallelo
 - (c) un generatore di corrente controllato in tensione con una resistenza in serie
 - (d) un generatore di tensione controllato in corrente ideale
- 3. Un amplificatore operazionale con guadagno in banda di 100 dB, prodotto banda-guadagno pari a 10MHz, resistenze d'ingresso e uscita trascurabili (cioè $R_{\rm in,d} \to \infty, R_{\rm in,cm} \to \infty, R_{\rm out} = 0$), è utilizzato in configurazione amplificatore invertente con amplificazione di tensione $A_{\rm v}=-3$. La banda dell'amplificatore invertente è pari a:
 - (a) 2.5 MHz (b) 3.3 MHz (c) 10 MHz (d) 250 kHz
- 4. Un amplificatore di transconduttanza è ottenuto collegando in cascata un amplificatore di transconduttanza con parametri $G_{\text{m,1}}$, $R_{\text{in,1}} \to \infty$ e $R_{\text{out,1}}$ finita e non nulla, ed un amplificatore di corrente descritto dai parametri $A_{i,2}$, $R_{\text{in},2}$ e $R_{\text{out},2}$, tutti finiti e non nulli. La transconduttanza complessiva G_m della cascata dei due stadi è data da:
 - (a) $G_{m,1}A_{i,2}$
 - $\begin{array}{l} \text{(b)} \ \ G_{\mathrm{m,1}}A_{\mathrm{i,2}} \frac{R_{\mathrm{out,1}}}{R_{\mathrm{out,1}} + R_{\mathrm{in,2}}} \\ \text{(c)} \ \ G_{\mathrm{m,1}}A_{\mathrm{i,2}} \frac{R_{\mathrm{in,2}}}{R_{\mathrm{out,1}} + R_{\mathrm{in,2}}} \\ \text{(d)} \ \ G_{\mathrm{m,1}}A_{\mathrm{i,2}} \frac{R_{\mathrm{out,1}}}{R_{\mathrm{out,1}} + R_{\mathrm{out,2}}} \end{array}$

Domande 5.-6. per i soli studenti del corso 04QXVOA (10 crediti, frequenza a.a. 2021/22 o precedenti)

- 5. In un amplificatore invertente basato su operazionale ideale, il resistore che collega il morsetto invertente al generatore d'ingresso è sostituito da un diodo, con catodo collegato al morsetto invertente e anodo collegato al generatore d'ingresso. Per $v_{\rm in}>0$ il circuito che si ottiene si comporta come
 - (a) integratore invertente
 - (b) amplificatore logaritmico invertente
 - (c) amplificatore esponenziale invertente
 - (d) derivatore invertente
- 6. In un circuito contenente un diodo semi-ideale con $V_{\gamma} = 0.5 \, {\rm V}$ si è fatta l'ipotesi che il diodo sia OFF. Per verificare l'ipotesi occorre:
 - (a) sostituire il diodo con un circuito aperto e verificare che $i_D < 0$
 - (b) sostituire il diodo con un generatore di tensione ideale $V_{\gamma} = 0.5 \,\mathrm{V}$ e verificare che $i_{\mathrm{D}} > 0$
 - (c) sostituire il diodo con un corto circuito e verificare che $v_{\rm D} < 0.5\,{\rm V}$
 - (d) sostituire il diodo con un circuito aperto e verificare che $v_{\rm D} < 0.5\,{\rm V}$

Esercizio n. 1



$$n$$
MOS: $\beta_n=10$ mA/V², $V_{THn}=0.2$ V, $\lambda_n=0$

pMOS:
$$\beta_p = 40 \text{ mA/V}^2$$
, $V_{THp} = 0.3 \text{ V}$, $\lambda_p = 0$

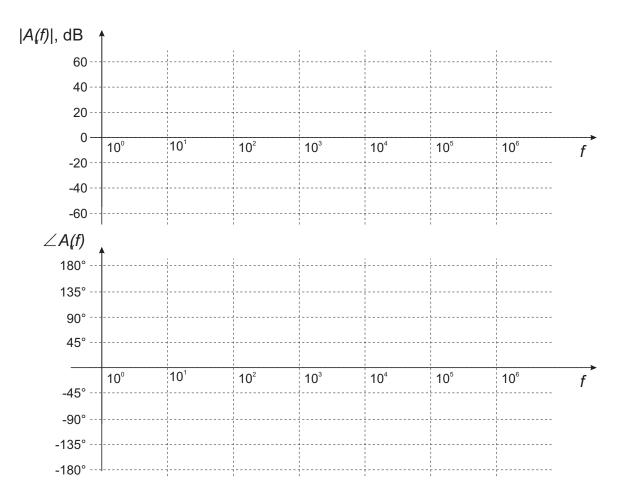
Tensioni DC:
$$V_{DD} = 4.8 \text{ V}, V_A = 1.2 \text{ V}, V_B = 2 \text{ V}, V_C = 0.8 \text{ V}, V_D = 2.4 \text{ V}$$

Resistori:
$$R_1=360\,\mathrm{k}\Omega,\,R_2=120\,\mathrm{k}\Omega,\,R_3=14\,\mathrm{k}\Omega,\,R_4=4\,\mathrm{k}\Omega,\,R_5=12\,\mathrm{k}\Omega$$

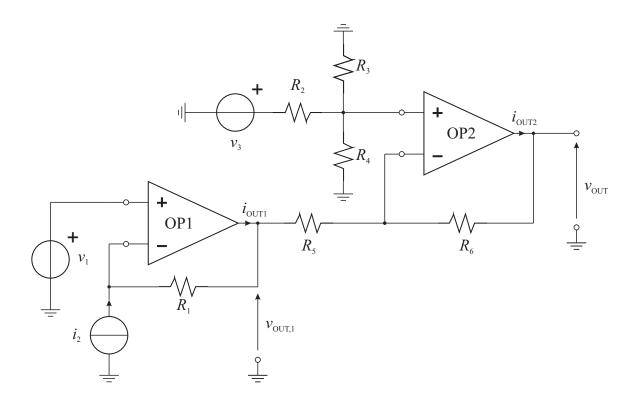
Condensatori:
$$C_1 = \frac{1}{2\pi} \, \mu \text{F}, \, C_2 = \frac{10}{2\pi} \, \text{nF}$$

Con riferimento al circuito in figura:

- 1. verificare il funzionamento dei transistori in regione di saturazione e determinare i parametri di piccolo segnale nel punto di lavoro;
- 2. determinare, in condizioni di piccolo segnale, l'amplificazione di tensione $A_v = v_{\rm out}/v_{\rm in}$, la resistenza d'ingresso $R_{\rm in}$ e la resistenza di uscita $R_{\rm out}$, assumendo che entrambi i condensatori C_1 e C_2 si comportino come cortocircuiti alla frequenza del segnale applicato (disegnare il circuito equivalente e riportare sia l'espressione analitica sia i risultati numerici di A_v , $R_{\rm in}$ e $R_{\rm out}$);
- 3. determinare, in condizioni di piccolo segnale, l'espressione dell'amplificazione di tensione in frequenza $A_v(s)$ (riportare sia l'espressione analitica sia i risultati numerici)
- 4. disegnare il diagramma di modulo e fase di $A_v(s)$ trovata al punto precedente



Esercizio 2.



Nel circuito in figura $R_1 = \ldots = R_6 = R = 10 \text{ k}\Omega$, la dinamica di v_1 è (0,1) V, la dinamica di i_2 è (-100,100) μA e la dinamica di v_3 è (-3,3) V. Determinare:

- 1. l'espressione delle tensioni $v_{\text{OUT},1}$ e v_{OUT} in funzione degli ingressi v_1 , i_2 e v_3 e delle resistenze $R_1 \dots R_6$;
- 2. l'espressione delle correnti $i_{\text{OUT}1}$ e $i_{\text{OUT}2}$ in funzione degli ingressi v_1 , i_2 e v_3 e delle resistenze $R_1 \dots R_6$;
- 3. la minima dimanica della tensione di uscita richiesta agli amplificatori OP1 ed OP2 per funzionare in linearità con gli ingressi dati;
- 4. la minima dimanica d'ingresso di modo comune richiesta agli amplificatori OP1 ed OP2 per funzionare in linearità con gli ingressi dati.