

**Sistemi Elettronici, Tecnologie e Misure**  
**Appello del 30/1/2020**

Nome: \_\_\_\_\_  
Cognome: \_\_\_\_\_  
Matricola: \_\_\_\_\_

**ATTENZIONE**

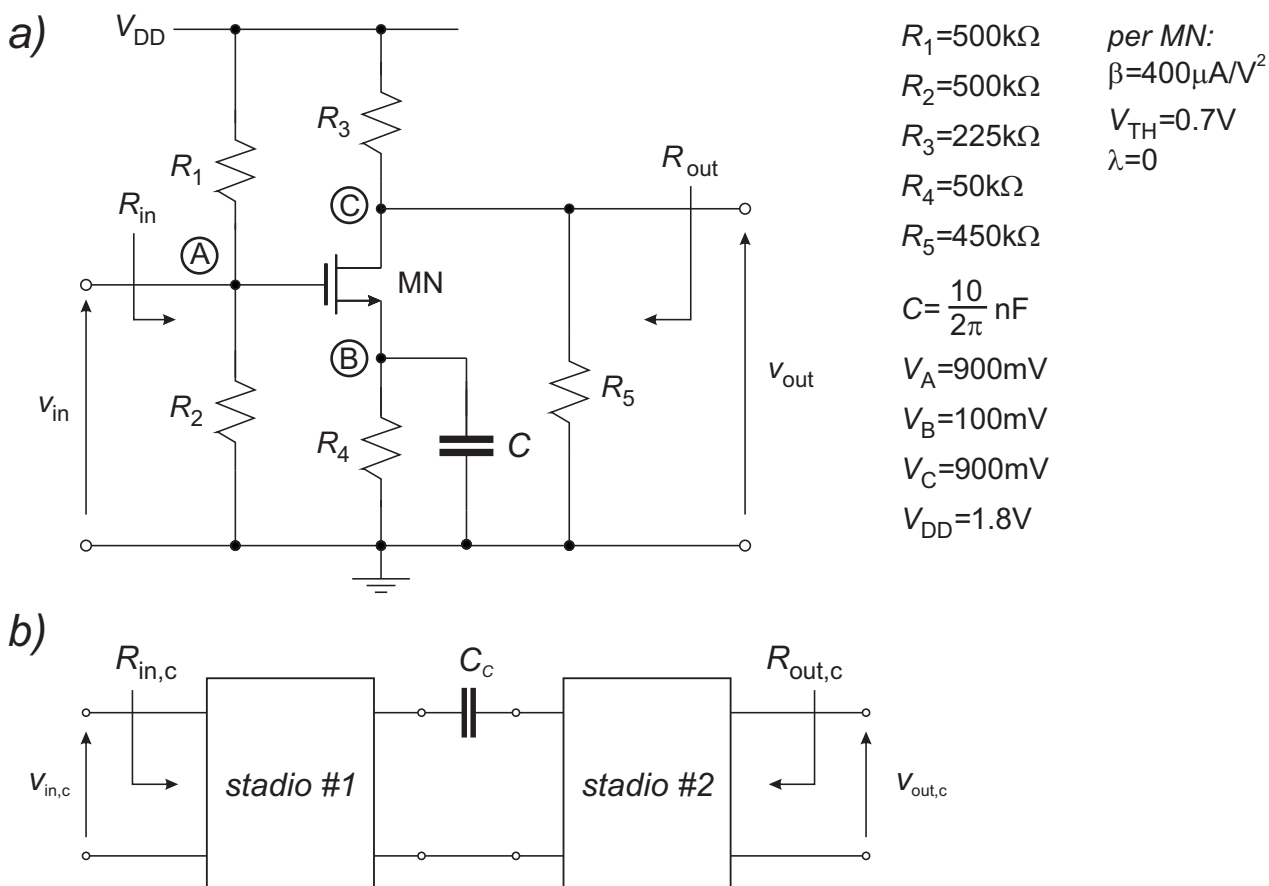
1. Compilare subito questa pagina con nome, cognome e numero di matricola
2. Per i quesiti a risposta multipla, la risposta errata determina la sottrazione di un punteggio pari a metà del valore della risposta esatta
3. Riportare le **risposte esatte** dei quesiti a risposta multipla nella tabella posta all'inizio della relativa sezione
4. Le risposte ai vari quesiti vanno riportate **esclusivamente** nello spazio reso disponibile immediatamente dopo il quesito stesso
5. Si può fare uso di fogli di brutta **bianchi** resi disponibili a cura dello studente. La brutta non deve essere consegnata
6. Non si possono utilizzare libri, appunti o formulari

## Domande a risposta multipla

	1	2	3	4	5	6
a						
b						
c						
d						

- In un circuito contenente un diodo semi-ideale  $D$  con  $V_\gamma = 0.7V$  si è fatta l'ipotesi che il diodo sia OFF. L'ipotesi è verificata se e solo se:
  - $v_D < 0.7V$
  - $v_D > 0.7V$
  - $i_D > 0$
  - $v_D < -0.7V$
- Un amplificatore differenziale fornisce in uscita una tensione  $v_{out} = 200.5v^+ - 199.5v^-$ . Le amplificazioni differenziale ( $A_{d,dB}$ ) e di modo comune ( $A_{cm,dB}$ ) sono:
  - $A_{d,dB} = 46dB, A_{cm,dB} = -46dB$
  - $A_{d,dB} = 46dB, A_{cm,dB} = 0dB$
  - $A_{d,dB} = 0dB, A_{cm,dB} = 0dB$
  - $A_{d,dB} = 0dB, A_{cm,dB} = -46dB$
- Indicare in quale stadio amplificatore MOS a singolo transistor (assumendo  $\lambda = 0$ ) la resistenza d'uscita non dipende dalla transconduttanza  $g_m$  del transistor:
  - drain* comune
  - gate* comune
  - source* comune
  - la resistenza d'uscita dipende da  $g_m$  in tutti gli stadi MOS a singolo transistor
- Un amplificatore operazionale con prodotto banda-guadagno pari a 1MHz, resistenze d'ingresso e uscita trascurabili (cioè  $R_{in,d} \rightarrow \infty, R_{in,cm} \rightarrow \infty, R_{out} = 0$ ), è utilizzato in un amplificatore di tensione non invertente in cui i due resistori hanno resistenza uguale. La banda dell'amplificatore è pari a:
  - 900Hz
  - 1MHz
  - 2MHz
  - 500kHz
- In un circuito contenente due amplificatori operazionali, la tensione d'uscita per ingresso nullo  $V_{OUT,0}$  è esprimibile in funzione delle tensioni di offset in ingresso (*input offset voltage*)  $V_{OFF,1}$  e  $V_{OFF,2}$  dei due operazionali come:  $V_{OUT,0} = V_{OFF,1} - 2 \cdot V_{OFF,2}$ . Sui *datasheet* degli operazionali utilizzati è indicato  $|V_{OFF,max}| = 5mV$ . Si può necessariamente concludere che:
  - $V_{OUT,0} < 15mV$
  - $V_{OUT,0} < -15mV$
  - $V_{OUT,0} > -5mV$
  - $V_{OUT,0} < 5mV$
- Affinché un transistor pMOS sia polarizzato in regione di saturazione, si deve avere:
  - $V_{GS} > V_{TH}$  e  $V_{DS} > V_{GS} - V_{TH}$
  - $V_{SG} > V_{TH}$  e  $V_{SD} < V_{SG} - V_{TH}$
  - $V_{SG} > V_{TH}$  e  $V_{SD} > V_{SG} - V_{TH}$
  - $V_{SG} < -V_{TH}$  e  $V_{DS} < V_{GS} + V_{TH}$

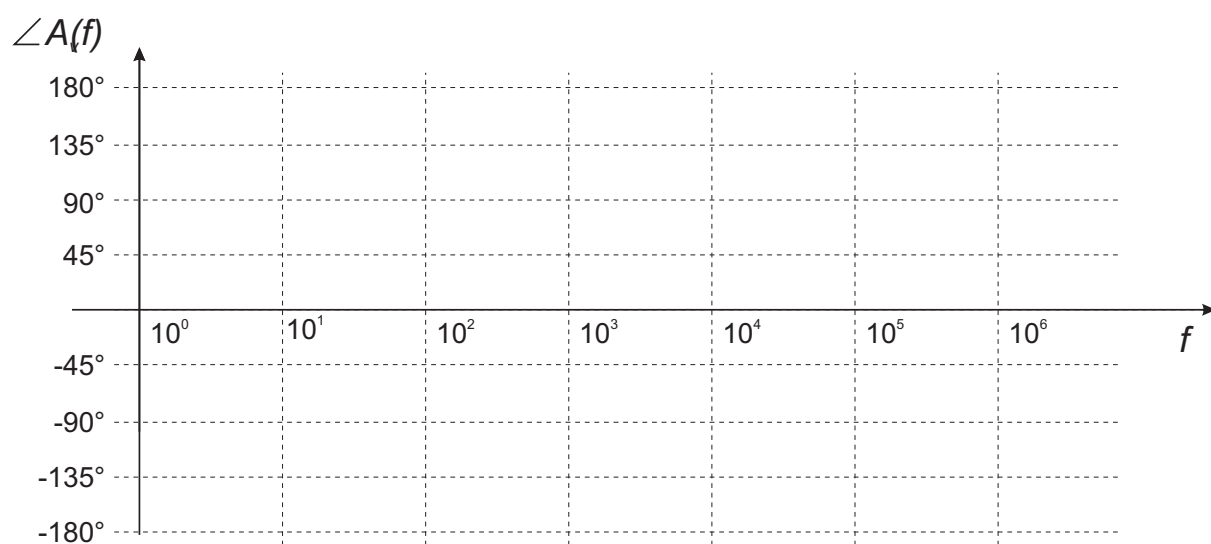
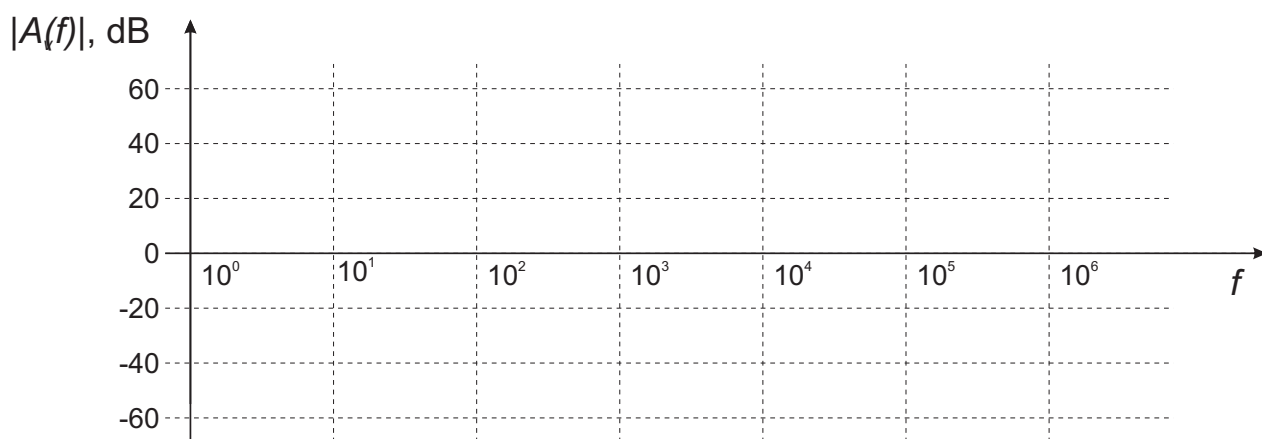
## Esercizio n. 1



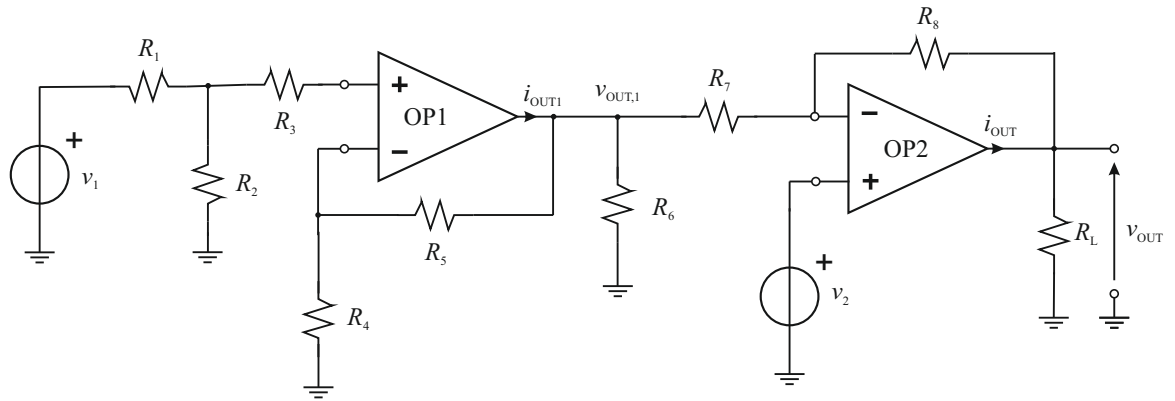
Con riferimento al circuito in figura:

1. verificare il funzionamento del transistor MOS in regione di saturazione e determinarne i parametri di piccolo segnale nel punto di lavoro;
2. determinare, in condizioni di piccolo segnale, l'amplificazione di tensione  $A_v = v_{out}/v_{in}$ ,  $R_{in}$  e  $R_{out}$  indicate in figura, assumendo che il condensatore  $C$  si comporti come un corto circuito nella banda del segnale applicato (sono richieste le espressioni analitiche ed i valori numerici);
3. assumendo  $C = \frac{10}{2\pi}\text{ nF}$ , calcolare la funzione di trasferimento nel dominio della frequenza  $A_v(s) = V_{out}(s)/V_{in}(s)$  e tracciarne i diagrammi di Bode di modulo e fase;
4. si considerino due stadi analoghi a quello in figura a) collegati in cascata come indicato in figura b). Determinare l'amplificazione di tensione  $A_{v,c} = v_{out,c}/v_{in,c}$ ,  $R_{in,c}$  e  $R_{out,c}$  per la cascata dei due amplificatori assumendo che  $C$  all'interno dello stadio a) e  $C_c$  in b) si comportino entrambi come corto circuiti.





## Esercizio 2.



Nel circuito in figura la dinamica di  $v_1$  e  $v_2$  è  $(-1V, 1V)$  e  $R_{1,2,\dots,8} = R_L = R = 10k\Omega$ . Determinare:

1. l'espressione delle tensioni  $v_{OUT,1}$  e  $v_{OUT}$ ;
2. l'espressione della corrente erogata da OP1 ( $i_{OUT,1}$ ) e da OP2 ( $i_{OUT}$ ), assumendo che gli amplificatori operazionali siano ideali;
3. la minima dinamica delle tensione d'uscita di OP2 ( $V_{OUT,min}, V_{OUT,max}$ ) compatibile con i segnali in ingresso assegnati;
4. la minima dinamica della corrente d'uscita di OP2 ( $I_{OUT,min}, I_{OUT,max}$ ), compatibile con i segnali in ingresso assegnati.

