Sistemi Elettronici, Tecnologie e Misure Appello del 30/1/2020

Nome:	
Cognome:	SOLUZIONE
Matricola:	

ATTENZIONE

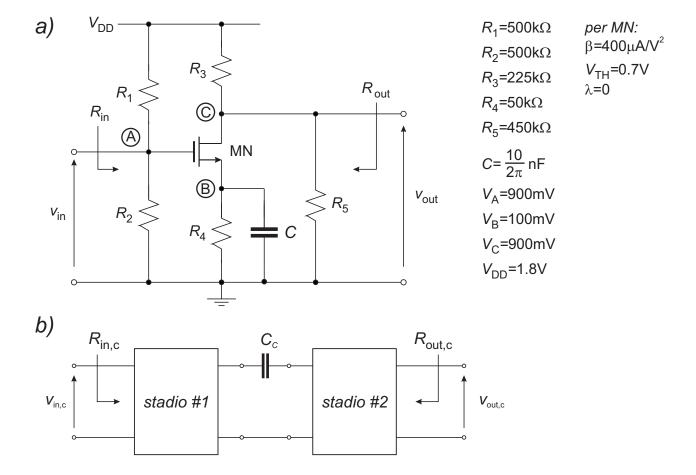
- 1. Compilare subito questa pagina con nome, cognome e numero di matricola
- 2. Per i quesiti a risposta multipla, la risposta errata determina la sottrazione di un punteggio pari a metà del valore della risposta esatta
- 3. Riportare le **risposte esatte** dei quesiti a risposta multipla nella tabella posta all'inizio della relativa sezione
- 4. Le risposte ai vari quesiti vanno riportate **esclusivamente** nello spazio reso disponibile immediatamente dopo il quesito stesso
- 5. Si può fare uso di fogli di brutta bianchi resi disponibili a cura dello studente. La brutta non deve essere consegnata
- 6. Non si possono utilizzare libri, appunti o formulari

Domande a risposta multipla

	1	2	3	4	5	6
a	X				X	
b		X	X *			
c			X *			X
d				X		

- * entrambe le risposte sono corrette per un errore nel testo: per uniformità nella valutazione, la domanda non sarà conteggiata ai fini del punteggio
 - 1. In un circuito contenente un diodo semi-ideale D con $V_{\gamma}=0.7\mathrm{V}$ si è fatta l'ipotesi che il diodo sia OFF. L'ipotesi è verificata se e solo se:
 - (a) $v_{\rm D} < 0.7 {\rm V}$
 - (b) $v_{\rm D} > 0.7 {\rm V}$
 - (c) $i_{\rm D} > 0$
 - (d) $v_{\rm D} < -0.7 \rm V$
 - 2. Un amplificatore differenziale fornisce in uscita una tensione $v_{\rm out}=200.5v^+-199.5v^-$. Le amplificazioni differenziale $(A_{\rm d,dB})$ e di modo comune $(A_{\rm cm,dB})$ sono:
 - (a) $A_{d,dB} = 46dB, A_{cm,dB} = -46dB$
 - (b) $A_{d,dB} = 46dB, A_{cm,dB} = 0dB$
 - (c) $A_{d,dB} = 0dB, A_{cm,dB} = 0dB$
 - (d) $A_{d,dB} = 0 dB, A_{cm,dB} = -46 dB$
 - 3. Indicare in quale stadio amplificatore MOS a singolo transistore (assumendo $\lambda=0$) la resistenza d'uscita non dipende dalla transcoduttanza $g_{\rm m}$ del transistore:
 - (a) drain comune
 - (b) gate comune
 - (c) source comune
 - (d) la resistenza d'uscita dipende da $g_{\rm m}$ in tutti gli stadi MOS a singolo transistore
 - 4. Un amplificatore operazionale con prodotto banda-guadagno pari a 1MHz, resistenze d'ingresso e uscita trascurabili (cioè $R_{\rm in,d} \to \infty, R_{\rm in,cm} \to \infty, R_{\rm out} = 0$), è utilizzato in un amplificatore di tensione non invertente in cui i due resistori hanno resistenza uguale. La banda dell'amplificatore è pari a:
 - (a) 900Hz
 - (b) 1MHz
 - (c) 2MHz
 - (d) 500kHz
 - 5. In un circuito contenente due amplificatori operazionali, la tensione d'uscita per ingresso nullo $V_{\rm OUT,0}$ è esprimibile in funzione delle tensioni di offset in ingresso (*input offset voltage*) $V_{\rm OFF,1}$ e $V_{\rm OFF,1}$ dei due operazionali come: $V_{\rm OUT,0} = V_{\rm OFF,1} 2 \cdot V_{\rm OFF,2}$. Sui *datasheet* degli operazionali utilizzati è indicato $|V_{\rm OFF,max}| = 5 \, {\rm mV}$. Si può necessariamente concludere che:
 - (a) $V_{OUT,0} < 15 \text{mV}$
 - (b) $V_{\rm OUT,0} < -15 \,\rm mV$
 - (c) $V_{\text{OUT},0} > -5 \text{mV}$
 - (d) $V_{\text{OUT},0} < 5\text{mV}$
 - 6. Affinché un transistore pMOS sia polarizzato in regione di saturazione, si deve avere:
 - (a) $V_{\rm GS} > V_{\rm TH}$ e $V_{\rm DS} > V_{\rm GS} V_{\rm TH}$
 - (b) $V_{\rm SG} > V_{\rm TH}$ e $V_{\rm SD} < V_{\rm SG} V_{\rm TH}$
 - (c) $V_{\rm SG} > V_{\rm TH}$ e $V_{\rm SD} > V_{\rm SG} V_{\rm TH}$
 - (d) $V_{\rm SG} < -V_{\rm TH}$ e $V_{\rm DS} < V_{\rm GS} + V_{\rm TH}$

Esercizio n. 1



Con riferimento al circuito in figura:

- 1. verificare il funzionamento del transistore MOS in regione di saturazione e determinarne i parametri di piccolo segnale nel punto di lavoro;
- 2. determinare, in condizioni di piccolo segnale, l'amplificazione di tensione $A_{\rm v}=v_{\rm out}/v_{\rm in},\,R_{\rm in}$ e $R_{\rm out}$ indicate in figura, assumendo che il condensatore C si comporti come un corto circuito nella banda del segnale applicato (sono richieste le espressioni analitiche ed i valori numerici);
- 3. assumendo $C=\frac{10}{2\pi}$ nF, calcolare la funzione di trasferimento nel dominio della frequenza $A_{\rm v}(s)=V_{\rm out}(s)/V_{\rm in}(s)$ e tracciarne i diagrammi di Bode di modulo e fase;
- 4. si considerino due stadi analoghi a quello in figura a) collegati in cascata come indicato in figura b). Determinare l'amplificazione di tensione $A_{\rm v,c} = v_{\rm out,c}/v_{\rm in,c}$, $R_{\rm in,c}$ e $R_{\rm out,c}$ per la cascata dei due amplificatori assumendo che C all'interno dello stadio a) e $C_{\rm C}$ in b) si comportino entrambi come corto circuiti.

Soluzione

1. Essendo per il transistore MN:

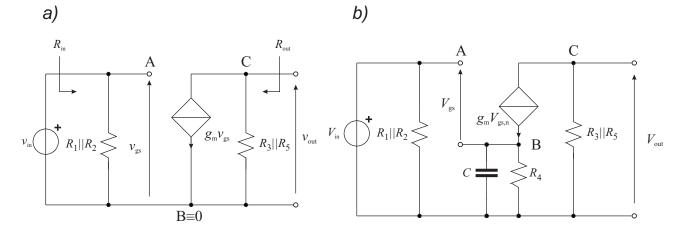
$$V_{\rm GS} = V_{\rm A} - V_{\rm B} = 900 \,\text{mV} - 100 \,\text{mV} = 800 \,\text{mV} > V_{\rm TH} = 700 \,\text{mV}$$

e

$$V_{\rm DS} = V_{\rm C} - V_{\rm B} = 900 {\rm mV} - 100 {\rm mV} = 800 {\rm mV} > V_{\rm GS} - V_{\rm TH} = 100 {\rm mV}$$

Il transistore MN è polarizzato in regione di saturazione.

La transconduttanza di piccolo segnale può essere valutata come $g_m = \beta(V_{\rm GS} - V_{\rm TH}) = 40 \,\mu{\rm S}$. La conduttanza di uscita è nulla essendo $\lambda = 0$.



2. Considerando C come corto circuito, il circuito equivalente per il piccolo segnale è quello riportato sopra in figura (parte a). Si tratta di uno stadio a *source comune* in cui $v_{\rm gs}=v_{\rm in}$ e pertanto

$$v_{\text{out}} = -g_{\text{m}} \cdot R_3 \parallel R_5 v_{\text{in}}$$

da cui si valuta l'amplificazione di tensione:

$$A_{\rm v} = \frac{v_{\rm out}}{v_{\rm in}} = -g_{\rm m} \cdot R_3 \parallel R_5 = -6 \quad (15.5 \, {\rm dB})$$

La resistenza di ingresso è:

$$R_{\rm in} = R_1 \parallel R_2 = 250 \mathrm{k}\Omega$$

La resistenza d'uscita è:

$$R_{\text{out}} = R_3 \parallel R_5 = 150 \text{k}\Omega$$

3. Considerando il condensatore *C*, il circuito equivalente per il piccolo segnale è quello riportato sopra in figura (parte b), da cui si può calcolare l'amplificazione di tensione nel dominio della frequenza come:

$$A_v(s) = -\frac{-g_{\rm m}R_3 \parallel R_5}{1 + g_{\rm m}Z_{\rm S}}$$

dove

$$Z_{\rm S} = \frac{R_4}{1 + sCR_4}.$$

Ossia:

$$A_v(s) = -\frac{g_{\mathrm{m}} \cdot R_3 \parallel R_5}{1 + g_{\mathrm{m}} R_4} \cdot \frac{1 + sCR_4}{1 + sCR_4/(1 + g_{\mathrm{m}} R_4)} = k \frac{1 - s/s_{\mathrm{z}}}{1 - s/s_p}$$

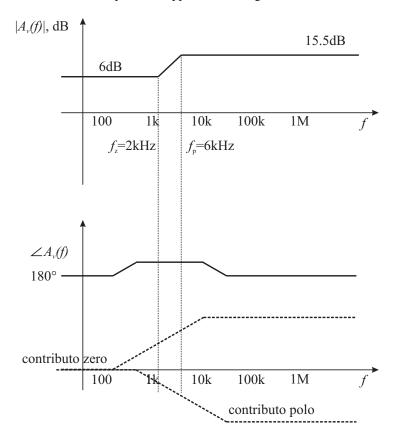
La costante moltiplicativa vale pertanto

$$k = -\frac{g_{\rm m} \cdot R_3 \parallel R_5}{1 + g_{\rm m} R_4} = -2$$

e frequenze di taglio dello zero e del polo sono

$$f_z = \frac{|s_z|}{2\pi} = 2 \text{kHz}$$
 $f_p = \frac{|s_p|}{2\pi} = 6 \text{kHz}$

I diagrammi di Bode del circuito sono pertanto rappresentati in figura.



4. Con riferimento al circuito in figura b), i parametri richiesti possono essere valutati come:

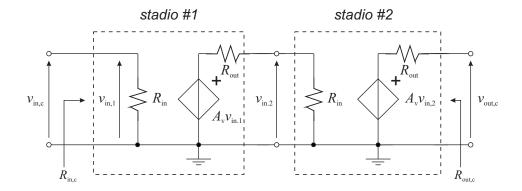
$$A_{\rm v,c} = A_{\rm v}^2 \frac{R_{\rm in}}{R_{\rm in} + R_{\rm out}} = 22.5 \quad (27 {\rm dB})$$

La resistenza d'ingresso complessiva è:

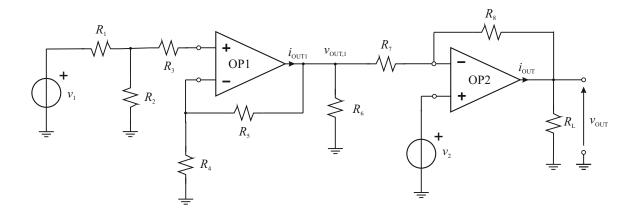
$$R_{\rm in,c} = R_{\rm in} = 250 \mathrm{k}\Omega$$

La resistenza d'uscita complessiva è:

$$R_{\rm out,c} = R_{\rm out} = 150 \mathrm{k}\Omega$$



Esercizio 2.



Nel circuito in figura la dinamica di v_1 e v_2 è (-1V,1V) e $R_{1,2,\dots,8}=R_{\rm L}=R=10{\rm k}\Omega.$ Determinare:

- 1. l'espressione delle tensioni $v_{\text{OUT},1}$ e v_{OUT} ;
- 2. l'espressione della corrente erogata da OP1 $(i_{OUT,1})$ e da OP2 (i_{OUT}) , assumendo che gli amplificatori operazionali siano ideali;
- 3. la minima dinamica delle tensione d'uscita di OP2 $(V_{\rm OUT,min}, V_{\rm OUT,max})$ compatibile con i segnali in ingresso assegnati;
- 4. la minima dinamica della corrente d'uscita di OP2 $(I_{\rm OUT,min},I_{\rm OUT,max})$, compatibile con i segnali in ingresso assegnati.

1. Espressione della tensione d'uscita:

$$\begin{split} v_{\text{out},1} &= \frac{R_2}{R_1 + R_2} \left(1 + \frac{R_5}{R_4} \right) v_1 = v_1 \\ v_{\text{out}} &= -\frac{R_8}{R_7} v_{\text{out},1} + \left(1 + \frac{R_8}{R_7} \right) v_2 = 2 v_2 - v_1 \end{split}$$

2. Espressione della corrente d'uscita ($G_0 = 1/R$)

$$\begin{split} i_{\text{out},1} &= \frac{v_{\text{out},1} - v_{\text{OP1}}^{-}}{R_{5}} + \frac{v_{\text{out},1}}{R_{6}} - \frac{v_{2} - v_{\text{out},1}}{R_{7}} = G_{0} \left(\frac{5}{2} v_{1} - v_{2} \right) \\ i_{\text{out}} &= \frac{v_{\text{out}}}{R_{\text{L}}} + \frac{v_{\text{out},} - v_{2}}{R_{8}} = G_{0} \left(3v_{2} - 2v_{1} \right) \end{split}$$

3. Minima dinamica della tensione d'uscita richiesta:

$$v_{\text{out}} = 2v_2 - v_1$$

 $(V_{\text{OUT,min,OP2}}, V_{\text{OUT,maxv}}) = (-3\text{V}, 3\text{V})$

4. Minima dinamica della corrente d'uscita richiesta:

$$i_{\text{out}} = G_0 (3v_2 - 2v_1)$$

 $(I_{\text{OUT,min,OP2}}, I_{\text{OUT,max,OP2}}) = (-500 \,\mu\text{A}, 500 \,\mu\text{A})$