Sistemi Elettronici, Tecnologie e Misure Appello del 20/2/2020

Nome:	
Cognome:	SOLUZIONE
Matricola:	

ATTENZIONE

- 1. Compilare subito questa pagina con nome, cognome e numero di matricola
- 2. Per i quesiti a risposta multipla, la risposta errata determina la sottrazione di un punteggio pari a metà del valore della risposta esatta
- 3. Riportare le **risposte esatte** dei quesiti a risposta multipla nella tabella posta all'inizio della relativa sezione
- 4. Le risposte ai vari quesiti vanno riportate **esclusivamente** nello spazio reso disponibile immediatamente dopo il quesito stesso
- 5. Si può fare uso di fogli di brutta bianchi resi disponibili a cura dello studente. La brutta non deve essere consegnata
- 6. Non si possono utilizzare libri, appunti o formulari

Domande a risposta multipla

	1	2	3	4	5	6
a						X
b	X			X	X	
c			X			
d		X				

1. La relazione $i_D(v_D)$ in un diodo reale è:

(a)
$$i_{\mathrm{D}} = I_{\mathrm{S}} \left(\mathrm{e}^{\frac{V_{\mathrm{T}}}{v_{\mathrm{D}}}} - 1 \right)$$

(b)
$$i_{\mathrm{D}} = I_{\mathrm{S}} \left(\mathrm{e}^{\frac{v_{\mathrm{D}}}{V_{\mathrm{T}}}} - 1 \right)$$

(c)
$$i_{\rm D} = I_{\rm S} \left(\mathrm{e}^{\frac{v_{\rm D}}{V_{\rm T}}} + 1 \right)$$

(d)
$$i_{\mathrm{D}} = I_{\mathrm{S}} \left(\mathrm{e}^{\frac{V_{\mathrm{T}}}{v_{\mathrm{D}}}} + 1 \right)$$

- 2. Un transistore MOS (con $\lambda = 0$) polarizzato in regione di saturazione si comporta per il piccolo segnale come:
 - (a) un circuito aperto
 - (b) un generatore di tensione controllato in corrente
 - (c) un corto circuito
 - (d) un generatore di corrente controllato in tensione
- 3. In amplificatore di tensione non invertente basato su operazionale con $A_{\rm v}=2$, la dinamica del segnale d'ingresso è $(0,1{\rm V})$, la porta d'uscita è collegata ad un carico di $1{\rm k}\Omega$ e la corrente che scorre nella rete di retroazione è trascurabile. Detta ΔV la dinamica della tensione d'uscita dell'operazionale e ΔI la dinamica della corrente d'uscita dell'operazionale, in quale dei seguenti casi l'amplificatore opera in linearità?

(a)
$$\Delta V = (-1V, 1V), \Delta I = (-5mA, 5mA)$$

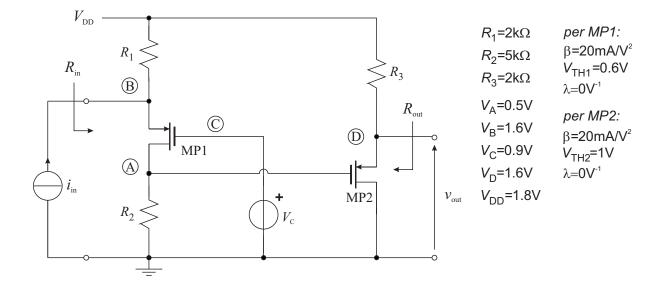
(b)
$$\Delta V = (0V, 5V), \Delta I = (0, 0.5 \text{mA})$$

(c)
$$\Delta V = (0V, 5V), \Delta I = (0, 10 \text{mA})$$

(d)
$$\Delta V = (-0.5V, 0.5V), \Delta I = (-0.5mA, 0.5mA)$$

- 4. In un comparatore di soglia con isteresi invertente realizzato a partire da un amplificatore operazionale:
 - (a) è presente retroazione negativa
 - (b) è presente retroazione positiva
 - (c) sono sempre presenti sia retroazione positiva sia retroazione negativa
 - (d) non è presente alcuna retroazione (circuito ad anello aperto)
- 5. La banda di un blocco funzionale analogico:
 - (a) deve essere inclusa nella banda del segnale ed è opportuno che sia decisamente più stretta della banda del segnale, così da non amplificare nè il rumore fuori banda, nè il rumore in banda
 - (b) deve includere la banda del segnale con un certo margine, ma è opportuno che non sia molto più ampia, per evitare di amplificare rumore fuori banda
 - (c) deve essere più ampia della banda del rumore in ingresso, per evitare che il rumore sia distorto
 - (d) deve essere la più ampia possibile, per evitare perdita di informazione
- 6. In un derivatore invertente basato su operazionale ideale (indicare quale delle seguenti affermazioni è errata):
 - (a) è presente un condensatore C collegato tra ingresso invertente ed uscita
 - (b) l'impedenza d'ingresso del circuito è capacitiva ed è pari all'impedenza del condensatore C
 - (c) la resistenza d'uscita in continua è nulla
 - (d) la resistenza d'ingresso vista dalla sorgente in continua è infinita

Esercizio n. 1



Con riferimento al circuito in figura:

- 1. verificare il funzionamento dei transistori MOS in regione di saturazione e determinarne i parametri di piccolo segnale nel punto di lavoro;
- 2. determinare, in condizioni di piccolo segnale, l'amplificazione di transresistenza $R_{\rm m} = v_{\rm out}/i_{\rm in}$, $R_{\rm in}$ e $R_{\rm out}$ indicate in figura;
- 3. si supponga che lo stadio amplificatore sia collegato alla porta d'ingresso ad una sorgente che presenta tensione a vuoto $v_{\rm s}$ e resistenza interna $R_{\rm S}=400\Omega$ e che piloti un carico $R_{\rm L}=400\Omega$ collegato alla porta d'uscita. Sia la sorgente, sia il carico sono accoppiati in AC mediante condensatori che si possono considerare come corto circuiti nella banda del segnale. Determinare l'amplificazione di tensione $A_v=v_{\rm out}/v_{\rm s}$ nelle condizioni descritte.

Soluzione

1. Per il transistore MP1:

$$V_{\text{SG1}} = V_{\text{B}} - V_{\text{C}} = 1.6\text{V} - 0.9\text{V} = 700\text{mV} > V_{\text{TH1}} = 600\text{mV}$$

e

$$V_{\text{SD1}} = V_{\text{B}} - V_{\text{A}} = 1.6\text{V} - 0.5\text{V} = 1.1\text{V} > V_{\text{SG1}} - V_{\text{TH1}} = 100\text{mV}$$

Il transistore MP1 è polarizzato in regione di saturazione.

La transconduttanza di piccolo segnale può essere valutata come $g_{m1} = \beta(V_{\text{SG1}} - V_{\text{TH1}}) = 2 \,\text{mS}$. La conduttanza di uscita è nulla essendo $\lambda = 0$.

Per il transistore MP2:

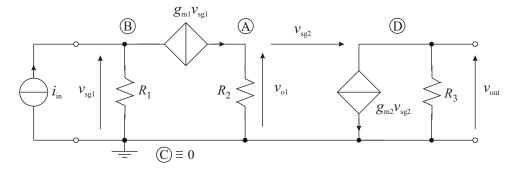
$$V_{SG2} = V_D - V_A = 1.6V - 0.5V = 1.1V > V_{TH2} = 1V$$

e

$$V_{\rm SD2} = V_{\rm D} = 1.6 \text{V} > V_{\rm SG2} - V_{\rm TH2} = 100 \text{mV}$$

Il transistore MP2 è polarizzato in regione di saturazione.

La transconduttanza di piccolo segnale può essere valutata come $g_{m2} = \beta(V_{SG2} - V_{TH2}) = 2$ mS. La conduttanza di uscita è nulla essendo $\lambda = 0$.



- 2. Il circuito equivalente per il piccolo segnale è quello riportato sopra in figura. Si tratta di uno stadio *gate comune* collegato in cascata ad uno stadio *drain comune*.
 - Transresistenza:

per lo stadio gate comune è possibile ricavare la tensione di controllo $v_{\rm sg1}$ dalla KCL al nodo B come:

$$i_{\rm in} = \frac{v_{\rm sg1}}{R_1} + g_{\rm m1}v_{\rm sg1}$$

da cui:

$$v_{\rm sg1} = \frac{i_{\rm in} R_1}{1 + g_{\rm m1} R_1}$$

e quindi la tensione d'uscita v_{o1} del primo stadio vale:

$$v_{\text{o}1} = g_{\text{m}1} R_2 v_{\text{sg}1} = \frac{g_{\text{m}1} R_1 R_2}{1 + g_{\text{m}1} R_1} i_{\text{in}}.$$

Per lo stadio drain comune, dalla KVL alla maglia d'uscita

$$v_{\rm o1} = -v_{\rm sg2} - g_{\rm m2} R_3 v_{\rm sg2}$$

la tensione di controllo $v_{
m sg2}$ si può esprimere come:

$$v_{\rm sg2} = -\frac{v_{\rm o1}}{1 + q_{\rm m2} R_3}$$

e quindi la tensione d'uscita complessiva $v_{
m out}$ è data da:

$$v_{\text{out}} = -g_{\text{m2}}R_3v_{\text{sg2}} = v_{\text{o1}}\frac{g_{\text{m2}}R_3}{1 + g_{\text{m2}}R_3} = \frac{g_{\text{m2}}R_3}{1 + g_{\text{m2}}R_3}\frac{g_{\text{m1}}R_1R_2}{1 + g_{\text{m1}}R_1}i_{\text{in}}.$$

La transresistenza dello stadio è quindi data da:

$$R_{\rm m} = \frac{v_{\rm out}}{i_{\rm in}} = \frac{g_{\rm m2}R_3}{1 + g_{\rm m2}R_3} \frac{g_{\rm m1}R_1R_2}{1 + g_{\rm m1}R_1} = 3.2\text{k}\Omega \quad (70.1\,\text{dB}\Omega)$$

• Resistenza d'ingresso: applicando un generatore di test $i_{\rm t}$ alla porta d'ingresso,

$$v_{\rm t} = v_{\rm sg1} = \frac{i_{\rm t} R_1}{1 + g_{\rm m1} R_1}$$

la resistenza d'ingresso $R_{\rm in}$ si può quindi esprimere come:

$$R_{\rm in} = \frac{v_{\rm t}}{i_{\rm t}} = \frac{R_1}{1 + g_{\rm m1}R_1} = 400\Omega$$

• Resistenza d'uscita: applicando un generatore di test $i_{\rm t}$ alla porta d'uscita e spegnendo il generatore d'ingresso

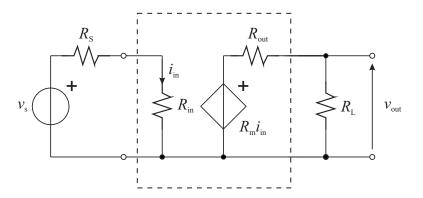
$$v_{\rm t} = v_{\rm sg2} = \frac{i_{\rm t} R_3}{1 + g_{\rm m2} R_3}$$

e la resistenza d'uscita si ricava pertanto come:

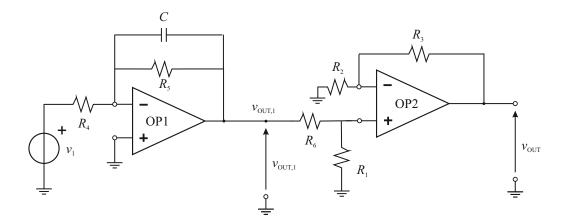
$$R_{\text{out}} = \frac{v_{\text{t}}}{i_{\text{t}}} = \frac{R_3}{1 + g_{\text{m2}}R_3} = 400\Omega$$

3. Nelle condizioni descritte al punto 3. (vedi figura sotto):

$$A_{\rm v} = \frac{v_{\rm out}}{v_{\rm s}} = \frac{1}{R_{\rm in}+R_{\rm s}} R_{\rm m} \frac{R_{\rm L}}{R_{\rm out}+R_{\rm L}} = 2 \qquad (6{\rm dB}) \label{eq:average}$$



Esercizio 2.



Nel circuito in figura determinare:

- 1. l'espressione delle tensioni $v_{\mathrm{OUT},1}$ e v_{OUT} in condizioni statiche
- 2. l'espressione della funzione di trasferimento $A_v = v_{\rm OUT}/v_1$, disegnandone i diagrammi di Bode del modulo e della fase
- 3. l'intervallo dei valori che può assumere l'errore in continua sulla tensione d'uscita, assumendo che l'input offset voltage massimo (in modulo) riportato sui dati di targa di tutti gli operazionali presenti sia pari a $V_{\rm OFF}=5$ mV e che input bias current ed input offset current siano entrambe trascurabili.

Si considerino i seguenti valori dei componenti: $R_1=R_3=R_6=5~{\rm k}\Omega,\,R_2=1~{\rm k}\Omega,\,R_4=2~{\rm k}\Omega,\,R_5=10~{\rm k}\Omega.$ $C=\frac{10}{2\pi}~{\rm nF}.$

1. Espressione della tensione d'uscita:

$$\begin{split} v_{\text{out},1} &= -\frac{R_5}{R_4} v_1 = -5 v_1 \\ v_{\text{out}} &= \frac{R_1}{R_1 + R_6} \left(1 + \frac{R_3}{R_2} \right) v_{\text{out},1} = -15 v_1 \end{split}$$

2. Funzione di trasferimento

$$A_v = -\frac{R_5}{R_4} \frac{R_1}{R_1 + R_6} \left(1 + \frac{R_3}{R_2} \right) \frac{1}{1 + sR_5C} = A_0 \frac{1}{1 - s/s_p}$$

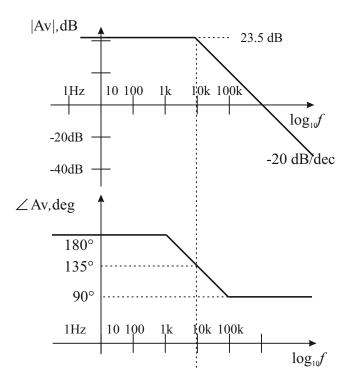
con

$$s_p = -\frac{1}{R_5 C}$$

corrispondente alla frequenza

$$f_p = \frac{1}{2\pi R_5 C} = 10\,\mathrm{kHz}$$

La funzione è complessivamene di tipo passa-basso. Per f=0 (continua) il guadagno è $20\log_{10}~15=23.5~\mathrm{dB}.$



3. Le due tensioni di offset contrbuiscono alla tensione di uscita come:
$$v_{\rm out} = \frac{R_1}{R_1+R_6} \left(1+\frac{R_5}{R_4}\right) \left(1+\frac{R_3}{R_2}\right) V_{\rm OFF,1} + \left(1+\frac{R_3}{R_2}\right) V_{\rm OFF,2} = 18 \, V_{\rm OFF,1} + 6 \, V_{\rm OFF,2}$$
 ovvero

$$\Delta V_{\rm OUT} \in (-120, 120) \text{ mV}.$$