

Sistemi Elettronici, Tecnologie e Misure
Appello Straordinario del 18/5/2022

Nome: _____
Cognome: _____
Matricola: _____

ATTENZIONE

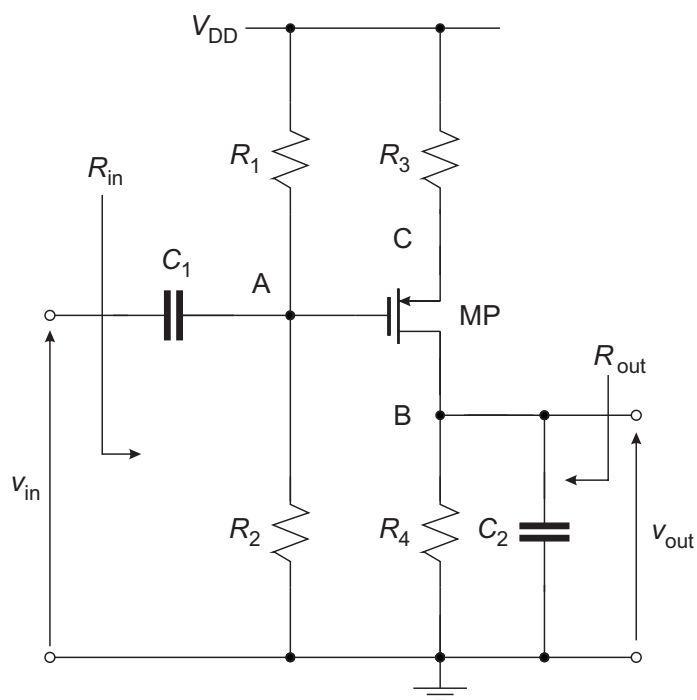
1. Compilare subito questa pagina con nome, cognome e numero di matricola
2. Per i quesiti a risposta multipla, la risposta errata determina la sottrazione di un punteggio pari a metà del valore della risposta esatta
3. Riportare le **risposte esatte** dei quesiti a risposta multipla nella tabella posta all'inizio della relativa sezione
4. Le risposte ai vari quesiti vanno riportate **esclusivamente** nello spazio reso disponibile immediatamente dopo il quesito stesso
5. Si può fare uso di fogli di brutta **bianchi** resi disponibili a cura dello studente. La brutta non deve essere consegnata
6. Non si possono utilizzare libri, appunti o formulari

Domande a risposta multipla

	1	2	3	4	5	6
a						
b						
c						
d						

- In un circuito contenente un diodo semi-ideale D con $V_\gamma = 0.7V$ si è fatta l'ipotesi che il diodo sia OFF. L'ipotesi è verificata se e solo se:
 - $v_D < 0.7V$
 - $v_D > 0.7V$
 - $i_D > 0$
 - $v_D < -0.7V$
- La transconduttanza di piccolo segnale g_m di un transistor nMOS in regione di saturazione può essere espressa in funzione delle grandezze nel punto di lavoro Q come:
 - $g_m = \frac{2I_D}{V_{GS} - V_{TH}}$
 - $g_m = \sqrt{\frac{\beta}{I_D}}$
 - $g_m = \lambda I_D$
 - $g_m = \frac{I_D}{(V_{GS} - V_{TH})^2}$
- Un amplificatore operazionale con guadagno in banda di 100 dB, prodotto banda-guadagno pari a 10MHz, resistenze d'ingresso e uscita trascurabili (cioè $R_{in,d} \rightarrow \infty$, $R_{in,cm} \rightarrow \infty$, $R_{out} = 0$), è utilizzato in configurazione *voltage follower*. La banda del *voltage follower* è pari a:
 - 100 Hz
 - 10 MHz
 - 100 MHz
 - 500 kHz
- In un comparatore di soglia invertente con isteresi realizzato a partire da un amplificatore operazionale:
 - è presente retroazione negativa
 - è presente retroazione positiva
 - è presente sia retroazione positiva sia retroazione negativa
 - non è presente alcuna rete di retroazione (circuito ad anello aperto)
- Per ricavare il circuito equivalente per il piccolo segnale di un amplificatore:
 - i generatori di tensione costanti nel tempo possono essere sostituiti con circuiti aperti
 - i condensatori possono essere sempre sostituiti da circuiti aperti
 - è necessario assumere che i segnali applicati siano in banda
 - è necessario conoscere il punto di funzionamento a riposo dei dispositivi non lineari
- Un amplificatore di transconduttanza è ottenuto collegando in cascata un amplificatore di tensione descritto dai parametri $A_{v,1}$, $R_{in,1}$ (finita e non nulla) e $R_{out,1} = 0$ ed un amplificatore di transconduttanza descritto dai parametri $G_{m,2}$, $R_{in,2}$, $R_{out,2}$ (tutti finiti e non nulli). La transconduttanza complessiva G_m della cascata dei due stadi è data da
 - $A_{v,1} G_{m,2}$
 - $A_{v,1} G_{m,2} \frac{R_{in,1}}{R_{in,2} + R_{out,2}}$
 - $A_{v,1} G_{m,2} \frac{R_{out,2}}{R_{in,2} + R_{out,2}}$
 - $G_{m,2}$

Esercizio n. 1



$$R_1 = 150\text{k}\Omega$$

$$R_2 = 350\text{k}\Omega$$

$$R_3 = 10\text{k}\Omega$$

$$R_4 = 22\text{k}\Omega$$

$$V_A = 3.5\text{V}$$

$$V_B = 2.2\text{V}$$

$$V_C = 4\text{V}$$

$$V_{DD} = 5\text{V}$$

per MP:

$$\beta_p = 5\text{mA/V}^2$$

$$V_{THP} = 0.3\text{V}$$

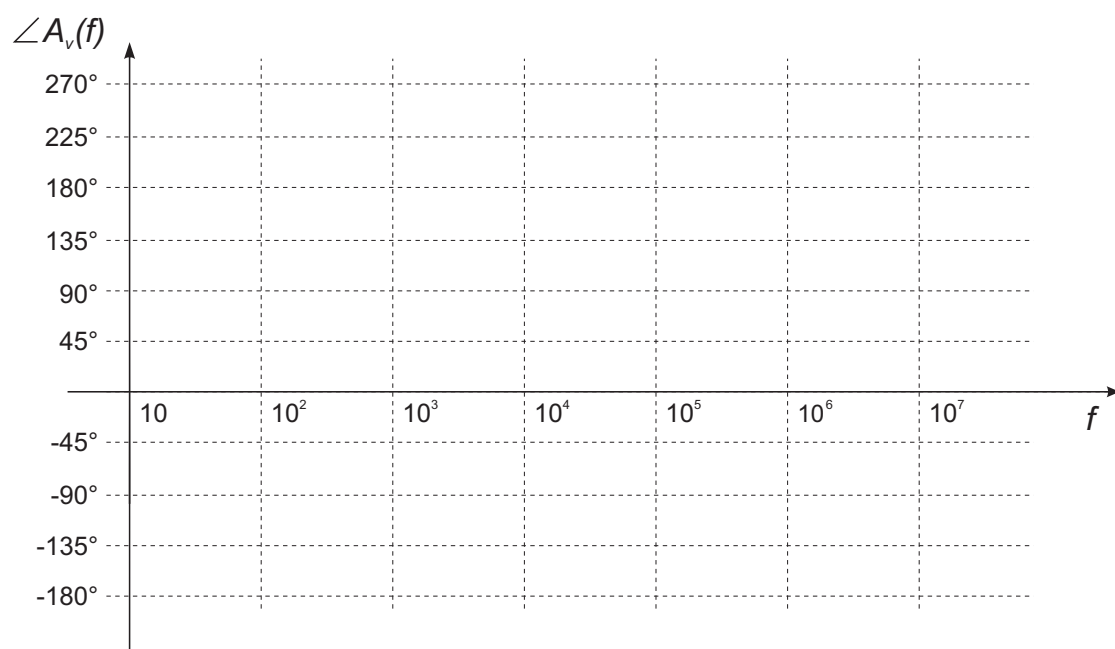
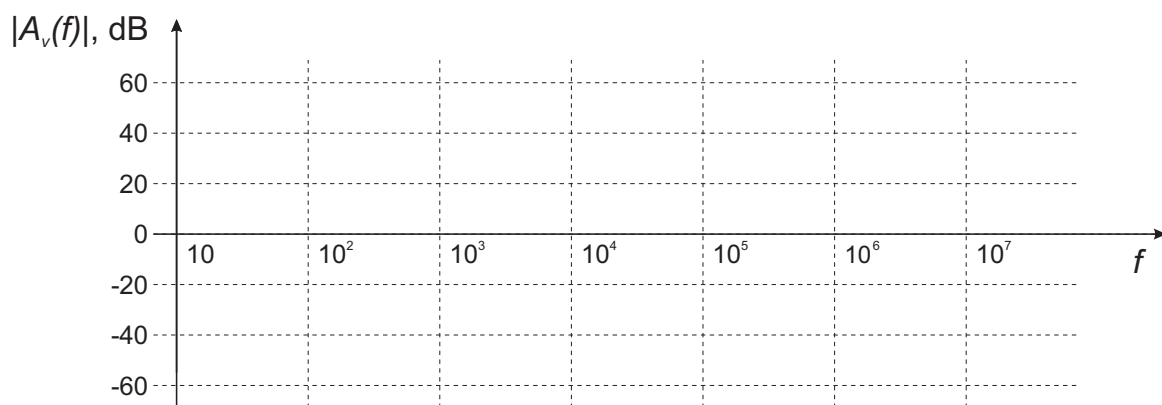
$$\lambda = 0$$

$$C_1 = \frac{10}{2\pi} \text{ nF}$$

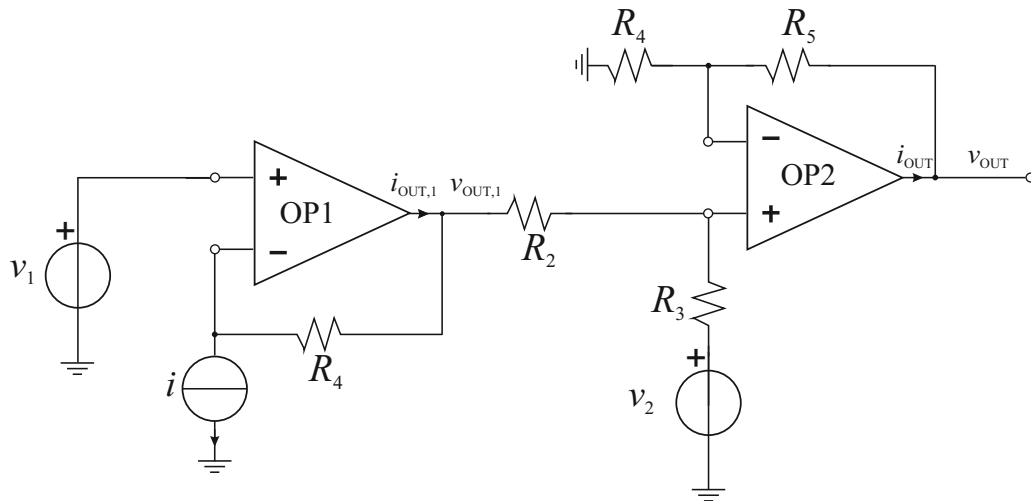
$$C_2 = \frac{10}{2\pi} \text{ pF}$$

Con riferimento al circuito in figura:

1. verificare il funzionamento del transistor MP in regione di saturazione e determinarne i parametri di piccolo segnale nel punto di lavoro;
2. assumendo che il condensatore C_1 si comporti in banda come un corto circuito e che il condensatore C_2 si comporti in banda come un circuito aperto, determinare - in condizioni di piccolo segnale - l'amplificazione di tensione $A_{v0} = v_{out}/v_{in}$, la resistenza d'ingresso R_{in} e la resistenza d'uscita R_{out} indicate in figura, nella banda del segnale;
3. determinare l'amplificazione di tensione di piccolo segnale nel dominio della frequenza $A_v(s) = V_{out}(s)/V_{in}(s)$;
4. tracciare i diagrammi di Bode del modulo e della fase di $A_v(s)$ determinata al punto precedente.



Esercizio 2.



Nel circuito in figura si ha: $R_1 = R_2 = R_3 = R_4 = R = 1\text{k}\Omega$ e $R_5 = 5R$. Determinare:

1. l'espressione delle tensioni $v_{\text{OUT},1}$ e v_{OUT} in funzione degli ingressi v_1 , v_2 e i ;
2. l'espressione delle correnti $i_{\text{OUT},1}$ e i_{OUT} in funzione degli ingressi v_1 , v_2 e i ;
3. la minima dinamica di uscita della tensione e della corrente di OP1 e OP2 considerando $i = 0$, $v_1 \in [-1, 1]$ V e $v_2 \in [-1, 1]$ V.

