

## Atividade MAPA

Acadêmico (a):	Marcos Vinícius de Moraes	R.A	20127542-5
Curso:	Engenharia de Software	Disciplina: Fundamentos e Arquitetura de Computadores	

### Circuito Lógico

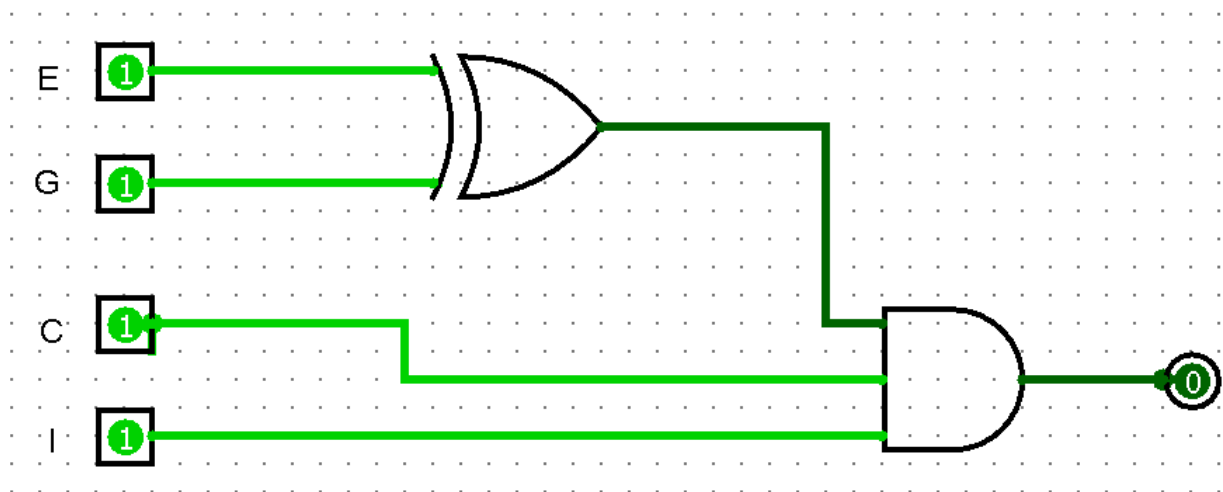
(E) Sinal de entrada relacionado à disponibilidade de ENERGIA ELÉTRICA proveniente da rede elétrica.

(G) Sinal de entrada que indica se o GERADOR DE ENERGIA a combustão está ligado, ou não.

(C) Sinal de entrada relacionado ao acionamento da CHAVE DA BOMBA, pressurizador, sensores e atuadores do processo de mineração.

(I) Sinal de entrada que indica se o INTERRUPTOR para os sensores de proximidade e incêndio estão ligados

(S) Sinal de SAÍDA que indica que a operação da mineradora pode prosseguir normalmente, desde que tenhamos energia, a chave esteja acionada e os sensores operantes.



### Tabela Verdade

E	G	C	I	S1= E XOR G	S1.C.I
0	0	0	0	0	0
0	0	0	1	0	0
0	0	1	0	0	0
0	0	1	1	0	0
0	1	0	0	1	0
0	1	0	1	1	0
0	1	1	0	1	0
0	1	1	1	1	1
1	0	0	0	1	0
1	0	0	1	1	0
1	0	1	0	1	0
1	0	1	1	1	1
1	1	0	0	0	0
1	1	0	1	0	0
1	1	1	0	0	0
1	1	1	1	0	0