PONTIFÍCIA UNIVERSIDADE CATÓLICA DO RIO DE JANEIRO - PUC RIO ENGENHARIA DA COMPUTAÇÃO ENG 1414

Marcos Vinicius Araujo Almeida & Felipe Frighetto Gonzalez

1. Minimização da entrada

Minimização de uma entrada ABCDE, que representa um número binário de 0 a 31. O circuito deve identificar os seguintes números: 4, 5, 8, 10, 16, 18, 21, 24, 26, 27, 30, 31.

Para realizar essa operação devemos projetar o mapa de *karnaugh*, seguindo o seguinte esquema:

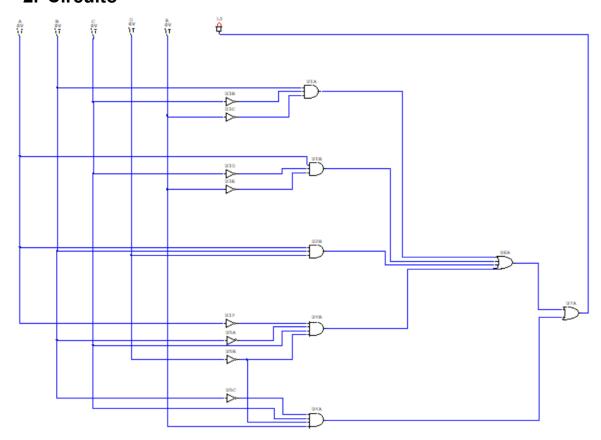
	A = 1								
D/E B/C	00	01	11	10	D/E B/C	00	01	11	10
00	0	0	0	0	00	1	0	0	10
01	1	1	0	0	01	0	1	0	0
11	0	0	0	0	11	0	0	1	1
10	1	0	0	1	10	1	0	1	1

Grupos:

- (8, 10, 24, 26) B.¬C.¬E
- (16, 18, 24, 16) A.¬C.¬E
- (26, 27, 30, 31) A.B.D
- (4, 5) ¬A.B.¬C.¬D
- (5, 21) ¬B.C.¬D.E

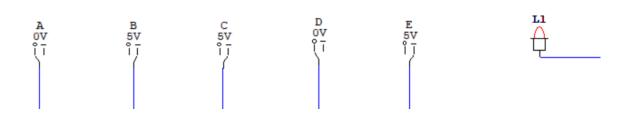
$$Y = B.\neg C.\neg E + A.\neg C.\neg E + A.B.D + \neg A.B.\neg C.\neg D + \neg B.C.\neg D.E$$

2. Circuito

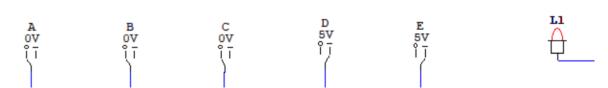


3. Testes

Caso = 13



Caso = 3



Caso = 5

A ov i ī	B 0V (C 5V 1	0V 0 I	E 5 V ∫	11