



**ITESO**  
Universidad Jesuita  
de Guadalajara

Ingeniería en Sistemas Computacionales

Fundamentos de Sistemas Operativos

Actividad 21

IS727223 – Carlos Andrés Paez Aguilar

IS727272 - Marco Ricardo Cordero Hernández

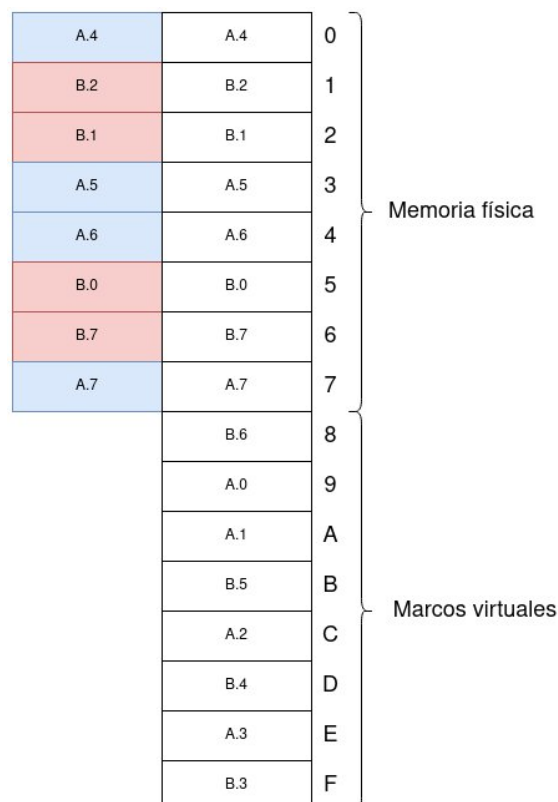
Jal., 03 de julio de 2023

1.- Considerando que tengo un sistema de cómputo donde hay memoria física de 32 Kb dividida en 8 marcos de 4096 bytes, se tiene un espacio de intercambio del doble de la memoria física. En este sistema se ejecutarán 2 procesos de 32 Kb.

Basándose en la asignación de marcos fija considerando que a cada proceso se le asignan 4 marcos físicos y usamos un alcance de reemplazo local, donde se emplea el algoritmo de reemplazo LRU. Considere la secuencia de eventos donde los procesos acceden las siguientes direcciones lógicas:

1. Proceso A accede la dirección 0x035A
2. Proceso B accede la dirección 0x6001
3. Proceso B accede la dirección 0x5000
4. Proceso A accede la dirección 0x106F
5. Proceso A accede la dirección 0x235A
6. Proceso B accede la dirección 0x4FFF
7. Proceso B accede la dirección 0x3000
8. Proceso A accede la dirección 0x306F
9. Proceso B accede la dirección 0x2000
10. Proceso A accede la dirección 0x406F
11. Proceso A accede la dirección 0x535A
12. Proceso B accede la dirección 0x1FFF
13. Proceso A accede la dirección 0x635A
14. Proceso B accede la dirección 0x0FFF
15. Proceso A accede la dirección 0x735A
16. Proceso B accede la dirección 0x7FFF

- Muestra con un dibujo como queda la memoria física y los marcos virtuales.



- Indique cómo quedan las tablas de páginas, incluya el bit de presente.

Páginas de A

	Bit de presente	Posición de página
0	0	9
1	0	A
2	0	C
3	0	E
4	1	0
5	1	3
6	1	4
7	1	7

Páginas de B

	Bit de presente	Posición de página
0	1	5
1	1	2
2	1	1
3	1	F
4	0	D
5	0	B
6	0	8
7	1	6