

# המחלקה להנדסת חשמל ואלקטרוניקה

# תכנות מעבדי DSP

# P1 - Speech Detection

מריה נחלה סנאא עתאמנה

מרצה: יצחק קרוין

02/01/2025 :תאריך

# תוכן עניינים

עמוד 3	דרישות הפרויקט	.1
עמוד 3	משאבים והפניות	.2
עמוד 3	דיאגרמת בלוקים של התוכנה	.3
עמוד 5	תרשים זרימה של המערכת	.4
7 עמודעמוד	שיקולי תכנון	.5
7 עמודעמוד	שיקולי התכנון עבור המסננים	•
עמוד 10	שיקולי התכנון עבור התוכנית	•
10 עמוד	תצורות	.6
עמוד 13	פונקציות התוכנית	.7
16 עמוד	תוצאות ההרצה	.8
17 עמוד	Execution Graph, Task and CPU Load	.9
עמוד 17	Execution Graph	•
עמוד 18	Task Load	•
עמוד 18		•
עמוד 19	בעיות ואתגרים	10
עמוד 19		11
20 עמוד		12

## דרישות הפרויקט

הפרויקט עוסק בפיתוח מערכת לזיהוי דיבור בזמן אמת מתוך אות מוקלט, תוך עמידה בדרישות הבאות:

- האות המוזן הוא הקלטה בזמן אמת הכוללת שלושה אזורי דיבור, עם תדר דגימה של 1662 KHz1 דגימות).
  - יש לבצע דגימה רציפה באמצעות טיימר ולוודא שהמערכת פועלת ללא הפסקה.
- תחום התדרים של האות לזיהוי מוגדר בין Hz140 ל-Hz420, ולכן יש צורך לסנן את MATLAB הרעשים מחוץ לתחום זה באמצעות מסנני IIR מסדר 4, שתוכננו ב-Filter Designer
  - לאחר סינון האות, יש לחשב את הערך המוחלט (ABS) של האות ולעבד אותו באמצעות חישוב מעטפת (envelope) לצורך זיהוי אנרגיית הדיבור.
    - $\bullet$  המערכת תחליט אם קיים דיבור (תוצאה = 1) או שאין דיבור (תוצאה = 0) בהתבסס על סף דינמי מוגדר מראש.
  - המערכת תפעיל חיווי חזותי באמצעות LED: LED1 ידלק (1) במקרה של דיבור, ויכבה (0) במקרה שאין דיבור.
    - יש להציג גרפים של האות המקורי, האות המסונן, ספקטרום התדרים (FFT), ושלבי העיבוד. כמו כן, יוצגו גרפים של ביצועי המשימות (CPU Load).

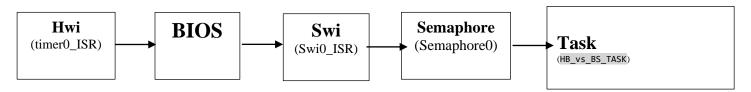
#### משאבים והפניות

במהלך פיתוח המערכת נעשה שימוש במשאבים הבאים:

- 1. קוד בסיסי:
- ${
  m GPIO\_LedBlink}$  שנלמדה במעבדה...  ${
  m \circ}$ 
  - 2. תוכנות וכלים חיצוניים:
- IIR נעשה שימוש בכלי זה לתכנון מסנן: MATLAB Filter Designer  $\circ$  מסדר 4, שתוכנן לעמידה בדרישות התחום.(140Hz-420Hz)
  - העוכנה, הצגת לשם ביצוע קוד התוכנה, הצגת: CCS (Code Composer Studio) הגרפים, וניהול סביבת זמן אמת.
    - 3. קובצי קלט:
- המשמש כבסיס לזיהוי הדיבור. Speech fs 1KHz.h, החופק  $\circ$

## דיאגרמת בלוקים של התוכנה

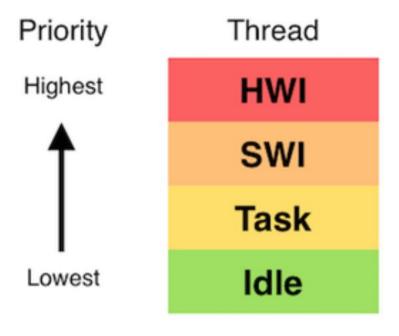
בזמן אמת: multi-threading דיאגרמת בדגש על ארכיטקטורת



איור מס. 1 דיאגרמת הבלוקים של התוכנה

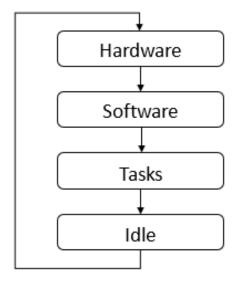
# תרשים זרימה של המערכת

: של ה- Priority של ה- threads של Priority של ה-



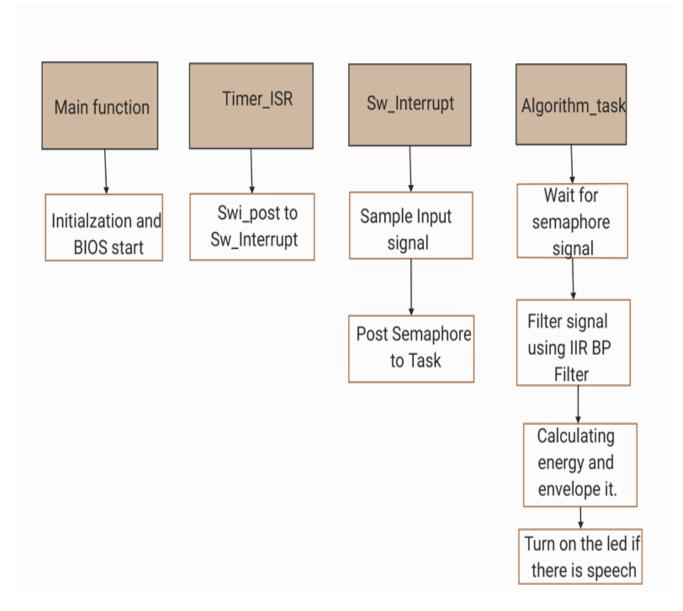
threads-של ה-priority של ה-

#### וסדר ביצוע הפעולות הינו:



איור מס. 3 סדר ביצוע ה-threads בכל הרצה

#### תרשים הזרימה של התוכנית:



איור מס. 4 תרשים הזרימה של התוכנית

## שיקולי תכנון

#### דות מסנן IIR לעומת

- בחרנו להשתמש במסנן IIR מסדר 4, מכיוון שמסננים אלו מספקים מעבר חד בין בחרנו להשתמש במסנן (Stopband ו Passband). עם מספר קטן יחסית של מקדמים.
  - לעומת זאת, מסנני FIR דורשים סדר גבוה יותר כדי להשיג את אותה רמת דיוק, ולכן הם פחות יעילים מבחינת משאבי עיבוד וזיכרון.

#### תכנון המסנן

- המסנן תוכנן ב MATLAB-כאליפטי (Elliptic) , המשלב רמת סינון גבוהה עם עיוות מינימלי בתחום המעבר.
- תחום התדרים נבחר על בסיס דרישות הפרויקט, עם תדר חיתוך בין 140  ${
  m Hz}$  440.  ${
  m Hz}$  420.

### תכנון חישוב המעטפת(Envelope)

- הערך המוחלט (ABS) של האות חושב תחילה כדי להקל על עיבוד המעטפת ולהסיר רכיבים שליליים.
  - פונקציית המעטפת מחושבת דינמית, תוך שימוש בפרמטרים של אות הקלט, כדי להבטיח דיוק בזיהוי האנרגיה של הדיבור.

#### מבנה התוכנית

- -RTOS: המערכת מחולקת למספר משימות, תוך שימוש ב
- : HWI (Hardware Interrupt) אמת.
- .לעיבוד ראשוני של הנתונים: SWI (Software Interrupt) כ
- דask: לעיבוד מלא של האות, כולל סינון, חישוב מעטפת, והשוואה לערך: הסף.

#### בקרת חיווי(LED):

 שילוב חיווי חזותי (LED1) מאפשר למשתמש להבין בזמן אמת אם זוהה דיבור או לא, באמצעות דולק/כבוי.

#### ניהול משאבים וגרפים:

- נעשה שימוש בגרפים של Execution Graph, Task Load, לניתוח עומסי המערכת וזיהוי צווארי בקבוק בתהליך העיבוד.

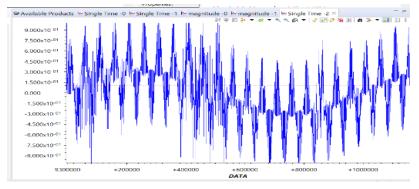
## : single time-עייי ה-CCS אייי ה-ctrongle time

במטלה זו קיבלנו קובץ טקסט המכיל 1162 ערכים שונים חיוביים ושליליים המייצגים במטלה זו קיבלנו קובץ אחד לערכים שונים חיוביים ושליליים המייצגיו סיגנל של דיבור עשינו קובץ (DATA  $\,$ ) אשר מכיל מערך נקרא באנו כאן רק חלק קטן מהערכים .

```
1// fs=1KHz; Length=1162
 3 #define N 1162 //size array
 5 float DATA[N]={
 672,
70.0965,
 8-0.0071,
 90.2834,
10-0.0134,
110.4529,
12-0.0185,
130.5946,
14-0.0217,
150.6997,
16-0.0226,
170.7619,
18-0.0209,
190.7775,
20-0.0164,
210.7459,
22-0.0093,
230.6691,
240.0003,
250.5523,
260.012
270.4029,
```

DATA 5 איור מס.

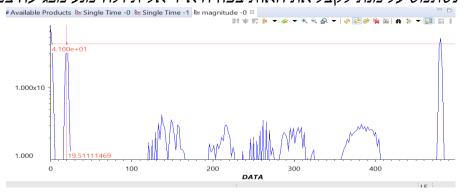
single על גבי גרף באמצעות את DATA [N] על גבי השמורים במערך



: time

single time :DATA 6 איור מס.

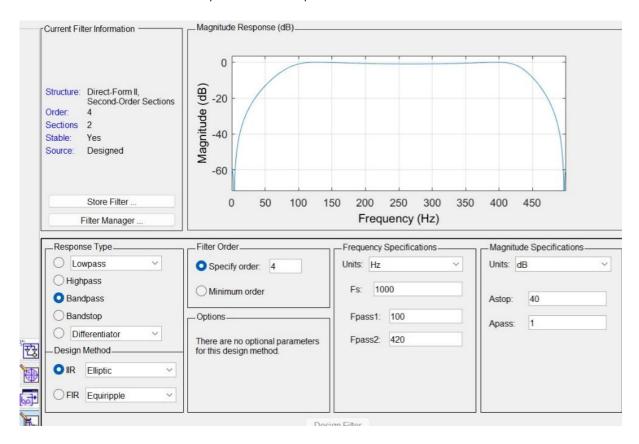
רואים שיש רעש באות ובכדי לסנן את האות נשתמש בגרף ה-FFT ונמצא את התדרים בהם נשתמש על מנת לקבל את האות בצורה אידיאלית ולהימנע מפגיעה במידע.



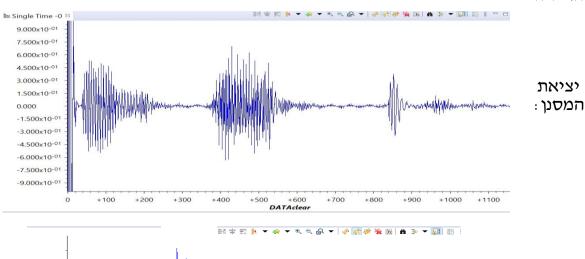
אות הכניסה של אות magnitude : 7 מס. 7

## שיקולי התכנון עבור המסננים

: עשינו ב-MATLAB שימוש ב-MATLAB עשינו



ובאמצעות אלגוריתם של ה-IIR שניתן במעבדה במהלך הסמסטר קיבלנו את התוצאות הרצויות.



: FFT-ה

400

200

1.000

100

תכנון המסנן בוצע במספר שלבים:

- 1. החלטה על סדר המסנן
- בחרנו שהסדר (Order) של המסננים יהיה 4 כדי לקבל רמת סינון מספקת והנחתה טובה באזורים הלא רצויים.
  - 2. בחירת סוג המסנן (IIR)

העדפנו להשתמש במסנני IIR מכיוון שהם יעילים יותר מבחינה חישובית ודורשים מספר קטן יחסית של מקדמים (Coefficients) להשגת ביצועים טובים.

(Elliptic) בחירת מסנן אליפטי

מבין משפחות המסננים האפשריות, החלטנו להשתמש במסנן אליפטי (Elliptic) כדי לקבל סינון איכותי עם מעט מקדמים, המתאים לאילוצי חישוב וזיכרון.

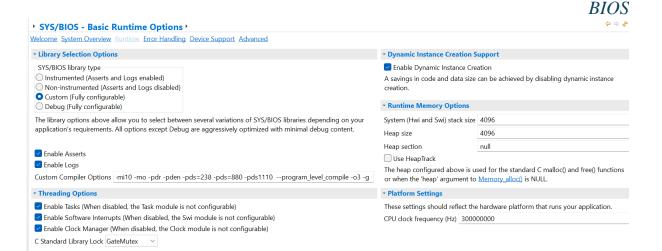
: להלן המפרט של המסנן

Filter type: IIR Response: Lowpass Number of sections: 2 Filter order: 4

Design method: elliptic

## שיקולי התכנון עבור התוכנית

#### תצורות



איור מס.11 תצורת ה-BIOS

#### Timer

לimer0 הינו מונה אשר ניתן להשתמש בו ליצירת פסיקות תקופתיות. בפרויקט זה הוא משמש לדגום את אות של הערכים, בהתאם לתדר דגימה של microsecs . הגדרנו אותו לספור בפורמט של

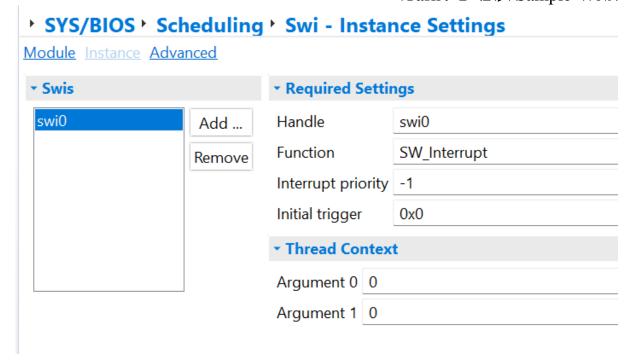
$$Timer0_{in\ microsecs} = \frac{1}{Fs} = \frac{1}{1000[Hz]} = 1000\ microsecs$$

#### SYS/BIOS > Scheduling > Timer - Instance Settings Module Instance Advanced ▼ Portable Timers ▼ Required Settings timer0 Add ... Handle Timer ISR function timerIsr Remove Timer Id ANY ~ 1000 period in microsecs ~ **Period** Additional Settings Argument passed to the Timer ISR function | null Start mode timer starts automatically Run mode periodic and continuous Advanced Settings

איור מס. 12 תצורת ה-Timer

#### Swi

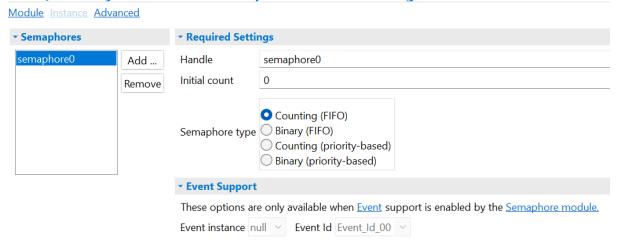
 $\sin i$  הינו פסיקת תוכנה עבור המעבד. משתמשים בו על מנת לעבור בין משימות, כך שמשימה בעלת עדיפות גבוהה יותר מקדימה משימה בעלת עדיפות נמוכה יותר. במקרה שלנו, הקריאה ל- $\sin i$  מתרחשת בתוך שגרת הפסיקה של  $\sin i$ , ב $\sin i$  אנחנו דוגמים את ה- $\sin i$  ועוברים ל



איור מס. 13 תצורת ה- Swi

## Semaphore

#### SYS/BIOS → Synchronization → Semaphore - Instance Settings



איור מס. 14 תצורת ה- Semaphore

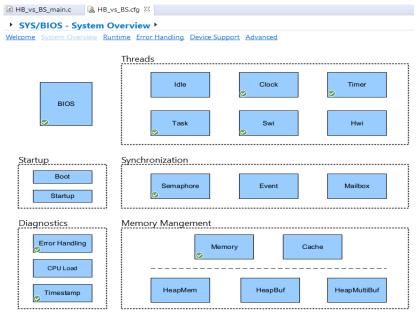
#### Task

זה יחידת העבודה שמבוצעת על ידי התוכנית. ניתן להשתמש בו כדי לארגן ולבצע פעולות בסדר מסוים או במרווחי זמן ספציפיים.

#### SYS/BIOS - Scheduling - Task - Instance Settings Module Instance Advanced **▼** Tasks **▼** Required Settings task1 Handle task1 Add ... Function Algorithm\_task Remove Priority Use the vital flag to prevent system exit until this thread exits ▼ Task is vital **▼ Stack Control** Stack size 4096 Stack memory section .far:taskStackSection Stack pointer null Stack heap null **▼ Thread Context** Argument 0 0 Argument 1 0 Environment pointer null איור מס.15 תצורת ה- Task

11

#### הגדרת XCONF והמשאבים בהם השתמשנו



System Overview 16 . איור מס

#### פונקציות התוכנית

## Speech Detection IIR Bandpass filter coefficient .1

```
175
176
177
178
179
180
181
182
              float a1_1 = -1.2082462285592639;
float a2_1 = 0.5781139737408525;
                                                                                // Denominator coefficients for Section 1
             // Gain for Section 1 float gain_1 = 0.5874679077681033;
184
185
             // Coefficients for the second 2nd-order section (Section 2) float b0_2 = 1.0; // Numerator coefficients for Section 2 float b1_2 = -1.999928243061207; // Updated Numerator Coefficient for Section 2 float b2_2 = 1.0;
186
187
188
189
190
190
191
192
193
194
195
196
             float a1_2 = 1.1241035722388284; // Updated Denominator coefficients for Section 2 float a2_2 = 0.5540551124991871;
              // Gain for Section 2
float gain_2 = 0.5874679077681033;
              // Delay buffers for Section 1 static float d1_1 = 0, d2_1 = 0;
198
199
             // Delay buffers for Section 2
static float d1_2 = 0, d2_2 = 0;
200
  201
202
              // Process the first 2nd-order section (Section 1) float xn = sample; // Assume "sample" is the input sample float dn_1 = xn - (d1_1 * a1_1) - (d2_1 * a2_1); float yn_1 = (dn_1 * b0_1) + (d1_1 * b1_1) + (d2_1 * b2_1);
  203
  204
  206
  207
              // Apply gain for Section 1
yn_1 *= gain_1;
  209
  210
               // Update delay elements for Section 1
  211
  212
213
              d2_1 = d1_1;
d1_1 = dn_1;
  214
              // Process the second 2nd-order section (Section 2) float dn_2 = yn_1 - (d1_2 * a1_2) - (d2_2 * a2_2); float yn_2 = (dn_2 * b0_2) + (d1_2 * b1_2) + (d2_2 * b2_2);
  215
  216
217
  218
  219
              // Apply gain for Section 2
yn_2 *= gain_2;
  220
  221
222
              // Update delay elements for Section 2
d2_2 = d1_2;
d1_2 = dn_2;
  223
  224
              // Return the final output of the cascaded filter {\tt return\ yn\_2;}
  226
227
228 }
```

איור מס. 17 פונקציית המסנן

## timerO\_ISR()

: להלן קטע הקוד

#### sw\_Interrupt()

בשגרת פסיקה זו מתבצעת דגימת ערך מהמערך DATA בשגרת פסיקה זו מתבצעת דגימת ערך מהמערך semaphore ומקדימה את ה index. בסוף הפסיקה מתבצעת קריאה ל-semaphore לאיתות על משאבים זמינים.

: להלן קטע הקוד

```
105 void SW_Interrupt(void) {
106
107
       if (idx >= N - 1) {
108
            idx = 0:
109
        } else {
110
            idx++;
111
112
       sample = DATA[idx];
113
       Semaphore_post(semaphore0); // Post semaphore
114
115 }
                   איור מס. 19 שגרת הפסיקה של Swi
```

## Algorithm\_TASK

```
301 void Algorithm_task(void)
302 {
        while (TRUE)
303
304
            Semaphore_pend(semaphore0, BIOS_WAIT_FOREVER);
305
            DATAclear[idx] = IIR_4thOrder_Cascaded();
DATAabs[idx] = fabs(DATAclear[idx]);
306
307
308
            if
               (idx==0)
309
                 envelope[idx]=DATAabs[idx];
310
311
            }else{
                 envelope[idx] = calculateEnvelope(alpha);
312
313
314
315
              if (envelope[idx] > threshold) {
316
                   ledFlag=1;
                 GPIO_write(USER_LED1, GPIO_PIN_VAL_HIGH); // Turn LED ON
317
            } else {
318
                 ledFlag=0;
319
                 GPIO_write(USER_LED1, GPIO_PIN_VAL_LOW); // Turn LED OFF
320
321
322
              squareWave[idx] = ledFlag;
323
324 }
```

Algorithm\_TASK() איור מס. 20 פונקציית

הפונקציה Algorithm\_task היא חלק מהמערכת לזיהוי דיבור בזמן אמת. היא מבצעת עיבוד נתונים מחזורי, כולל סינון, חישוב מעטפת, וקבלת החלטות על בסיס ערכי האות. להלן הסבר מפורט וברור על מרכיביה:

- לולאת עיבוד אינסופית : הפונקציה פועלת בתוך לולאה אינסופית (while (TRUE)), המבטיחה שהיא תמשיך לעבד נתונים כל עוד המערכת פועלת.
  - המתנה לסמפור (Semaphore): בשורת (Semaphore pend(semaphore), BIOS\_WAIT\_FOREVER) מתבצעת המתנה לסמפור, שמסמן שהנתונים החדשים מוכנים לעיבוד. זהו חלק מהתזמון במערכות זמן אמת.
    - טינון האווג: הפונקציה קוראת למסנן IIR מסדר רביעי (IIR\_4thOrder\_Cascaded) כדי לסנן רעשים מהנתונים הנכנסים. זהו שלב חיוני להכנת האות לעיבוד נוסף.
- חישוב הערך המוחלט: באמצעות הפונקציה fabs, הפונקציה מחשבת את הערך המוחלט של האות המסונן ושומרת אותו במערך DATAabs. שלב זה מסייע בהכנת האות לחישוב המעטפת.
  - חישוב מעטפת האות:
     אם האינדקס הוא אפס (idx == 0), המעטפת מוגדרת פשוט כערך המוחלט של האות.
     אחרת, הפונקציה משתמשת ב-calculateEnvelope עם פרמטר alpha כדי לחשב את המעטפת.
     זהו תהליך סטנדרטי לזיהוי שינויים באנרגיה של האות לאורך זמן.
    - השוואה לערך סף והפעלה של LED:
      הפונקציה משווה את ערך המעטפת (envelope[idx]) לערך סף מוגדר מראש (threshold).
      אם המעטפת גבוהה מהסף, ה-LED נדלק
      (GPIO\_write(USER\_LED1 ,GPIO\_PIN\_VAL\_HIGH)).
      אחרת, ה-LED נכבה (GPIO\_write(USER\_LED1, GPIO\_PIN\_VAL\_LOW)).
      - שמירת המצב במערך: הערך הנוכחי של מצב ה-LED נשמר במערך squareWave עבור האינדקס הנוכחי (squareWave[idx]), לשם מעקב אחר ההיסטוריה של זיהוי הדיבור.

#### :Main-פונקציית

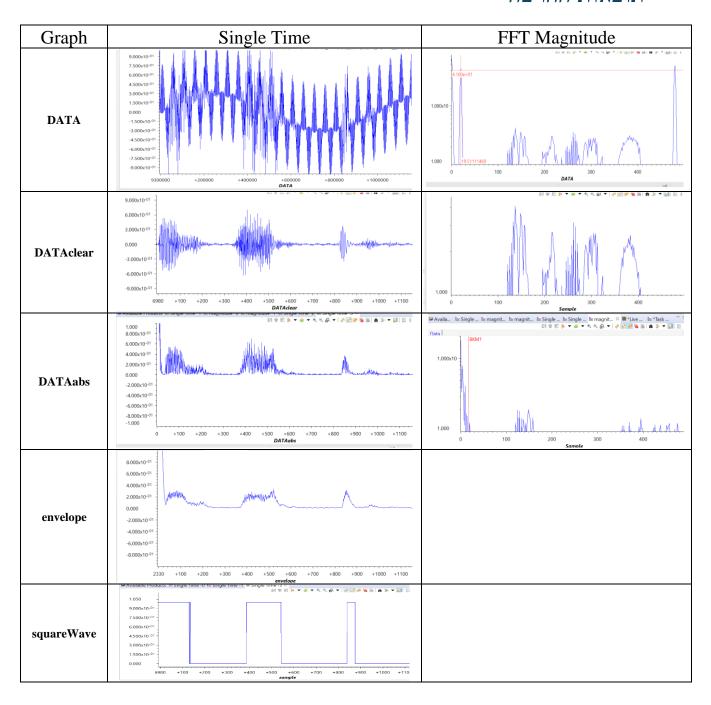
```
int main(void)
{
    /* Call board init functions */
    Board_initGPIO();
    GPIO_init();

    /* Start BIOS */
    BIOS_start();

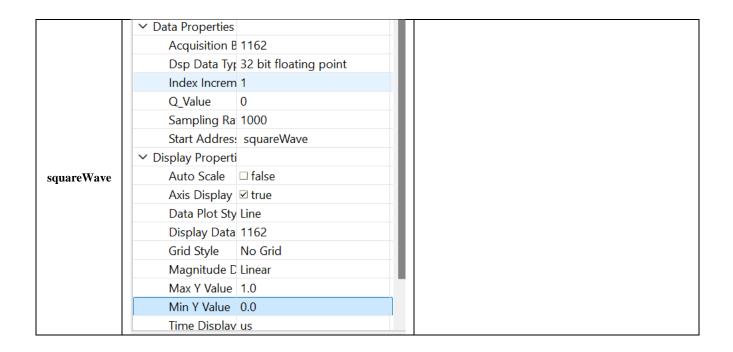
    return (0);
}
#endif
```

איור מס. 21 פונקציית ה

## תוצאות ההרצה

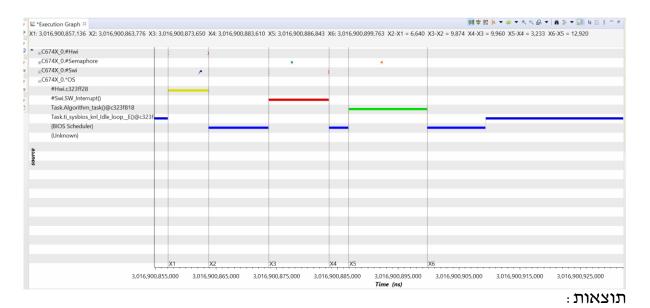


Property  Acquisition B 1162 Dsp Data Tyr Index Increm 1 Q_Value 0 Sampling Ra Start Address  ✓ Display Properti Auto Scale Axis Display Data Plot Sty Display Data Official Magnitude C Min Y Value Time Display Use Dc Value Time Display Use Dc Value  Acquisition B 1162 Dsp Data Tyr Index Increm 1 Q_Value 0 Sampling Ra Start Address ✓ Display Properti Auto Scale Acquisition B 1162 Dsp Data Tyr Index Increm 1 Q_Value 0 Sampling Ra Start Address ✓ Display Properti Auto Scale Axis Display  Data Plot Sty Line Display Use Dc Value Use Data Tyr Index Increm 1 Q_Value Use Data Tyr Index Increm 1 Q_Value Use Data Plot Sty Display Properti Auto Scale Axis Display Itue Data Plot Sty Line Display Data In62 Grid Style No Grid	FFT Magnitude
Acquisition B 1162 Dsp Data Tyr 32 bit floating point Index Increm 1 Q_Value 0 Sampling Ra Start Addres: DATA  Display Properti Auto Scale Axis Display □ true Data Plot Sty Line Display Data 1162 Grid Style No Grid Magnitude □ Linear Max Y Value 1.0 Min Y Value -1.0 Time Display us Use Dc Value □ false Acquisition B 1162 Dsp Data Tyr 32 bit floating point Index Increm 1 Q_Value 0 Sampling Ra Start Addres: DATAclear  ✓ Display Properti Auto Scale Axis Display □ true Data Plot Sty Line Display Data 1000 Start Addres: DATAclear  ✓ Display Properti Auto Scale □ false Axis Display □ true Data Plot Sty Line Display Data 1162 Grid Style No Grid	Dsp Data Tyr Index Increm 1 Q_Value 0 Sampling Ra Signal Type Start Address: DATA  ✓ Display Properti Auto Scale Axis Display Data Plot Sty Frequency Di Hz Grid Style Magnitude □ Logarithmic  ✓ FFT FFT Frame Si Index Increm I Q_Value Sampling Ra Signal Type Start Address: Display Properti Auto Scale Axis Display  ✓ true Line Frequency Di Hz Grid Style No Grid Magnitude □ Logarithmic  ✓ FFT FFT Frame Si 1162 Dsp Data Tyr Index Increm 1 Q_Value 0 Sampling Ra Signal Type Real Start Address: DATAclear Display Properti Auto Scale Axis Display  ✓ true
Acquisition B 1162 Dsp Data Tyr 32 bit floating point Index Increm 1 Q_Value 0 Sampling Ra Start Address DATA  ✓ Display Properti Auto Scale Axis Display Data Plot Sty Line Display Data Grid Style No Grid Magnitude DATA  Min Y Value 1.0 Min Y Value 1.0 Min Y Value 1.0 Min Y Value 1.0 Time Display us Use Dc Value □ false  Acquisition B 1162 Dsp Data Tyr 32 bit floating point Index Increm 1 Q_Value 0 Sampling Ra Start Address DATAclear  ✓ Display Properti Auto Scale □ false  Axis Display ☑ true Data Plot Sty Line Display Data 1000  Start Address DATAclear  ✓ Display Properti Auto Scale □ false Axis Display ☑ true Data Plot Sty Line Display Data 1162  Grid Style No Grid	Index Increm 1 Q_Value 0 Sampling Ra 1000 Signal Type Real Start Address DATA  ✓ Display Properti Auto Scale ✓ true Axis Display ✓ true Data Plot Sty Frequency Di Hz Grid Style No Grid Magnitude □ Logarithmic  ✓ FFT FFT Frame Si 512  Acquisition B 1162 Dsp Data Tyr 32 bit floating point Index Increm 1 Q_Value 0 Sampling Ra 1000 Signal Type Real Start Address DATAclear Display Properti Auto Scale ✓ true Axis Display ✓ true
Index Increm 1 Q_Value 0 Sampling Ra Start Address DATA  ✓ Display Properti Auto Scale Axis Display	Q_Value 0 Sampling Ra 1000 Signal Type Real Start Address DATA  V Display Properti Auto Scale Ive True Axis Display Ive Une Data Plot Sty Line Frequency Di Hz Grid Style No Grid Magnitude D Logarithmic  V FFT FFT Frame Si 512  Acquisition B 1162 Dsp Data Tyr 32 bit floating point Index Increm 1 Q_Value 0 Sampling Ra 1000 Sampling Ra 1000 Signal Type Real Start Address DATAclear  Display Properti Auto Scale Ive True Axis Display Ive true
Q_Value 0 Sampling Ra 1000 Start Address DATA  ✓ Display Properti Auto Scale	Sampling Ra Signal Type Start Address  DATA  Display Properti  Auto Scale  Axis Display  Data Plot Sty Line  Frequency Di Hz  Grid Style  Magnitude □ Logarithmic  FFT  FFT Frame Si  1162  Dsp Data Tyr  Sampling Ra  Logarithmic  FRI  FET Frame Si  1162  Sampling Ra  1000  Sampling Ra  Signal Type  Start Address  DATA  Value  Axis Display  True
Sampling Ra Start Address DATA  Display Properti Auto Scale Axis Display Data Plot Sty Line Display Data Grid Style Magnitude D May Y Value Min Y Value Time Display us Use Dc Value □ false Acquisition B 1162 Dsp Data Ty; Index Increm Q_Value Sampling Ra Start Address  DATAclear  Display Properti Auto Scale Axis Display Data Plot Sty Line Display Us Be Co Value □ false  Acquisition B 1162 Dsp Data Ty; Index Increm Ind	Signal Type Start Address  DATA  Display Properti  Auto Scale  Axis Display  Data Plot Sty Line  Frequency Di Hz  Grid Style  Magnitude □  VFFT  FFT Frame Si  Logarithmic  FFT Frame Si  1162  Dsp Data Tyr  Sa bit floating point Index Increm  Q_Value  Sampling Ra  Signal Type  Start Address  DATA  Value  Axis Display  True
Start Address  DATA  Display Properti  Auto Scale  Axis Display Data Plot Sty Display Data Grid Style  Magnitude © Linear  Max Y Value Min Y Value Time Display Use Dc Value □ false  Acquisition B 1162  Dsp Data Tyr Index Increm Q_Value Sampling Ra Start Address  DATA  Display Properti  Auto Scale  Axis Display Data Plot Sty Line Display Pata  Display Pata  Also Data Plot Sty Line Display Data  Also Data Plot Sty Line Display Data  Also Axis Display Data Display Data Axis Display Data Display Data Carid Style  No Grid	Start Address DATA  ✓ Display Properti  Auto Scale
Auto Scale Axis Display Data Plot Sty Display Data Display Data Display Data Display Data Amagnitude C Linear Max Y Value Min Y Value Time Display us Use Dc Value □ false Acquisition B 1162 Dsp Data Tyr Index Increm Q_Value Sampling Ra Start Addres V Display Properti Auto Scale Axis Display Data Plot Sty Display Data Display Da	➤ Display Properti     Auto Scale     Axis Display     Data Plot Sty Line     Frequency Di Hz     Grid Style No Grid     Magnitude □ Logarithmic     ▼ FFT     FFT Frame Si 512     Acquisition B 1162     Dsp Data Tyr 32 bit floating point Index Increm 1     Q_Value 0     Sampling Ra 1000     Signal Type Real     Start Address DATAclear     Display Properti     Auto Scale    ✓ true     Axis Display    ✓ true
Axis Display Data Plot Sty Line Display Data Grid Style Magnitude D Max Y Value Min Y Value Time Display us Use Dc Value □ false Acquisition B 1162 Dsp Data Ty; Index Increm Q_Value Sampling Ra Start Address ✓ Display Properti Auto Scale Axis Display Data Plot Sty Display Data Grid Style No Grid	Auto Scale
Data Plot Sty Display Data Display Data Grid Style Magnitude □ Linear Max Y Value Min Y Value Time Display Use Dc Value □ false  Acquisition B 1162 Dsp Data Tyr Index Increm Q_Value Sampling Ra Start Address DATAclear  ✓ Display Properti Auto Scale Axis Display Data Plot Sty Line Display Data Grid Style No Grid	Axis Display
Display Data Grid Style Magnitude D Max Y Value Min Y Value Min Y Value Time Display Use Dc Value □ false  Acquisition B 1162 Dsp Data Tyr Index Increm Q_Value Sampling Ra Start Address ✓ Display Properti Auto Scale Axis Display Data Plot Sty Display Data Grid Style No Grid	Data Plot Sty Frequency Di Hz Grid Style No Grid Magnitude D Logarithmic FFT FFT Frame Si 512 Acquisition B 1162 Dsp Data Tyr 32 bit floating point Index Increm 1 Q Value 0 Sampling Ra 1000 Signal Type Real Start Address DATAclear Display Properti Auto Scale Increed True Axis Display Increed True
Magnitude D Linear Max Y Value Min Y Value Time Display us Use Dc Value ☐ false Acquisition B 1162 Dsp Data Tyr Index Increm Q_Value Sampling Ra Start Address ✓ Display Properti Auto Scale Axis Display Data Plot Sty Display Data Grid Style  No Grid	Frequency Di Hz Grid Style No Grid Magnitude D Logarithmic  FFT FFT Frame Si 512  Acquisition B 1162 Dsp Data Tyr 32 bit floating point Index Increm 1 Q_Value 0 Sampling Ra 1000 Signal Type Real Start Address DATAclear Display Properti Auto Scale  true Axis Display True
Max Y Value Min Y Value Time Display Use Dc Value □ false  Acquisition B 1162  Dsp Data Tyr Index Increm Q_Value 0 Sampling Ra Start Address DATAclear  ✓ Display Properti Auto Scale Axis Display Data Plot Sty Display Data Cirid Style Display Data Grid Style  No Grid	Grid Style No Grid Magnitude □ Logarithmic  FFT FFT Frame Si 512  Acquisition B 1162 Dsp Data Tyr 32 bit floating point Index Increm 1 Q_Value 0 Sampling Ra 1000 Sampling Ra 1000 Signal Type Real Start Address DATAclear Display Properti Auto Scale ✓ true Axis Display ✓ true
Min Y Value Time Display us Use Dc Value ☐ false  Acquisition B 1162  Dsp Data Tyr 32 bit floating point Index Increm 1 Q_Value 0 Sampling Ra 1000 Start Address Start Address ✓ Display Properti Auto Scale Axis Display Data Plot Sty Display Data Grid Style  No Grid	Magnitude □ Logarithmic  FFT  FFT Frame Si 512  Acquisition B 1162  Dsp Data Tyr 32 bit floating point Index Increm 1 Q_Value 0 Sampling Ra 1000 Signal Type Real Start Address DATAclear Display Properti Auto Scale Axis Display  true
Time Display us Use Dc Value □ false  Acquisition B 1162  Dsp Data Tyr Index Increm 1 Q_Value 0 Sampling Ra 1000 Start Addres: DATAclear  ✓ Display Properti Auto Scale Axis Display User Index Increm 1000  Auto Scale Index Increm 1000  Auto Scale Index Increm Index Index Increm Index Increm Index Increm Index	FFT Frame Si 512  Acquisition B 1162 Dsp Data Tyr 32 bit floating point Index Increm 1 Q_Value 0 Sampling Ra 1000 Signal Type Real Start Addres: DATAclear Display Properti Auto Scale
Acquisition B 1162 Dsp Data Tyr Index Increm 1 Q_Value 0 Sampling Ra 1000 Start Address DATAclear  ✓ Display Properti Auto Scale  ☐ false Axis Display ☑ true Data Plot Sty Display Data Grid Style No Grid	Acquisition B  Dsp Data Tyr  32 bit floating point  Index Increm  Q_Value  Sampling Ra  Signal Type Real Start Addres: DATAclear  Display Properti Auto Scale Axis Display  Tue
Dsp Data Tyr Index Increm Q_Value 0 Sampling Ra Start Address ✓ Display Properti Auto Scale Axis Display Data Plot Sty Display Data Cario Style Display Data Grid Style  A University Style  Display Data  A University Style  Display Data  A University Style  A University Style  Display Data  A University Style  A University Style  Display Data  A University Style	Dsp Data Tyr 32 bit floating point Index Increm 1 Q_Value 0 Sampling Ra 1000 Signal Type Real Start Address DATAclear Display Properti Auto Scale
Index Increm 1 Q_Value 0 Sampling Ra 1000 Start Address DATAclear  ✓ Display Properti Auto Scale □ false Axis Display ☑ true Data Plot Sty Display Data 1162 Grid Style No Grid	Index Increm 1 Q_Value 0 Sampling Ra 1000 Signal Type Real Start Addres: DATAclear Display Properti Auto Scale
Q_Value 0 Sampling Ra 1000 Start Address DATAclear  ✓ Display Properti Auto Scale Axis Display ☑ true Data Plot Sty Display Data Grid Style No Grid	Index Increm 1 Q_Value 0 Sampling Ra 1000 Signal Type Real Start Addres: DATAclear Display Properti Auto Scale
Sampling Ra Start Address DATAclear  ✓ Display Properti  Auto Scale Axis Display ✓ true  Data Plot Sty Display Data Display Data Grid Style No Grid	Q_Value 0 Sampling Ra 1000 Signal Type Real Start Addres: DATAclear Display Properti Auto Scale
Sampling Ra Start Address DATAclear  ✓ Display Properti  Auto Scale Axis Display  Data Plot Sty Display Data Display Data Cirid Style  No Grid	Sampling Ra 1000 Signal Type Real Start Address DATAclear Display Properti Auto Scale
Start Address  ✓ Display Properti  Auto Scale  Axis Display  Data Plot Sty  Display Data  Display Data  Grid Style  DATAclear  Datalea  False  Line  1162  No Grid	Signal Type Real Start Address DATAclear Display Properti Auto Scale
✓ Display Properti  Auto Scale  Axis Display  Data Plot Sty  Display Data  Display Data  1162  Grid Style  No Grid	Start Address DATAclear Display Properti Auto Scale
Auto Scale  Axis Display  Data Plot Sty  Display Data  Grid Style  Display Data  No Grid	Display Properti  Auto Scale ☑ true  Axis Display ☑ true
Axis Display  Data Plot Sty Display Data  Grid Style  Display Data  No Grid	Auto Scale ☑ true Axis Display ☑ true
Data Plot Sty Line Display Data 1162 Grid Style No Grid	Axis Display ☑ true
Display Data 1162 Grid Style No Grid	
Grid Style No Grid	
Grid Style No Grid	
	Frequency Di Hz
	Grid Style No Grid
Magnitude C Linear	
Max Y Value 1.0	Magnitude D Logarithmic
Min Y Value -1.0	FFT
Time Display sample	FFT Frame Si 512
Use Dc Value □ false	FFT Order 9
Acquisition B 1162	D D + T   22   11 ft   11
Dsp Data Tyr 32 bit floating point	Dsp Data Tyr 32 bit floating point Index Increm 1
Index Increm 1	Q_Value 0
Q Value 0	Sampling Ra 1000
_	Signal Type Real
. 3	Start Addres: DATAabs
	→ Display Properti
	Auto Scale ☑ true
Auto Scale	Axis Display ☑ true
Axis Display ☑ true	Data Plot Sty Line
Data Plot Sty Line	Frequency Di Hz
Display Data 1162	Grid Style No Grid
Grid Style No Grid	Magnitude D Logarithmic
	✓ FFT
5	FFT Frame Si 512
	FFT Order 9
	FFT Window Hanning
Time Display sample	
Acquisition B 1162	. 1
_	
Data Plot Sty Line	
Display Data 1162	
Grid Style No Grid	
Magnitude C Linear	
Max Y Value 1.0	
Min Y Value -1.0	
Time Display sample Use Dc Value □ false	
	Min Y Value Time Display Use Dc Value Use Dc Value  Acquisition B 1162 Dsp Data Tyr Index Increm 1 Q_Value 0 Sampling Ra Start Address  ✓ Display Properti Auto Scale Axis Display Data Plot Sty Display Data Grid Style Magnitude C Max Y Value Acquisition B 1162 Dsp Data Tyr Index Increm 1 Q_Value 0 Sampling Ra Start Address  ✓ Display Properti Auto Scale Axis Display Data Plot Sty Index Increm 1 Q_Value 0 Sampling Ra Start Address ✓ Display Properti Auto Scale Axis Display Data Plot Sty Display Data Grid Style Magnitude C Linear Max Y Value Use Acquisition B 1162 Dsp Data Tyr Index Increm 1 Q_Value 0 Sampling Ra Start Address ✓ Display Properti Auto Scale Axis Display Data Plot Sty Display Data Grid Style Magnitude C Linear Max Y Value Min Y Value Min Y Value Min Y Value Min Y Value 1.0 -1.0



# Execution graph, Task and CPU load

## **Execution graph**



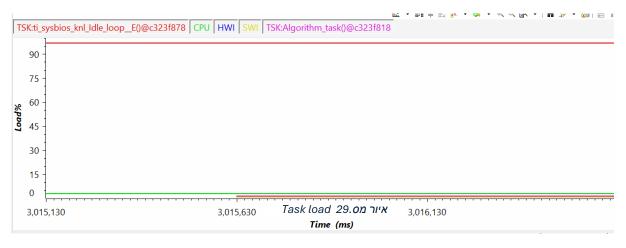
Hwi.timerISR() = $6.64 \mu s$ 

Swi. ISR() =  $13.19\mu$ s

Task. Algorithm  $\_TASK() = 26.16\mu s$ 

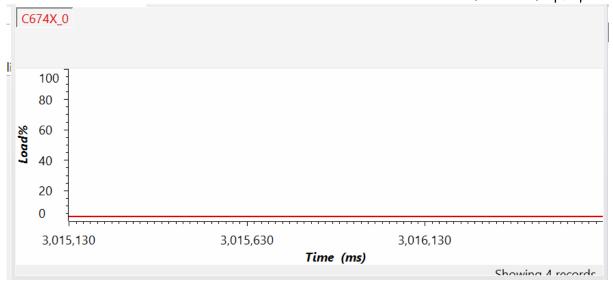
#### Task load

גרף ה- Task load (גרף עומס המשימות) מציג באופן חזותי את עומס העבודה של התוכנית. להלן גרף עומס המשימות של התוכנית שלנו :



## **CPU** load

גרף ה-CPU load (עומס המעבד) מציג באופן חזותי את ניצול כוח העיבוד של המעבד. עומס גבוה מציין שהמעבד נמצא בשימוש רב ועומס נמוך מציין שהמעבד אינו בשימוש רב. להלן גרף עומס המעבד של התוכנית שלנו:



### בעיות ואתגרים

במהלך פיתוח הפרויקט, נתקלנו במספר בעיות ואתגרים:

#### 1. חוסר התאמה במסנן IIR לתדרים הרצויים:

- פתרון :ביצענו התאמות נוספות בפרמטרים של המסנן והשתמשנו בבדיקות
   גרף ה FFT-כדי לוודא שהסינון מתבצע כהלכה.

### 2. שגיאות בקביעת ערכי סף (Threshold) לחישוב המעטפת:

- בעיה :ערך הסף הראשוני שהוגדר גרם לאי דיוקים בזיהוי דיבור באזורים ספטים יחסית או עם רעשים חזקים.
  - **פתרון :**פיתחנו מנגנון סף דינמי, המבוסס על ממוצע האנרגיה של האות באזורים שונים, כדי לשפר את רמת הדיוק.

#### 3. בעיות בממשק הCCS.

- . CCS **בעיה**: קשיים בהגדרת הפרמטרים של טיימר ופסיקות בתוכנת
  - בעזרנו במדריכים שהוגדרו במעבדה ובתבנית הפרויקט control במדריכים שהוגדרו במעבדה ובתבנית הפרויקט GPIO LedBlink

#### סיכום

#### הפרויקט עמד בכל הדרישות שנקבעו:

- י זיהוי הדיבור בוצע בצורה מדויקת תוך שימוש בסינון מתקדם IIR מסדר 4 וחישוב מעטפת יעיל.
- זמני הביצוע שנמדדו לכל שלב בתהליך היו נמוכים מספיק כדי לעמוד בדרישות זמן אמת.
  - גרפי Single Time כל התוצאות הוצגו בגרפים ברורים, כולל גרפי (Execution Graph), גרפי ביצוע משימות (Execution Graph), ועומסי

#### מה למדנו:

- במהלך הפיתוח למדנו כיצד לשלב בין תכנון תיאורטי לביצוע פרקטי בתוכנת, -CCS ו MATLAB
   תוך שימוש בכלי
  - הבנו את החשיבות של אופטימיזציה בקוד כאשר עובדים עם מערכות זמן אמת.
  - Semaphore, HWI, כמו RTOS ו- Semaphore, HWI, כמו אבים ולעבוד עם כלי Semaphore, HWI. בעיות משאבים ולעבוד עם כלי

הפרויקט הצליח להדגים את היכולות של עיבוד אותות דיגיטליים לזיהוי דיבור בזמן אמת, ומספק בסיס לפרויקטים דומים בעתיד.

## : סימוכין

- הרצאות ומצגות הקורס, מעבדות ותרגילי בית שניתנו במהלך הקורס, מר יצחק קרויו
  - TI-RTOS Overview TI 15.4-Stack 0 documentation •
  - Difference Between FIR Filter and IIR Filter GeeksforGeeks
    - What Is Speech Recognition? | IBM •
    - What is Envelope Analysis? Sensemore •