

Search courses

Q (Search courses)

Iniciado em	segunda, 11 out 2021, 12:51
Estado	Finalizada
Concluída em	segunda, 11 out 2021, 12:54
Tempo empregado	3 minutos 20 segundos
Avaliar	2,00 de um máximo de 10,00(20%)

Questão 1

Incorreto

Atingiu 0,00 de 2,00

Analise as asserções a seguir:

1 - As unidades de memória de um computador organizam-se em memória primária e memória secundária.

2 - A memória principal é composta pelas unidades não voláteis.

3 - O processador acessa um dado diretamente no nível mais baixo da hierarquia, pela solicitação de um endereço da memória secundária.

Marque a opção que contém apenas asserções corretas.

☐ a. Apenas a 1

☐ b. Apenas a 2

☒ c. 1 e 2

☐ d. 2 e 3

☐ e. Todas as alternativas

✖

Questão 2

Correto

Atingiu 2,00 de 2,00

Quais são os elementos que compõem um bloco na memória cache?

☒ a. Tag, bit de validade e dados.

☐ b. Endereço da memória cache, bit de validade e dados

☐ c. Tag, bit de validade, índice da cache e dados.

☐ d. Endereço da memória principal, bit de validade e dados.

✔

Questão 3

Incorreto

Atingiu 0,00 de 2,50

Suponha que você tenha uma memória cache diretamente mapeada com 16 blocos, e uma memória RAM com capacidade de armazenamento de 1024 blocos. Qual seria a tag e o endereço na cache do bloco 542 da memória principal?

☐

a. Tag = 11110, Memória Cache = 10000

☒

b. Tag = 1, Memória Cache = 000001110

☐

c. Tag = 10000, Memória Cache = 11110

☐

d. Tag = 100001, Memória Cache = 1110

Questão 4

Incorreto

Atingiu 0,00 de 3,50

Numa memória cache diretamente mapeada com 512 blocos com 4 bytes cada bloco, e uma memória RAM com 4 GiB, qual o tamanho da tag?

☐

a. 9

☒

b. 16

☐

c. 15

☐

d. 11

☐

e. 13

«

ATIVIDADE ANTERIOR

[Lista de presença - Aula 24 \(08/10\)](#)

PRÓXIMA ATIVIDADE

»

[Lista de presença - Aula 25 \(11/10\)](#)

Obter o aplicativo para dispositivos móveis

