

Search courses

Q (Search courses)

Iniciado em	segunda, 4 out 2021, 11:39
Estado	Finalizada
Concluída em	segunda, 4 out 2021, 11:40
Tempo empregado	1 minuto 23 segundos
Avaliar	10,00 de um máximo de 10,00(100%)

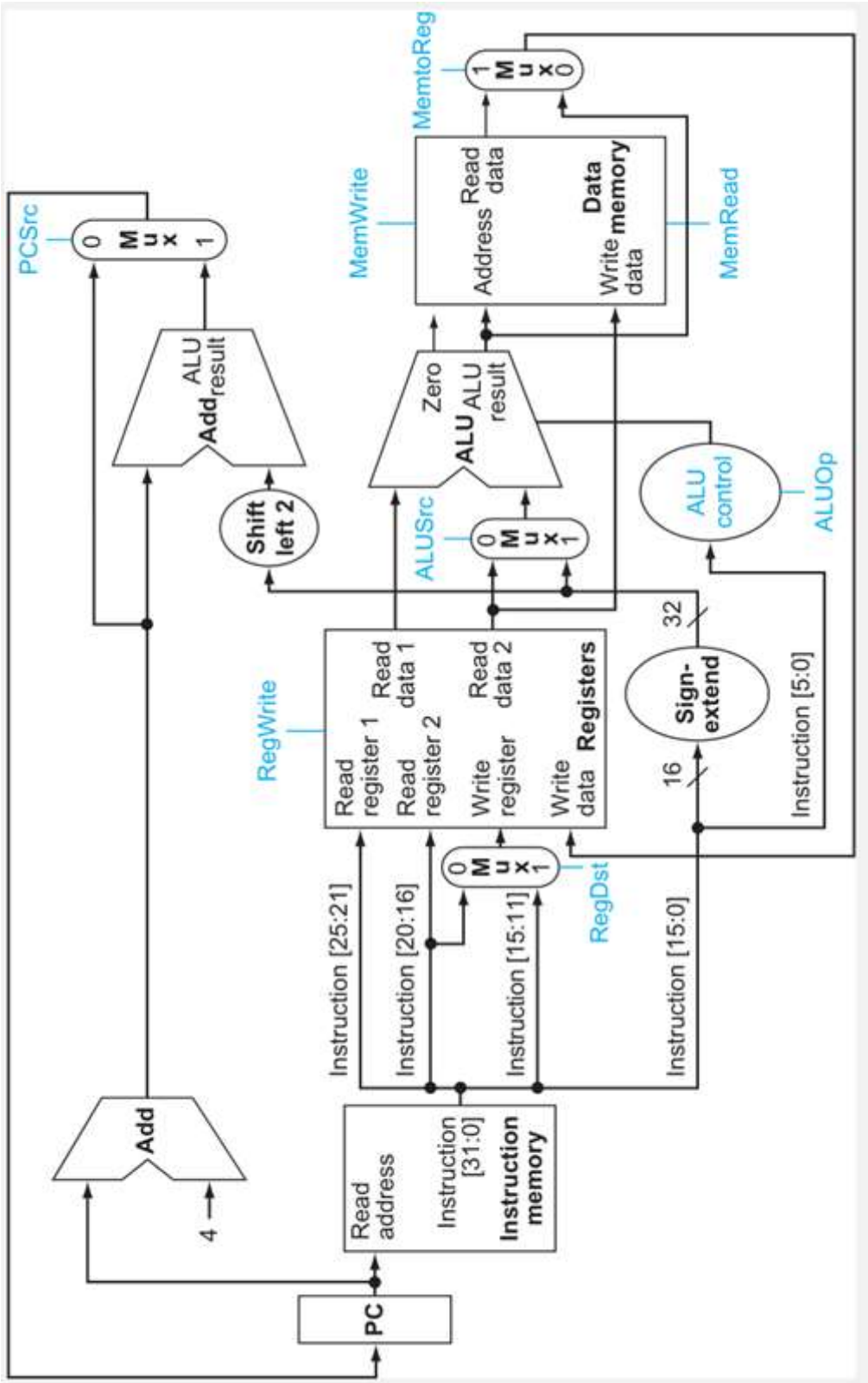


Questão 1

Correto

Atingiu 2,00 de 2,00

Considere instruções do tipo R e considere o caminho de dados unificado visto nas aulas, ilustrado na imagem. Quais os valores que o controlador principal definiria para os seguintes sinais de controle?



ALUSrc	0	✓
MemtoReg	0	✓
PCSrc	0	✓
RegDst	1	✓
RegWrite	1	✓
MemRead	0	✓
MemWrite	0	✓

Questão 2

Correto

Atingiu 2,00 de 2,00

Analise as afirmações:

1 - Os registradores usados nas operações, especificamente aqueles registradores a serem lidos, estão sempre nas mesmas posições de bit de uma instrução, independentemente da instrução.

2 - Os registradores usados nas operações, especificamente aqueles registradores a serem escritos, estão sempre nas mesmas posições de bit de uma instrução, independentemente da instrução.

Assinale a alternativa que contém as afirmações verdadeiras.

☒ a. Apenas a 1

☐ b. Apenas a 2

☐ c. Ambas estão corretas

✓


**Questão 3**  
Correto  
Atingiu 2,00 de 2,00

Analise as asserções a seguir:

- 1 - Instruções de acesso à memória não utilizam a ULA no caminho de dados, pois fazem apenas acesso à memória.
- 2 - A instrução beq utiliza a ULA para a operação de subtração.
- 3 - Instruções do tipo R sempre utilizam a ULA para alguma operação.

Marque a opção que contém as asserções verdadeiras.

- ☒ a. 2 e 3
- ☐ b. Apenas 3
- ☐ c. Todas são verdadeiras.
- ☐ d. 1 e 2



Questão 4

Correto

Atingiu 2,00 de 2,00

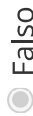
Analise a afirmação a seguir

No modelo unicycle, o controle da ULA usa apenas as informações de Opcode (6 bits) para decidir qual será a operação matemática demandada à ULA.

A afirmação é:

Escolha uma opção:

☐ Verdadeiro

☒ Falso 

## Questão 5

Correto

Atingiu 2,00 de  
2,00

Análise a afirmação a seguir:

Numa arquitetura unificado, o tempo de execução de todas as instruções demora o mesmo tempo da mais lenta, que é a de acesso à memória, porque o tempo de clock do processador é o mesmo para qualquer instrução e deve abraner o tempo da mais demorada.

Essa afirmação é:

Escolha uma opção:

☐ Verdadeiro

☐ Falso



## ATIVIDADE ANTERIOR

Lista de presença - Aula 18 (20/09).

## PRÓXIMA ATIVIDADE

Lista de presença - Aula 20 (24/09).



Obter o aplicativo para dispositivos móveis

