

# Università degli Studi di Napoli Federico II

[width=36mm]/filogo

## Dipartimento di Ingegneria Elettrica e delle Tecnologie dell'Informazione

*Classe delle Lauree Magistrali in Ingegneria Elettronica,  
Classe n. LM-29*

Corso di Laurea Magistrale in Ingegneria Elettronica

Thesis

*Title according to the official assignment*

Supervisor:  
Prof. Surname Name

Co-Supervisor:  
Title Surname Name

Candidate:  
Surname Name  
Matr. xxx/yyy

Academic Year  
2016/2017

# Contents

## 0.1 Informazioni

### 0.1.1 Argomenti

prova