Arquitectura e Ingeniería de Computadores 4º Ingeniería Informática. UEx

Simulador SMPCache

Fecha de entrega							
20 de Mayo de 2011							
Nombre y apellidos de los alumnos del grupo							
Mario Corchero Jiménez							
Manu	iel Cantonero Chamorro						
	terfaz del simulador						
	Bus Dispositives E/S	prd 525 CACHÉ 0 0					
Datos Transacciones Bus: 0 Numero de bloques transferidos: 0 Transiciones de estado: 0 E SC SM M F E 0 0 0 0 0 0 0 0 SC 0 0 0 0 0 0 0 M 0 0 0 0 0 0 M 0 0 0 0	Accesos A Memoria:	Pausa Ejec, Completa					

Observaciones del profesor							
	Manual de	Manual de		Pruebas de	Examen de		
Presentación	Usuario	Programador	Código	Calidad	Defensa	Otros	Calificación

Contenido

ln	troducción:	4
	Bus.h	5
	Bus.cpp	6
	Cache.h	9
	Cache.cpp	. 10
	ErrorConfig.h	. 10
	Procesador.h	. 21
	Procesador.cpp	. 21
	SMPCache.h	. 22
	SMPCache.cpp	. 22
	SMPCacheView.h	25
	SMPCacheView.cpp	28
M	anual del programador	. 44
	Introducción	. 44
	Análisis	. 44
	Identificación de clases potenciales	. 44
	Diagrama de modelo conceptual	. 44
	Descripción de las clases Conceptuales	44
	Diseño	45
	Diagrama de clases	45
	Algoritmos de especial interés	. 45
	Definición de entradas/salidas	. 45
	Variables o instancias más significativas	45
	Lista de errores que el programa controla	45
	Historial de desarrollo y Valoración personal	46
M	anual de Usuario	. 47
	Rectángulo rojo:	. 47
	Datos:	47
	Estadísticas:	. 47
	Accesos a memoria:	47
	Instrucciones:	. 48
	Datos leídos:	. 48
	Datos escritos:	48

Aciertos y fallos:	48
Control de ejecución:	48
Iniciar:	48
Pausa:	48
Ejecución completa:	48
Salir:	48
Ejemplo de ejecución:	48
Conclusión:	53

Introducción:

Se ha propuesto la realización de un simulador de memoria caché en multiprocesadores. Observaremos como dentro de las posibles jerarquías de memorias la más importante es la de los multiprocesadores con memoria compartida por bus. A su vez implementaremos distintos protocolos de coherencia como son MSI, MESI y DRAGON, implementado como trabajan cada uno de estos protocolos. Terminamos esta breve introducción indicando que hemos realizado la práctica en el entorno de Visual Studio.

Listado del Código

Bus.h

```
#pragma once
#include "Cache.h"
#include <map>
class Bus
public:
      void RegistrarCache(Cache* cache);
     bool comparteCaches(long dirmem, int idPetidora);
      static Bus* getInstancia();
      bool realizarIteracion();
      void indicarProtocoloArbitracion(ARBITRACION pArbi);
      ~Bus();
      //variable de cambio de estado
      map<ESTADO CACHE,map<ESTADO CACHE,int>> cambios estado;
      // numero de transiciones de estado
      int numTransBus;
      // numero de bloques tranferidos
      float numBloqTrans;
      // numero de transicioes de estado
      int numTranEstado;
      //aciertos en cache
      int aciertos;
      //fallos en cache
      int fallos;
      //lectura de instruccion
      int instLeidas;
      //accesos a memoria
      int memAccesos;
      //lecturas
      int lecturas;
      //escrituras
      int escrituras;
      //caches activas, con traza pendiente
      bool activo[8];
      Cache* caches[8];
      //Origen del bloque que necesita la cache. -1 = memoria
      int origDat;
      //variable para la actualizacion de la flecha del mensje bus de
la cache
      struct TipoFlechaMensajeCache{int id; MENSAJEBUS mensaje;};
      struct TipoFlechaMensajeCache flechaMensajeCache;
private:
     Bus (void);
      int usos[8];
      int ultAccesoAbus[8];
      int numCaches;
      static Bus* instancia;
     ARBITRACION parbitracion;
};
```

```
Bus.cpp
#include "StdAfx.h"
#include "Bus.h"
Bus* Bus::instancia = NULL;
Bus::Bus(void)
      numCaches=0;
      numTransBus = 0;
      numBloqTrans =0;
      numTranEstado = 0;
      aciertos = 0;
      fallos = 0;
      instLeidas = 0;
      memAccesos = 0;
      lecturas = 0;
      escrituras = 0;
      aciertos = 0;
      fallos = 0;
      for(int i = 0; i<8;i++)</pre>
      {
            usos[i] = 0;
            ultAccesoAbus[i] = 0;
            activo[i] = true;
      }
      for(int h = 0; h < 6; h++)
      {
            for (int j = 0; j < 6; j++)
                  cambios estado[(ESTADO CACHE)h][(ESTADO CACHE)j] = 0;
      }
}
bool Bus::comparteCaches(long dirmem, int idPetidora)
      bool res = false;
      for(int i = 0;i<numCaches; i++)</pre>
            if(caches[i]->getId()!= idPetidora) res = res || caches[i]-
>BuscarDirMem(dirmem);
      return res;
}
Bus* Bus::getInstancia()
      if(instancia == NULL) instancia = new Bus();
      return instancia;
}
void Bus::RegistrarCache(Cache* cache)
      caches[numCaches++] = cache;
//true = queda por ejecutar, false = trazas finalizadas
bool Bus::realizarIteracion()
      flechaMensajeCache.id = -1;
```

```
origDat = -1;
      bool peticionesBus[8]={false};
      int cachesAArbitrar[8];
      int numCachesAArbitrar = 0;
      for(int i =0;i< numCaches;i++)</pre>
            if(activo[i]) peticionesBus[i] = caches[i]->peticionBus();
            else peticionesBus[i] = false;
      for(int i=0;i<numCaches;i++)</pre>
            if(activo[i]){
                  if(peticionesBus[i])
cachesAArbitrar[numCachesAArbitrar++] = i;
                  else if(caches[i]->ejecutar().tipo == M VACIO)//no
guardamos el mensaje, pues va a ser NULL o VACIO
                        activo[i] = false;
                  }
      if (numCachesAArbitrar != 0)
      {
            //Aplicar el algoritmo
            int elegida;
            switch (pArbitracion)
            case A ALEATORIO:
                  elegida = cachesAArbitrar[rand()%numCachesAArbitrar];
                  break:
            case A LRU:
                  int minimo;
                  minimo = ultAccesoAbus[cachesAArbitrar[0]];
                  elegida = cachesAArbitrar[0];
                  for(int i = 1 ; i< numCachesAArbitrar; i++)</pre>
                        if( ultAccesoAbus[cachesAArbitrar[i]] < minimo)</pre>
                               elegida = cachesAArbitrar[i];
                              minimo =
ultAccesoAbus[cachesAArbitrar[i]];
                  }
                  break;
            case A LFU:
                  float minimo2;
                 minimo2 = usos[cachesAArbitrar[0]]/(float)numTransBus;
                  elegida = cachesAArbitrar[0];
                  for(int i = 1; i < numCachesAArbitrar; i++)</pre>
                        if (usos[cachesAArbitrar[i]]/(float) numTransBus
< minimo2)
                               elegida = cachesAArbitrar[i];
                              minimo2 =
usos[cachesAArbitrar[i]]/(float)numTransBus;
                        }
                  }
                  break;
            MENSAJEBUS mensaje = caches[elegida]->ejecutar();
            numTransBus++;
```

```
if (mensaje.tipo != M BUSUPD)
                  numBloqTrans++;
            ultAccesoAbus[elegida] = numTransBus;
            usos[elegida]++;
            flechaMensajeCache.id = caches[elegida]->getId();
            flechaMensajeCache.mensaje = mensaje;
            if(mensaje.tipo == M_BUSRDUPD)//si se produce 1 busrd y
busupd son 2 mensajes realmente
                  numTransBus++;
                  mensaje.tipo = M BUSRD;
                  for(int i = 0;i< numCaches;i++)</pre>
                         if(i != elegida)
                               caches[i]->tratarMensajeBus(mensaje);
                  mensaje.tipo = M BUSUPD;
                  for(int i = 0;i< numCaches;i++)</pre>
                         if(i != elegida)
                               caches[i]->tratarMensajeBus(mensaje);
                   }
            }
            else
            {
                  for(int i = 0;i< numCaches;i++)</pre>
                         if(i != elegida)
                         {
                               caches[i]->tratarMensajeBus(mensaje);
                         }
                   }
            }
      //Vemos si ha terminado
      bool nofin = false;
      for(int i = 0; i< numCaches; i++)</pre>
            nofin = nofin || activo[i];
      if(!nofin)
      {
            AfxMessageBox( T("A continuacion se realizaran las
postescrituras"));
            for(int i = 0;i<numCaches;i++)</pre>
                  caches[i]->postEscrituras();
      return nofin;
void Bus::indicarProtocoloArbitracion(ARBITRACION parbi)
      this->pArbitracion=parbi;
}
Bus::~Bus()
```

```
for(int i = 0; i<numCaches; i++)</pre>
            delete caches[i];
      instancia = NULL;
Cache.h
#pragma once
#include <vector>
#include "constantes.h"
#include "Procesador.h"
using namespace std;
class Cache
{
public:
      Cache (int id, int bloqCaches, FCORRESPONDENCIA funcion, int
numCjtos, AREMPLAZAMIENTO algoritmo, PROTOCOLO pCoherencia, int
bloqMem, int palBloque, CString ficheroTraza);
     MENSAJEBUS ejecutar();
     bool peticionBus();
     bool BuscarDirMem(long dirMem);
      inline int getId(){return id cache;}
      void tratarMensajeBus (MENSAJEBUS mensaje);
      void postEscrituras();
            char textoCache[100];
private:
      int id cache;
      vector<vector<ENTRADA>> datos;
      int nBloques;
      int numCjtos;
     int blogPorCjto;
      int blogMem;
      int palBloque;
      PROTOCOLO pCoherencia;
      FCORRESPONDENCIA fCorrespondencia;
      AREMPLAZAMIENTO remplazamiento;
      Procesador proc;
      bool enEspera;
      LINEATRAZA tActual;
      bool BuscarBloque(int idBloque);
      ENTRADA *getEntrada(long dirMem);
      bool IntroducirBloque(int idBloque);
      int dirToEtiqueta(long dirmem);
      int dirToCjto(long dirmem);
      int bloqueToEtiqueta(int dirbloque);
      int bloqueToCjto(int dirbloque);
      int bloqueMasAntiguo(int idConjunto);
      int bloqueMasNuevo(int idConjunto);
      int bloqueLFU(int idConjunto);
      MENSAJEBUS read(long dirmem);
      MENSAJEBUS readX(long dirmem);
```

```
void incrementarBV();
};
Cache.cpp
#include "StdAfx.h"
#include <algorithm>
#include "Cache.h"
#include "Bus.h"
Cache::Cache(int id, int bloqCaches, FCORRESPONDENCIA funcion,int
numCjtos, AREMPLAZAMIENTO algoritmo, PROTOCOLO pCoherencia , int
bloqMem, int palBloque,CString ficheroTraza)
:proc(ficheroTraza)
      id cache = id;
      this->nBloques = bloqCaches;
      if(numCjtos == 0) numCjtos = 1;
      if(funcion == F_DIRECTA)
      {
            bloqPorCjto = 1;
            numCjtos = bloqCaches;
      }
      else
      {
            bloqPorCjto = bloqCaches / numCjtos;
      this->numCjtos = numCjtos;
      this->palBloque = palBloque;
      this->bloqMem = bloqMem;
      //Inicializacion de datos
      ENTRADA aux;
      aux.bv=0;
      aux.usados = 0;
      aux.estado = C I;
      aux.ultimoUso = 0;
      vector<ENTRADA> vecAux;
      for(int j=0;j<bloqPorCjto;j++)</pre>
            vecAux.push back(aux);
      for(int i=0;i<numCjtos;i++)</pre>
            datos.push back(vecAux);
      fCorrespondencia = funcion;
      Bus::getInstancia()->RegistrarCache(this);
      fCorrespondencia = funcion;
      this->pCoherencia = pCoherencia;
      this->remplazamiento = algoritmo;
      enEspera = false;
}
int Cache::bloqueToEtiqueta(int dirbloque)
      return dirbloque / numCjtos;
```

```
}
int Cache::bloqueToCjto(int dirbloque)
      return dirbloque % numCjtos;
int Cache::dirToEtiqueta(long dirMem)
      return bloqueToEtiqueta(dirMemToBloq(dirMem,bloqMem,palBloque));
int Cache::dirToCjto(long dirMem)
      return bloqueToCjto(dirMemToBloq(dirMem, bloqMem, palBloque));
bool Cache::BuscarBloque(int idBloque)
      if (buscarEtiqueta (datos[bloqueToCjto(idBloque)],bloqueToEtiqueta
(idBloque))) return true;
      return false;
bool Cache::IntroducirBloque(int idBloque)
      bool finded = false;
      for(int i = 0; i< bloqPorCjto && !finded; i++)</pre>
            if (datos[bloqueToCjto(idBloque)][i].bv == 0)
                  datos[bloqueToCjto(idBloque)][i].bv = 1;
                  datos[bloqueToCjto(idBloque)][i].usados = 0;
                  datos[bloqueToCjto(idBloque)][i].etiqueta =
bloqueToEtiqueta(idBloque);
                  finded = true;
      if(finded) return true;//fallo forzoso
      //REMPLAZO
      //si esta en M o S hay que hacer postescritura
      int bloqdestino = 0;
      switch(remplazamiento)
            case R ALEATORIO:
                  blogdestino = rand()%blogPorCjto;
                  break;
            case R LFU:
                  blogdestino = blogueLFU(blogueToCjto(idBlogue));
                  break;
            case R LRU:
                  blogdestino =
bloqueMasAntiquamenteUsado(bloqueToCjto(idBloque));
                  break;
            case R FIFO:
                  bloqdestino =
bloqueMasAntiguo(bloqueToCjto(idBloque));
                  break;
      //tratamiento del remplazamiento y la postescritura si necesario
```

```
ESTADO CACHE estado =
datos[bloqueToCjto(idBloque)][bloqdestino].estado;
      if(estado == C M || estado == C SM)
            Bus::getInstancia()->numBloqTrans++;
            Bus::getInstancia()->numTransBus++;
            Bus::getInstancia()->cambios estado[estado][C I]++;
            Bus::getInstancia()->numTranEstado++;
      }
      datos[bloqueToCjto(idBloque)][bloqdestino].estado = C I;
      datos[bloqueToCjto(idBloque)][bloqdestino].bv = 1;
      datos[bloqueToCjto(idBloque)][bloqdestino].usados = 0;
      datos[bloqueToCjto(idBloque)][bloqdestino].etiqueta =
bloqueToEtiqueta(idBloque);
      datos[bloqueToCjto(idBloque)][bloqdestino].ultimoUso =
Bus::getInstancia()->memAccesos;
      return false; //fallo que implica la salida de un dato
int Cache::bloqueMasAntiquo(int idConjunto)
      int aux = 0;
      for(int i = 0;i<blogPorCjto; i++)</pre>
            if(datos[idConjunto][i].bv > datos[idConjunto][aux].bv) aux
= i;
      return aux;
int Cache::bloqueMasAntiguamenteUsado(int idConjunto)
      int aux = 0;
      for(int i = 0;i<bloqPorCjto; i++)</pre>
            if (datos[idConjunto][i].ultimoUso <</pre>
datos[idConjunto][aux].ultimoUso) aux = i;
      return aux;
int Cache::bloqueLFU(int idConjunto)
      int aux = 0;
      for(int i = 0;i<blogPorCjto; i++)</pre>
            if (datos[idConjunto][i].bv !=0 &&
datos[idConjunto][i].usados/(1.0*datos[idConjunto][i].bv) <</pre>
datos[idConjunto][aux].usados/(1.0*datos[idConjunto][aux].bv))
                  aux = i;
      return aux;
}
int Cache::bloqueMasNuevo(int idConjunto)
      int aux = 0;
      for(int i = 0;i<bloqPorCjto; i++)</pre>
```

```
if(datos[idConjunto][i].bv < datos[idConjunto][aux].bv &&</pre>
datos[idConjunto][i].bv !=0) aux = i;
      }
      return aux;
void Cache::incrementarBV()
      for(int i = 0; i < numCjtos; i++)</pre>
            for(int j = 0; j < bloqPorCjto; j++)</pre>
                  if (datos[i][j].bv != 0)datos[i][j].bv++;
MENSAJEBUS Cache::ejecutar()
      enEspera = false;
      if(tActual.tIns == IVACIO)
            MENSAJEBUS mensajevacio;
            mensajevacio.tipo= M VACIO;
            return mensajevacio;
      //si no tiene la
      if(!BuscarDirMem(tActual.dirMem))
      IntroducirBloque(dirMemToBloq(tActual.dirMem,bloqMem,palBloque));
            MENSAJEBUS mensaje;
            mensaje.dirmem = tActual.dirMem;
            if(tActual.tIns != IESCRITURA)
                  mensaje.tipo = M BUSRD;
            else
                  mensaje.tipo = M BUSRDX;
            Bus::getInstancia()->fallos++;
      }else
      {
            Bus::getInstancia()->aciertos++;
      Bus::getInstancia()->memAccesos++;
      getEntrada(tActual.dirMem)->ultimoUso = Bus::getInstancia()-
>memAccesos;
      getEntrada(tActual.dirMem) ->usados++;
      switch(tActual.tIns)
      case ICAPTURA: Bus::qetInstancia()->instLeidas++;return
read(tActual.dirMem);break;
      case ILECTURA: Bus::getInstancia()->lecturas++;
           return read(tActual.dirMem);break;
      case IESCRITURA:Bus::getInstancia()->escrituras++;
            return readX(tActual.dirMem);break;
}
MENSAJEBUS Cache::read(long dirmem)
      Bus::getInstancia()->numTranEstado++;
      incrementarBV();
      MENSAJEBUS mensaje;
      mensaje.dirmem = dirmem;
      ENTRADA *entrada = getEntrada(dirmem);
```

```
mensaje.dirmem = dirmem;
     ESTADO CACHE estado siguiente;
     estado siguiente = C NULL;
      switch (pCoherencia)
            case P_MSI:
                  switch (entrada->estado)
                  case C I: mensaje.tipo = M BUSRD;
                        estado siguiente = C S;
                        break;
                  case C S: mensaje.tipo= M_NULL;break;
                  case C M: mensaje.tipo= M_NULL;break;
            break;
            case P MESI:
                  switch (entrada->estado)
                  case C I: mensaje.tipo = M BUSRD;
                        if (Bus::getInstancia() ->comparteCaches(dirmem,
id cache))
                              estado_siguiente = C S;
                        else
                              estado_siguiente = C E;
                        break;
                  case C S: mensaje.tipo= M NULL;
                       break;
                  case C E: mensaje.tipo= M NULL;
                       break;
                  case C M: mensaje.tipo= M NULL;
                        break;
            break;
            case P DRAGON:
                  switch (entrada->estado)
                  case C I: mensaje.tipo=M BUSRD;
                        if (Bus::getInstancia() -
>comparteCaches(dirmem,id cache))
                              estado siguiente = C SC;
                        else
                              estado siguiente = C E;
                        break;
                  case C E: mensaje.tipo = M NULL;
                        break;
                  case C M: mensaje.tipo = M NULL;
                       break;
                  case C SC: mensaje.tipo = M NULL;
                       break;
                  case C SM: mensaje.tipo = M NULL;
                        break;
            break;
            }
      if(estado siguiente == C NULL)
            estado siguiente = entrada->estado;
     Bus::getInstancia()->cambios estado[entrada-
>estado][estado siguiente]++;
     entrada->estado = estado siguiente;
     return mensaje;
}
```

```
MENSAJEBUS Cache::readX(long dirmem)
      Bus::getInstancia()->numTranEstado++;
      incrementarBV();
      MENSAJEBUS mensaje;
      mensaje.dirmem = dirmem;
      ENTRADA* entrada = getEntrada(dirmem);
      ESTADO CACHE estado_siguiente;
      estado_siguiente = C NULL;
      switch (pCoherencia)
            case P MSI:
                  switch (entrada->estado)
                  case C I: mensaje.tipo = M BUSRDX;
                        estado siguiente = C M;
                        break;
                  case C S: mensaje.tipo = M BUSRDX;
                        estado siguiente = C M;
                        break;
                  case C M: mensaje.tipo= M NULL;break;
            break;
            case P MESI:
                  switch(entrada->estado)
                  case C I: mensaje.tipo = M BUSRDX;
                        estado siguiente = C M;
                       break;
                  case C_S: mensaje.tipo = M_BUSRDX;
                        estado_siguiente = C_M;
                        break;
                  case C_E: mensaje.tipo= M_NULL;
                        estado siguiente = C M;
                       break;
                  case C M: mensaje.tipo= M NULL;
                       break;
            break;
            case P DRAGON:
                  switch (entrada->estado)
                  case C I:
                        if (Bus::getInstancia() -
>comparteCaches(dirmem,id cache))
                              mensaje.tipo=M BUSRDUPD;
                              Bus::getInstancia() -
>numBloqTrans+=1.0/palBloque;
                              estado siguiente = C SM;
                        }
                        else
                              estado siguiente = C M;
                        break;
                  case C_E: estado_siguiente = C M;mensaje.tipo =
M NULL;
                        break;
                  case C_M: mensaje.tipo = M_NULL;
```

```
break;
                  case C SC:
                        if(Bus::getInstancia()-
>comparteCaches(dirmem,id_cache))
                              estado_siguiente = C_SM;
                        else
                              estado_siguiente = C_M;
                        mensaje.tipo = M BUSUPD;
                        Bus::getInstancia() -
>numBloqTrans+=1.0/palBloque;
                        break;
                  case C SM:
                        if(Bus::getInstancia()-
>comparteCaches(dirmem,id cache))
                              mensaje.tipo = M BUSUPD;
                        else
                              estado siquiente = C M;
                              mensaje.tipo = M BUSUPD;
                        Bus::qetInstancia()-
>numBloqTrans+=1.0/palBloque;
                        break;
            break;
     if(estado siguiente == C NULL)
            estado siguiente = entrada->estado;
     Bus::getInstancia()->cambios estado[entrada-
>estado][estado siguiente]++;
     entrada->estado = estado siguiente;
     return mensaje;
void Cache::tratarMensajeBus(MENSAJEBUS mensaje)
      if(!BuscarDirMem(mensaje.dirmem)) return;
     Bus::getInstancia()->origDat = this->getId();
     Bus::getInstancia()->numTranEstado++;
     ESTADO CACHE estado siguiente;
     estado siguiente = C NULL;
     ENTRADA* entrada = getEntrada(mensaje.dirmem);
      switch (pCoherencia)
            {
            case P MSI:
                  switch (entrada->estado)
                  case C I: break;
                  case C S: if (mensaje.tipo == M BUSRDX)
                                      estado_siguiente = C I;entrada-
>bv=0;
                                }
                        break;
                  case C M: if(mensaje.tipo == M BUSRD)
                                      estado_siguiente = C_S;
                                      Bus::getInstancia()-
>numTransBus++;
```

```
//tratar vaciado(flechas)
                                 }
                                 else
                                 {
                                     estado_siguiente = C_I;entrada-
>bv=0;
                                     //tratar vaciado(flechas)
                        break;
            break;
            case P MESI:
                  switch (entrada->estado)
                  case C_I:break;
case C_S: if(mensaje.tipo == M_BUSRD){}
                                 else
                                     estado siguiente = C I;entrada-
>bv=0;
                        break;
                  case C E: if(mensaje.tipo == M BUSRD)
                                     estado siguiente = C S;
                                 }
                                 else
                                 {
                                     estado siguiente = C_I;entrada-
>bv=0;
                        break;
                  case C_M: if(mensaje.tipo == M_BUSRD)
                                     estado_siguiente = C_S;
                                     Bus::getInstancia()->numTransBus++;
                                     //tratar vaciado(flechas)
                                 }
                                 else
                                 {
                                     estado siguiente = C I;entrada-
>bv=0;
                                     //tratar vaciado(flechas)
                        break;
            break;
            case P DRAGON:
                  switch (entrada->estado)
                        case C E: if(mensaje.tipo==
M_BUSRD)estado_siguiente = C_SC;break;
                        case C SC: if(mensaje.tipo== M BUSUPD) {}
break;// TODO: ACTUALIZA = SI
                         case C SM:
                               if (mensaje.tipo== M BUSUPD)
                                     estado siguiente = C SC;
                                     //TODO: ACTUAliza
                               }else
                               {
```

```
//TODO: datbus
                                             break;
                        case C M: if(mensaje.tipo== M BUSRD)
                                            estado_siguiente = C_SM;
                                             //TODO: datbus
                                            break;
            break;
      if(estado siguiente == C NULL)
            estado siguiente = entrada->estado;
      Bus::getInstancia()->cambios estado[entrada-
>estado][estado siguiente]++;
      entrada->estado = estado siguiente;
//Lee la siguiente linea y devuelve si necesitará acceso a bus
bool Cache::peticionBus()
{
      if(!enEspera)
      {
            tActual = proc.getLinea();
      }
            enEspera = true;
            if(tActual.tIns == IVACIO)
                  return false;//El procesador a terminado
            if(!BuscarDirMem(tActual.dirMem))
                  if(tActual.tIns != IESCRITURA)
      sprintf s(textoCache,"\nPrRd\n%d",dirMemToBloq(tActual.dirMem,bl
oqMem, palBloque));
                  else
      sprintf s(textoCache, "\nPrWr\n%d", dirMemToBlog(tActual.dirMem, bl
oqMem, palBloque));
                  return true;
            if(tActual.tIns != IESCRITURA)
      sprintf s(textoCache,"*\nPrRd\n%d",dirMemToBloq(tActual.dirMem,b
logMem,palBloque));
            else
      sprintf s(textoCache, "*\nPrWr\n%d", dirMemToBlog(tActual.dirMem,b
loqMem,palBloque));
            //El bloque esta en la cache
            switch (pCoherencia)
            {
            case P MSI:
                  switch (getEntrada (tActual.dirMem) ->estado)
                  case C I: return true;
                  case C S: if(tActual.tIns == IESCRITURA) return true;
                                else return false;
                  case C M: return false;
            break;
```

```
case P MESI:
                   switch (getEntrada (tActual.dirMem) ->estado)
                   case C I: return true;
                   case C S: if(tActual.tIns == IESCRITURA) return true;
                                  else return false;
                   case C E: return false;
                   case C M: return false;
            break;
            case P DRAGON:
                   switch (getEntrada (tActual.dirMem) ->estado)
                  case C_I: return true;
case C_E: return false;
case C_M: return false;
                  case C SC: if(tActual.tIns == IESCRITURA) return true;
                                  else return false;
                  case C SM: if(tActual.tIns == IESCRITURA) return true;
                                  else return false;
                   }
            break;
            return false;
}
ENTRADA *Cache::getEntrada(long dirMem)
{
      int idBloque = dirMemToBloq(dirMem, bloqMem, palBloque);
      ENTRADA* ent
=obtenerBloque(datos[bloqueToCjto(idBloque)],bloqueToEtiqueta(idBloque
));
      return ent;
}
bool Cache::BuscarDirMem(long dirMem)
      return BuscarBloque(dirMemToBloq(dirMem, bloqMem, palBloque));
void Cache::postEscrituras()
      int i,j;
      for(i = 0;i< datos.size();i++)</pre>
            for(j = 0; j < datos[i].size(); j++)
                   if (datos[i][j].estado == C M)
                   {
                         Bus::getInstancia()->numBlogTrans++;
                         Bus::getInstancia()->numTransBus++;
                         Bus::getInstancia()->numTranEstado++;
                         switch (pCoherencia)
                               case P MSI: Bus::getInstancia()-
>cambios estado[datos[i][j].estado][C S]++;
                               case P MESI: Bus::getInstancia()-
>cambios estado[datos[i][j].estado][C E]++;
                                case P DRAGON: Bus::getInstancia() -
>cambios_estado[datos[i][j].estado][C_E]++;
                         }
```

```
if (datos[i][j].estado == C SM)
                        Bus::getInstancia()->numBloqTrans++;
                        Bus::getInstancia()->numTransBus++;
                        Bus::getInstancia()->numTranEstado++;
                        switch (pCoherencia)
                              case P DRAGON: Bus::getInstancia()-
>cambios estado[datos[i][j].estado][C SC]++;
            }
      }
}
ErrorConfig.h
#pragma once
#include <queue>
#include "afxwin.h"
#include "afxcmn.h"
using namespace std;
class ErrorConfig
public:
      ErrorConfig(void)
      void add(CString error)
            problemas.push(error);
      void what()
            while(!problemas.empty())
                  AfxMessageBox(problemas.front());
                  problemas.pop();
      }
      void check()
            if(!problemas.empty())
                 throw this;
      }
      ~ErrorConfig(void)
      queue<CString> problemas;
```

Procesador.h

```
#pragma once
#include <queue>
#include "constantes.h"
using namespace std;
typedef queue<LINEATRAZA> miCola;
class Procesador
public:
      Procesador(CString ficheroTraza);
      LINEATRAZA getLinea();
private:
     miCola lineas;
};
Procesador.cpp
#include "StdAfx.h"
#include "Procesador.h"
Procesador::Procesador(CString ficheroTraza)
      CStdioFile file;
      CString str;
      int i = 0;
      if(!file.Open(ficheroTraza, CFile::modeRead))
            AfxMessageBox( T("Error: No se ha conseguido abrir un
archivo"));
            throw ("Archivo no encontrado");
      LINEATRAZA aux;
      while(file.ReadString(str))
            aux.tIns= ((TINSTRUCCION) wtoi(str.Left(1)));
            aux.dirMem=wcstoul(str.Right(6),0,16);
            lineas.push(aux);
      file.Close();
}
LINEATRAZA Procesador::getLinea()
      LINEATRAZA aux;
      aux.tIns = IVACIO;
      if(!lineas.empty())
            aux = lineas.front();
            lineas.pop();
      return aux;
```

```
SMPCache.h
// SMPCache.h: archivo de encabezado principal para la aplicación
SMPCache
//
#pragma once
#ifndef AFXWIN H
      #error "incluir 'stdafx.h' antes de incluir este archivo para
PCH"
#endif
#include "resource.h"  // Símbolos principales
// CSMPCacheApp:
// Consulte la sección SMPCache.cpp para obtener información sobre la
implementación de esta clase
//
class CSMPCacheApp : public CWinApp
public:
     CSMPCacheApp();
// Reemplazos
public:
     virtual BOOL InitInstance();
     virtual BOOL OnIdle(LONG lCount);
// Implementación
     afx msg void OnAppAbout();
     DECLARE MESSAGE_MAP()
};
extern CSMPCacheApp theApp;
SMPCache.cpp
// SMPCache.cpp : define los comportamientos de las clases para la
aplicación.
//
#include "stdafx.h"
#include "SMPCache.h"
#include "MainFrm.h"
#include "SMPCacheDoc.h"
#include "SMPCacheView.h"
```

```
#ifdef _DEBUG
#define new DEBUG_NEW
#endif
// CSMPCacheApp
BEGIN MESSAGE MAP(CSMPCacheApp, CWinApp)
      ON_COMMAND(ID_APP_ABOUT, &CSMPCacheApp::OnAppAbout)
      // Comandos de documento estándar basados en archivo
      ON COMMAND(ID FILE NEW, &CWinApp::OnFileNew)
```

```
ON COMMAND(ID FILE OPEN, &CWinApp::OnFileOpen)
END MESSAGE MAP()
// Construcción de CSMPCacheApp
CSMPCacheApp::CSMPCacheApp()
      // TODO: agregar aquí el código de construcción,
      // Colocar toda la inicialización importante en InitInstance
// El único objeto CSMPCacheApp
CSMPCacheApp theApp;
// Inicialización de CSMPCacheApp
BOOL CSMPCacheApp::InitInstance()
     CWinApp::InitInstance();
      // Inicialización estándar
      // Si no utiliza estas características y desea reducir el tamaño
     // del archivo ejecutable final, debe quitar
     // las rutinas de inicialización específicas que no necesite
     // Cambie la clave del Registro en la que se almacena la
configuración
     SetRegistryKey(_T("Practica SMPCache. Arquitectura de
Computadores. Manuel y Mario."));
     LoadStdProfileSettings(4); // Cargar opciones de archivo INI
estándar (incluidas las de la lista MRU)
      // Registrar las plantillas de documento de la aplicación. Las
plantillas de documento
     // sirven como conexión entre documentos, ventanas de marco y
vistas
     CSingleDocTemplate* pDocTemplate;
     pDocTemplate = new CSingleDocTemplate(
           IDR MAINFRAME,
           RUNTIME CLASS (CSMPCacheDoc),
           RUNTIME CLASS (CMainFrame),
                                            // Ventana de marco SDI
principal
           RUNTIME CLASS (CSMPCacheView));
      if (!pDocTemplate)
           return FALSE;
     AddDocTemplate(pDocTemplate);
      // Habilitar apertura de ejecución DDE
     EnableShellOpen();
     RegisterShellFileTypes(TRUE);
     // Analizar línea de comandos para comandos Shell estándar, DDE,
Archivo Abrir
     CCommandLineInfo cmdInfo;
      ParseCommandLine(cmdInfo);
      // Enviar comandos especificados en la línea de comandos.
Devolverá FALSE si
```

```
// la aplicación se inició con los modificadores /RegServer,
/Register, /Unregserver o /Unregister.
     if (!ProcessShellCommand(cmdInfo))
           return FALSE;
     // Se ha inicializado la única ventana; mostrarla y actualizarla
     m pMainWnd->ShowWindow(SW SHOWMAXIMIZED);
     m_pMainWnd->UpdateWindow();
      // Llamar a DragAcceptFiles sólo si existe un sufijo
     // En una aplicación SDI, esto debe ocurrir después de
ProcessShellCommand
      // Habilitar apertura de arrastrar y colocar
     m pMainWnd->DragAcceptFiles();
     return TRUE;
// Cuadro de diálogo CAboutDlg utilizado para el comando Acerca de
class CAboutDlg : public CDialog
public:
     CAboutDlg();
// Datos del cuadro de diálogo
     enum { IDD = IDD ABOUTBOX };
protected:
     virtual void DoDataExchange(CDataExchange* pDX); //
Compatibilidad con DDX/DDV
// Implementación
protected:
     DECLARE MESSAGE MAP()
};
CAboutDlg::CAboutDlg() : CDialog(CAboutDlg::IDD)
}
void CAboutDlg::DoDataExchange(CDataExchange* pDX)
     CDialog::DoDataExchange(pDX);
BEGIN MESSAGE MAP (CAboutDlg, CDialog)
END MESSAGE MAP()
// Comando de la aplicación para ejecutar el cuadro de diálogo
void CSMPCacheApp::OnAppAbout()
{
     CAboutDlg aboutDlg;
     aboutDlq.DoModal();
}
BOOL CSMPCacheApp::OnIdle(LONG lCount)
      CSMPCacheView* miVista = (CSMPCacheView *) m pMainWnd-
>GetWindow(GW CHILD);
```

```
if (miVista->enEjecucion && !miVista->enPausa)
           if(!miVista->realizarIteracion())delete Bus::getInstancia();
      return TRUE;
SMPCacheView.h
// SMPCacheView.h: interfaz de la clase CSMPCacheView
#pragma once
#include "afxwin.h"
#include "afxcmn.h"
#include "Procesador.h"
#include "Cache.h"
#include "Bus.h"
#include "constantes.h"
class CSMPCacheView : public CFormView
     void actualizarControles();
protected: // Crear sólo a partir de serialización
     CSMPCacheView();
     DECLARE DYNCREATE(CSMPCacheView)
public:
     enum{ IDD = IDD Principal };
// Atributos
public:
     CSMPCacheDoc* GetDocument() const;
      // variable de control para las imagenes de los procesadores
     CStatic proc[8];
     // variable de control para las flechas a la izquierda de los
procesadores
     CStatic flechasproc[8];
      // variable de control para las flechas a la izquierda de las
caches
     CStatic flechasCI[8];
      // variable de control para las flechas a la derecha de las
caches
     CStatic flechasCD[8];
      //variable de control de la flecha de la memoria
     CStatic flechaMem;
     // variable de control para el texo a la izquierda de los
procesadores
     CStatic textoproc[8];
     // variable de control para el texo a la izquierda de los cache
     CStatic textoCI[8];
     // variable de control para el texo a la derecha de los cache
     CStatic textoCD[8];
      //boleanos para saber si la flecha apunta hacia arriba
     bool fParriba[8];
     bool fCIarriba[8];
     bool fCDarriba[8];
```

```
//variables para mostrar los cambios de estado
      CStatic cambios[5][5];
      CStatic labelCambios[5][2];
      //opciones de configuracion
      int procn;
      PROTOCOLO protocolo;
      ARBITRACION arbitracion;
      int anchoPalabra;
      int palabrasBloque;
      int bloqMemoria;
      int bloqCache;
      FCORRESPONDENCIA fcorrespondencia;
      int nConjuntos;
      AREMPLAZAMIENTO aremplazamiento;
      int nCache;
      int pescritura;
      CString fTrazas[8];
// Operaciones
public:
      void ocultarInteraccionesCache();
      void mostrarProc();
      void ocultarProc();
      void mostrarFCache(int pos);
      void ocultarFCache(int pos);
     void actualizarVista();
     void cambiarFlechaProc(int pos);
     void cambiarTextoProc(int pos, CString texto);
     void cambiarFlechaCI(int pos);
      void cambiarTextoCI(int pos, CString texto);
      void cambiarFlechaCD(int pos);
      void iniciarSimulacion();
// Reemplazos
public:
      virtual BOOL PreCreateWindow(CREATESTRUCT& cs);
      virtual void DoDataExchange(CDataExchange* pDX);
Compatibilidad con DDX/DDV
protected:
      virtual void OnInitialUpdate(); // Se llama la primera vez
después de la construcción
// Implementación
public:
     virtual ~CSMPCacheView();
#ifdef DEBUG
      virtual void AssertValid() const;
      virtual void Dump(CDumpContext& dc) const;
#endif
protected:
// Funciones de asignación de mensajes generadas
protected:
      DECLARE MESSAGE MAP()
public:
      afx msg void OnOpcionesConfigurarmultiprocesador();
      afx msg void OnOpcionesMemoria();
      afx msg void OnOpcionesCaches();
      afx msg void OnFileOpen();
```

```
afx msg void OnBnClickedBiniciar();
     //estao de la simulacion
     bool enEjecucion;
     // boton iniciar
     CButton bIniciar;
     //estado del boton de pausa
     bool enPausa;
     // boton de pausa o continuar
     CButton bPausa;
     // boton de ejec completa
     CButton bCompleta;
      // boton para salir
     CButton bSalir;
     // pasos de ejecucion
     int steps;
     afx msq void OnBnClickedBpausa();
     afx msg void OnBnClickedBCompleta();
     afx_msg void OnBnClickedBsalir();
     bool realizarIteracion();
     afx msg void OnEnChangeSteps();
     // cuadro de texto de steps
     CEdit TSteps;
     CStatic TotalAccesos;
     CStatic TotalInst;
     // numero de datos leidos
     CStatic TotalLeidas;
     // numero de datos escritos
     CStatic TotalEscritos;
     // variable de control de accesos
     CStatic Caccesos;
     // variable de control de instrucciones
     CStatic Cinstrucciones;
     CStatic Cleidos;
     CStatic Cescritos;
     // Control para las transacciones del bus
     CStatic CtransBus;
     // Control de los bloques transferidos
     CStatic Cbloqtrans;
     // Control para las transacciones de estado
     CStatic Ctransestado;
     // Control del los aciertos en cache
     CStatic Caciertos;
     // Control del porcentaje de aciertos en cache
     CStatic CPorAciertos;
     // Control de los fallos en cache
     CStatic Cfallos;
     // Control del porcentaje de fallos en cache
     CStatic CPorFallos;
#ifndef DEBUG // Versión de depuración en SMPCacheView.cpp
inline CSMPCacheDoc* CSMPCacheView::GetDocument() const
  { return reinterpret cast<CSMPCacheDoc*>(m pDocument); }
#endif
```

} ;

```
SMPCacheView.cpp
```

```
// SMPCacheView.cpp: implementación de la clase CSMPCacheView
//
#include "stdafx.h"
#include "SMPCache.h"
#include "SMPCacheDoc.h"
#include "SMPCacheView.h"
#include "ProcConf.h"
#include "MemConf.h"
#include "CacheConf.h"
#ifdef _DEBUG
#define new DEBUG NEW
#endif
// CSMPCacheView
IMPLEMENT DYNCREATE(CSMPCacheView, CFormView)
BEGIN MESSAGE MAP(CSMPCacheView, CFormView)
      ON_COMMAND(ID_FILE_OPEN, &CSMPCacheView::OnFileOpen)
      ON COMMAND (ID OPCIONES CONFIGURARMULTIPROCESADOR,
&CSMPCacheView::OnOpcionesConfigurarmultiprocesador)
      ON COMMAND (ID OPCIONES MEMORIA,
&CSMPCacheView::OnOpcionesMemoria)
      ON COMMAND(ID OPCIONES CACHES, &CSMPCacheView::OnOpcionesCaches)
      ON BN CLICKED(IDC BIniciar, &CSMPCacheView::OnBnClickedBiniciar)
      ON BN CLICKED (IDC BPausa, &CSMPCacheView::OnBnClickedBpausa)
     ON BN CLICKED(IDC BDetener, &CSMPCacheView::OnBnClickedBCompleta)
      ON BN CLICKED(IDC BSalir, &CSMPCacheView::OnBnClickedBsalir)
      ON EN CHANGE (IDC STEPS, &CSMPCacheView::OnEnChangeSteps)
END MESSAGE MAP()
// Construcción o destrucción de CSMPCacheView
CSMPCacheView::CSMPCacheView()
     : CFormView(CSMPCacheView::IDD)
      , steps(1)
{
      enEjecucion = false;
      enPausa = false;
      Bus::getInstancia()->fallos = 0;
      Bus::getInstancia()->aciertos = 0;
      Bus::getInstancia()->numTranEstado = 0;
      Bus::getInstancia()->numBloqTrans = 0;
      Bus::getInstancia()->numTransBus = 0;
      // TODO: agregar aquí el código de construcción
      procn = 8;
      for(int i = 0; i<8; i++)
      {
            fParriba[i] = false;
            fCIarriba[i] = false;
            fCDarriba[i] = false;
      }
CSMPCacheView::~CSMPCacheView()
```

```
{
void CSMPCacheView::iniciarSimulacion()
      for(int i =0 ;i procn;i++)
           Bus::getInstancia()-
>indicarProtocoloArbitracion(arbitracion);
            if(!fTrazas[i].IsEmpty())
Cache (i, bloqCache, fcorrespondencia, nConjuntos, aremplazamiento, protocol
o,bloqMemoria,palabrasBloque,fTrazas[i]);
     char cadena[10];
      itoa s(1, cadena, 10);
     TSteps.SetWindowTextW((CString)cadena);
void CSMPCacheView::DoDataExchange(CDataExchange* pDX)
     CFormView::DoDataExchange(pDX);
      DDX_Control(pDX, IMG_Proc1, proc[0]);
      DDX_Control(pDX, IMG_Proc2, proc[1]);
      DDX Control(pDX, IMG Proc3, proc[2]);
     DDX_Control(pDX, IMG_Proc4, proc[3]);
     DDX_Control(pDX, IMG_Proc5, proc[4]);
     DDX Control(pDX, IMG Proc6, proc[5]);
     DDX Control(pDX, IMG Proc7, proc[6]);
     DDX Control(pDX, IMG_Proc8, proc[7]);
     DDX_Control(pDX, FLE_Proc1, flechasCI[0]);
     DDX_Control(pDX, FLE_Proc2, flechasCI[1]);
     DDX_Control(pDX, FLE_Proc3, flechasCI[2]);
     DDX_Control(pDX, FLE_Proc4, flechasCI[3]);
     DDX Control(pDX, FLE Proc5, flechasCI[4]);
     DDX Control(pDX, FLE Proc6, flechasCI[5]);
     DDX Control(pDX, FLE Proc7, flechasCI[6]);
     DDX Control(pDX, FLE Proc8, flechasCI[7]);
     DDX Control(pDX, FLE Proc9, flechasproc[0]);
     DDX Control(pDX, FLE Proc10, flechasproc[1]);
     DDX Control(pDX, FLE Proc11, flechasproc[2]);
     DDX Control(pDX, FLE Proc12, flechasproc[3]);
     DDX Control(pDX, FLE Proc13, flechasproc[4]);
     DDX Control(pDX, FLE Proc14, flechasproc[5]);
     DDX Control(pDX, FLE Proc15, flechasproc[6]);
     DDX Control(pDX, FLE Proc16, flechasproc[7]);
     DDX Control(pDX, FLE Mem, flechaMem);
     DDX Control(pDX, FLE Proc17, flechasCD[0]);
     DDX Control (pDX, FLE Proc18, flechasCD[1]);
     DDX Control (pDX, FLE Proc19, flechasCD[2]);
     DDX Control(pDX, FLE Proc20, flechasCD[3]);
     DDX Control(pDX, FLE Proc21, flechasCD[4]);
     DDX Control(pDX, FLE Proc22, flechasCD[5]);
     DDX Control(pDX, FLE Proc23, flechasCD[6]);
     DDX Control(pDX, FLE Proc24, flechasCD[7]);
     DDX Control(pDX, TXT Proc1, textoproc[0]);
     DDX Control(pDX, TXT Proc2, textoproc[1]);
      DDX Control(pDX, TXT Proc3, textoproc[2]);
      DDX Control(pDX, TXT Proc4, textoproc[3]);
```

```
DDX Control(pDX, TXT Proc5, textoproc[4]);
DDX Control(pDX, TXT Proc6, textoproc[5]);
DDX Control(pDX, TXT_Proc7, textoproc[6]);
DDX Control(pDX, TXT Proc8, textoproc[7]);
DDX Control(pDX, TXT Proc9, textoCI[0]);
DDX Control(pDX, TXT Proc10, textoCI[1]);
DDX Control(pDX, TXT Proc11, textoCI[2]);
DDX Control(pDX, TXT Proc12, textoCI[3]);
DDX Control(pDX, TXT Proc13, textoCI[4]);
DDX Control(pDX, TXT Proc14, textoCI[5]);
DDX Control(pDX, TXT Proc15, textoCI[6]);
DDX Control(pDX, TXT Proc16, textoCI[7]);
DDX Control(pDX, TXT Proc17, textoCD[0]);
DDX Control(pDX, TXT Proc18, textoCD[1]);
DDX Control(pDX, TXT Proc19, textoCD[2]);
DDX Control(pDX, TXT Proc20, textoCD[3]);
DDX Control(pDX, TXT Proc21, textoCD[4]);
DDX Control(pDX, TXT Proc22, textoCD[5]);
DDX_Control(pDX, TXT_Proc23, textoCD[6]);
DDX_Control(pDX, TXT_Proc24, textoCD[7]);
DDX_Control(pDX, IDC_BIniciar, bIniciar);
DDX_Control(pDX, IDC_BPausa, bPausa);
DDX_Control(pDX, IDC_BDetener, bCompleta);
DDX_Control(pDX, IDC_BSalir, bSalir);
DDX_Text(pDX, IDC_LTBus, Bus::getInstancia()->numTransBus);
DDX_Text(pDX, IDC_LTBloques,Bus::getInstancia()->numBloqTrans);
DDX_Text(pDX, IDC_LTestado,Bus::getInstancia()->numTranEstado);
DDX Control(pDX, IDC STEPS, TSteps);
DDX_Control(pDX, IDC_SAMemoria2, TotalAccesos);
DDX_Control(pDX, IDC_SInstrucciones2, TotalInst);
DDX Control(pDX, IDC SDLeidos2, TotalLeidas);
DDX_Control(pDX, IDC_SDEscritos2, TotalEscritos);
DDX Control(pDX, IDC_SAMemoria, Caccesos);
DDX Control(pDX, IDC_SInstrucciones, Cinstrucciones);
DDX_Control(pDX, IDC_SDLeidos, Cleidos);
DDX_Control(pDX, IDC_SDEscritos, Cescritos);
DDX Control(pDX, IDC LTBus, CtransBus);
DDX Control(pDX, IDC LTBloques, Cbloqtrans);
DDX Control(pDX, IDC LTestado, Ctransestado);
DDX Control(pDX, IDC SNAciertos, Caciertos);
DDX Control(pDX, IDC SPAciertos, CPorAciertos);
DDX Control(pDX, IDC SNFallos, Cfallos);
DDX Control (pDX, IDC SPFallos, CPorFallos);
DDX Control(pDX, IDC Estados0, cambios[0][0]);
DDX Control(pDX, IDC Estados1, cambios[0][1]);
DDX Control(pDX, IDC Estados2, cambios[0][2]);
DDX Control(pDX, IDC Estados3, cambios[0][3]);
DDX Control(pDX, IDC Estados16, cambios[0][4]);
DDX Control(pDX, IDC Estados4, cambios[1][0]);
DDX Control (pDX, IDC Estados5, cambios[1][1]);
DDX Control(pDX, IDC Estados6, cambios[1][2]);
DDX Control (pDX, IDC Estados7, cambios[1][3]);
DDX Control(pDX, IDC Estados17, cambios[1][4]);
DDX Control(pDX, IDC Estados8, cambios[2][0]);
DDX Control(pDX, IDC Estados9, cambios[2][1]);
DDX Control(pDX, IDC Estados10, cambios[2][2]);
DDX Control(pDX, IDC Estados11, cambios[2][3]);
DDX Control(pDX, IDC Estados18, cambios[2][4]);
DDX Control(pDX, IDC Estados12, cambios[3][0]);
DDX Control(pDX, IDC Estados13, cambios[3][1]);
DDX Control(pDX, IDC Estados14, cambios[3][2]);
```

```
DDX Control(pDX, IDC Estados15, cambios[3][3]);
      DDX Control(pDX, IDC Estados19, cambios[3][4]);
      DDX Control(pDX, IDC Estados20, cambios[4][0]);
      DDX Control(pDX, IDC Estados21, cambios[4][1]);
      DDX Control(pDX, IDC Estados22, cambios[4][2]);
      DDX Control(pDX, IDC Estados23, cambios[4][3]);
      DDX Control(pDX, IDC Estados24, cambios[4][4]);
      DDX Control(pDX, IDC CEstadoL1A, labelCambios[0][0]);
      DDX Control(pDX, IDC CEstadoL2A, labelCambios[1][0]);
      DDX Control(pDX, IDC CEstadoL3A, labelCambios[2][0]);
      DDX Control(pDX, IDC CEstadoL4A, labelCambios[3][0]);
      DDX Control(pDX, IDC CEstadoL5A, labelCambios[4][0]);
      DDX Control(pDX, IDC CEstadoL1B, labelCambios[0][1]);
      DDX_Control(pDX, IDC_CEstadoL2B, labelCambios[1][1]);
      DDX_Control(pDX, IDC_CEstadoL3B, labelCambios[2][1]);
DDX_Control(pDX, IDC_CEstadoL4B, labelCambios[3][1]);
DDX_Control(pDX, IDC_CEstadoL5B, labelCambios[4][1]);
}
BOOL CSMPCacheView::PreCreateWindow(CREATESTRUCT& cs)
      // TODO: modificar aquí la clase Window o los estilos cambiando
      // CREATESTRUCT cs
      return CFormView::PreCreateWindow(cs);
void CSMPCacheView::OnInitialUpdate()
      CFormView::OnInitialUpdate();
      GetParentFrame()->RecalcLayout();
      ResizeParentToFit();
// Diagnósticos de CSMPCacheView
#ifdef DEBUG
void CSMPCacheView::AssertValid() const
      CView::AssertValid();
}
void CSMPCacheView::Dump(CDumpContext& dc) const
      CView::Dump(dc);
CSMPCacheDoc* CSMPCacheView::GetDocument() const // La versión de no
depuración es en línea
      ASSERT(m pDocument->IsKindOf(RUNTIME CLASS(CSMPCacheDoc)));
      return (CSMPCacheDoc*) m pDocument;
#endif //_DEBUG
// Controladores de mensaje de CSMPCacheView
void CSMPCacheView::OnOpcionesConfigurarmultiprocesador()
      ProcConf formulario;
      formulario.DoModal();
```

```
}
void CSMPCacheView::OnOpcionesMemoria()
      MemConf formulario;
      formulario.DoModal();
void CSMPCacheView::OnOpcionesCaches()
      CacheConf formulario;
      formulario.DoModal();
void CSMPCacheView::mostrarFCache(int pos)
      flechasCD[pos].ShowWindow(true);
      flechasCI[pos].ShowWindow(true);
      textoCI[pos].ShowWindow(true);
      textoCD[pos].ShowWindow(true);
void CSMPCacheView::ocultarFCache(int pos)
      flechasCD[pos].ShowWindow(false);
      flechasCI[pos].ShowWindow(false);
      textoCI[pos].ShowWindow(false);
      textoCD[pos].ShowWindow(false);
void CSMPCacheView::OnFileOpen()
      // TODO: Agregue aquí su código de controlador de comandos
      CString sFiltro;
      sFiltro="Ficheros configuracion (*.cfg)|*.cfg|Fichers traza
(*.prg)|*.prg||";
      CFileDialog Dialogoabrir (TRUE, NULL, NULL, 4 | 2, sFiltro);
      if(Dialogoabrir.DoModal() != IDOK)
            return;
      ErrorConfig varControl;
      CStdioFile file;
      CString str;
      int i = 0;
      file.Open(Dialogoabrir.GetPathName(), CFile::modeRead);
      file.ReadString(str);
      file.ReadString(str);
      procn = wtoi(str);
      if(procn < 1 || procn > 8)
            varControl.add( T("Error en la configuracion del numero de
procesadores!"));
      file.ReadString(str);
      file.ReadString(str);
      protocolo = int2Protocolo( wtoi(str), varControl);
      file.ReadString(str);
      file.ReadString(str);
      arbitracion = int2Arbitracion(_wtoi(str), varControl);
      file.ReadString(str);
```

```
file.ReadString(str);
      anchoPalabra = _wtoi(str);
      if(anchoPalabra != 8 && anchoPalabra != 16 && anchoPalabra != 32
&& anchoPalabra != 64 )
            varControl.add( T("Error en la configuracion del ancho de
palabra!"));
      file.ReadString(str);
      file.ReadString(str);
      palabrasBloque = wtoi(str);
      if(palabrasBloque < 1 || ((int) log2(palabrasBloque)) !=</pre>
log2(palabrasBloque) || log2(palabrasBloque) > 10 )
            varControl.add( T("Error en la configuracion de palabras
por bloque!"));
      file.ReadString(str);
      file.ReadString(str);
      bloqMemoria = wtoi(str);
      if(bloqMemoria < 1 || ((int) log2(bloqMemoria)) !=</pre>
log2(blogMemoria) || log2(blogMemoria) > 15 )
            varControl.add( T("Error en la configuracion del numero de
bloques en memoria!"));
      file.ReadString(str);
      file.ReadString(str);
      bloqCache = _wtoi(str);
      if (bloqCache < 1 || ((int) log2(bloqCache)) != log2(bloqCache)</pre>
| | log2(bloqCache) > 9 )
            varControl.add( T("Error en la configuracion del numero de
bloques en cache!"));
      file.ReadString(str);
      file.ReadString(str);
      fcorrespondencia = int2Correspondencia( wtoi(str), varControl);
      file.ReadString(str);
      file.ReadString(str);
      nConjuntos = _wtoi(str);
     if(nConjuntos < 0 || ((int) log2(nConjuntos)) != log2(nConjuntos)</pre>
| | log2(nConjuntos) > 9 )
            varControl.add( T("Error en la configuracion del numero de
conjuntos en cache!"));
      file.ReadString(str);
      file.ReadString(str);
      aremplazamiento = int2ARemplazamiento( wtoi(str), varControl);
      file.ReadString(str);
      file.ReadString(str);
      nCache = _wtoi(str);
      if (nCache != 1)
            varControl.add( T("Error en la configuracion del numero de
niveles de cache!"));
      file.ReadString(str);
      file.ReadString(str);
      pescritura = wtoi(str);
      if(pescritura != 2)
            varControl.add(_T("Error en la configuracion del protocolo
de escritura!"));
      file.ReadString(str);
      //ficheros de traza
      for(int i = 0; i < 8;i++)</pre>
      {
            file.ReadString(str);
            fTrazas[i] = str.Right(str.GetLength()-3);
      //obtencion de las estadisticas totales
```

```
int TAccesos = 0, TInst = 0, TLec = 0, TEsc = 0;
     CStdioFile file2;
     CString str2;
      for(int i = 0; iiii<++)</pre>
            if(!fTrazas[i].IsEmpty())
                        if(!file2.Open(fTrazas[i], CFile::modeRead))
                              varControl.add( T("Error: archivo de
traza inexistente"));
                        while(file2.ReadString(str2))
                              TAccesos++;
                              int i = 0;
                              switch((TINSTRUCCION) wtoi(str2.Left(1)))
                                    case 0: TInst++;break;
                                    case 2: TLec++;break;
                                    case 3: TEsc++;break;
                        file2.Close();
            }
      }
     bIniciar.EnableWindow(true);
           char cadena[20];
            itoa s(TInst, cadena, 10);
            TotalInst.SetWindowTextW((CString)cadena);
            itoa s(TAccesos, cadena, 10);
            TotalAccesos.SetWindowTextW((CString)cadena);
            itoa s(TLec, cadena, 10);
            TotalLeidas.SetWindowTextW((CString)cadena);
            itoa s(TEsc, cadena, 10);
            TotalEscritos.SetWindowTextW((CString)cadena);
     bool alguna = false;
      for(int i =0; i < 8; i++)</pre>
            if(!fTrazas[i].IsEmpty()) alguna = true;
      if(!alguna)
           varControl.add( T("Error en la configuracion de los
ficheros de traza, no se ha indicado ninguno!"));
      if(fcorrespondencia == F DIRECTA && (nConjuntos != 0 ||
aremplazamiento != R NO))
            varControl.add( T("Error, falta de coherencia en los
datos"));
     if(fcorrespondencia == F ACONJUNTOS && nConjuntos == 0)
            varControl.add( T("Error, falta de coherencia en los
      if(fcorrespondencia == F TASOCIATIVA && nConjuntos != 0)
           varControl.add( T("Error, falta de coherencia en los
datos"));
```

```
try{
           varControl.check();
           actualizarVista();
      }catch (ErrorConfig *ex)
            ex->what();
}
void setInt(CStatic &control, int &i)
     char cadena[20];
      itoa s(i,cadena,10);
      control.SetWindowTextW((CString)cadena);
void CSMPCacheView::actualizarControles()
     char cadena[20];
      itoa s(Bus::getInstancia()->memAccesos,cadena,10);
     Caccesos.SetWindowTextW((CString)cadena);
      itoa s(Bus::getInstancia()->instLeidas,cadena,10);
     Cinstrucciones.SetWindowTextW((CString)cadena);
      itoa s(Bus::getInstancia()->lecturas, cadena, 10);
     Cleidos.SetWindowTextW((CString)cadena);
      itoa s(Bus::getInstancia()->escrituras, cadena, 10);
     Cescritos.SetWindowTextW((CString)cadena);
      itoa s(Bus::getInstancia()->numTransBus,cadena,10);
     CtransBus.SetWindowTextW((CString)cadena);
      sprintf s(cadena,"%f",Bus::getInstancia()->numBloqTrans);
     Cbloqtrans.SetWindowTextW((CString)cadena);
      itoa s(Bus::getInstancia()->numTranEstado,cadena,10);
     Ctransestado.SetWindowTextW((CString)cadena);
      itoa s(Bus::getInstancia()->aciertos, cadena, 10);
     Caciertos.SetWindowTextW((CString)cadena);
      itoa s(Bus::getInstancia()->fallos,cadena,10);
     Cfallos.SetWindowTextW((CString)cadena);
      itoa s(Bus::getInstancia()->aciertos*100/(Bus::getInstancia()-
>fallos+Bus::getInstancia()->aciertos),cadena,10);
     CPorAciertos.SetWindowTextW((CString)cadena);
      itoa s(Bus::getInstancia()->fallos*100/(Bus::getInstancia()-
>fallos+Bus::getInstancia()->aciertos),cadena,10);
     CPorFallos.SetWindowTextW((CString)cadena);
      if(!enPausa&&enEjecucion) return;
      int o = 0;
      for (int i = 0; i < procn; i++)
            if(!fTrazas[i].IsEmpty())
                  CString ccadena(Bus::getInstancia()->caches[o++]-
>textoCache);
                  cambiarTextoProc(i,ccadena);
     ocultarInteraccionesCache();
     if (Bus::getInstancia()->flechaMensajeCache.id != -1)
            flechasCI[Bus::getInstancia()-
>flechaMensajeCache.id].ShowWindow(true);
            flechasCD[Bus::getInstancia()-
>flechaMensajeCache.id].ShowWindow(true);
```

```
flechasCD[Bus::getInstancia() -
>flechaMensajeCache.id].SetBitmap(LoadBitmap(theApp.m hInstance,MAKEIN
TRESOURCE(IDB FArriba)));
            textoCI[Bus::getInstancia()-
>flechaMensajeCache.id].ShowWindow(true);
            textoCD[Bus::getInstancia()-
>flechaMensajeCache.id].ShowWindow(true);
           switch(Bus::getInstancia()->flechaMensajeCache.mensaje.tipo)
            case M_BUSRD: strcpy_s(cadena, "BUSRD");break;
            case M BUSRDX: strcpy s(cadena, "BUSRDX"); break;
            case M_BUSUPD: strcpy_s(cadena, "BUSUPD");break;
            case M BUSRDUPD: strcpy s(cadena, "RD/UPD");break;
            default: strcpy s(cadena, "ERROR"); break;
            textoCI[Bus::getInstancia()-
>flechaMensajeCache.id].SetWindowTextW((CString)cadena);
             itoa s(dirMemToBlog(Bus::getInstancia() -
>flechaMensajeCache.mensaje.dirmem,palabrasBloque,bloqMemoria),cadena,
10);
            textoCD[Bus::getInstancia() -
>flechaMensajeCache.id].SetWindowTextW((CString)cadena);
            if (Bus::getInstancia()->origDat == -1)
            {
                  flechaMem.ShowWindow(true);
            }
           else
                  flechasCI[Bus::getInstancia()-
>origDat].ShowWindow(true);
            }
      //actualizacion de los estados
     switch (protocolo)
      case P MSI:
            setInt(cambios[0][0],Bus::getInstancia()-
>cambios estado[C M][C M]);
            setInt(cambios[0][1],Bus::getInstancia()-
>cambios estado[C M][C S]);
            setInt(cambios[0][2],Bus::getInstancia()-
>cambios estado[C M][C I]);
            setInt(cambios[1][0],Bus::getInstancia()-
>cambios estado[C S][C M]);
            setInt(cambios[1][1],Bus::getInstancia()-
>cambios estado[C S][C S]);
            setInt(cambios[1][2],Bus::getInstancia()-
>cambios estado[C S][C I]);
            setInt(cambios[2][0],Bus::getInstancia()-
>cambios estado[C I][C M]);
            setInt(cambios[2][1],Bus::getInstancia()-
>cambios estado[C I][C S]);
            setInt(cambios[2][2],Bus::getInstancia()-
>cambios estado[C I][C I]);
           break;
      case P MESI:
            setInt(cambios[0][0],Bus::getInstancia()-
>cambios estado[C M][C M]);
            setInt(cambios[0][1],Bus::getInstancia()-
>cambios estado[C M][C E]);
```

```
setInt(cambios[0][2],Bus::getInstancia()-
>cambios estado[C M][C S]);
            setInt(cambios[0][3],Bus::getInstancia()-
>cambios estado[C M][C I]);
            setInt(cambios[1][0],Bus::getInstancia()-
>cambios estado[C E][C M]);
            setInt(cambios[1][1],Bus::getInstancia()-
>cambios estado[C E][C E]);
            setInt(cambios[1][2],Bus::getInstancia()-
>cambios estado[C E][C S]);
            setInt(cambios[1][3],Bus::getInstancia()-
>cambios estado[C E][C I]);
            setInt(cambios[2][0],Bus::getInstancia()-
>cambios estado[C S][C M]);
            setInt(cambios[2][1],Bus::getInstancia()-
>cambios estado[C S][C E]);
            setInt(cambios[2][2],Bus::getInstancia()-
>cambios estado[C S][C S]);
            setInt(cambios[2][3],Bus::getInstancia()-
>cambios estado[C S][C I]);
            setInt(cambios[3][0],Bus::getInstancia()-
>cambios estado[C I][C M]);
            setInt(cambios[3][1],Bus::getInstancia()-
>cambios_estado[C_I][C_E]);
            setInt(cambios[3][2],Bus::getInstancia()-
>cambios_estado[C_I][C_S]);
            setInt(cambios[3][3],Bus::getInstancia()-
>cambios estado[C I][C I]);
           break;
      case P DRAGON:
            setInt(cambios[0][0],Bus::getInstancia()-
>cambios estado[C E][C E]);
            setInt(cambios[0][1],Bus::getInstancia()-
>cambios estado[C E][C SC]);
            setInt(cambios[0][2],Bus::getInstancia()-
>cambios estado[C E][C SM]);
            setInt(cambios[0][3],Bus::getInstancia()-
>cambios estado[C E][C M]);
            setInt(cambios[0][4],Bus::getInstancia()-
>cambios estado[C E][C I]);
            setInt(cambios[1][0],Bus::getInstancia()-
>cambios estado[C SC][C E]);
            setInt(cambios[1][1],Bus::getInstancia()-
>cambios estado[C SC][C SC]);
            setInt(cambios[1][2],Bus::getInstancia()-
>cambios estado[C SC][C SM]);
            setInt(cambios[1][3],Bus::getInstancia()-
>cambios estado[C SC][C M]);
            setInt(cambios[1][4],Bus::getInstancia()-
>cambios estado[C SC][C I]);
            setInt(cambios[2][0],Bus::getInstancia()-
>cambios estado[C SM][C E]);
            setInt(cambios[2][1],Bus::getInstancia()-
>cambios estado[C SM][C SC]);
            setInt(cambios[2][2],Bus::getInstancia()-
>cambios estado[C SM][C SM]);
            setInt(cambios[2][3],Bus::getInstancia()-
>cambios estado[C SM][C M]);
            setInt(cambios[2][4],Bus::getInstancia()-
>cambios estado[C SM][C I]);
```

```
setInt(cambios[3][0],Bus::getInstancia()-
>cambios estado[C M][C E]);
            setInt(cambios[3][1],Bus::getInstancia()-
>cambios estado[C M][C SC]);
            setInt(cambios[3][2],Bus::getInstancia()-
>cambios estado[C M][C SM]);
            setInt(cambios[3][3],Bus::getInstancia()-
>cambios_estado[C_M][C M]);
            setInt(cambios[3][4],Bus::getInstancia()-
>cambios estado[C M][C I]);
            setInt(cambios[4][0],Bus::getInstancia()-
>cambios estado[C I][C E]);
            setInt(cambios[4][1],Bus::getInstancia()-
>cambios estado[C I][C SC]);
            setInt(cambios[4][2],Bus::getInstancia()-
>cambios estado[C I][C SM]);
            setInt(cambios[4][3],Bus::getInstancia()-
>cambios estado[C I][C M]);
            setInt(cambios[4][4],Bus::getInstancia()-
>cambios estado[C I][C I]);
           break;
void CSMPCacheView::ocultarInteraccionesCache()
      for(int i = 0;iirocn; i++)
      {
           flechasCI[i].ShowWindow(false);
            flechasCD[i].ShowWindow(false);
            textoCI[i].ShowWindow(false);
            flechaMem.ShowWindow(false);
            textoCD[i].ShowWindow(false);
      }
void CSMPCacheView::actualizarVista()
      for (int i =0;i < 8; i++)
            if(iio<n)</pre>
                  proc[i].ShowWindow(true);
                  flechasproc[i].ShowWindow(true);
                  flechasCI[i].ShowWindow(false);
                  flechaMem.ShowWindow(false);
                  flechasCD[i].ShowWindow(false);
                  textoCI[i].ShowWindow(false);
                  textoCD[i].ShowWindow(false);
                  textoproc[i].ShowWindow(true);
                  if(fTrazas[i].IsEmpty())
     proc[i].SetBitmap(LoadBitmap(theApp.m hInstance,MAKEINTRESOURCE(
IDB PsinT)));
                  else
     proc[i].SetBitmap(LoadBitmap(theApp.m hInstance,MAKEINTRESOURCE(
IDB PconT)));
            }else
                  proc[i].ShowWindow(false);
```

```
flechasproc[i].ShowWindow(false);
            flechasCD[i].ShowWindow(false);
            flechasCI[i].ShowWindow(false);
            textoproc[i].ShowWindow(false);
            textoCI[i].ShowWindow(false);
            textoCD[i].ShowWindow(false);
switch (protocolo)
case P MSI:
      for (int i = 0; i < 5; i++)
            cambios[i][3].ShowWindow(false);
            cambios[3][i].ShowWindow(false);
            cambios[i][4].ShowWindow(false);
            cambios[4][i].ShowWindow(false);
      labelCambios[3][0].ShowWindow(false);
      labelCambios[4][0].ShowWindow(false);
      labelCambios[3][1].ShowWindow(false);
      labelCambios[4][1].ShowWindow(false);
      labelCambios[0][0].SetWindowTextW(_{T}("M"));
      labelCambios[1][0].SetWindowTextW(_T("S"));
      labelCambios[2][0].SetWindowTextW(_T("I"));
      labelCambios[0][1].SetWindowTextW(_T("M"));
      labelCambios[1][1].SetWindowTextW(_T("S"));
      labelCambios[2][1].SetWindowTextW( T("I"));
     break:
case P MESI:
      for(int i = 0; i < 5; i++)
            if (i<=3)</pre>
            {
                  cambios[i][3].ShowWindow(true);
                  cambios[3][i].ShowWindow(true);
            }
            else
            {
                  cambios[i][3].ShowWindow(false);
                  cambios[3][i].ShowWindow(false);
            cambios[i][4].ShowWindow(false);
            cambios[4][i].ShowWindow(false);
      labelCambios[3][0].ShowWindow(true);
      labelCambios[4][0].ShowWindow(false);
      labelCambios[3][1].ShowWindow(true);
      labelCambios[4][1].ShowWindow(false);
      labelCambios[0][0].SetWindowTextW( T("M"));
      labelCambios[1][0].SetWindowTextW(T("E"));
      labelCambios[2][0].SetWindowTextW(T("S"));
      labelCambios[3][0].SetWindowTextW( T("I"));
      labelCambios[0][1].SetWindowTextW( T("M"));
      labelCambios[1][1].SetWindowTextW( T("E"));
      labelCambios[2][1].SetWindowTextW( T("S"));
      labelCambios[3][1].SetWindowTextW( T("I"));
     break;
case P_DRAGON:
```

```
for (int i = 0; i < 5; i++)
                     cambios[i][3].ShowWindow(true);
                     cambios[3][i].ShowWindow(true);
                     cambios[i][4].ShowWindow(true);
                     cambios[4][i].ShowWindow(true);
              labelCambios[3][0].ShowWindow(true);
              labelCambios[4][0].ShowWindow(true);
              labelCambios[3][1].ShowWindow(true);
              labelCambios[4][1].ShowWindow(true);
              labelCambios[0][0].SetWindowTextW( T("E"));
              labelCambios[1][0].SetWindowTextW(_T("SC"));
labelCambios[2][0].SetWindowTextW(_T("SM"));
labelCambios[3][0].SetWindowTextW(_T("M"));
labelCambios[4][0].SetWindowTextW(_T("F"));
              labelCambios[0][1].SetWindowTextW(_T("E"));
labelCambios[1][1].SetWindowTextW(_T("SC"));
              labelCambios[2][1].SetWindowTextW(_T("SM"));
              labelCambios[3][1].SetWindowTextW( T("M"));
              labelCambios[4][1].SetWindowTextW( T("F"));
              break;
       }
}
void CSMPCacheView::mostrarProc()
       int i;
       for (i =0;i < procn; i++)</pre>
       {
              proc[i].ShowWindow(true);
              flechasproc[i].ShowWindow(true);
              flechasCI[i].ShowWindow(true);
              flechasCD[i].ShowWindow(true);
              textoproc[i].ShowWindow(true);
       }
}
void CSMPCacheView::ocultarProc()
       int i;
       for (i =0;i < procn; i++)</pre>
              proc[i].ShowWindow(false);
              flechasproc[i].ShowWindow(false);
              flechasCD[i].ShowWindow(false);
              flechasCI[i].ShowWindow(false);
              textoproc[i].ShowWindow(false);
       }
}
void CSMPCacheView::cambiarFlechaProc(int pos)
       if(fParriba[pos])
       flechasproc[pos].SetBitmap(LoadBitmap(theApp.m hInstance,MAKEINT
RESOURCE(IDB FAbajo)));
       else
```

```
flechasproc[pos].SetBitmap(LoadBitmap(theApp.m hInstance,MAKEINT
RESOURCE(IDB FArriba)));
      fParriba[pos] = !fParriba[pos];
}
void CSMPCacheView::cambiarTextoProc(int pos, CString texto)
      textoproc[pos].SetWindowTextW(texto);
void CSMPCacheView::cambiarFlechaCI(int pos)
      if(fCIarriba[pos])
      flechasCI[pos].SetBitmap(LoadBitmap(theApp.m hInstance,MAKEINTRE
SOURCE(IDB FAbajo)));
      else
      flechasCI[pos].SetBitmap(LoadBitmap(theApp.m hInstance,MAKEINTRE
SOURCE(IDB FArriba)));
      fCIarriba[pos] = !fCIarriba[pos];
}
void CSMPCacheView::cambiarTextoCI(int pos, CString texto)
{
      textoCI[pos].SetWindowTextW(texto);
}
void CSMPCacheView::cambiarFlechaCD(int pos)
      if(fCDarriba[pos])
      flechasCD[pos].SetBitmap(LoadBitmap(theApp.m hInstance,MAKEINTRE
SOURCE(IDB FAbajo)));
      else
      flechasCD[pos].SetBitmap(LoadBitmap(theApp.m hInstance,MAKEINTRE
SOURCE(IDB FArriba)));
      fCDarriba[pos] = !fCDarriba[pos];
void CSMPCacheView::OnBnClickedBiniciar()
{
      iniciarSimulacion();
      enEjecucion = true;
     bPausa.EnableWindow(true);
      bCompleta.EnableWindow(false);
     bIniciar.EnableWindow(false);
      enPausa = false;
void CSMPCacheView::OnBnClickedBpausa()
      CString texto;
      if (enPausa)
      {
            texto = "Pausar";
            bPausa.SetWindowTextW(texto);
            enPausa = false;
      }
```

```
else
      {
            texto = "Continuar";
            bPausa.SetWindowTextW(texto);
            bCompleta.EnableWindow(true);
            enPausa = true;
      }
void CSMPCacheView::OnBnClickedBCompleta()
      enEjecucion = true;
      bPausa.EnableWindow(true);
      bCompleta.EnableWindow(false);
      enPausa = false;
      CString aux;
      TotalAccesos.GetWindowTextW(aux);
      steps = wtoi(aux) + 1;
     char cadena[20];
      itoa s(steps, cadena, 10);
      TSteps.SetWindowTextW((CString)cadena);
      CString texto;
      texto = "Pausar";
      bPausa.SetWindowTextW(texto);
}
void CSMPCacheView::OnBnClickedBsalir()
{
      this->CloseWindow();
      exit(0);
bool CSMPCacheView::realizarIteracion()
      if(steps == 0) {OnBnClickedBpausa(); return true;}
      bool res = true;
      if(steps > 0)
            res = Bus::getInstancia()->realizarIteracion();
      if(steps <= Bus::getInstancia()->memAccesos)
            OnBnClickedBpausa();
            steps = 1;
            char cadena[20];
             itoa s(steps, cadena, 10);
            TSteps.SetWindowTextW((CString)cadena);
      if(!res)//fin ejecucion
      {
            bPausa.EnableWindow(false);
            bCompleta.EnableWindow(false);
            bIniciar.EnableWindow(true);
            enEjecucion = false;
            AfxMessageBox( T("Simulacion terminada con exito!"));
      actualizarControles();
      return res;
void CSMPCacheView::OnEnChangeSteps()
```

```
CString texto;
TSteps.GetWindowTextW(texto);
steps = _wtoi(texto);
}
```

Manual del programador

Introducción

A continuación se describe el proceso de desarrollo del proyecto SMPCache, 2º proyecto de Arquitectura e Ingeniería de computadores para el curso académico 2010/2011. Este software realiza una simulación de un multiprocesador simétrico, al cual se le pueden configurar diversas opciones.

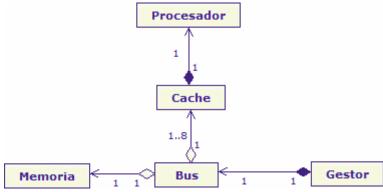
Análisis

Del análisis de los objetivos, hemos obtenido la siguiente información.

Identificación de clases potenciales

Bus, Cache, Procesador, Memoria y gestor.

Diagrama de modelo conceptual



Descripción de las clases Conceptuales

- Bus: Comunica las caches y realiza una iteración, contiene las estadísticas y otros valores.
- Memoria: Contiene los datos "virtuales". [Desechada en la fase de diseño]
- Cache: A través de los protocolos indicados, hace la simulación según los datos/mensajes recibidos. Accede al procesador para obtener las instrucciones.
- Procesador: Carga las instrucciones desde fichero y las pasa a la cache.
- Gestor: Gestiona la parte grafica y de configuración de la aplicación, así como su ejecución.

Diseño

Diagrama de clases



Algoritmos de especial interés

- Control de la coherencia cache. [Cache.cpp]
- Arbitración del bus. [Bus.cpp]

Definición de entradas/salidas

La entrada del programa se realiza a través de un fichero de configuración y varios ficheros de traza. Toda la salida es vía pantalla. Se explica con más detenimiento el funcionamiento en el manual de usuario.

Variables o instancias más significativas

Cabe destacar la instancia de la clase Bus, ya que es un singleton con el objetivo de que sea accedida desde cualquier parte del programa, para que las caches puedan comunicar sus mensajes u otra información a este o para actualizar información estadística como ejemplo.

Lista de errores que el programa controla

El software desarrollado responde correctamente a una configuración errónea del fichero de configuración, pero este, al igual que el de traza debe estar bien construido.

Historial de desarrollo y Valoración personal

El proceso de desarrollo de este software de simulación ha sido largo y difícil a la vez que entretenido, al realizarse en un entorno de programación nuevo para nosotros. El lenguaje en si no ha supuesto demasiada complicación aunque si las librerías con las que hemos trabajado, ya que estábamos acostumbrados a trabajar con las librerías estándares de C++ y el cambio a las librerías de MS ha sido quizás un poco tedioso, ya que creemos, se complica demasiado por el propósito de mantener compatibilidad con versiones anteriores.

Al comienzo, nos centramos en la interfaz, desarrollándola totalmente antes de empezar a construir el código relativo a la simulación. Mencionar que una vez comenzado a construir el código fue necesario reestructurar completamente todo el proyecto debido a que nuestra primera concepción era que las instancias de los procesadores llevarían la ejecución.

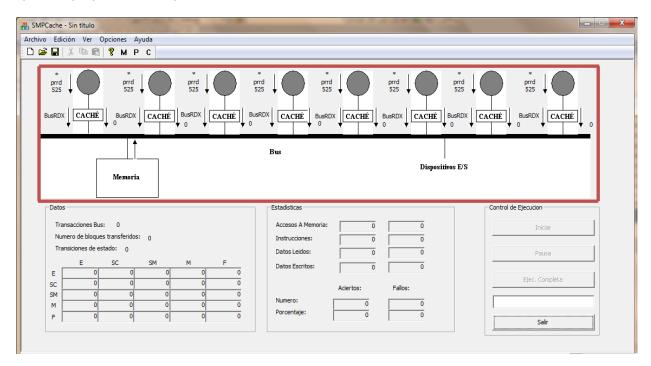
Tras terminar de construir el código y comenzar a realizar algunas trazas para comprobar el correcto funcionamiento de la aplicación fue necesario corregir algunos errores.

Manual de Usuario

Se nos ha pedido la realización de una práctica sobre memorias cachés en multiprocesadores, a continuación explicaremos como funciona nuestro entorno desarrollado.

Debemos indicar que se ha desarrollado en visual estudio, con lo cual para que podamos ejecutar correctamente nuestra aplicación será necesario tener un sistema operativo de Microsoft compatible con Microsoft framework 3.5.

A continuación mostraremos la pantalla principal desde la cual podremos realizar todas las opciones propuestas en la práctica:



Rectángulo rojo: En esta imagen observamos la cantidad de procesadores activos, así como toda la interacción entre los procesadores, caches y memoria principal, tanto si se hacen lecturas y escrituras a memoria o a otras cachés.

Datos: en este apartado se muestra la información relativa a las distintas transacciones de bus, número de bloques transferidos, transacciones de estado, y dependiendo del protocolo que utilicemos (MSI, MESI, o DRAGON), la cantidad de saltos entre los distintos estados.

Estadísticas: En este apartado podemos observar cómo transcurre la ejecución de nuestras trazas, existen los siguientes puntos:

Accesos a memoria: En el recuadro de la derecha se indican el número de accesos a memoria que se harán en total, teniendo en cuanto todos los procesadores con sus distintas

trazas, mientras que en el recuadro izquierdo aparecen el acceso a memoria actual, es decir el acceso que se está ejecutando en ese momento en relación al total.

Instrucciones: En el recuadro derecho se indica el número de instrucciones total que se van a ejecutar, mientras que en el recuadro izquierdo se indica la instrucción actual que se está ejecutando.

Datos leídos: Indica el número de datos leídos ejecutados en relación a los totales que realizará nuestra aplicación dependiendo de las trazas y procesadores que utilicemos.

Datos escritos: Indica el número de datos escritos ejecutados en relación a los totales que realizará nuestra aplicación dependiendo de las trazas y procesadores que utilicemos.

Aciertos y fallos: Finalmente en este apartado indicamos el número de aciertos y fallos en caché así como su porcentaje.

Control de ejecución:

En este apartado es donde interactuamos con nuestra aplicación. Está formada por los siguientes botones:

Iniciar: Cuando pulsemos este botón empezará a ejecutarse nuestra aplicación, previamente deberemos de cargar la configuración necesaria, es decir las distintas trazas que usaremos en los procesadores elegidos.

Pausa: Botón que nos permite pausar nuestra aplicación. Si pausamos la aplicación, este botón cambiará a continuar, pudiendo salir del estado de pausa al volver a pulsar el botón(esta vez llamado continuar) y continuaremos con la aplicación.

Ejecución completa: Si pulsamos este botón se realizará la ejecución completa de nuestra práctica, a no ser que pulsemos el botón pausar. Debemos de tener cargada previamente las trazas a utilizar antes de pulsar este botón, además también deberá de haber sido pulsado con anterioridad el botón iniciar.

Seguido de este botón hay un recuadro en el cual podemos indicar que la ejecución avance hasta el acceso a memoria indicado.

Salir: Si pulsamos este botón saldremos de nuestra aplicación.

Ejemplo de ejecución:

A continuación explicaremos un pequeño ejemplo de cómo realizar una simulación.

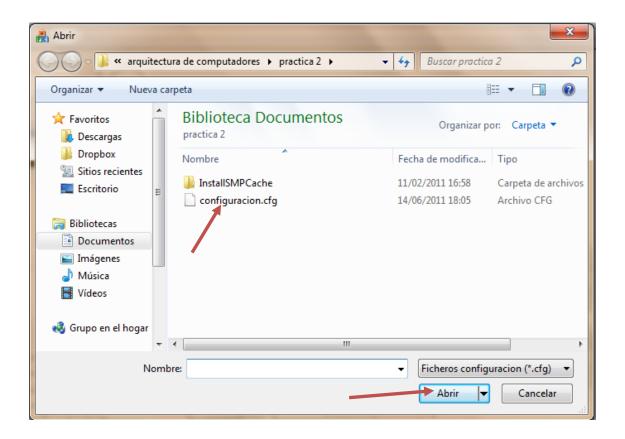
 En primer lugar deberemos de tener un fichero .cfg en el que indicar la configuración que le daremos a nuestro simulador, con los procesadores y trazas de cada procesador utilizados. A continuación mostraremos un ejemplo de configuración con el cual realizaremos nuestro ejemplo propuesto.

```
N procesadores:
4
Protocolo coherencia cach 麍
```

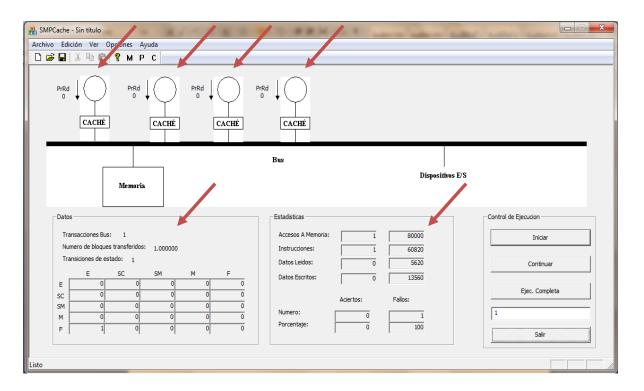
```
Arbitracion bus:
Ancho palabra(bits):
Palabras en un bloque:
1024
Bloquees en memoria:
1024
Bloques en cache:
Funcion correspondencia:
N conjuntos:
Algoritmo reemplazamiento:
Niveles de cache:
Politica de escritura:
Trazas de memoria:
P1="RUTA"\traza.prg
P2="RUTA"\traza.prg
P3="RUTA"\traza.prg
P4="RUTA"\traza.prg
P5=
P6=
P7=
P8=
```

2) Una vez que tenemos el fichero .cfg, debemos de indicárselo a nuestro simulador, para ello hacemos click en el botón abrir e indicamos la ruta en la que se encuentra nuestro fichero de configuración:

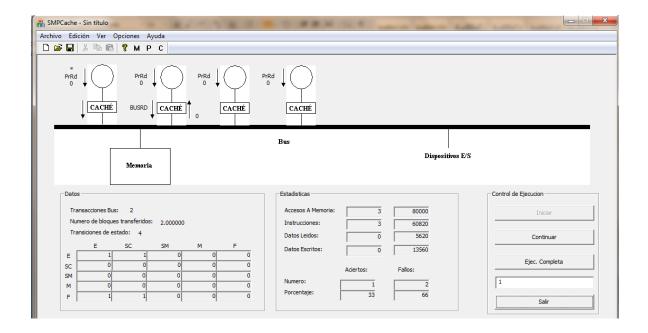




3) Una vez indicado el fichero de configuración que vamos utilizar, podemos observar cómo al indicar el fichero que vamos a usar se rellenan algunos datos en nuestra interfaz, así como los procesadores que vamos a utilizar:



Una vez mostrada esta información podemos pulsar el botón iniciar para ejecutar nuestra aplicación, y se ejecutará la primera instrucción.

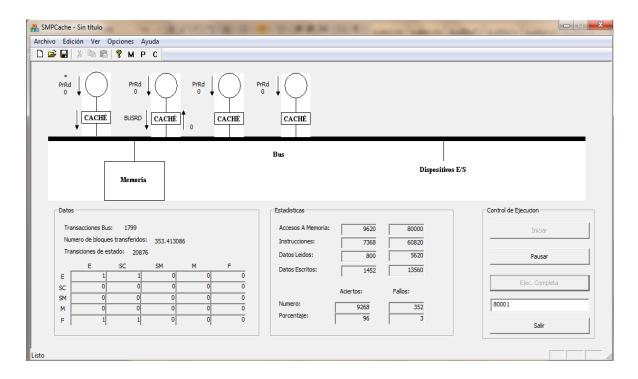


4) Ahora, podemos o bien, pulsar el botón de ejecución completa o ir instrucción a instrucción pulsado el botón continuar.

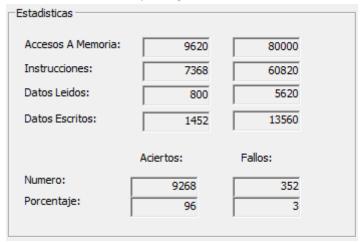


En este caso vamos a realizar la ejecución completa.

5) Para realizar la ejecución completa, debemos de pulsar el botón Ejec. Completa. A continuación mostraremos una imagen mientras se realiza este tipo de ejecución.



Como podemos observar la simulación se va realizando, y aumentan la información de las estadísticas, hasta que lleguemos a 80000 accesos a memoria.



6) La simulación terminará al llegar a los 80000 accesos a memoria. Una vez que haya terminado podremos ver más información como las distintas transacciones entre los estados.

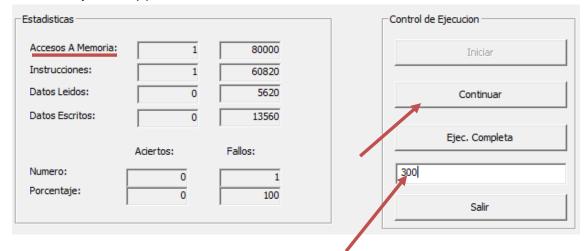


7) De esta manera terminaría nuestra simulación.

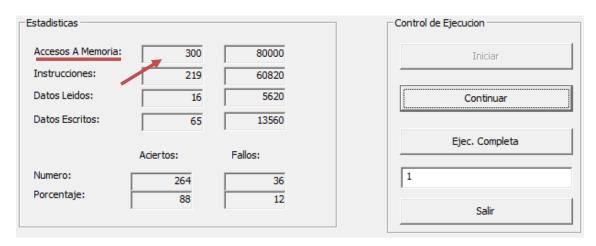
Para terminar decir que hemos incluido en la aplicación otros tipos de ejecución como sería la ejecución paso a paso, pulsando únicamente el botón "continuar"



O incluso podemos acceder al acceso de memoria deseado, indicándolo en el rectángulo de control de ejecución y pulsando el botón continuar.



De esta manera llegaremos al acceso 300 de memoria:



De esta manera daremos por finalizado nuestro manual de usuario.

Conclusión:

Tras realizar la práctica nos hemos dado cuenta del potencial que nos proporciona visual studio, aunque lo peor de todo es que lleguemos a estas alturas de la carrera sin saber nada sobre esta herramienta. Con respecto a la práctica decir que es una práctica bastante dura, en el sentido de que hay que invertir mucho tiempo en ella y es difícil, ya que es necesario tener bastantes conocimientos adquiridos antes de empezar a realizarla.

Comentar que la información propuestas por el profesor a lo largo de las prácticas es importante, aunque en nuestro caso la entrega del último documento hubiera sido mejor recibirla con mayor antelación, ya que nuestro código era bastante diferente al propuesto por el profesor. De esta manera nuestro código no sigue la misma dinámica al propuesto, aunque funciona correctamente. Suponiendo un esfuerzo adicional en comparación al invertido por otros compañeros.

Finalmente comentar que ha sido una práctica entretenida, e importante, ya que solo el simple hecho de utilizar visual estudio y ganar algo de soltura con él nos servirá en el día de mañana.

La satisfacción obtenida al terminar la práctica es alta, y hemos estado muy contentos con la realización de la misma.