

## RCBus 68000 Pinout vs Existing Pinouts

( v1.1 19-Nov-25 )

RCBus-68000	RCBus	RC2014™	Pin	Pin	RC2014™	RCBus	RCBus-68000
nAS			41	1	A15	A15	A16
nUDS			42	2	A14	A14	A15
nLDS			43	3	A13	A13	A14
R/nW			44	4	A12	A12	A13
Note #3			45	5	A11	A11	A12
Note #3			46	6	A10	A10	A11
			47	7	A9	A9	A10
			48	8	A8	A8	A9
	A23		49	9	A7	A7	A8
A23	A22		50	10	A6	A6	A7
A22	A21		51	11	A5	A5	A6
A21	A20		52	12	A4	A4	A5
A20	A19		53	13	A3	A3	A4
A19	A18		54	14	A2	A2	A3
A18	A17		55	15	A1	A1	A2
A17	A16		56	16	A0	A0	A1
GND		GND	57	17	GND	GND	GND
+5V		+5V	58	18	+5V	+5V	+5V
		nRFSH	59	19	nM1	nM1	Note #1
		PAGE	60	20	nRESET	nRESET	nRESET
Note #2		CLOCK2	61	21	CLOCK	CLOCK	CLOCK
nDTACK		nBUSACK	62	22	nINT	nINT	nINT4
nHALT		nHALT	63	23	nMREQ	nMREQ	nMREQ
		nBUSRQ	64	24	nWR	nWR	nWR
		nWAIT	65	25	nRD	nRD	nRD
nINT7		nNMI	66	26	nIORQ	nIORQ	nIORQ
D8		D8	67	27	D0	D0	D0
D9		D9	68	28	D1	D1	D1
D10		D10	69	29	D2	D2	D2
D11		D11	70	30	D3	D3	D3
D12		D12	71	31	D4	D4	D4
D13		D13	72	32	D5	D5	D5
D14		D14	73	33	D6	D6	D6
D15		D15	74	34	D7	D7	D7
		TX2	75	35	TX	TX	
		RX2	76	36	RX	RX	
	INT2	USER5	77	37	USER1	INT1	nINT1
		USER6	78	38	USER2	IEI	nINT2
		USER7	79	39	USER3	IEO	nINT5
	USER8	USER8	80	40	USER4	USER4	nINT6

Note #1 : Pin 19 (nM1) pulled up to +5V via 4K7 resistor on CPU card.

Note #2 : Either CPU E clock (via jumper on CPU card) or external clock from SIO or MFP board.

Note #3 : For the MC68302 board, pin 45 can be routed to /CS0 and pin 46 routed to /CS1.