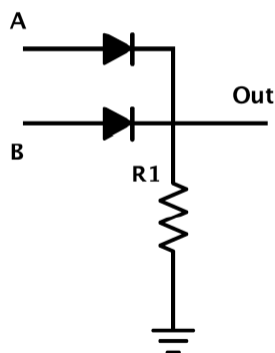


Dato logičko kolo u diodno otporničkoj logici:.....
 A) analizirati na nivou ekvivalentne šeme. (Skicirati ekvivalentna kola zamenjujući diode ekvivalentnim modelima kao što je rađeno na predavanjima. Pokriti sva četiri različita slučaja ulaznih napona A i B i za svaki od njih skicirati ekvivalentnu šemu).
 B) na osnovu urađene analize pod A, formirati tablicu istinitosti za realizovanu logičku funkciju.(3)



Prekidačka funkcija od četiri ulazne promenljive (ABCD) zapisana je indeksima slogova (A-MSB, D-LSB):
 $f^I(ABCD)=(2, 5, 10, 13)$
 Minimizovati datu funkciju pomoću metode Karnoovih mapa. (2)

Vrednost **std_logic** signala u VHDL-u može biti jedna od 9 mogućih. Za svaku od mogućih vrednosti opisati šta predstavlja.

1
 0
 H
 L
 X
 U
 -
 W
 Z