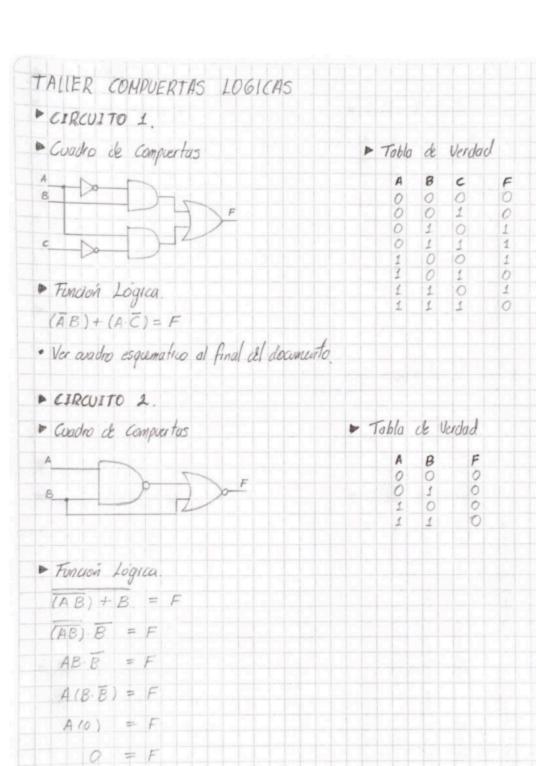
SISTEMAS DIGITALES

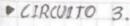
TALLER

MARLON DAVID ALMANZA GORDON - 0222220026 JUAN FELIPE ERASO NAVARRO - 0222220038 KEYLA CABARCAS LOPEZ - 0222220023

DOCENTE ENCARGADO: EDUIN SALGADO

UNIVERSIDAD DE CARTAGENA INGENIERÍA DE SISTEMAS SEMESTRE IV CARTAGENA DE INDIAS DT y C. 2024





► Cuadro de Compuertas.

100			1	1
		L		1
10	L	1	100	

▶ Tablo de Verdad.

Α	B	c	F
0	0	0	0
0	0	1	1
0		0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	- 1
1	1	1	1

▶ Función Lógica

$$A + (\overline{c}B) + (\overline{B}\overline{A}c) = F$$

$$A + \overline{ABC} + \overline{CB} = F$$

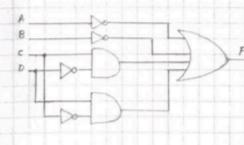
A + BC + CB = F

 $A + (B \mathcal{D} C) = F$

· Ver andro esquematico al final del

► CIRCUITO 4.

De Cuadro de Compretas



► Tablo de Verdad

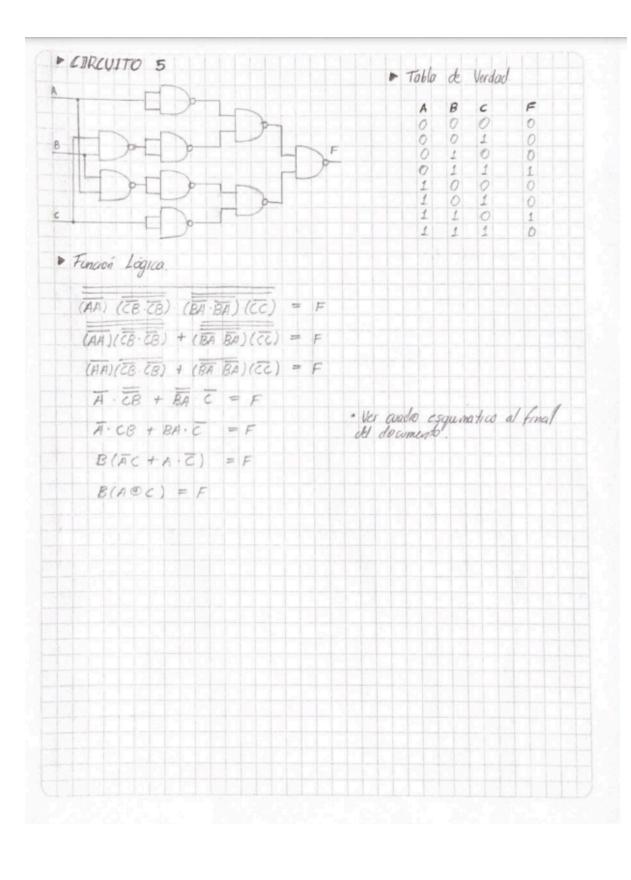
A	В	C	D	F
0	0	0	0	1
0	0	0	1	1
0	0	1	0	1
0	0	1	1	1
0	1	0	0	1
0	1	0	1	1
0	1	1	0	1
0	1	1	1	1
1	0	0	0	1
1	0	0	1	1
1	0	1	0	1
1	0	1	1	1

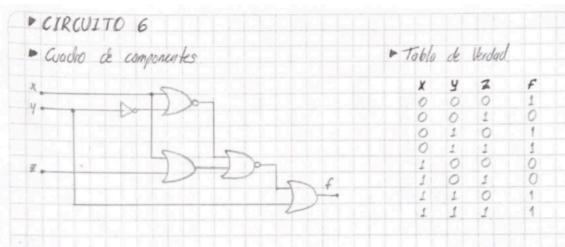
▶ Función lógica.

$$\overline{A} + \overline{B} + C\overline{D} + D\overline{C} = F$$

$$\overline{AB} + (C \oplus D) = F$$

· Ver wadre esquinotivo al final del





> Función Lógica.

$$(x + \overline{y}) + (x + \overline{z}) + y = f$$

$$(x + \overline{y}) \cdot (x + \overline{z}) + y = f$$

$$(x + \overline{y}) \cdot (x + \overline{z}) + y = f$$

$$(x + \overline{y}) \cdot (x + \overline{z}) + y = f$$

$$(x + \overline{y}) \cdot (\overline{x} + \overline{z}) + y = f$$

$$(x + \overline{y}) \cdot (\overline{x} + \overline{z}) + y = f$$

$$(x + \overline{y}) \cdot (\overline{x} + \overline{z}) + y = f$$

$$(x + \overline{y}) \cdot (\overline{x} + \overline{z}) + y = f$$

$$(x + \overline{y}) \cdot (x + \overline{z}) + y = f$$

$$(x + \overline{y}) \cdot (x + \overline{z}) + y = f$$

$$(x + \overline{y}) \cdot (x + \overline{z}) + y = f$$

$$(x + \overline{y}) \cdot (x + \overline{z}) + y = f$$

$$(x + \overline{y}) \cdot (x + \overline{z}) + y = f$$

$$(x + \overline{y}) \cdot (x + \overline{z}) + y = f$$

$$(x + \overline{y}) \cdot (x + \overline{z}) + y = f$$

· Ver works esquemation at final del downests.

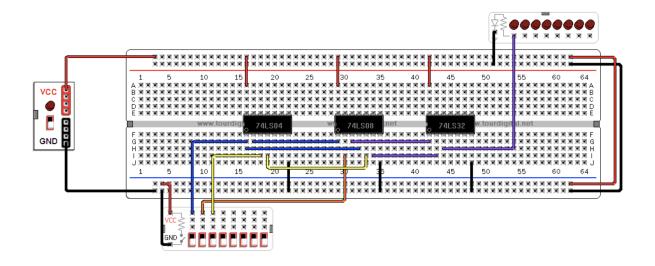


Imagen 1. Cuadro esquemático circuito 1

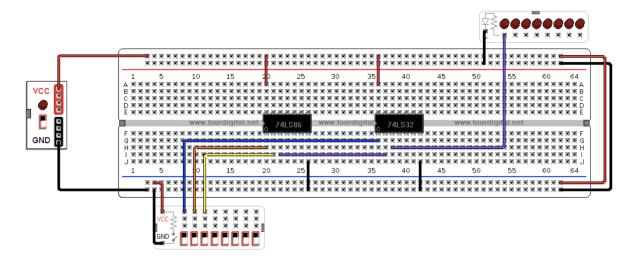


Imagen 2. Cuadro esquemático circuito 3

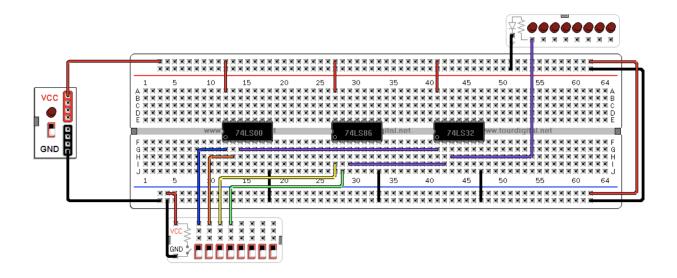


Imagen 3. Cuadro esquemático circuito 4

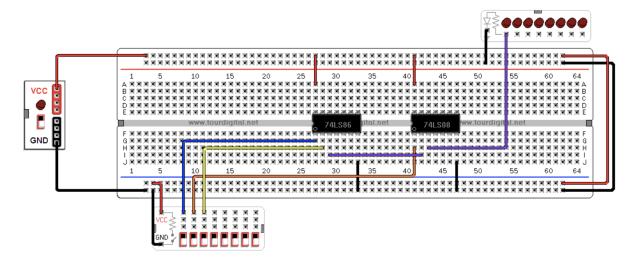


Imagen 4. Cuadro esquemático circuito 5

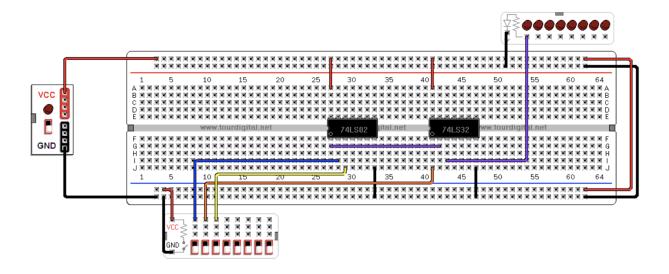


Imagen 5. Cuadro esquemático circuito 6