Max2

I3 INPUT VCC
I2 INPUT VCC

A MAX
B MIN

inst

Max2

A MAX
B MIN

OUTPUT S3

inst3

Max2

A MAX
B MIN

OUTPUT S2
OUTPUT S1

inst5

Max2

I1 INPUT VCC
I0 INPUT VCC

A MAX
B MIN

inst2

Max2

A MAX
B MIN

OUTPUT S0

inst4