

# **Bases de Datos**

## **Protocolo de Validación**



**Dr. Diego R. Garcia**

**DEPARTAMENTO DE CIENCIAS E  
INGENIERÍA DE LA COMPUTACIÓN  
UNIVERSIDAD NACIONAL DEL SUR**



# Protocolo de Validación

- Las transacciones tienen 3 etapas en el siguiente orden:
  1. **Etapas de Lectura** (entre Start y Validation): Se leen datos de la B.D. y las escrituras se realizan en variables locales (se usa modificación diferida).
  2. **Etapas de Validación**: se determina si transacción puede copiar a la B.D. el contenido de sus variables locales o debe retroceder
  3. **Etapas de Escritura**: (entre Validation y Finish): Si pasa la validación (no retrocedió), se actualiza la B.D. con los valores de las variables locales.
- A cada transacción  $T_i$  se le asocian 3 estampillas de tiempo:
  - Start( $T_i$ ) ( o abreviado **Si**): hora en que comenzó a ejecutarse
  - Validation( $T_i$ ) (o **Vi**): hora en que comenzó su etapa de validación
  - Finish( $T_i$ ) (o **Fi**): hora en que termino su etapa de escritura (i.e. cometió)

# Protocolo de Validación

- Para analizar si una transacción valida (pasa la etapa de validación) **se procede siguiendo el orden de la estampillas de validación** (se analiza 1ero la que tiene el tiempo de validación mas viejo)
- Una transacción  **$T_j$  valida si para toda** transacción  **$T_i$  (que no haya retrocedido)** tal que  **$Validation(T_i) < Validation(T_j)$**  se cumple alguna de las siguientes condiciones:
  - $Finish(T_i) < Start(T_j)$  (están en serie) **o**
  - Los datos que  $T_i$  escribe **no** tienen intersección con los datos que  $T_j$  lee ( $WS(T_i) \cap RS(T_j) = \emptyset$ ) **y**  $Start(T_j) < Finish(T_i) < Validation(T_j)$  (esto es, no validan concurrentemente,  $T_i$  terminó antes de que  $T_j$  comience a validar).

Si no se cumple ninguna de estas condiciones la transacción  $T_j$  no valida, retrocede y no será considerada para la validación de las transacciones que validen después.

# Protocolo de Validación: ejemplo

T1	T2	T3	T4	T5
START				
R(B)				
		START		
	START			
	R(A)			
			START	
			R(C)	
	R(B)			
W(B)	W(C)			
		W(C)		
			W(C)	
VALID ✓				
OUTPUT(B)				
FINISH				
	VALID ✗			
				START
	OUTPUT(C)			R(B)
	FINISH			
			VALID ✓	
		VALID ✗		
		OUTPUT(C)		
			OUTPUT(C)	
			FINISH	
		FINISH		
				VALID ✓
				FINISH

Representación alternativa

S1, S3, S2, S4, V1, F1, V2, S5, F2, V4, V3, F4, F3, V5, F5

	Read-Set (RS)	Write-Set (WS)
T1	{B}	{B}
T2	{A,B}	{C}
T3	∅	{C}
T4	{C}	{C}
T5	{B}	∅

Analicemos que transacciones validan y cuales retroceden:

1. T1 **valida** porque es la primera en validar, es decir no existe  $T_i$  tal que  $V_i < V_1$
2. T2 se valida contra T1 ( $V_1 < V_2$ ) y **no valida** (retrocede) porque:  
 $S_2 < F_1$  (no están en serie) y  $WS(T_1) \cap RS(T_2) = \{B\} \neq \emptyset$
3. T4 se valida sólo contra T1 (porque T2 retrocedió). T4 **valida** porque:  
 $S_4 < F_1 < V_4$  y  $WS(T_1) \cap RS(T_4) = \emptyset$
4. T3 se valida contra T1 y T4 que lograron validar antes.
  - Contra T1 valida porque:  $S_3 < F_1 < V_3$  y  $WS(T_1) \cap RS(T_3) = \emptyset$
  - Contra T4 **no valida** porque:  $S_3 < F_4$  (no están en serie) y **no se cumple**  $S_3 < F_4 < V_3$  porque  $V_3 < F_4$  (validan concurrentemente)
5. T5 se valida contra T1 y T4 que lograron validar antes.
  - Contra T1 **valida** porque  $F_1 < S_5$  (están en serie)
  - Contra T4 **valida** porque  $S_5 < F_4 < V_5$  y  $WS(T_4) \cap RS(T_5) = \emptyset$