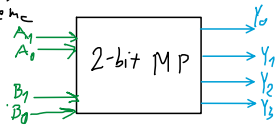


# 2 bitová násobička

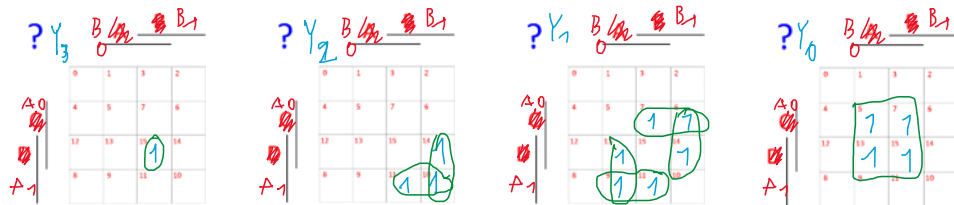
1) blokové schéma



2) tabulka chování

Dec	Bin	Dec	Bin	Dec	Bin	Dec	Bin	Dec	Bin
Ax	A1 (1.řád)	A0 (0.řád)	Bx	B1 (1.řád)	B0 (0.řád)	Y3 (3.řád)	Y2 (2.řád)	Y1 (1.řád)	Y0 (0.řád)
0	0	0	0	0	0	0	0	0	0
0	0	0	1	0	1	0	0	0	0
0	0	0	2	1	0	0	0	0	0
0	0	0	3	1	1	0	0	0	0
1	0	1	0	0	0	0	0	0	0
1	0	1	1	0	1	0	0	0	1
1	0	1	2	1	0	0	0	1	0
1	0	1	3	1	1	0	0	1	1
2	1	0	0	0	0	0	0	0	0
2	1	0	1	0	1	0	0	1	0
2	1	0	2	1	0	0	1	0	0
2	1	0	3	1	1	0	1	1	0
3	1	1	0	0	0	0	0	0	0
3	1	1	1	0	1	0	0	1	1
3	1	1	2	1	0	0	1	1	0
3	1	1	3	1	1	1	0	0	1

3) logické funkce obvodu



4) minimalizace

$$Y_3(A_1, A_0, B_1, B_0) = (A_1 \cdot A_0 \cdot B_1 \cdot B_0)$$

$$Y_2(A_1, A_0, B_1, B_0) = (A_1 \cdot \overline{A_0} \cdot B_1) + (A_1 \cdot B_1 \cdot \overline{B_0})$$

$$Y_1(A_1, A_0, B_1, B_0) = (A_1 \cdot \overline{B_1} \cdot B_0) + (A_1 \cdot \overline{A_0} \cdot B_0) + (\overline{A_1} \cdot A_0 + B_1) \cdot (A_0 \cdot B_1 \cdot \overline{B_0})$$

$$Y_0(A_1, A_0, B_1, B_0) = (A_0 \cdot B_0)$$

5) převod na NAND

$$Y_3 = \overline{\overline{A_1 A_0 B_1 B_0}} \Rightarrow \text{převodeme na NAND}$$

$$Y_2 = \overline{\overline{A_1 \overline{A_0} B_1} \cdot \overline{A_1 B_1 \overline{B_0}}}$$

$$Y_1 = \overline{\overline{A_1 \overline{B_1} B_0} \cdot \overline{A_1 \overline{A_0} B_0} \cdot \overline{\overline{A_1} A_0 B_1} \cdot \overline{A_0 B_1 \overline{B_0}}}$$

$$Y_0 = \overline{\overline{A_0 B_0}} \Rightarrow \text{převodeme na NAND}$$

6) Zapojení

