ADD A, R? T2 10 FFF7EF 寄存器值R? 寄存器W A输出 +1

T1 11 CBFE90 ALU直通 寄存器A标志位C,Z PC输出 加运算 写入 +1

12 FFFFFF 浮空 A输出 +1

13 FFFFFF 浮空 A输出 +1

ADD A, @R T3 14 FF77FF 寄存器值R? 地址寄存器MAR A输出 +1

T2 15 D7BFEF 存贮器值EM 寄存器W MAR输出 A输出 +1

T1 16 CBFE90 ALU直通 寄存器A,IR,C,Z PC输出 加运算 写入 +1

17 FFFFFF 浮空 浮空 A输出 +1

ADD A, \* T2 18 C77FFF 存贮器值EM 地址寄存器MAR PC输出 A输出 +1 +1

T1 19 D7BFEF 存贮器值EM 寄存器W MAR输出 A输出 +1

T0 1A CBFE90 ALU直通 寄存器A 标志位C,Z PC输出 加运算 +1

1B FFFFFF 浮空 浮空 A输出 +1

ADD A, #\* T2 1C C7FFEF 存贮器值EM 寄存器W PC输出 A输出 +1 +1

T1 1D CBFE90 ALU直通 寄存器A,IR,C,Z PC输出 加运算 +1

1E FFFFFF 浮空 浮空 A输出 +1

1F FFFFFF 浮空 浮空 A输出 +1

ADDC A, R? T1 20 FFF7EF 寄存器值R? 寄存器W A输出 +1

T0 21 CBFE94 ALU直通 寄存器A,IR,C,Z PC输出 带进位加运算 写入 +1

22 CBFFFF 浮空 浮空 A输出 +1

23 FFFFFF 浮空 浮空 A输出 +1

ADDC A, @R? T2 24 FF77FF 寄存器值R? 地址寄存器MAR A输出 +1

T1 25 D7BFEF 存贮器值EM 寄存器W MAR输 A输出 +1

T0 26 CBFE94 ALU直通 寄存器A,IR,C,Z PC输出 带进位加运算 +1

27 FFFFFF 浮空 浮空 A输出 +1

ADDC A, \* T2 28 C77FFF 存贮器值EM 地址寄存器MAR PC输出 A输出 +1 +1

T1 29 D7BFEF 存贮器值EM 寄存器W MAR输出 A输出 +1

T0 2A CBFE94 ALU直通 寄存器A,IR,C,Z PC输出 带进位加运算 写入 +1

2B FFFFFF 浮空 浮空 A输出 +1

ADDC A, #I T1 2C C7FFEF 存贮器值EM 寄存器W PC输出 A输出 +1 +1

T0 2D CBFE94 ALU直通 寄存器A,IR,C,Z PC输出 带进位加运算 写入 +1

2E FFFFFF 浮空 浮空 A输出 +1

2F FFFFFF 浮空 浮空 A输出 +1

SUB A, @R? T2 34 FF77FF 寄存器值R? 地址寄存器MAR A输出 +1

T1 35 D7BFEF 存贮器值EM 寄存器W MAR输出 A输出 +1

T0 36 CBFE91 ALU直通 寄存器A,IR,C,Z PC输出 减运算 写入 +1

37 FFFFFF 浮空 浮空 A输出 +1

SUB A, \* T2 38 C77FFF 存贮器值EM 地址寄存器MAR PC输出 A输出 +1 +1

T1 39 D7BFEF 存贮器值EM 寄存器W MAR输出 A输出 +1

T0 3A CBFE91 ALU直通 寄存器A,IR,C,Z PC输出 减运算 写入 +1

3B FFFFFF 浮空 浮空 A输出 +1

SUB A, #\* T1 3C C7FFEF 存贮器值EM 寄存器W PC输出 A输出 +1 +1

T0 3D CBFE91 ALU直通 寄存器A,IR,C,Z PC输出 减运算 写入 +1

3E FFFFFF 浮空 浮空 A输出 +1

3F FFFFFF 浮空 浮空 A输出 +1

SUBC A, R? T1 40 FFF7EF 寄存器值R? 寄存器W A输出 +1

T0 41 CBFE95 ALU直通 寄存器A,IR,C,Z PC输出 带进位减运算 写入 +1

42 FFFFFF 浮空 浮空 A输出 +1

43 FFFFFF 浮空 浮空 A输出 +1

SUBC A, @R? T2 44 FF77FF 寄存器值R? 地址寄存器MAR A输出 +1

T1 45 D7BFEF 存贮器值EM 寄存器W MAR输出 A输出 +1

T0 46 CBFE95 ALU直通 寄存器A,IR,C,Z PC输出 带进位减运算 写入 +1

47 FFFFFF 浮空 浮空 A输出 +1

SUBC A, \* T2 48 C77FFF 存贮器值EM 地址寄存器MAR PC输出 A输出 +1 +1

T1 49 D7BFEF 存贮器值EM 寄存器W MAR输出 A输出 +1

T0 4A CBFE95 ALU直通 寄存器A,IR,C,Z PC输出 带进位减运算 写入 +1

4B FFFFFF 浮空 浮空 A输出 +1

SUBC A, #\* T1 4C C7FFEF 存贮器值EM 寄存器W PC输出 A输出 +1 +1

T0 4D CBFE95 ALU直通 寄存器A,IR,C,Z PC输出 带进位减运算 写入 +1

4E FFFFFF 浮空 浮空 A输出 +1

4F FFFFFF 浮空 浮空 A输出 +1

AND A, R? T1 50 FFF7EF 寄存器值R? 寄存器W A输出 +1

T0 51 CBFE93 ALU直通 寄存器A,IR,C,Z PC输出 与运算 写入 +1

52 FFFFFF 浮空 浮空 A输出 +1

53 FFFFFF 浮空 浮空 A输出 +1

AND A, @R? T2 54 FF77FF 寄存器值R? 地址寄存器MAR A输出 +1

T1 55 D7BFEF 存贮器值EM 寄存器W MAR输出 A输出 +1

T0 56 CBFE93 ALU直通 寄存器A,IR,C,Z PC输出 与运算 写入 +1

57 FFFFFF 浮空 浮空 A输出 +1

AND A, \* T2 58 C77FFF 存贮器值EM 地址寄存器MAR PC输出 A输出 +1 +1

T1 59 D7BFEF 存贮器值EM 寄存器W MAR输出 A输出 +1

T0 5A CBFE93 ALU直通 寄存器A,IR,C,Z PC输出 与运算 写入 +1

5B FFFFFF 浮空 浮空 A输出 +1

AND A, #\* T1 5C C7FFEF 存贮器值EM 寄存器W PC输出 A输出 +1 +1

T0 5D CBFE93 ALU直通 寄存器A,IR,C,Z PC输出 与运算 写入 +1

5E FFFFFF 浮空 浮空 A输出 +1

5F FFFFFF 浮空 浮空 A输出 +1

OR A, R? T1 60 FFF7EF 寄存器值R? 寄存器W A输出 +1

T0 61 CBFE92 ALU直通 寄存器A,IR,C,Z PC输出 或运算 写入 +1

62 FFFFFF 浮空 浮空 A输出 +1

63 FFFFFF 浮空 浮空 A输出 +1

OR A, @R? T2 64 FF77FF 寄存器值R? 地址寄存器MAR A输出 +1

T1 65 D7BFEF 存贮器值EM 寄存器W MAR输出 A输出 +1

T0 66 CBFE92 ALU直通 寄存器A,IR,C,Z PC输出 或运算 写入 +1

67 FFFFFF 浮空 浮空 A输出 +1

OR A, \* T2 68 C77FFF 存贮器值EM 地址寄存器MAR PC输出 A输出 +1 +1

T1 69 D7BFEF 存贮器值EM 寄存器W MAR输出 A输出 +1

T0 6A CBFE92 ALU直通 寄存器A,IR,C,Z PC输出 或运算 写入 +1

6B FFFFFF 浮空 浮空 A输出 +1

MOV A, R? T0 70 CBF7F7 寄存器值R? 寄存器A,IR PC输出 A输出 写入 +1

71 FFFFFF 浮空 浮空 A输出 +1

72 FFFFFF A输出 +1

73 FFFFFF A输出 +1

MOV R?, A T0 80 CBFB9F ALU直通 寄存器R?,IR PC输出 A输出 写入 +1

81 FFFFFF A输出 +1

82 FFFFFF A输出 +1

83 FFFFFF A输出 +1

IN T0 C0 CBFF17 用户IN 寄存器A,IR PC输出 A输出 写入 +1

C1 FFFFFF A输出 +1

C2 FFFFFF A输出 +1

C3 FFFFFF A输出 +1

OUT T0 C4 CBDF9F ALU直通 用户OUT,IR PC输出 A输出 写入 +1

C5 FFFFFF A输出 +1

C6 FFFFFF A输出 +1

C7 FFFFFF A输出 +1

RR A T0 D0 CBFCB7 ALU右移 寄存器A,IR,C,Z PC输出 A输出 右移写入 +1

D1 FFFFFF A输出 +1

D2 FFFFFF A输出 +1

D3 FFFFFF A输出 +1

RL A T0 D4 CBFCD7 ALU左移 寄存器A,IR,C,Z PC输出 A输出 左移写入 +1

D5 FFFFFF A输出 +1

D6 FFFFFF A输出 +1

D7 FFFFFF A输出 +1

RRC A T0 D8 CBFEB7 ALU右移 寄存器A,IR,C,Z PC输出 A输出 带进位右移写入 +1

D9 FFFFFF A输出 +1

DA FFFFFF A输出 +1

DB FFFFFF A输出 +1

RLC A T0 DC CBFED7 ALU左移 寄存器A,IR,C,Z PC输出 A输出 带进位左移写入 +1

DD FFFFFF A输出 +1

DE FFFFFF A输出 +1

DF FFFFFF A输出 +1

CPL A T0 E4 CBFE96 ALU直通 寄存器A,IR,C,Z PC输出 A取反 写入 +1

E5 FFFFFF A输出 +1

E6 FFFFFF A输出 +1

E7 FFFFFF A输出 +1