Introducción a SystemC Elementos de la librería Elementos abstractos Estructura de un modelo en SystemC Kernel de Simulación de SystemC

### Modelado y simulación de sistemas usando SystemC

Cesar Armando Fuguet Tortolero

Universidad de Los Andes (ULA)

### Outline I

- Introducción a SystemC
  - Qué es SystemC?
  - Librería SystemC.h
  - Fortalezas de SystemC
  - Comparación con otros LDH
- Elementos de la librería
  - Vista General
  - Módulos (Modules)
  - Procesos (Process)
  - Puertos (Ports)
  - Canales o señales (channels, signals)
- Elementos abstractos
  - Eventos (Events)
  - Interfaces (Interfaces)



### Outline II

- Estructura de un modelo en SystemC
  - Estructura clásica de un módulo

- 5 Kernel de Simulación de SystemC
  - Kernel de Simulación (simulation kernel)
  - Pasos realizados por el Kernel de Simulación

• SystemC es una librería del lenguaje C++.

- SystemC es una librería del lenguaje C++.
- Está pensado para hacer frente a Hardware y Software, y permitir modelar y/o simular grandes sistemas.

- SystemC es una librería del lenguaje C++.
- Está pensado para hacer frente a Hardware y Software, y permitir modelar y/o simular grandes sistemas.
- Tiene como objetivo proveer al equipo de diseño con una especificación ejecutable del sistema.

- SystemC es una librería del lenguaje C++.
- Está pensado para hacer frente a Hardware y Software, y permitir modelar y/o simular grandes sistemas.
- Tiene como objetivo proveer al equipo de diseño con una especificación ejecutable del sistema.
- SystemC es desarrollado y soportado por OSCI (Open SystemC Initiative), la cual es una organización sin fines de lucro, compuesta por una gran cantidad de compañías, universidades e individuos.

- SystemC es una librería del lenguaje C++.
- Está pensado para hacer frente a Hardware y Software, y permitir modelar y/o simular grandes sistemas.
- Tiene como objetivo proveer al equipo de diseño con una especificación ejecutable del sistema.
- SystemC es desarrollado y soportado por OSCI (Open SystemC Initiative), la cual es una organización sin fines de lucro, compuesta por una gran cantidad de compañías, universidades e individuos.

SystemC agrega al lenguaje C++ las siguientes características:

Noción de tiempo.

- Noción de tiempo.
- Concurrencia.

- Noción de tiempo.
- Concurrencia.
- Tipos de datos especiales para modelado de Hardware.

- Noción de tiempo.
- Concurrencia.
- Tipos de datos especiales para modelado de Hardware.
- Jerarquía modular para manejar la estructura y conectividad.

- Noción de tiempo.
- Concurrencia.
- Tipos de datos especiales para modelado de Hardware.
- Jerarquía modular para manejar la estructura y conectividad.

Algunas de las ventajas que ofrece el uso de SystemC son:

 Abstracción: Ofrece varios niveles de abstracción para el modelado de sistemas.

- Abstracción: Ofrece varios niveles de abstracción para el modelado de sistemas.
- Reutilización del diseño: Al igual que C++, el diseño puede ser reutilizado.

- Abstracción: Ofrece varios niveles de abstracción para el modelado de sistemas.
- Reutilización del diseño: Al igual que C++, el diseño puede ser reutilizado.
- Permite especificar al mismo tiempo el software y el hardware de un sistema electrónico.

- Abstracción: Ofrece varios niveles de abstracción para el modelado de sistemas.
- Reutilización del diseño: Al igual que C++, el diseño puede ser reutilizado.
- Permite especificar al mismo tiempo el software y el hardware de un sistema electrónico.

### Comparación con otros LDH

#### Language Comparison

Requirements	1					SECTION SECTION
Architecture						Matlab
HW/SW						
Behavior						
Functional Verification				Vera e Sugar	SystemC	
Test bench			System Verilog	Jeda		
RTL	Verilog	VHDL				
Gates						
Transistors					* Modified from - Gabe Morett	

Figure: Niveles de abstracción manejados por SystemC respecto al de otros lenguajes.

### Vista General

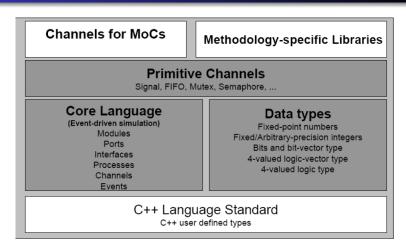


Figure: Elementos de la librería SystemC



Los módulos son la unidad básica de diseño en SystemC, y se caracterizan por lo siguiente:

 Pueden representar un sistema, un bloque, un tablero, un chip y así sucesivamente.

- Pueden representar un sistema, un bloque, un tablero, un chip y así sucesivamente.
- Permiten dividir un sistema complejo en pequeños, manejables y reutilizables bloques.

- Pueden representar un sistema, un bloque, un tablero, un chip y así sucesivamente.
- Permiten dividir un sistema complejo en pequeños, manejables y reutilizables bloques.
- Pueden contener puertos, canales, procesos, variables internas, métodos internos y otros módulos.

- Pueden representar un sistema, un bloque, un tablero, un chip y así sucesivamente.
- Permiten dividir un sistema complejo en pequeños, manejables y reutilizables bloques.
- Pueden contener puertos, canales, procesos, variables internas, métodos internos y otros módulos.

### Declaración de Módulos

Para declarar módulos en un modelo realizado con SystemC, pueden utilizarse cualquiera de las siguientes sentencias:

- SC\_MODULE(nombremodulo)
- class nombremodulo : public sc\_module
- struct nombremodulo : public sc\_module

### Gráfico de un módulo

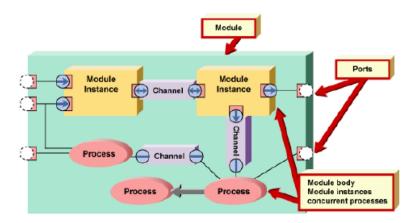


Figure: Elementos que puede contener un módulo



Es una función o método de un módulo y posee las siguientes características:

 Es invocado por el planificador del kernel de simulación de SystemC.

- Es invocado por el planificador del kernel de simulación de SystemC.
- Representa la unidad básica de ejecución de un módulo.

- Es invocado por el planificador del kernel de simulación de SystemC.
- Representa la unidad básica de ejecución de un módulo.
- Describen la funcionalidad del módulo.

- Es invocado por el planificador del kernel de simulación de SystemC.
- Representa la unidad básica de ejecución de un módulo.
- Describen la funcionalidad del módulo.
- No toman argumentos ni retornan nada.

- Es invocado por el planificador del kernel de simulación de SystemC.
- Representa la unidad básica de ejecución de un módulo.
- Describen la funcionalidad del módulo.
- No toman argumentos ni retornan nada.
- Pueden hacerse sensibles a ciertos puertos o señales, de forma que cuando los valores de estos cambien, el procesos sean invocado.

- Es invocado por el planificador del kernel de simulación de SystemC.
- Representa la unidad básica de ejecución de un módulo.
- Describen la funcionalidad del módulo.
- No toman argumentos ni retornan nada.
- Pueden hacerse sensibles a ciertos puertos o señales, de forma que cuando los valores de estos cambien, el procesos sean invocado.

 Poseen una lista de sensibilidad, en la cual se especifican los eventos que activarán la ejecución del proceso.

## Procesos (Process)

- Poseen una lista de sensibilidad, en la cual se especifican los eventos que activarán la ejecución del proceso.
- Se comunican entre sí, a través de canales o eventos.

## Procesos (Process)

- Poseen una lista de sensibilidad, en la cual se especifican los eventos que activarán la ejecución del proceso.
- Se comunican entre sí, a través de canales o eventos.

#### Declaración de Procesos

Son declarados usando una de las siguientes palabras reservadas, las cuales ofrecen diferentes funcionalidades:

- SC METHOD(nombreproceso)
- SC\_THREAD(nombreproceso)
- SC\_CTHREAD(nombreproceso)

Los puertos son elementos esenciales en un modelo realizado con SystemC. Sus características y funciones son:

• Son usados por los módulos como puertas al mundo exterior.

- Son usados por los módulos como puertas al mundo exterior.
- Pueden representar: interfaz, pins, etc.

- Son usados por los módulos como puertas al mundo exterior.
- Pueden representar: interfaz, pins, etc.
- Se usan para interconectar los módulos a través de canales.

- Son usados por los módulos como puertas al mundo exterior.
- Pueden representar: interfaz, pins, etc.
- Se usan para interconectar los módulos a través de canales.
- Poseen una dirección (entrada, salida, entrada/salida).

- Son usados por los módulos como puertas al mundo exterior.
- Pueden representar: interfaz, pins, etc.
- Se usan para interconectar los módulos a través de canales.
- Poseen una dirección (entrada, salida, entrada/salida).

#### Declaración de Puertos

Son declarados usando una de las siguientes palabras reservadas:

- sc in<tipodedato> nombrepuerto;
- sc\_out<tipodedato> nombrepuerto;
- sc inout<tipodedato> nombrepuerto;



Son mecanismos construidos en la librería SystemC, poseen las siguientes caracteríscas y funcionalidades:

 Son usados para manejar la comunicación entre módulos y procesos.

- Son usados para manejar la comunicación entre módulos y procesos.
- Encapsulan la complejidad de la comunicación.

- Son usados para manejar la comunicación entre módulos y procesos.
- Encapsulan la complejidad de la comunicación.
- Hay dos tipos de canales o señales:
  - Primitivos
  - Jerárquicos



- Son usados para manejar la comunicación entre módulos y procesos.
- Encapsulan la complejidad de la comunicación.
- Hay dos tipos de canales o señales:
  - Primitivos
  - Jerárquicos



#### Declaración de canales o señales

Son declarados usando una de las siguientes palabras reservadas:

- sc signal<tipodato> nombreseñal;
- sc\_buffer<tipodato> nombreseñal;
- sc fifo<tipodato> nombreseñal;
- Otros.

#### Gráfico de una señal o canal

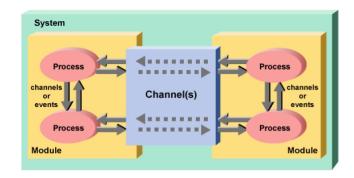


Figure: Canal o señal



• Los eventos en SystemC es la ocurrencia de una notificación de un sc event.

- Los eventos en SystemC es la ocurrencia de una notificación de un sc event.
- Ocurre en un solo momento del tiempo.

- Los eventos en SystemC es la ocurrencia de una notificación de un sc event.
- Ocurre en un solo momento del tiempo.
- No tiene ni valor ni duración.

- Los eventos en SystemC es la ocurrencia de una notificación de un sc event.
- Ocurre en un solo momento del tiempo.
- No tiene ni valor ni duración.
- Estas ocurrencias pueden ser cambios en los valores de algún puerto o canal.

- Los eventos en SystemC es la ocurrencia de una notificación de un sc event.
- Ocurre en un solo momento del tiempo.
- No tiene ni valor ni duración.
- Estas ocurrencias pueden ser cambios en los valores de algún puerto o canal.
- Son destinados para activar los procesos en los módulos.

- Los eventos en SystemC es la ocurrencia de una notificación de un sc event.
- Ocurre en un solo momento del tiempo.
- No tiene ni valor ni duración.
- Estas ocurrencias pueden ser cambios en los valores de algún puerto o canal.
- Son destinados para activar los procesos en los módulos.

## Captura de los eventos

#### Regla

• Para observar un evento, el observador debe estar esperando por el evento.

Representan uno de los elementos abstractos de la librería. No son usados directamente por el usuario durante el modelado o simulación de un sistema. Sus funciones son:

Representan uno de los elementos abstractos de la librería. No son usados directamente por el usuario durante el modelado o simulación de un sistema. Sus funciones son:

 Proveen la traducción y los mecanismos de comunicación necesarios entre los puertos y los canales o señales.

Representan uno de los elementos abstractos de la librería. No son usados directamente por el usuario durante el modelado o simulación de un sistema. Sus funciones son:

- Proveen la traducción y los mecanismos de comunicación necesarios entre los puertos y los canales o señales.
- Es una clase abstracta que solo provee declaraciones virtuales de métodos referenciados por los canales y puertos de la librería.

Representan uno de los elementos abstractos de la librería. No son usados directamente por el usuario durante el modelado o simulación de un sistema. Sus funciones son:

- Proveen la traducción y los mecanismos de comunicación necesarios entre los puertos y los canales o señales.
- Es una clase abstracta que solo provee declaraciones virtuales de métodos referenciados por los canales y puertos de la librería.

#### Gráfico de una interfaz

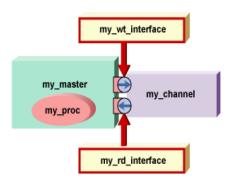


Figure: Interfaces

#### Estructura clásica de un módulo

Como ya se explico anteriormente, los módulos son la estructura básica y fundamental en un modelo realizado con la librería SystemC. A continuación se van a mostrar una serie de sugerencias para la codificación de un módulo.

#### Sugerencias

- Los módulos se definen en archivos con extensión .h y la implementación de los procesos en archivos con extensión .cpp.
- Luego de que todos los módulos estén hechos, se debe realizar un algoritmo para verificar el modelo. (Testbench)
- Por último todos los módulos son interconectados entre ellos y el módulo con los casos de prueba. Esta interconexión se realiza en el módulo de mas alto nivel, el sc main.

```
// nombremodulo h
// Libreria SustemC.
// Debe incluirse en todas las definiciones de modulos
#include<systemc.h>
// Puede añadirse cualquier otra librería.
// Ejemplo: iostream
class nombremodulo : public sc_module {
public:
  // Declaracion de puertos
  SC CTOR(nombremodulo) {
   // Registro de procesos
   // Lista de sensibilidad estatica
   // Inicializacion de variables locales
   // Conexion de las senales entre los submodulos
private:
  // Declaracion de señales o canales locales
  // Declaracion de variables
  // Declaracion de procesos
  // Declaracion de submodulos
  // Declaracion de metodos locales
};
```

Durante una simulación en SystemC, los procesos son ejecutados y los valores en las señales son actualizados en determinadas situaciones. Estas situaciones son las siguientes:

Durante una simulación en SystemC, los procesos son ejecutados y los valores en las señales son actualizados en determinadas situaciones. Estas situaciones son las siguientes:

- Transiciones de reloj, en el caso de circuitos secuenciales.
- Cambios en las señales de entrada, en el caso de circuitos combinacionales.
- Combinación entre las situaciones anteriores.

Durante una simulación en SystemC, los procesos son ejecutados y los valores en las señales son actualizados en determinadas situaciones. Estas situaciones son las siguientes:

- Transiciones de reloj, en el caso de circuitos secuenciales.
- Cambios en las señales de entrada, en el caso de circuitos combinacionales.
- Combinación entre las situaciones anteriores.

Por esta razón SystemC incluye un organizador, el cual realiza las siguientes tareas:

Durante una simulación en SystemC, los procesos son ejecutados y los valores en las señales son actualizados en determinadas situaciones. Estas situaciones son las siguientes:

- Transiciones de reloj, en el caso de circuitos secuenciales.
- Cambios en las señales de entrada, en el caso de circuitos combinacionales.
- Combinación entre las situaciones anteriores.

Por esta razón SystemC incluye un organizador, el cual realiza las siguientes tareas:

- Manejar todos los eventos sobre las señales.
- Organizar los procesos para ser ejecutados cuando eventos apropiados ocurren en sus entradas.

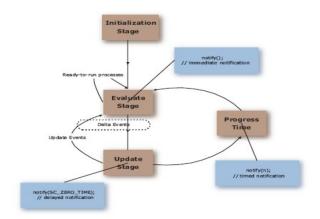


Figure: Kernel de Simulación de SystemC

- Inicializar
  - Se preparan todos los procesos para ser ejecutados.
  - Se ejecuta cada uno de los procesos que no poseen la sentencia "dont initialize()"

- Inicializar
- 2 Evaluación
  - Se selecciona un proceso elegible y se ejecuta.
  - Si en el proceso se usan notificaciones inmediatas, otro proceso puede volverse elegible también.
  - Se continua seleccionando procesos elegibles hasta que no quede ninguno por evaluar.

- Inicializar
- ② Evaluación
- Actualización
  - Se actualizan las entradas y salidas de las señales.
  - Esto podría generar que otros procesos se vuelvan elegibles.

- Inicializar
- 2 Evaluación
- Actualización
- Si hay procesos ejecutables, se vuelve a la etapa de evaluación.

- Inicializar
- 2 Evaluación
- Actualización
- Si hay procesos ejecutables, se vuelve a la etapa de evaluación.
- Avance en el tiempo.
  - En este pundo no hay procesos ejecutables.
  - Cambio de estado del reloj de simulación.

- Inicializar
- Evaluación
- Actualización
- Si hay procesos ejecutables, se vuelve a la etapa de evaluación.
- Avance en el tiempo.
- Oetermina procesos ejecutables. Vuelta a la etapa de evaluación.

# **GRACIAS**