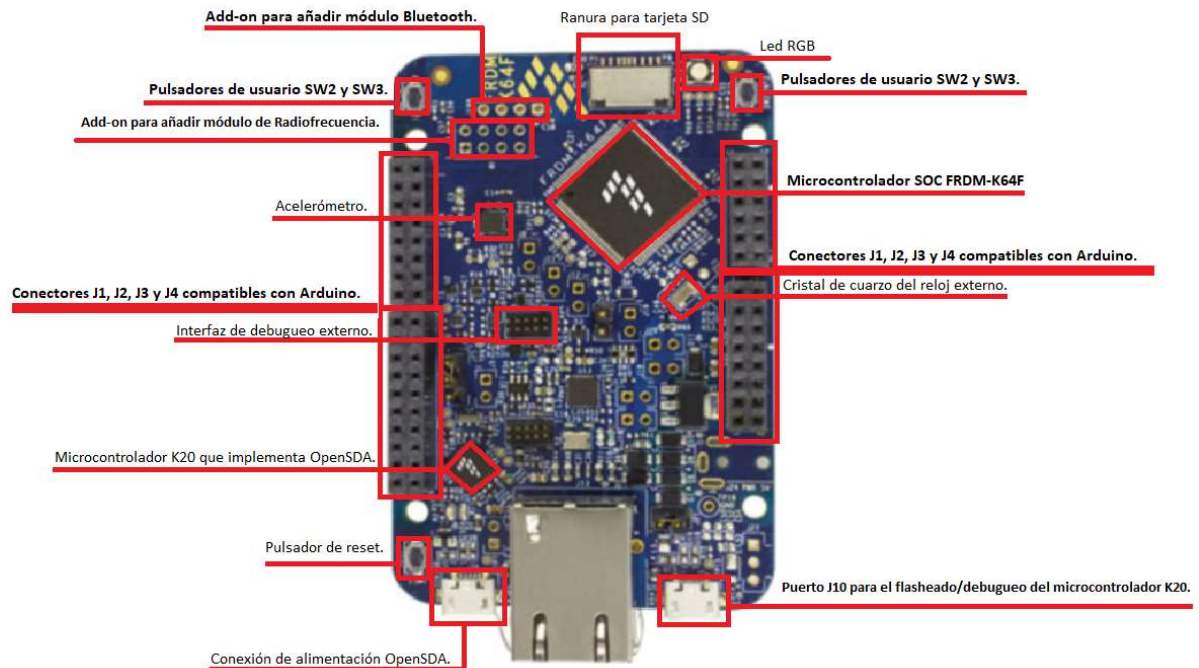


PRACTICA 1: INTRODUCCIÓN AL ENTORNO DE PROGRAMACIÓN Y AL HARDWARE

SISTEMAS EMPOTRADOS Y UBICUOS

EDUARDO MORA GONZALEZ

Actividad 1. Identificar en el siguiente esquema de la placa los siguientes elementos:



Bibliografía:

<https://www.mouser.es/new/nxp-semiconductors/freescale-frdm-k64f-dev-board/>

<https://ubuvirtual.ubu.es/mod/resource/view.php?id=2963178>

<https://mcuoneclipse.com/2014/04/09/ftf-frdm-k64f-kinetis-design-studio-and-kinetis-sdk/>

<https://mcuoneclipse.com/2014/06/14/frdm-k64f-atmaximum-speed-of-120-mhz/> *

*El enlace ha sido encontrado gracias a una respuesta de un compañero del Foro de la asignatura.