## 不客观的非客观题答案

## 4 简答题

## 4.1 简述控制系统设计的主要内容和流程,并说明仿真在 其中的作用和不足

#### 主要内容和流程:

- 1. 需求分析
- 2. 方案设计
- 3. 选型采购
- 4. 软硬设计
- 5. 集成安装
- 6. 数学建模
- 7. 控制设计
- 8. 仿真计算
- 9. 系统调试
- 10. 指标测试 仿真的作用

模拟和还原现实系统 降低控制器设计、调试成本 提高系统设计效率 仿真的不足

无法完全还原现实系统,与实际存在偏差

## 4.2 四种扰动抑制方法

#### 扰动测量&补偿

适用范围: 扰动可测量场合 优点: 设计简便(顺馈补偿)

缺点:

# 测量可能引入噪声有时候往往难以测量扰动大小

## 扰动估算&补偿

适用范围:已知扰动模型,可对扰动进行预测

优点:基于模型,可有效预测扰动,设计简便

缺点:

依赖模型,不能用于未建模扰动 模型推演可能需要较大计算量

## 扰动观测&补偿 (DOB)

适用范围:已知标称模型,大部分SISO均可?

优点:可有效消除干扰,维持标称模型对象的特性

缺点:

回路引入噪声 须考虑稳定性问题 须考虑物理可实现性

### ADRC自抗扰控制器

适用范围:大部分SISO系统均可?

优点:

引入ATP过程,优化指令信号,减小超调

改进微分器,降低微分噪声

采用ESO进行状态观测&跟踪,可通过状态观测将绝大部分系统补偿为标

称模型, 普适性强

缺点:

参数确定较为复杂

## 多回路控制

适用范围:大部分SISO系统均可?

优点:

#### 不同回路具有不同作用,可有效抑制干扰与噪声

内回路:抑制干扰、改善带宽 外回路:抑制噪声、保证稳定性

#### 缺点:

设计复杂 系统复杂,调试不便 多回路存在带宽分配问题,响应速度受限

## 4.3 串联矫正&反馈矫正

## 串联矫正

#### 适用范围:

模型摄动小

被控对象已知

优点:

设计直观简便

缺点:

难以改善反馈特性

### 反馈矫正

#### 适用范围:

模型摄动大

被控对象未知

优点:

反馈校正实现 (测速电机和微分网络)

只改变GH>>1的频率段(可能是中频段或低频段),含微分时,具有高通性

不受对象变化影响,鲁棒性好

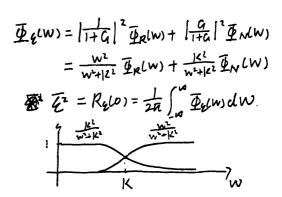
缺点:

反馈回路带来了稳定性问题

测速增加成本, 带来误差、延迟和噪声

### 4.4

編集  
編集E(5) = 
$$R(5) - Y(5) - N(5)$$
  
详述是(5) =  $R(5) - Y(5)$   
 $Y(5) = G(5) E(5)$ ,  $G(5) = \frac{1}{2}$   
 $\Rightarrow E = \frac{R - N}{1 + G}$ ,  $Y = \frac{G}{1 + G} (R - N)$   
 $\xi = \frac{1}{1 + G} R - \frac{G}{1 + G} N$ 



一般而言, 噪声功率谱密度集中在高频, 而输入信号功率谱密度集中在中低频。

为使得 $\bar{\varepsilon}^2$ 尽可能小,应使得 $\omega_c = K$ 低于噪声频带,高于输入信号频带。

## 4.5 机械谐振的抑制方法

#### 1. 开环补偿矫正

抑制方法:开环测出谐振特性,利用带阻滤波器进行补偿(校正),使补偿后对象特性Bode图中的谐振特性消失。

带阻滤波器:

$$G(s) = \frac{s^2 + as + \omega_m^2}{s^2 + bs + \omega_m^2}$$

#### 注意事项:

可能带来的相位滞后和幅值衰减

系统剪切频率一般都在谐振频率之前,因此添加带阻滤波器一定会损失 剪切频率处的相角,减小系统的稳定裕度。

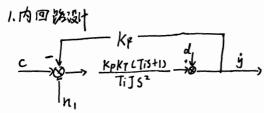
考虑到物理系统的不确定性, 滤波器的陷波宽度一般要比谐振带宽

## 2. 闭环实时分析矫正

抑制方法: 开环校正时不做处理, 闭环后出现谐振再进行补偿。对反馈信号进行傅里叶分析, 确定是否存在谐振, 如果存在, 则确定谐振频率, 添加陷波滤波器进行抑制, 直至谐振现象消失。

为保证实时性,采用【滑动FFT】实现实时分析谐振频率,获取谐振频率和幅值信息,自动调整限波环节参数,对谐振进行动态抑制。

## 5 计算题



$$\frac{C}{N_{1}} \rightarrow \frac{k_{P}k_{T}(TiS+1)}{TiJS^{2}} \rightarrow \frac{g}{TiJS^{2}}$$

$$\frac{j}{N_{1}} = \frac{l}{l+l(S)}$$

$$\frac{j}{N_{1}} = \frac{L(S)/k_{F}}{l+l(S)}$$

$$\frac{j}{N_{1}} = \frac{L(S)/k_{F}}{l+l(S)}$$

$$\frac{j}{N_{1}} = \frac{L(S)/k_{F}}{l+l(S)}$$

$$\frac{j}{N_{1}} = \frac{L(S)/k_{F}}{l+l(S)}$$

$$\frac{j}{N_{1}} = \frac{l+l(S)}{l+l(S)}$$

$$\frac{j}{N_{1}} = \frac{j}{l+l(S)}$$

$$\frac{j$$

设计要求 ①尽量大的革竟 一 ②尼置克服抗动战 ③尼星城小等效噪声带宽(n.) -> ws=wq, 图偏足垂棒稳定性变成 (7.5/pTi=1) ⑤ Wni >5 Wno,内环境晶好 外环滞宽 设计考数: Kp, Ti. ( 7.5KpTi = 1. (2) . | 7.5kp(TiS+1) | < | Tim | (40) 2.4 W ap: 7.5kp-Tiw2 47.5kp, Tiw2>15kp 即: Tiw> 言, Tiw2>Z LW>100 may(5) :·Ti>福,取下毒. => Kp= \$5, Wni=60 racks.

2.外围路设计.

考考输入.

(题种经有注?)

介字U、502xtradys. ess ≤ U.U001 rad/s.
列导外国路设计为网络基本工程。

根据ess变式,Kv=20.1层型小柳柳鹤) 一般见职.K=KvT=1; T=右

$$C(5) = \frac{30}{305+1}$$

此时 Wno = 20 rad/s, Wni 2 60 rad/s,在沿年 范围。