











DO->RX

DT<-TX

T_{PS}
D₂

D₃

D₄

D₅

D₆

D₇

D₈

D₉

D₁₀

D₁₁

D₁₂

D₁₃

D₁₄

D₁₅

GND

NC

I₂C_SDA

I₂C_CLK

GDO-D₂

GDT-D₃

3V3

GND

T_{P1}

A₅
GND

RXD
A₄

TXD
A₃

DTR
A₂

RTS
A₁

3V3
A₀

ANALOG IN

2V

GND

2V

GND

3V3

2V

RESET

POWER

NC

NC