











DO->RX

DT<-TX

D2

D3

D4

D5

D6

D7

D8

D9

D10

D11

D12

D13

D14

D15

D16

D17

TPI

TPT

GDO-D2

EDT-D3

3V3

GND

DIGITAL

I2C_SDA

I2C_CLK

A5 GND

A4 RxD

A3 TxD

A2 DTR

A1 RTS

A0 3V3

LOGIC IN

RESET

POWER

5V

GND

5V

GND