









DO->RX

DT<-TX

D2

D3

D4

D5

D6

D7

D8

Da

Dr0

Dr1

Dr2

Dr3

GND

I2C_SDA

I2C_CLK

GDO-D2

GDT-D3

3V3

GND

A5 GND

A4 RxD

A3 TxD

A2 DTR

A1 RTS

A0 3V3

ANALOG IN

POWER

RESET

3V3

5V

GND

5V

GND

5V