

**INF01107 - Introdução à Arquitetura de Computadores**

Programa de Atividades - 1º Semestre Letivo de 2009

Aula	Turmas A, B	Turma C	Conteúdo
01	02/03	03/03	Apresentação da disciplina: conteúdo programático, sistema de avaliação e bibliografia. Cronograma de atividades do semestre
02	04/03	05/03	Sistemas de numeração. Conversão polinomial
03	09/03	10/03	Conversão por subtração e divisão
04	11/03	12/03	Conversão direta. Exercícios. Numeração em binário
05	16/03	17/03	Representação inteira positiva. Representação com sinal e magnitude
06	18/03	19/03	Representação em complemento de B-1
07	23/03	24/03	Representação em complemento de B
08	25/03	26/03	Estouro de representação. Subtração
09	30/03	31/03	<b>1ª Verificação de Aproveitamento</b>
10	01/04	02/04	Histórico de Arquiteturas
11	06/04	07/04	Conceitos de programa, instrução e memória
12	08/04	09/04	Arquiteturas com 4 e 3 endereços. Exemplo: EDVAC
13	13/04	14/04	Arquiteturas com 2, 1 e 0 endereços. Exemplo: IAS
14	15/04	16/04	Computador Neander. <b>Enunciado do trabalho com Neander</b>
15	20/04	<b>21/04</b>	Programação em Neander (turmas A, B) / Feriado (turma C) /
16	22/04	23/04	Programação em Neander
17	27/04	28/04	Exercícios
18	29/04	30/04	Computador Ahmes
19	04/05	05/05	Multiplicação
20	06/05	07/05	Multiplicação no computador Ahmes
21	11/05	12/05	Divisão
22	13/05	14/05	Divisão no computador Ahmes
23	18/05	19/05	Noções de Software básico. Montador Daedalus. Exercícios com Ahmes
24	20/05	21/05	<b>2ª Verificação de Aproveitamento</b>
	25/05	26/05	Semana Acadêmica – aulas suspensas
	27/05	28/05	Semana Acadêmica – aulas suspensas
25	01/06	02/06	Números em ponto fixo
26	03/06	04/06	Números em ponto flutuante
27	08/06	09/06	Códigos. <b>Enunciado do trabalho com Ahmes</b>
28	10/06	<b>11/06</b>	Códigos (turmas A,B) / Feriado (turma C)
29	15/06	16/06	Conceitos de Álgebra Booleana. Portas lógicas. (e Códigos turma C)
30	17/06	18/06	Elementos de hardware: flipflops, multiplexadores e decodificadores
31	22/06	23/06	Elementos de hardware: registradores, contadores, UAL e memória
32	24/06	25/06	Organização do Neander: elementos de hardware, memória e PC
33	29/06	30/06	Fluxo de dados e execução de instruções no Neander
34	01/07	02/07	<b>3ª Verificação de Aproveitamento</b>
	06/07	07/07	
	08/07	09/07	<b>Reservado para eventuais recuperações</b>
	10/07	10/07	Divulgação dos Conceitos Finais