

PUC-Minas - Ciência da Computação
ARQ1 – Guia 11
Período: 07-11/05/2012

Tema: Introdução à linguagem Verilog
Atividade: Arquitetura de Computador
Todos os programas deverão ser testados em simulador.

- 01.) Implementar um programa para o simulador de CPU para calcular o resultado da expressão aritmética abaixo, usando dados com 8 bits.

$$\text{dado04} = \text{dado01} + \text{dado02} + \text{dado03}$$

- 02.) Implementar um programa para o simulador de CPU para calcular o resultado da expressão aritmética abaixo, usando dados com 8 bits.

$$\text{dado04} = \text{dado01} - \text{dado02} + \text{dado03}$$

- 03.) Implementar um programa para o simulador de CPU para calcular o resultado da expressão aritmética abaixo, usando dados com 8 bits.

$$\text{dado04} = \text{dado01} * \text{dado02} + \text{dado03}$$

- 04.) Implementar um programa para o simulador de CPU para calcular o resultado da expressão aritmética abaixo, usando dados com 8 bits.

$$\text{dado03} = \text{dado01} / \text{dado02}$$

- 05.) Implementar um programa para o simulador de CPU para calcular o resultado da expressão aritmética abaixo, usando dados com 8 bits.

$$\text{dado03} = \text{dado01} \% \text{dado02}$$

Extras

- 06.) Implementar um programa para o simulador de CPU para calcular o resultado da expressão aritmética abaixo, usando dados com 8 bits.

$$\text{dado03} = 2 * \text{dado01} + 3 * \text{dado02}$$

- 07.) Implementar um programa para o simulador de CPU para calcular o resultado da expressão aritmética abaixo, usando dados com 8 bits.

$$\text{dado03} = \text{dado01} / 2 + \text{dado02} \% 2$$