Pontifícia Universidade Católica de Minas Gerais Ciência da Computação (Tarde)

ARQUITETURA DE COMPUTADORES I

PROPOSTA DE CRONOGRAMA

| AULA | DATA | DISTRIBUIÇÃO DE AULAS DE TEORIA | | |
|------|--------|--|--|--|
| 01 | 02/02 | Apresentação da disciplina – Introdução | | |
| 02 | 07/02 | Modelo de computador — Representação de dados | | |
| 03 | 09/02 | Sistemas de numeração | | |
| 04 | 14/02 | Sistemas de numeração | | |
| 05 | 16/02 | Aritmética inteira | | |
| 06 | 21/02 | Aritmética inteira | | |
| 07 | 23/02 | Aritmética de ponto flutuante | | |
| 08 | 28/02 | Aritmética de ponto flutuante | | |
| 09 | 02/03 | Avaliação somativa 01 | | |
| 10 | 14/03 | Álgebra de proposições | | |
| 11 | 16/03 | Álgebra de proposições | | |
| 12 | 21/03 | Circuitos lógicos combinacionais | | |
| 13 | 23/03 | Circuitos lógicos combinacionais | | |
| 14 | 28/03 | Simplificações de circuitos | | |
| 15 | 30/03 | Simplificações de circuitos | | |
| 16 | 04/04 | Diagramas de Mealy e Moore | | |
| 17 | 06/04 | Latches | | |
| 18 | 11/04 | Flip-flops | | |
| 19 | 13/04 | Registradores | | |
| 20 | 25/04 | Registradores de deslocamento | | |
| 21 | 27/04 | Avaliação somativa 02 | | |
| 22 | 02/05 | Contadores assíncronos | | |
| 23 | 04/05 | Contadores síncronos | | |
| 24 | 09/05 | Circuitos lógicos sequenciais | | |
| 25 | 11/05 | Seminários | | |
| 26 | 16/05 | Circuitos lógicos sequenciais | | |
| 27 | 18/05 | Arquitetura de microprocessadores – AU | | |
| 28 | 23/05 | Arquitetura de microprocessadores – LU | | |
| 29 | 25/05 | Arquitetura de microprocessadores – ALU | | |
| 30 | 30/05 | Avaliação somativa 03 | | |
| 30 | 01/06 | Arquitetura de microprocessadores – Memória | | |
| 31 | 06/06 | Arquitetura de microprocessadores – Controle | | |
| 32 | 13/06 | Arquitetura de microprocessadores – Instruções | | |
| 33 | 13/06 | Arquitetura de microprocessadores – Instruções | | |
| 34 | 15/06 | Avaliação somativa 04 | | |
| 35 | 20/06 | Arquitetura de microprocessadores – Integração | | |
| 36 | 22/06 | Reavaliação | | |
| | | | | |
| 72 | 62 h-a | Aulas teóricas previstas | | |

Pontifícia Universidade Católica de Minas Gerais Ciência da Computação (Tarde)

ARQUITETURA DE COMPUTADORES I

PROPOSTA DE CRONOGRAMA

Observações:

As atividades práticas acompanharão o desenvolvimento da teoria.

Exercícios entregues fora do prazo serão penalizados por um fator de depreciação mínimo de 0.75 dias em atraso, até o limite de uma semana, após o que <u>NÃO</u> mais serão aceitos para fins de avaliação somativa. No último mês letivo, o fator de depreciação será de 0.90, para qualquer entrega fora do prazo, independente dos dias em atraso.

A proposta abaixo poderá ser modificada durante o período, dependendo do aceite e sugestões do Colegiado do Curso.

As datas previstas para aplicação de cada avaliação deverão ser confirmadas, com antecedência, de acordo com o andamento do conteúdo teórico.

Ao final de cada mês será providenciada a publicação de valores provisórios acumulados até então, a título de acompanhamento das atividades já avaliadas.

| Proposta para verificações de aprendizagem: | | | | |
|---|----|---|------------|--|
| Teoria | 03 | avaliações somativas individuais (mínimo) | 40 pontos | |
| Prática | 15 | atividades práticas semanais (mínimo) | 25 pontos | |
| | 01 | prática investigativa individual | 05 pontos | |
| Outras | 01 | avaliação global | 30 pontos | |
| | | reavaliação (se necessária) | 70 pontos | |
| Total | | | 100 pontos | |

A reavaliação será feita no valor de 70 pontos e serão mantidos os valores obtidos dentre os 30 pontos de atividades práticas. Todos os pontos obtidos nesta etapa e na anterior serão somados e divididos por 2.

NÃO há avaliação substitutiva.

Na eventual perda de alguma avaliação (<u>e apenas nas condições previstas no Manual do Aluno</u>), procurar imediatamente o professor (dentro do prazo de uma semana, se possível), apresentar uma petição justificada, e agendar a reposição, caso seja aprovada. Em qualquer outro caso, a <u>avaliação terá valor igual a zero</u> e a reposição de pontos somente poderá ser obtida mediante o processo de reavaliação descrito acima.