

6 circuito aritmético implementado na representação residual não tem custo, como é sumarizado na tabela abaixo sua implementação se baseia em "shifts"

	C1	C2	C3	C4
MOD	34817	26113	21761	13057
256	1	1	1	1
15	2	-2	-4	-8
17	1	1	1	1

Se para a implementação do mesmo circuito aritmético em representação binária nós temos um custo de 6 subtrações / somadores como é mostrado na figura abaixo.

// Cost: 6 adds/subtracts 6 shifts 0 negations
// Depth: 3

