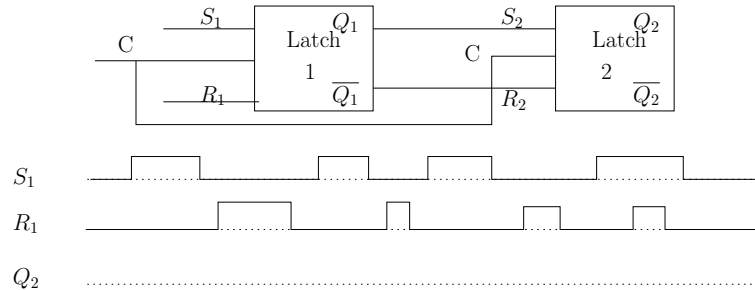




Registadores

- ① A figura abaixo mostra dois latches SR ligados em cascata. Desenhe a onda esperada na saída Q_2 .



- ② A figura anterior. Troque os latches por Flip-Flops e desenhe a onda esperada na saída Q_2 .

- ③ Assumindo que temos um Flip-Flop do tipo D, crie um circuito para convertê-lo em Flip-Flop JK.

- ④ O diagrama abaixo utiliza os CI 74LS75 (Duplo Flip-Flop JK) e CI 74LS112 (Duplo Latch D). Dada a configuração de entradas do diagrama e os sinais E, D e Reset, desenhe os sinais Q_0 , J_1 , Q_1

