Instruções lógicas

Instruções lógicas

 São 5 instruções lógicas: or, and, not, xor e test

Example			
Before	Instruction	Bitwise Operation	After
AX: E2 75	and ax,cx	1110 0010 0111 0101	AX A0 55
CX: A9 D7		1010 1001 1101 0111	
		1010 0000 0101 0101	SF1 ZF0
DX: E2 75	or dx,value	1110 0010 0111 0101	DX EB F7
value: A9 D7	7	1010 1001 1101 0111	SF1 ZF0
		1110 1011 1111 0111	Dr 1 Zr 0
DV 70.75			DV 4D AO
BX: E2 75	xor bx,0a9d7h	1110 0010 0111 0101	BX 4B A2
		1010 1001 1101 0111	SFO ZFO
		0100 1011 1010 0010	
AX: E2 75	not ax	1110 0010 0111 0101	AX 1D 8A
111. 112 70	noo un	0001 1101 1000 1010	111 115 021
		0001 1101 1000 1010	

A instrução and

- A instrução and é útil em três situações:
 - suportar expressões lógicas e operação bit a bit de linguagens de alto nível
 - limpar um ou mais bits
 - isolar um ou mais bits

A instrução and

Limpando bits através de uma mascara:

```
AL = 11010110 \leftarrow operand to be manipulated
BL = 11111100 \leftarrow mask byte
and AL, BL = 11010100
```

 Utilizando o bit mais significativo para ser o bit de paridade:

and AL,7FH

A instrução and

- Isolando bits para teste:
 - verifica se um número é par ou ímpar (ZF é configurado se o número for par):

- A instrução or é útil em duas situações:
 - suportar expressões lógicas e operação bit a bit de linguagens de alto nível
 - configurar um ou mais bits:

```
AL = 11010110B \leftarrow operand to be manipulated BL = 00000011B \leftarrow mask byte or AL, BL = 11010111B
```

Codificação do bit de paridade par

or AL,80H

• Se a quantidade de bits 1 nos sete bits menos significativos for impar configura o bit mais significativo para 1.

Recorta e cola bits:

```
and AL,55H; cut odd bits
and BL,0AAH; cut even bits
or AL,BL; paste them together
```

- A instrução **xor** é útil em três situações:
 - suportar expressões lógicas de linguagens de alto nível
 - alternar um ou mais bits
 - inicializar registradores

Alternando o bit de paridade:

```
01000001B ← even-parity encoded ASCII character A
xor 1000000B ← mask byte

11000001B ← odd-parity encoded ASCII character A
```

Criptografando dados:

```
; read a data byte into AL

xor AL,0A6H

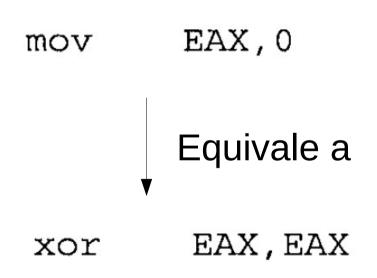
; write the data byte back from AL

01000010B ← ASCII character B

00100110B ← encryption key (mask)

01100100B ← ASCII character d
```

 Pode ser utilizado também para inicializar registradores:



A instrução **not**

• É utilizada para complementar bits (complemento de 1):

```
not AL inc AL
```

 suporta também operações lógicas e operação bit a bit de linguagens de alto nível

A instrução test

Realiza um and sem alterar o registrador de destino.

```
and AL, 1; Altera AL
;não altera AL
           test AL,1; mask = 00000001B
           jz even number
     odd number:
     even number:
```

Instruções lógicas de deslocamento

 Realizam deslocamento de bits. CF, ZF e OF são afetados

shl (SHift Left)

shr (SHift Right)

C statement	Assembly language instruction		
mask = mask>>2 (right-shift mask by two bit positions)	shr	SI,2	
mask = mask<<4 (left-shift mask by four bit positions)	shl	SI,4	

Instruções lógicas de deslocamento

Utilizada para criptografia:

```
AH = AL = 01000001B
; AL contains the byte to be encrypted
      AH, AL
mov
      AL, 4 ; move lower nibble to upper
shl
shr AH,4 ; move upper nibble to lower
               ; paste them together
      AL, AH
or
; AL has the encrypted byte
                                            AL = 00010000B
                                            AH = 00000100B
                                        AL,AH = 00010100B
                                  or
```

Instruções lógicas de deslocamento

 Pode ser utilizado também para multiplicar e dividir números por 2.

Binary number	Decimal value	
00011100	28	
00111000	56	
01110000	112	
11100000	224	
10101000	168	
01010100	84	
00101010	42	
00010101	21	

Exercícios

 Defina os valores dos registradores após a execução das instruções abaixo:

	Before	Instruction		After
(a)	BX: FA 75			
	CX: 31 02	and	bx,cx	BX, SF, ZF
(b)	BX FA 75			
	CX 31 02	or	bx,cx	BX, SF, ZF
(c)	BX FA 75			
	CX 31 02	xor	bx,cx	BX, SF, ZF
(d)	BX FA 75	not	bx	BX
(e)	AX FA 75	and	ax,000fh	AX, SF, ZF
(f)	AX FA 75	or	ax,0fff0h	AX, SF, ZF
(g)	AX FA 75	xor	ax,0ffffh	AX, SF, ZF
(h)	AX FA 75	test	ax,0004h	AX, SF, ZF