

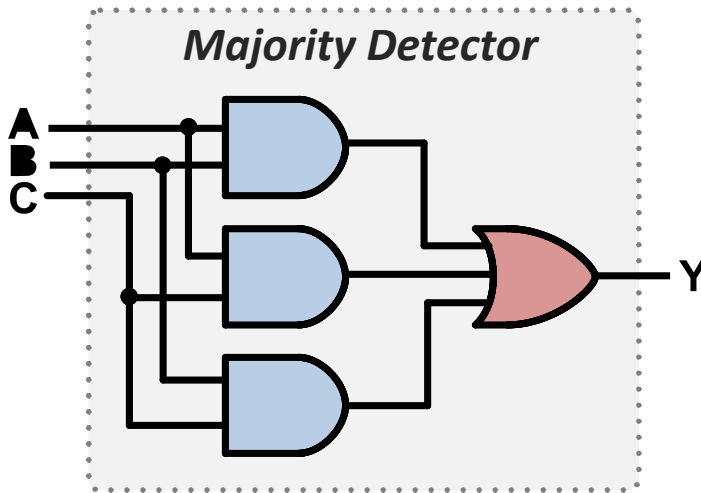
Introdução

Tarefa

Emulação na placa DE2
Envio do material

Tarefa

- Projetar, **simular** e implementar um **Majority Detector**
 - **Majority Detector**: saída em nível lógico alto sempre que a maioria dos bits de entrada estiver em nível lógico alto



$$Y = (A \text{ and } B) \text{ or } (A \text{ and } C) \text{ or } (B \text{ and } C)$$

Tabela verdade

A B C	Y
0 0 0	0
0 0 1	0
0 1 0	0
0 1 1	1
1 0 0	0
1 0 1	1
1 1 0	1
1 1 1	1