

# Relatório 01 - Laboratório de Arquitetura de Computadores

Luiz Junio Veloso Dos Santos - Matricula: 624037

20 de fevereiro de 2019

## 1. Circuitos no Logisim:

Figura 1: 1/2 somador

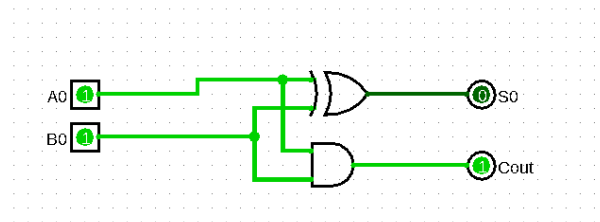


Figura 2: somador completo de 1 bit

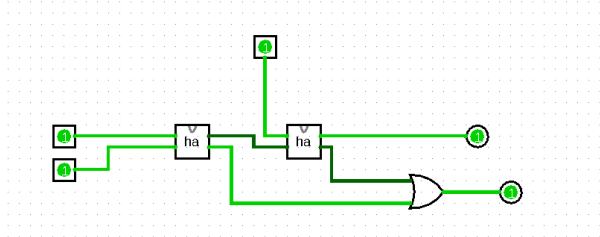


Figura 3: somador completo de 4 bits

