

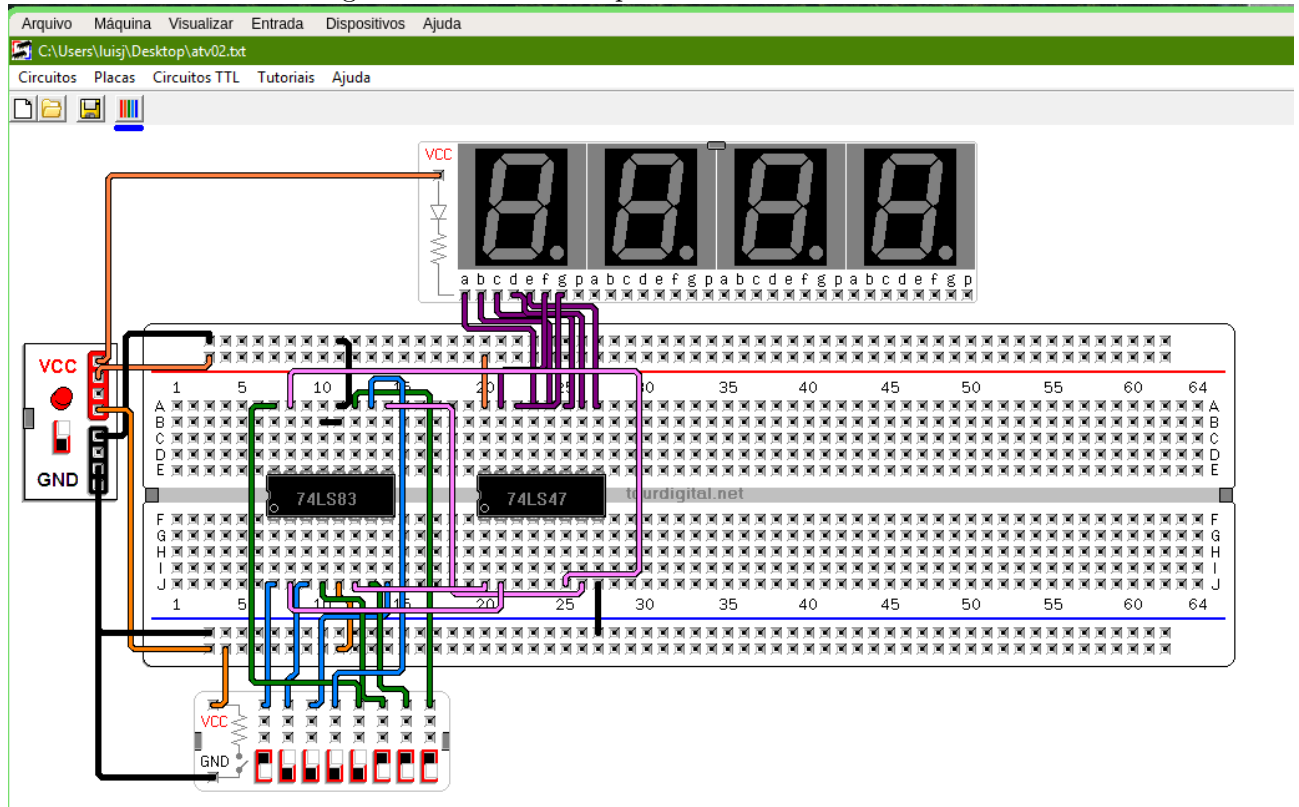
# Relatório 02 - Laboratório de Arquitetura de Computadores

Luiz Junio Veloso Dos Santos - Matricula: 624037

27 de fevereiro de 2019

## 1. Circuito no Simulador 97:

Figura 1: Somador completo CLA de 4 bits



## 2. Circuitos no Logisim:

Figura 2: Somador CLA de 4 bits

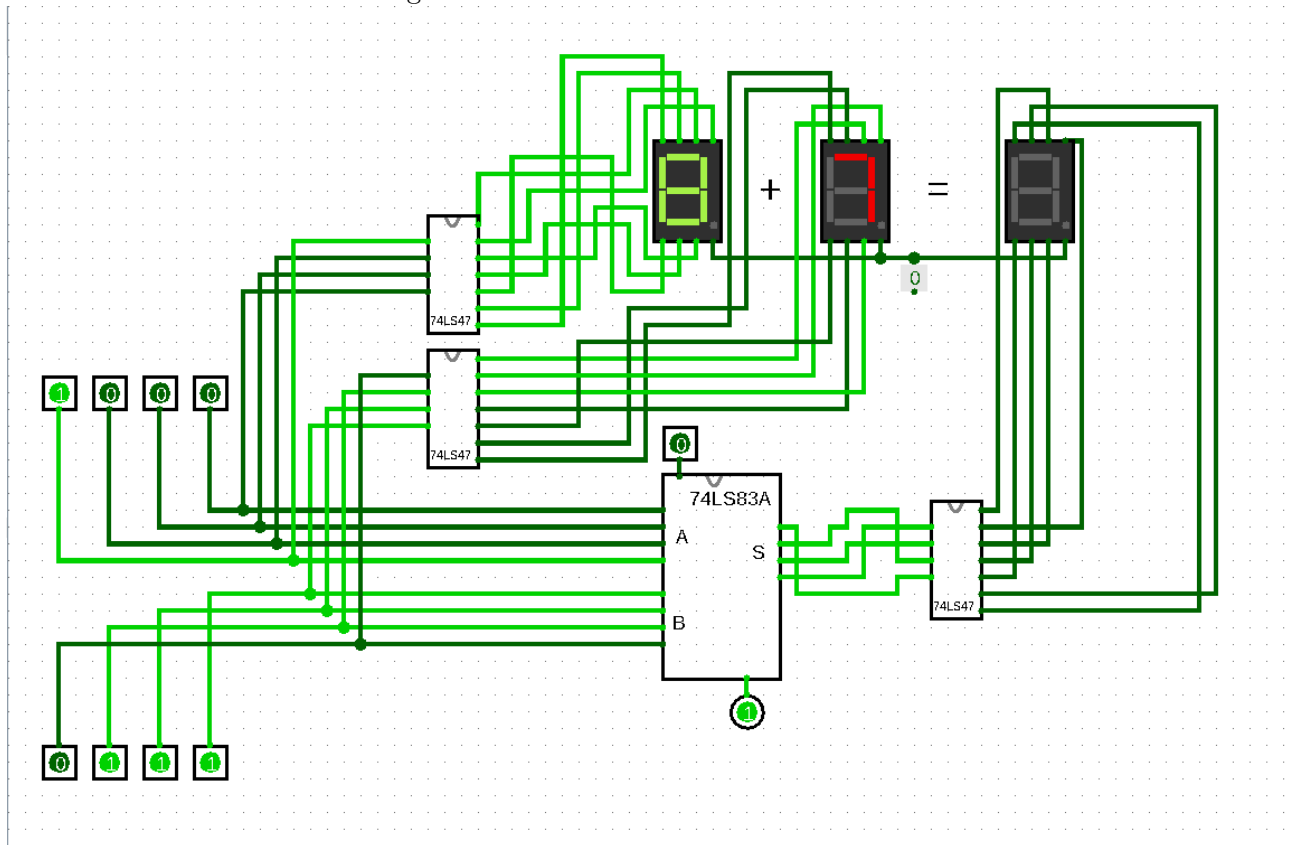


Figura 3: 74LS83A

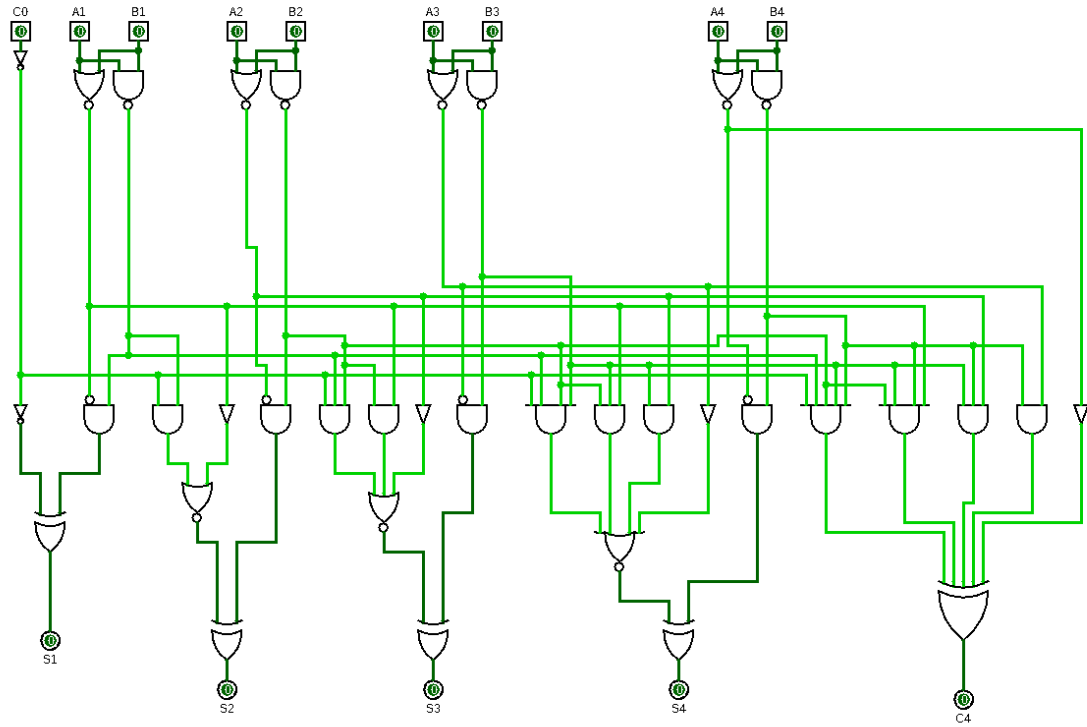


Figura 4: 74LS47 - Decodificador de 7 segmentos

