

## Rapport de réunion

## Semaine 2 - Dernières étapes

1. Ordre du jour

(les réponses sont en gras)

- Rapport écrit
  - La documentation et le ppt suffisent.
- Structure AW9523B,
  - une variable par pin ou part octet de pin ?
    - La structure est mise de côté pour une question de temps

2. Description

## 2.1 Carte E/S

## 2.1.1 Premier test

L'adresse de RLY80-B est exprimée en mode 'read' dans la documentation. La Library 'Wire' utilise celle indépendant du mode. Par exemple pour l'adresse par défaut de la doc dit '0x70' et a 'Wire' besoin de '0x38'. Voilà le tableau de conversion :

RLY80-B	Wire
0x70	0x38
0x72	0x39
0x74	0x3A
0x76	0x3B
0x78	0x3C
0x7A	0x3D
0x7C	0x3E
0x7E	0x3F

La carte AW9523B n'a pas ce problème.

En écriture, le 0x00 registre de RLY08-B modifie seulement l'état du relai concerné sachant que 0x01 change la valeur de tous les relais.

## 2.2 OpenPLC

## 2.2.1 Datatype

- Il est impossible de créer un nouveau type de données dans une librairie, elle doit être recrée à chaque projet.

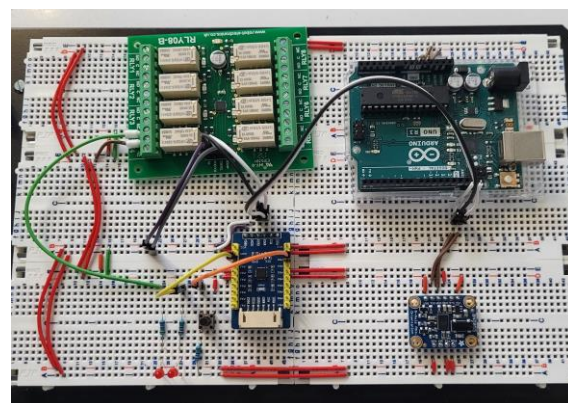


Figure 1 : Montage de test cartes I2C

```

Connecting to AW9523B
Connected
PA0: 0
A0, FB - 28 - 50 - 14
5, 0 - 38 - 70 - 1C
F2, F2 - 58 - B0 - 2C
  
```

Figure 2 : Full scan d'adresse avec reg 0x00 non nulle  
[reg 0x00], [reg 0x01] - [adr] - [adr<<1] - [adr>>1]

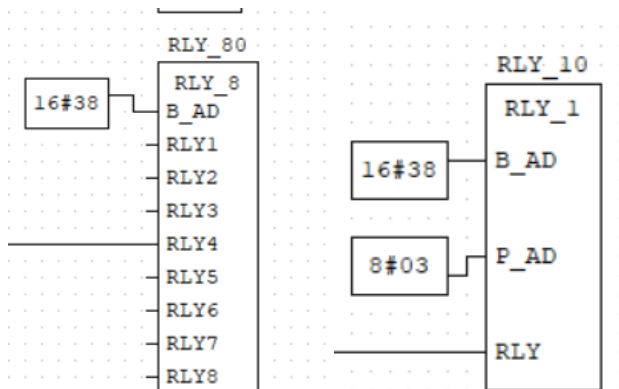
## Rapport de réunion

## 2.2.2 AW9523B

- Bloque fonctionnelle, sans configuration intelligente (configuration réalisé chaque cycle, indépendamment des autres bloque)

## 2.2.3 RLY08-B

- Adresse est de 0..7 pour le bloque RLY\_1 (comme DI/Q\_1) et est numéroté de 1..8 pour RLY\_8



- Bloque fonctionnel
- Dans les blocs OpenPLC, les adresses seront décalé pour que la premier soit 0x00

## 2.3 Rendu INSA

Les rendue pour ce projet seront les suivant :

- les blocs OpenPLC
- un projet de test
- un outil d'import des librairie compatible avec le code Arduino
- un journal de programmation
- une documentation pour les blocs + import
- une seconde pour la création de librairie
- un power point utilisé durant la soutenance

## 2.3.1 PPT

La présentation comportera les points suivant :

- Une description bref du sujet
- Une explication des outils mis en place
  - o Worklog
  - o Rapport de réunion
  - o Roadmap ...
- Une description des difficulté rencontrée et leur solutions :
  - o Capacité technique
  - o Forum

## Rapport de réunion

- Recherche
- Problématique reformuler au fil de l'eau

### 3. Objectif pour KW4

#### 3.1 Priorité des tâches

1. Outils d'import de la librairie
2. Documentation
  - a. "Tuto" import librairie
  - b. "Tuto" creation de librairie
3. Autre optimisation du code (peut probable d'aboutir)

### 4. Roadmap

- POC : Premier interfaçage – fin octobre
  - Prise en main
    - (-) Lecture des documentations
    - (-) Premier programme
    - (-) Premier block custom
    - ( ) Block communiquant en I<sup>2</sup>C
- E/S déporté – début novembre
  - Interfaçage d'une carte entre sortie I<sup>2</sup>C
    - (-) Câblage pour le test
    - (-) Création d'un block custom pour utilise la carte
    - ( ) Outil d'import des librairies
    - ( ) Documenter la réalisation (ce qui est pas dans la doc)
- Optimisation du code
  - Gestion des erreurs
  - Configuration des AW9523B intelligente
  - Bloque de changement d'adresse RLY08-B
- Développement d'une interface I<sup>2</sup>C native – abandonné
  - Etude de faisabilité
    - ( ) Familiarisation avec le code
    - ( ) Proposition d'une architecture (UML)
- Rendue INSA
  - PPT
- <Phase n> – <soft Deadline>
  - <Etape n>

Rapport de réunion

- ( ) <objectif>