

Rapport de réunion

Semaine 04 - Réunion de clôture

1. Ordre du jour

(les réponses sont en gras)

- Description des différents éléments
 - o Blocks OpenPLC
 - o Outil d'Importation
- GitHub

2. Description

Voici tout les chemin et complément d'information

2.1 GitHub

https://github.com/Mathieu-Giamberini/I2C-GIO_OpenPLC

2.2 Librairie

- Projet de test :
 - o Projet OpenPLC : 2_PLC/I2C - Test new block
 - o Schémas : 4_Doc/2_Bloque/shemas_montage_led-bp_test_i2c.pdf
 - o Photo : 1_Reunion/img/ES.jpg
- Librairie :
 - o AW9523B : 6_Import/lib/AW9523B.zip
 - o RLY08 : 6_Import/lib/RLY08.zip
- Point d'amélioration :
 - o AW9523B : la configuration des pins est fais tout les cycles et indépendamment des autres bloques. Aucune sécurité empêche d'utiliser le même pin en entré et en sortie.

2.3 Documentation

- Doc constructeur cartes E/S:
 - o AW9523B : 4_Doc/1_Carte/AW9523B.pdf
 - o RLY08 : robot-electronics.co.uk/htm/rly08i2c.htm
- Doc librairie :
 - o En commentaire des bloques
- Doc outil d'importation
 - o 4_Doc/2_Bloque/OpenPLC I2C - Doc - outil d'importation.pdf
 - o Point d'amélioration : Le contenu des fichiers n'est pas décrit (xml, h, txt, c) sauf pour une référence vers la documentation OpenPLC

Rapport de réunion

2.4 Outil d'importation

- Fichier python : 6_Import/OpenPLC Import Tool – vINSA
- L'outil n'a été testé que sur un ordinateur, il est possible qu'il reste des bugs qui surviendront que sur d'autre.

3. Roadmap

- POC : Premier interfaçage – fin octobre
 - o Prise en main
 - (-) Lecture des documentations
 - (-) Premier programme
 - (-) Premier block custom
 - (-) Block communiquant en I²C
- E/S déporté – début novembre
 - o Interfaçage d'une carte entre sortie I²C
 - (-) Câblage pour le test
 - (-) Création d'un block custom pour utilise la carte
 - (-) Outil d'import des librairies
 - (-) Documenter la réalisation (ce qui est pas dans la doc)
- Optimisation du code
 - o Gestion des erreurs
 - o Configuration des AW9523B intelligente
 - o Bloque de changement d'adresse RLY08-B
- Développement d'une interface I²C native – abandonné
 - o Etude de faisabilité
 - () Familiarisation avec le code
 - () Proposition d'une architecture (UML)
- Rendue INSA
 - o PPT
- <Phase n> – <soft Deadline>
 - o <Etape n>
 - () <objectif>