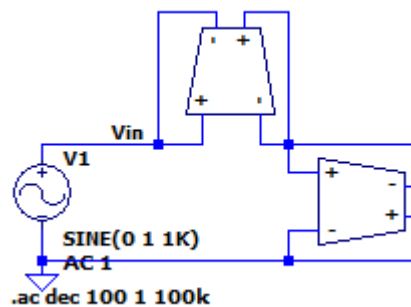
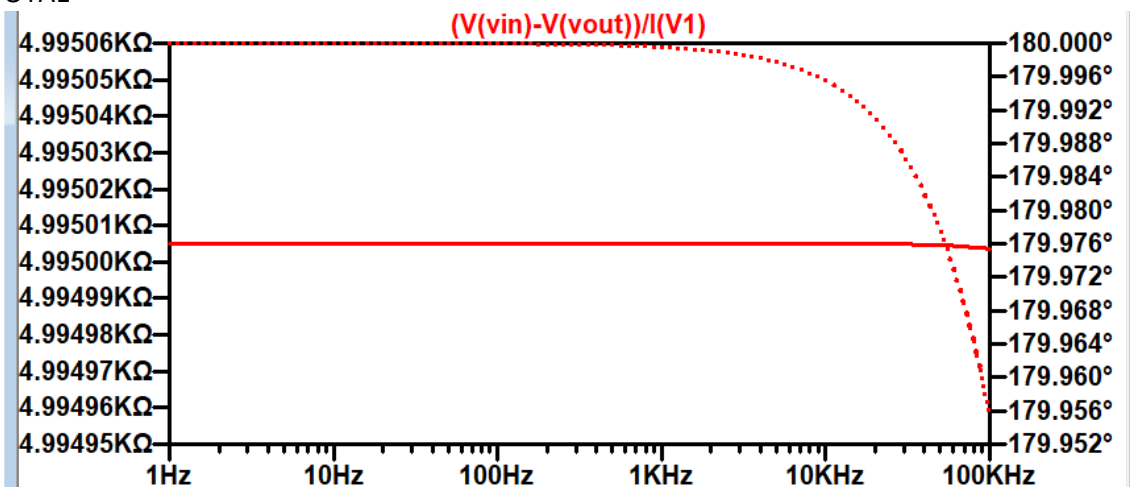


Para la simulación, se planteó el circuito en LTSpice:

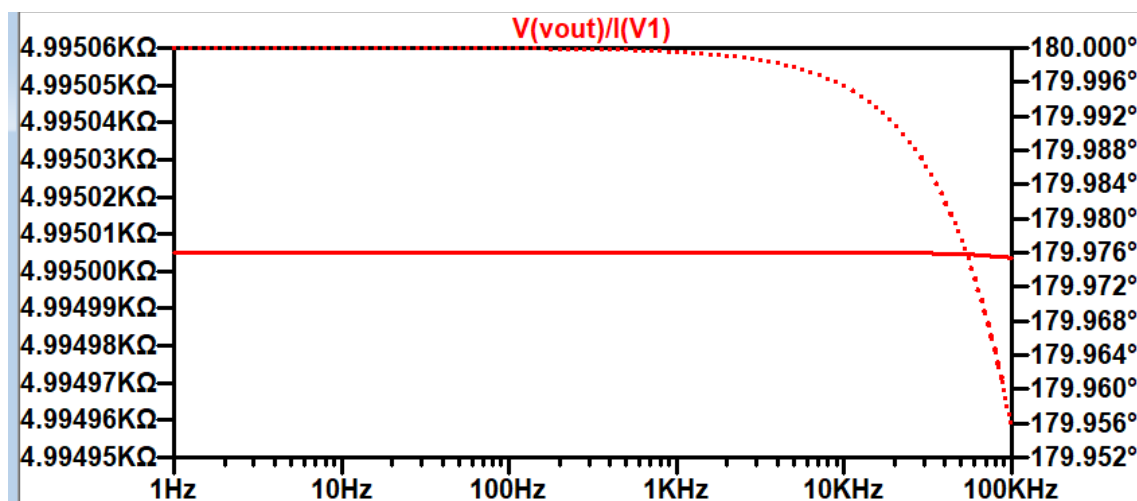


Al realizar la simulación, podemos ver que, fijando el g_m en $200\mu S$, se obtiene que la resistencia equivalente de cada OTA es de $5k\Omega$. Eso se puede visualizar simulando la resistencia de cada OTA a través de las trazas correspondientes:

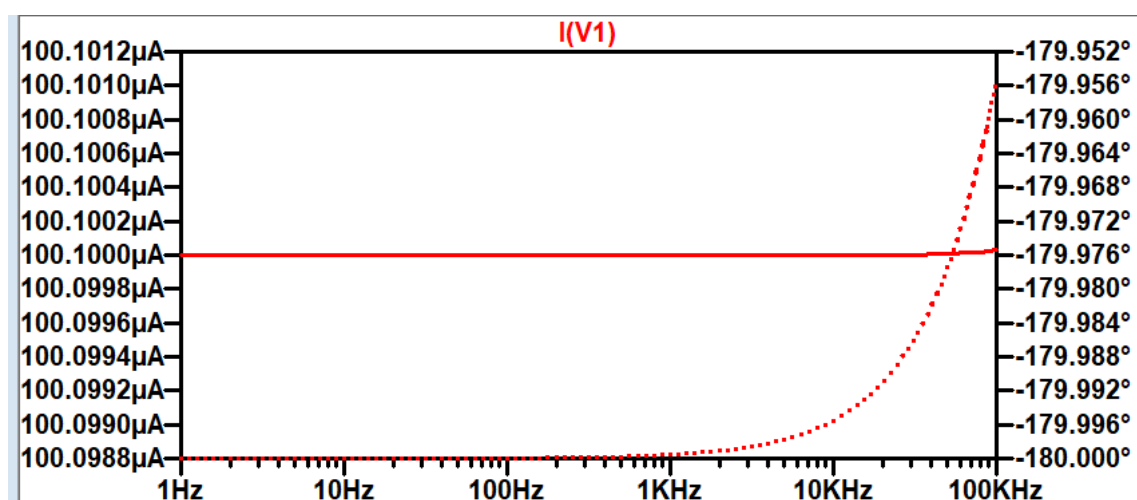
OTA1



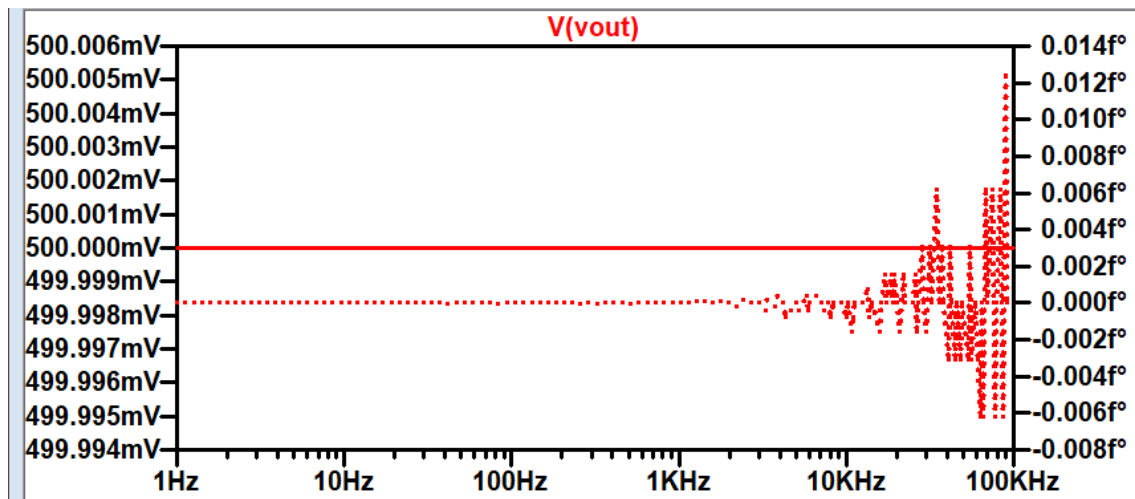
OTA2



La corriente circulando por el circuito es de 100uA ya que la asociación en serie de 2 resistencias de 5k nos dan como resultado una de 10k, provocando que, al estar excitado con una fuente de 1V, la corriente resultante sea efectivamente de 100uA.



Finalmente, se muestra el resultado de la transferencia, obteniéndose como resultado que a la salida del circuito se obtiene la mitad de la tensión de entrada, como era de esperarse ya que se trata de un divisor resistivo compuesto por resistencias del mismo valor:



Cabe destacarse que en todos los casos se observan ciertas fluctuaciones en la fase de las simulaciones. Esto se debe al modelo de OTA diferencial adoptado para los ensayos.