

Organización de Computadoras

Práctica 1 Representación en Punto Fijo

Números sin signo y números con signo. Operaciones aritméticas. Flags.

OBJETIVOS

1. Representar e interpretar números sin signo y números con signo.
2. Realizar operaciones aritméticas e interpretar los flags de acarreo, cero, overflow y negativo.

BIBLIOGRAFÍA

1. “Organización y Arquitectura de Computadoras” de W. Stallings, capítulo 8.
2. Apunte 1 de la cátedra, “Sistemas de Numeración: Sistemas Enteros y Punto Fijo”.

1. Represente cada uno de los siguientes números en los sistema BSS, BCS, Ca1, Ca2 y Ex2, todos restringidos a 8 bits. En los casos que no se pueda representar, aclarar por qué.

Los positivos se representan igual en los sistemas BSS, BCS, Ca1 y Ca2. Para estas representaciones y para Ex2 y números negativos, consultar el apunte y material adicional sobre números binarios.

Decimal	BSS	BCS	Ca1	Ca2	Ex2
0					
1					
45					
90					
127					
128					
130					
255					

256					
-1					
-7					
-56					
-90					
-127					
-128					
-139					
0,75					
2,5					

2. Interprete las siguientes cadenas de 8 bits en los sistemas BSS, BCS, Ca1, Ca2 y Ex2.

Cadena	BSS	BCS	Ca1	Ca2	Ex2
00000000					
00000001					
11111110					
01111111					
11111111					
00010001					
10101010					
01100110					

3. Calcule el rango y resolución de un sistema de punto fijo en BSS con 7 bits de parte entera y 3 de fraccionaria y de un sistema de punto fijo en BCS con 1 bit de signo, 5 bits de parte entera y 4 de fraccionaria.

Sistema	Rango		Resolución
	Desde (mínimo)	Hasta (máximo)	
BSS con 7 bits de parte entera y 3 bits de parte fraccionaria			
BCS con 1 bit de signo, 5 bits de parte entera y 4 bits de parte fraccionaria			

4. Represente los siguientes números en los sistemas del ejercicio 3. Si no es posible obtener una representación exacta, indique cuál es la más próxima y calcule en ese caso el error cometido. Si el número a representar está fuera del rango del sistema, señale que ese número "NO SE PUEDE REPRESENTAR".

Decimal	BSS con 7 bits de parte entera y 3 bits de parte fraccionaria	BCS con 1 bit de signo, 5 bits de parte entera y 4 bits de parte fraccionaria
7		
15,125		
2,2		
8,001		
123,25		
50,50		
120		

1,2		
1,25		
35		
-1,25		
1,0625		
-1,5625		
-35,5		

5. Interprete las siguientes cadenas en los sistemas del ejercicio 3.

Cadena	BSS con 7 bits de parte entera y 3 bits de parte fraccionaria	BCS con 1 bit de signo, 5 bits de parte entera y 4 bits de parte fraccionaria
0000000000		
0101010101		
1000000000		
1111111110		
1111111111		
1010101010		

0111111111		
0110110110		

6a. Represente los números 0, 1, 3, 8, 12, 13, 22, 35, 99, 100 y 1255 en los sistemas BCD y BCD empaquetado.

Decimal	BCD	BCD empaquetado
0		
1		
3		
8		
12		
13		
22		
35		
99		
100		
1255		

6b. Describa, con el mayor nivel de detalle posible, un procedimiento para calcular sumas en BCD.

6c. Sin considerar representación de signo, realice las siguientes operaciones en BCD

Operación	Reescribir la operación en BCD	Resultado en BCD
32 + 45		
22 + 89		
1307 + 708		

7. Escriba los números 13160, 2988, 927 y 87127 en los sistemas BCD, BCD empaquetado y BSS. Observe la cantidad de bits necesarios. ¿Qué conclusiones saca respecto de las ventajas y desventajas del sistema BCD sobre BSS?

Decimal	BCD	BCD empaquetado	BSS
13160			
2988			
927			
87127			

8. Haga el pasaje de binario a hexadecimal y de hexadecimal a BCH en forma directa (sin utilizar sistema decimal). ¿Por qué cree que el sistema hexadecimal es muy utilizado?

Binario a Hexadecimal		Hexadecimal a BCH	
1010000010000		2801	
1110001011101		1C5D	
111010011001011		78AB	
1001111100100011		F79A	
1110101011001010		7EF1	
101101101011010		324A	

9. Calcule el resultado de realizar las sumas (ADD) y restas (SUB) indicadas a continuación. Calcule el valor en el que quedarán los flags luego de realizada cada operación. La cantidad de bits de los operandos restringe la cantidad de bits del resultado.

El flag C indica acarreo en la suma o borrow en la resta.
 El flag Z indica que todos los bits del resultado son cero.
 El flag V indica que se produjo overflow si se interpreta en Ca2.
 El flag N indica un resultado negativo si se interpreta en Ca2.

Operación	Resultado	C	Z	V	N
00011101 +00011011					
01110000 +11110001					
00011101 -00011011					
01110000 -11110001					
10011101 +01110010					

01001100 +01110000					
10011101 -01110010					
01001100 -01110000					
01110110 +01110001					
11001100 +11110000					
01110110 -01110001					
11001100 -11110000					
10111001 +11100011					
10000000 +10000000					
10111001 -11100011					
10000000 -10000000					
00111010 +00001111					
00000000 +10000000					

00111010 -00001111					
00000000 -10000000					

10. Suponga que las cadenas de cada operación del ejercicio 9 eran números representados en BSS, BCS, Ca1, Ca2 y Exceso2. Interprete el resultado obtenido y verifique si fue correcto. En caso de que la operación haya dado resultado incorrecto, indicar la posible cadena de bits que representa el resultado correcto.

Operación	¿Fue correcta si se interpreta en... ?				
	BSS	BCS	Ca1	Ca2	Ex2
00011101 +00011011					
01110000 +11110001					
00011101 -00011011					
01110000 -11110001					
10011101 +01110010					
01001100 +01110000					
10011101 -01110010					

01001100 -01110000					
01110110 +01110001					
11001100 +11110000					
01110110 -01110001					
11001100 -11110000					
10111001 +11100011					
10000000 +10000000					
10111001 -11100011					
10000000 -10000000					
00111010 +00001111					
00000000 +10000000					
00111010 -00001111					
00000000 -10000000					

11. Referido al ejercicio 9 sobre la operación ADD: Observando cuáles resultados fueron correctos y cuáles fueron incorrectos y relacionándolos con los flags, describa una regla para determinar la correctitud de la operación ADD en el sistema BSS con la mera observación de los flags (sin verificar la operación pasando de binario a decimal).

12. Trabaje de forma similar al ejercicio 11 pero con la operación SUB en el sistema BSS. Luego trate de descubrir reglas análogas para ADD y SUB para el sistema Ca2, basándose en los ejercicios cuya cadena resultado es diferente de la correcta y observando los flags.

13. Considere en el ejercicio 9, que el punto o coma fraccionaria se encuentra entre el bit 2 y el 3. Interprete el valor que tendrán las cadenas de bits que representan los operandos y los resultados como BSS y como Ca2. Observe los flags. ¿Qué concluye con respecto a la correctitud de los resultados?

Por ejemplo, considere a la primera operación solicitada como se muestra a la derecha.

000111,01

Recuerde que la coma es solo ilustrativa y no forma parte de las cadenas binarias.

+000110,11

14. Escriba todas las cadenas de los sistemas BSS, BCS, Ca1, Ca2 y $Ex2^{n-1}$ restringido a 4 bits. Considere el punto (o coma fraccionaria) fijo en cada una de todas las posibles posiciones (son 5 posibilidades en total, considerando que el punto fijo puede estar colocado a la izquierda del MSB y a la derecha del LSB) y obtenga el rango y resolución de cada uno de los sistemas de punto fijo resultantes. ¿Cuántas cadenas se pueden escribir en cada caso? ¿Cuántos números se pueden representar en los distintos sistemas?

15. Defina el sistema Exceso a M (donde M es un entero cualquiera).

16. Describa mecanismos para sumar y restar en BCS, Ca1 y Exceso, en base al análisis de los resultados y flags del punto 9, realizando la interpretación de los operandos y resultados en los distintos sistemas de representación citados. Observe de qué manera (qué operaciones deberían realizarse y en qué caso) se llegaría al resultado correcto.

17. Interprete las siguientes cadenas en los sistemas Ca_2 y $\text{Ex}2^{n-1}$ (con $n=8$). ¿Qué pasa en el último caso?

Binario	Decimal (interpretado en Ca_2)	Decimal (interpretado en $\text{Ex}2^{n-1}$)
00100110		
11011000		
00111000		
00000000		
10000000		