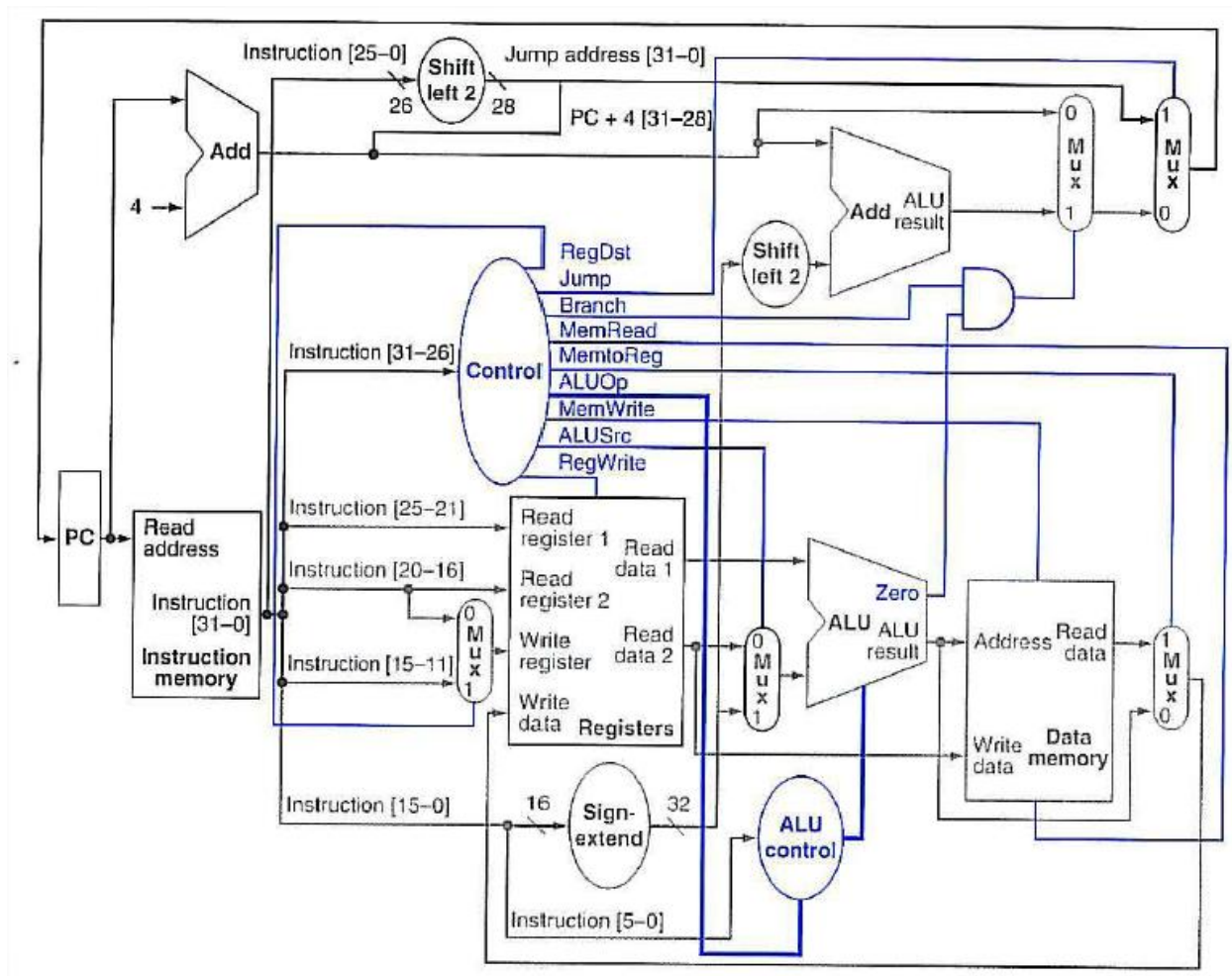


دانشجویان عزیز ،

برای درس آزمایشگاه معماری شما پروژه ایی تعریف شده است : شما می بایستی سیستم پردازنده MIPS در حالت Single Cycle را به صورت سخت افزاری پیاده سازی نموده و بعد آن را بر روی برد FPGA که در دست خواهید داشت آپلود کرده و نتیجه را ببینید.

قسمت اعظمی از فهم شما از درس معماری به انجام این پروژه بستگی دارد. پروژه ایی ارزش علمی خواهد داشت که حتما به صورت سخت افزاری جواب دهد. (کد تنها بدون خروجی هیچ ارزشی ندارد)  
برای آسانی کار ، این پروژه به سه فاز تقسیم شده است. لطفا آن را در موعد مشخص شده انجام دهید و هر گونه سوالی را در سایت بپرسید.  
در هر فاز باید قسمتی از شکل زیر را پیاده سازی کنید.



خواهشا سعی نمایید به مانند برنامه تعیین شده پیش روید تا بتوانید به موقع این پروژه را به پایان برسانید.

با تشکر

تیم آموزش درس آزمایشگاه معماری