# گزارش کار آزمایش شماره ۹ و ۱۰ – آزمایشگاه مدارهای الکتریکی

تهیه و تنظیم:

متین سجودی [۱۴۰۱۴۴۲۱۰۲۵] (مهندسی کامپیوتر) فرین بهادری [۹۹۴۴۲۱۰۰۷] (مهندسی کامپیوتر)

این آزمایش در ساعت ۱۰:۳۰ صبح روز شنبه، ۲۴ آذرماه ۱۴۰۳ انجام شده.

#### ابزار و وسایل مورد نیاز:

• منبع تغذیه، ولت متر، اهم متر، مقاومت مجهول، مقاومت متغیر، مقاومت  $k\Omega$ ، اوسیلوسکوپ ، سیگنال ژنراتور سلف و خازن

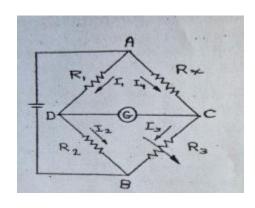
### اهداف آزمایش:

- ۱- اندازه گیری مقاومت به روش پل وتستون
  - ۲- رزونانس (تشدید سری)

## شرح آزمایش:

برای انجام آزمایش، ابتدا مدار را مطابق با شکل نشان دادهشده می بندیم. این فرآیند به این صورت است که ابتدا بخش لوزی شکل مدار را متصل می کنیم. سپس یک ولتمتر را به صورت موازی در امتداد قطر لوزی قرار می دهیم. در گام بعدی، نقطه **B**را به قطب مثبت منبع تغذیه و نقطه **A**را به قطب منفی منبع تغذیه و متصل می کنیم. در نهایت، ولتاژ منبع تغذیه را روی مقدار **13.5ولت** تنظیم می کنیم تا مدار برای آزمایش آماده شود.

این روش بهطور دقیق تنظیمات موردنیاز برای مطالعه ولتاژ و بررسی عملکرد مدار را تضمین میکند.



#### هدف آزمایش

هدف از این آزمایش اندازه گیری ولتاژ دو سر ولتمتر و تنظیم مقاومتهای مدار به گونهای است که ولتاژ نشان داده شده توسط ولتمتر برابر صفر شود. در این حالت، داریم:

$$V_CB = V_DB$$

9

$$V_AC = V_AD$$

با استفاده از قانون اهم و روابط فوق، رابطه زیر به دست می آید:

$$R_X = (R_1 / R_2) \times R_3$$

مقدار مقاومت مجهول ( $R_3$ ) را به کمک اهم متر اندازه گیری کردیم که مقدار ۱۰  $k\Omega$  به دست آمد. با جایگذاری این مقدار در رابطه بالا، نتیجه زیر حاصل می شود:

$$R_X = 3.7 k\Omega$$

هرچند مقدار اندازه گیری شده توسط اهم متر کمی متفاوت از مقدار محاسبه شده است. این تفاوت ناشی از خطای دستگاه اهم متر، خطای ذاتی مقاومتها و خطاهای طبیعی سیستم به صورت کلی است.

#### نتیجهگیری پل وتسون

در پل وتستون، زمانی که جریان ولتمتر صفر میشود، تعادل ولتاژ بین شاخههای مدار برقرار است. از این حالت تعادل میتوان برای محاسبه مقاومت مجهول استفاده کرد. این روش بسیار دقیق بوده و برای اندازه گیری مقاومتهای کوچک یا بزرگ با دقت بالا کاربرد دارد.

### شرح آزمایش۹:

در مدارات سلفی، ولتاژ نسبت به جریان 90درجه جلوتر (پسفاز) و در مدارات خازنی 90درجه عقب تر (پیشفاز) است. در این آزمایش، سه المان مقاومت، سلف و خازن را به صورت سری به منبع جریان متناوب (AC)وصل می کنیم.

تشدید الکتریکی در مدار AC زمانی رخ میدهد که تأثیرات دو راکتانس (سلف و خازن) برابر اما مخالف یکدیگر باشند. در این شرایط، روابط زیر برقرار است:

- $V_a = -V_1 \bullet$
- $|I_a \cdot X_a| = |I_l \cdot X_l|$ 
  - $|X_a| = |X_1|$  •
- $1/(2\pi fC) = 2\pi fL$ 
  - $4\pi^2 f^2 LC = 1$  •

فرکانس تشدید از رابطه زیر به دست میآید:

- $f = 1 / (2\pi VLC)$ 
  - $\omega = 1 / VLC$  •

با جایگذاری مقادیر موجود در فرمول، مقدار زیر به دست آمد:

f ≈ 33.92 Hz •

این مقدار به عنوان فرکانس تشدید شناخته می شود. در این فرکانس، راکتانسهای خازن و سلف یکدیگر را خنثی می کنند و ترکیب LC به صورت اتصال کوتاه عمل کرده، در نتیجه تنها مقاومت R مخالف جریان جاری در مدار است.

### مراحل آزمایش:

- اً. ولتاژ منبع را روی V = V تنظیم می کنیم و مدار را به منبع متصل می کنیم (سر قرمز به سر مقاومت و سر سیاه به سر خازن).
  - ۲. سیم پروب را میان سلف و مقاومت قرار داده و سیم زمین را به خازن متصل میکنیم.
- ۳. همانطور که در نمودار **امپدانس –فرکانس** مشاهده میشود، با نزدیک شدن به نقطه فرکانس تشدید، مقدار امپدانس کاهش مییابد.
- ۴. با تغییر فرکانس سیگنال ژنراتور، تغییرات نمودار در اوسیلوسکوپ بررسی میشود. زمانی که فرکانس به مقدار فرکانس تشدید نزدیک میشود، نمودار اوسیلوسکوپ شبیه به خط صاف خواهد بود.

با توجه به اینکه در مدارات سری جریان گذرنده از تمامی المانها با یکدیگر برابر است، تغییرات ولتاژ نیز بر این اساس مشاهده میشود. در نهایت، مشاهده شد که فرکانس تشدید اندازه گیری شده بر روی اوسیلوسکوپ اندکی با مقدار محاسبه شده متفاوت است که این اختلاف به دلیل وجود پارازیتها و خطاهای ذاتی المانهای مدار است.

نتیجه گیری: حالت تشدید در مداری که شامل سلف و خازن است، زمانی رخ می دهد که مقدار راکتانسهای این دو المان برابر و مخالف یکدیگر باشند. در این شرایط، ترکیب سلف و خازن به صورت اتصال کوتاه عمل کرده و تشدید صورت می گیرد. این پدیده در مدارهای سری به دقت بالایی برای اندازه گیری فرکانس تشدید کمک می کند.

# تصاویر مربوط به آزمایش:





