





Главная ► Техника ► ОСНОВЫ ЭЛЕКТРОТЕХНИКИ, МИКРОЭЛЕКТРОНИКИ И УПРАВЛЕНИЯ В 2 Т. ТОМ 2

Последовательный и параллельный код

Существует, по крайней мере, два способа передачи информации числа (или кода) - параллельный и последовательный.

В случае параллельной передачи информация о состоянии двоичного N-разрядного регистра (R/) по N проводам +1 (общая земля) поступает на информационные входы D регистра (ЛД состоящего из N D-триггеров. Если одновременно подать импульс считывания на все C входы триггеров регистра, то информация с регистра R/перепишется в регистр B.2-

В случае последовательной передачи информация о числе передается с помощью последовательности импульсов. Эти импульсы должны иметь равную длительность, а амплитуда должна соответствовать 0 и 1. При передаче информации в приёмник информации должен поступать сигнал «начало передачи» и «конец передачи». Для передачи информации требуется только два провода.

Сдвиговый регистр

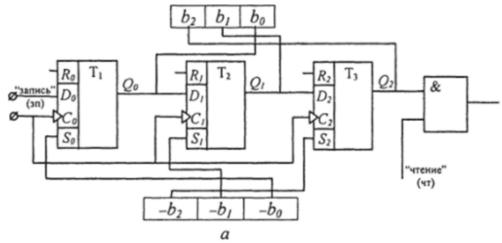
Сдвиговый регистр предназначается для преобразования последовательного кода в параллельный код и обратно - параллельного кода в последовательный.

На рис. 9.37 представлена схема, состоящая из трёх D- триггеров *(а)* и таблица состояния сдвигового регистра *(б)*.

Каждый 2-выход триггера соединён с ?>-входом последующего триггера. Все C-входы триггеров объединены.

Если принять, что информация с D-входа передаётся на *Q*- выход после окончания «переднего фронта» (или «заднего фронта»), то при одновременном поступлении импульса на все C-входы триггеров состояние g-выхода последующего триггера будет определяться состоянием g-выхода предыдущего триггера в момент возникновения импульса.

В исходном состоянии триггеры: 7у=О, 7У=0, 7ј=0.



Импульс С0 С1 С2	Bx Do	Вых	Bx D ₁	Вых	Bx D ₂	Вых	Код		
исх приём	0	<i>Q</i> ₀	0	<i>Q</i> ₁	0	Q_2	b ₂ 0	<i>b</i> , 0	<i>b</i> ₀
1 зп	1								
сд ->		1	1	0	0	0	0	0	1
2 зп	I								
сд ->		1	1	1	0	0	0	1	1
3 зп	0								
сд ->		0	0	0	0	1	1	1	0
передача									
исх	0	0	0	0	0	0	0	0	0
ЗП	0	0	0	1	1	1	1	1	0
1 чт									→ 1
сд ->	0	0	0	0	0	1	1	0	0
2 чт									→ 1
сд ->	0	0	0	0	0	0	0	0	0
3 чт									→ 0
сд->	0	0	0	0	0	0	0	0	0

б

Рис. 9.37. Схема из трёх D-триггеров (a) и таблица состояния сдвигового регистра (б)



БЕСПЛАТНАЯ ОЦЕНКА СТОИМОСТИ НА САЙТЕ