

LABORATORIO II

Medición de Impedancias con Amplificador Lock In

HORST, RAÚL TOMÁS

ROQUETA, MATÍAS DANIEL

Centro Atómico Bariloche y Instituto Balseiro, Comisión Nacional de Energía Atómica

Resumen

Introducción

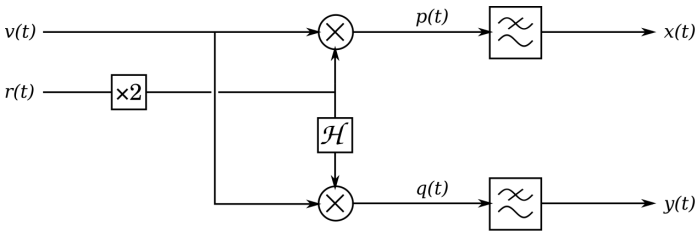


Figura 1: es un lockin

En la figura 1 hay un lockin

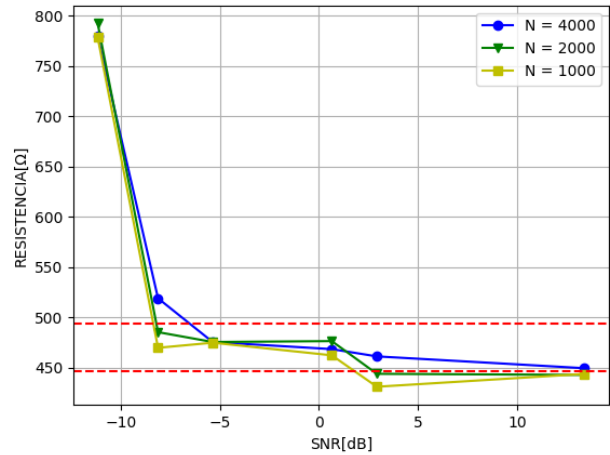


Figura 2: RvsSNR

Método Experimental

En primer lugar se ensambló el circuito de la F1. sobre un protoboard. Con ésto se evaluó el funcionamiento del lock-in en un circuito de carácter puramente resistivo en donde se pudo obtener el valor de la resistencia de carga RL.

Se utilizaron dos generadores de señal RIGOL DG4102 para poder generar la señal de referencia y el ruido. Para sumar éstas dos señales se tuvo que "flotar"[1] la tierra de uno de los generadores dado que éstos no poseen tierra propia, sino que utilizan la de la red eléctrica.

Para la realización del lock-in se implementó un script en python como se puede ver en el apéndice. En el código se importó la librería del conversor analógico digital USB-1408FS de la línea MEASUREMENT COMPUTING para poder calibrarlo y realizar las mediciones. Se implementaron las etapas de la 1, en donde se optó por utilizar filtros FIR dada su versatilidad y sencillez.

Resultados

Se midió el valor de RL en función de la relación señal a ruido en la entrada para tres filtros FIR de distintos orden. Se puede apreciar que el filto óptimo es el de mayor orden, dado que se utilizan mayor cantidad de mediciones para generar las señales medidas.

Para comprobar que el límite de funcionamiento del lock-in no está limitado por el orden del filtro elegido sino por la SNR a la entrada se realizaron distintas mediciones sobre el valor RL (dada la simpleza del circuito) para un valor de SNR a la entrada de -22.5dB para distintos filtros como se explyea en la figura 3. Se aprecia un valor mas acercado al tabulado cuando se aumenta el orden del filtro, sin embargo está lejos de entrar en la cota del error tabulado, y ésto afirma que el limitante en éste lock-in es el ruido a la entrada.

ESTARIA BUENO QUE EL ULTIMO PTO DE LA GRAFICA 3 ESTE MAS ARRIBA PARA PODER HACER ESTA AFIRMACION VER SI CONVIENE PONER EN A TRABAJO FUTURO O MOVER EL PTO

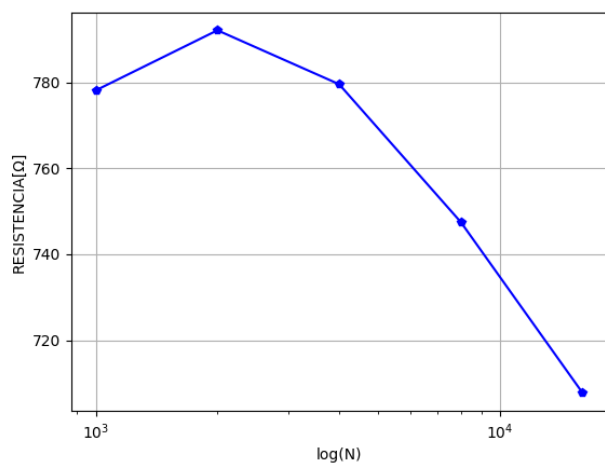


Figura 3: RORDEN

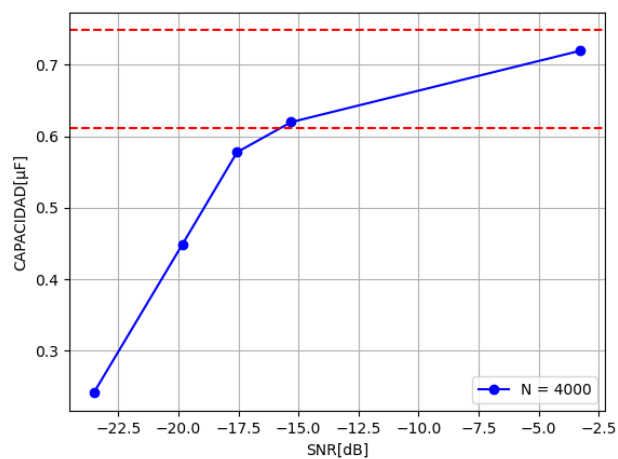


Figura 4: RvsSNR

Por último se armó el circuito de la F3. Con ésto se midió el valor de la capacidad CL para poder comprobar el funcionamiento del lock-in en impedancias complejas.

Discusión

Conclusiones

Apéndices

Apéndice 1 - si pinta meter un apéndice