

LABORATORIO II

Medición de Impedancias con Amplificador Lock In

HORST, RAÚL TOMÁS

ROQUETA, MATÍAS DANIEL

Centro Atómico Bariloche y Instituto Balseiro, Comisión Nacional de Energía Atómica

Resumen

Introducción

Un amplificador lock in es un dispositivo electrónico capaz de extraer la fase y amplitud de una señal de banda angosta medida en un ambiente ruidoso.

El funcionamiento del lock in requiere información de la dependencia temporal de la señal de interés, que es aportada por una señal de referencia. Según la implementación, la señal de referencia puede ser inyectada al lock in de una fuente externa o generada internamente.

El lock in recupera la señal de interés multiplicando a esta por la referencia en fase y cuadratura, y aplicando un filtro pasa bajo al producto de señales. Este proceso es llamado *demodulación coherente*.

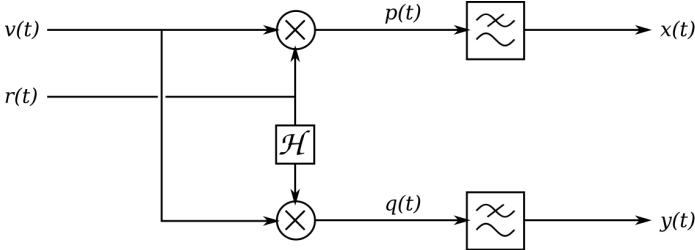


Figura 1: Una señal de entrada $v(t)$ es inyectada al lock in. Posterior a la demodulación coherente, se extrae la señal de interés $z(t) = x(t) + jy(t)$

La figura 1 presenta un circuito lock in típico. El bloque transformada de Hilbert para una referencia senoidal corresponde a un desfase de 90° . La señal de salida se obtiene en forma de parte real e imaginaria, pero típicamente se expresa en forma amplitud y fase

$$z(t) = x(t) + jy(t) = R(t)e^{j\Phi(t)}$$

Donde la amplitud y fase se obtienen de las ecuaciones

$$R(t) = \sqrt{x^2(t) + y^2(t)} \quad \Phi(t) = \arctan \frac{y(t)}{x(t)}$$

Para comprender el comportamiento esperado del demodulador coherente resulta útil visualizar las señales involucradas en el dominio de la frecuencia, análisis que se realiza en la figura 2.

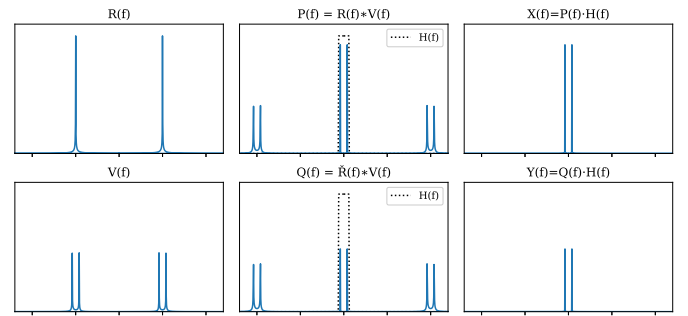


Figura 2: Realización en ausencia de ruido de las señales presentes en la figura 1 representadas en el dominio de la frecuencia, incluida la respuesta en frecuencia del filtro.

La salida $z(t)$ del demodulador coherente se puede interpretar como la entrada $v(t)$ transportada a banda base. Por este motivo la frecuencia de corte del filtro pasa bajos se debe elegir tal que acepte el ancho de banda de la señal a medir.

Método Experimental

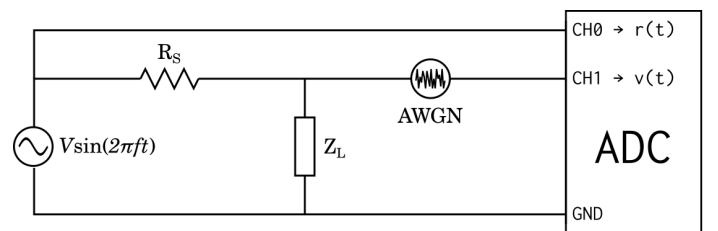


Figura 3: El circuito

En primer lugar se midió la frecuencia máxima de muestreo que permitía el dispositivo de medición.

Luego se ensambló el circuito de la figura 3. sobre un protoboard. Con ésto se evaluó el funcionamiento del lock-in en un circuito de carácter puramente resistivo en donde se pudo obtener el valor de la resistencia de carga RL.

Se utilizaron dos generadores de señal RIGOL DG4102 para poder generar la señal de referencia y el ruido. Para sumar éstas dos señales se tuvo que "flotar"[1] la tierra de uno de los generadores dado que éstos no poseen tierra propia, sino que utilizan la de la red eléctrica.

Para la realización del lock-in se implementó un script en python como se puede ver en el apéndice. En el código se importó la librería del dispositivo de medición, el conversor analógico digital USB-1408FS de la línea MEASUREMENT COMPUTING para poder calibrarlo y realizar las mediciones.

Se implementaron las etapas de la figura 1, en donde se optó por utilizar filtros FIR dada su versatilidad y sencillez.

Resultados

Se determinó que la frecuencia máxima de muestreo es de aproximadamente 500Hz, con una frecuencia máxima medible de 250Hz, según el teorema de muestreo de Nyquist[2].

Se midió el valor de RL en función de la relación señal a ruido en la entrada para tres filtros FIR de distintos orden. Se puede apreciar que el filtro óptimo es el de mayor orden, dado que se utilizan mayor cantidad de mediciones para generar las señales medidas.

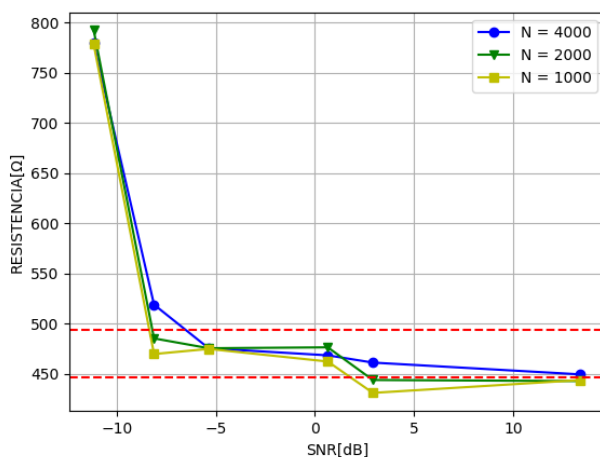


Figura 4: RvsSNR

Para comprobar que el límite de funcionamiento del lock-in no está limitado por el orden del filtro elegido sino por la SNR a la entrada se realizaron distintas mediciones sobre el valor RL (dada la simpleza del circuito) para un valor de SNR a la entrada de -22.5dB

para distintos filtros como se expone en la figura 5. Se aprecia un valor más acercado al tabulado cuando se aumenta el orden del filtro, sin embargo está lejos de entrar en la cota del error tabulado, y esto afirma que el limitante en este lock-in es el ruido a la entrada.

ESTARIA BUENO QUE EL ULTIMO PTO DE LA GRAFICA 5 ESTE MAS ARRIBA PARA PODER HACER ESTA AFIRMACION VER SI CONVIENE PONER EN A TRABAJO FUTURO O MOVER EL PTO

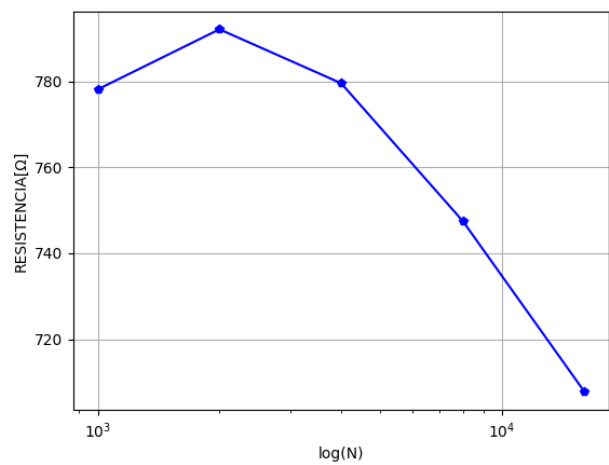


Figura 5: RORDEN

Por último se armó el circuito de la figura 6. Con esto se midió el valor de la capacidad CL para poder comprobar el funcionamiento del lock-in en impedancias complejas.

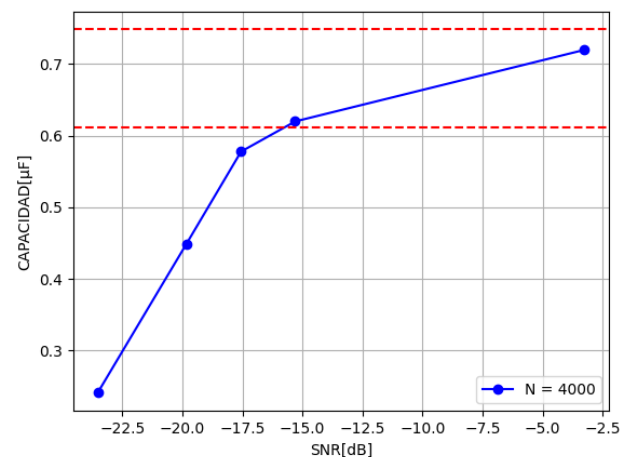


Figura 6: RvsSNR

Discusión

-Pq tuvimos que flotar

- Orden del filtro
- Pq usamos FIR y no IIR
- Frecuencia de muestreo-¿usar otro dac

Conclusiones

Apéndices

Apéndice 1 - si pinta meter un apéndice