UNIVERSITÀ DEGLI STUDI DI NAPOLI FEDERICO II



PARALLEL AND DISTRIBUITED COMPUTING

CORSO DI LAUREA IN INFORMATICA

Progetto 3

PRODOTTO MATRICE PER MATRICE IN AMBIENTE MIMD-DM

Studente:

Matteo Richard Gaudino N86003226

ANNO ACCADEMICO 2021/2022

Indice

| 1 | Pre | sentazione e Analisi del Problema | 2 |
|---|------|--|-----------|
| | 1.1 | Il Problema | 2 |
| | 1.2 | Prodotto Matrice per Matrice | 2 |
| | 1.3 | Generazione della Matrice | 3 |
| | 1.4 | Creazione della griglia di processori | 3 |
| | 1.5 | Comunicazione dell'input e dell'output | 3 |
| | 1.6 | Strategia di Parallelizzazione | 4 |
| 2 | Ese | cuzione e Testing | 6 |
| | 2.1 | Compilazione | 6 |
| | 2.2 | Esecuzione | 6 |
| | 2.3 | Testing | 7 |
| 3 | Ana | alisi delle prestazioni | 8 |
| | 3.1 | Algoritmo non parallelo | 8 |
| | 3.2 | Tempi di Esecuzione | 8 |
| | 3.3 | Considerazioni | 9 |
| | 3.4 | Speedup ed Efficienza | 10 |
| A | Coc | dice completo con Documentazione interna | 12 |
| В | File | PBS con Test | 21 |

Capitolo 1

Presentazione e Analisi del Problema

Sommario

| 1.1 | Il Problema | 2 |
|-----|--|---|
| 1.2 | Prodotto Matrice per Matrice | 2 |
| 1.3 | Generazione della Matrice | 3 |
| 1.4 | Creazione della griglia di processori | 3 |
| 1.5 | Comunicazione dell'input e dell'output | 3 |
| 1.6 | Strategia di Parallelizzazione | 4 |

1.1 Il Problema

L'obiettivo è sviluppare un algoritmo per il prodotto di Matrici su un calcolatore MIMD a memoria condivisa utilizzando C e openMPI per lo sviluppo del programma. Le matrici devono essere quadrate di dimensione $m \times m$ e distribuite su una griglia di processori di dimensione $p \times p$ tale che p|m.

1.2 Prodotto Matrice per Matrice

Per prodotto Matrice-Matrice si intende il prodotto righe per colonne tra due matrici quadrate $A, B \in \mathcal{M}_{m,m}$:

$$\cdot: A \in \mathcal{M}_{m,m} \times B \in \mathcal{M}_{m,m} \longrightarrow C \in \mathcal{M}_{m,m}$$

Il prodotto righe per colonne si effettua utilizzando il prodotto scalare tra le righe di A e le colonne di B:

$$C_{i,j} = A_i \bullet B^j$$

$$C_{i,j} = \sum_{k=1}^{m} A_{i,k} \cdot B_k^j$$

1.3 Generazione della Matrice

La matrice è allocata dinamicamente come singolo puntatore. La notazione vettoriale rende più facile la comunicazione dell'intera matrice tra i vari processori. La funzione random Matrix alloca una matrice $m \times n$ e ne restituisce il puntatore. I va ori della matrice sono settati randomicamente con valore massimo 1000.

```
float* randomMatrix(int m, int n){
  float* M = malloc(m*n * sizeof(float));
  for(int i = 0; i < m*n; i++) {
      M[i] = ((float) rand())/((float) RAND_MAX/1000.0);
  }
  return M;
}</pre>
```

1.4 Creazione della griglia di processori

La funzione crea_griglia crea una griglia di processori periodica di dimensione $dim \times dim$. Inoltre crea un comunicatore per processori sulla stessa riga tramite MPI_Cart_create per effettuare un broadcast efficiente.

```
void crea_griglia(int dim, MPI_Comm *comm_grid, MPI_Comm *comm_row){
   int dims[] = {dim, dim}; // Dimensione della griglia
   int period[] = {1, 1}; // La griglia deve essere periodica per ogni lato

   MPI_Cart_create(MPI_COMM_WORLD, 2, dims, period, 0, comm_grid); // Crrea una griglia di due
   int remain[] = {0, 1};
   MPI_Cart_sub(*comm_grid, remain, comm_row); // Crea un comunicatore per broadcast su righe s
}
```

1.5 Comunicazione dell'input e dell'output

Ogni processore riceverà una sottomatrice quadrata delle matrici di input A e B di dimensione $\frac{m}{p}$ dove p è la radice quadrata del numero di processori.

```
int colOffset, rowOffset;
    for(int i = 1; i < worldSize; i++){
        rowOffset = (mSub) * (i/p); // Riga da cui partire
        colOffset = (mSub) * (i%p); // Colonna da cui partire
        for(int j = 0; j < mSub; j++){
            MPI_Send(A + (rowOffset * m) + colOffset, mSub, MPI_FLOAT, i, 0, MPI_COMM_WORLD);
            MPI_Send(B + (rowOffset * m) + colOffset, mSub, MPI_FLOAT, i, 0, MPI_COMM_WORLD);
            rowOffset++; // Prossima riga
        }
    }
}</pre>
```

Il processore 0 spedice per righe le sottomatrici di A e B.

La comunicazione dell'output avviene nello stesso identico modo ma con le operazioni di Recv e Send invertite e la matrice C al posto di A e B.

1.6 Strategia di Parallelizzazione

La strategia utilizzata per la parallelizazione è la BMR (Broadcast-Multiply-Rolling). La strategia è divisa in 3 fasi da ripetere per p volte.

Il processori sulla diagonale principale inviano la propra porzione di A ai processori situati sulla stessa riga tramite il comunicatore *comm_row*. Tutti i processori effettuano il prodotto matrice-matrice tra la porzione appena ricevuta e la propia porzione di B.

```
int bSenderCoords[2] = {gridCoords[0], gridCoords[0]}; // processore che

→ effettua il broadcast sulla riga. Inizialmente sulla diagonale principale
int bSenderRank; // Rank nel comunicator comm_grid

MPI_Cart_rank(comm_row, bSenderCoords, &bSenderRank);

if(gridCoords[0] == gridCoords[1]){ // Se si trova sulla diagonale si

→ prepara ad inviare

memcpy(Temp, subA, subMatrixSize * sizeof(float));
}
```

```
MPI_Bcast(Temp, subMatrixSize, MPI_FLOAT, bSenderRank, comm_row);
t += matrXmatr(Temp, mSub, mSub, subB, mSub, subC);
```

Nei seguenti p-1 passi i processori che dovranno effettuare il broadcast si trovano a destra (nella riga della griglia) di quelli che hanno effettuato il broadcast nel passo precedente. In seguito la sottomatrice di B viene inviata dal processore sulla riga superiore e stessa colonna e viene sovrascritta dalla sotto matrice di B inviata dal processore sulla riga inferiore e stessa colonna.

Dopo la comunicazione viene effettuato il prodotto tra le 2 sottomatrici ricevute.

```
for(int i = 1; i < p; i++){
    bSenderCoords[1] += 1; // prossima diagonale
    MPI_Cart_rank(comm_row, bSenderCoords, &bSenderRank);

if(gridCoords[1] == (bSenderCoords[1])%p){ // Se deve inviare
    memcpy(Temp, subA, mSub*mSub*sizeof(float));
}

MPI_Bcast(Temp, subMatrixSize, MPI_FLOAT, bSenderRank, comm_row); //
    Broadcast sulla stessa riga

MPI_Isend(subB, subMatrixSize, MPI_FLOAT, upperRowRank, 0, comm_grid,
    &rqst); // Spedizione alla riga superiore

MPI_Recv(subB, subMatrixSize, MPI_FLOAT, lowerRowRank, 0, comm_grid,
    &status); // Ricezione dalla riga inferiore

t += matrXmatr(Temp, mSub, mSub, subB, mSub, subC); // prodotto
}</pre>
```

Capitolo 2

Esecuzione e Testing

Sommario

| 2.1 | Compilazione | 6 |
|-----|--------------|---|
| 2.2 | Secuzione | 6 |
| 2.3 | Testing | 7 |

2.1 Compilazione

Per compilare il programma eseguire il comando

mpicc -std=c99 matriceXmatrice.c -o matrXmatr -lm

I flag -lm serve al compilatore per linkare la libreria math.h. Lo standard c99 o superiore è necessario per l'utilizzo di dichiarazioni di variabili nel for.

2.2 Esecuzione

Per eseguire il comando lanciare

$$\mathbf{mpiexec} \ \textbf{-machinefile} \ < hostlist > \textbf{-np} \ \ \ \ \ \ \mathbf{matrXmatr} \ < m >$$

Il programma creerà due matrici casuali di $m \times m$ e effettuerà il prodotto righe per colonne distribuito su nProc processori. Terminato il calcolo il processore 0 stamperà sulla stessa riga prima il tempo impiegato per la computazione senza overhead e dopo il tempo comprensivo delle istruzioni di comunicazione.

Per la corretta realizzazione della griglia di processori nProc deve essere un quadrato perfetto e la radice di nProc deve dividere m.

2.3 Testing

Il testing è stato effettuato sui calcolatori dell'infrastruttura SCoPE della Federico II. La lista dei componenti è reperibile dal sito ufficiale del datacenter. Il programma è stato testato eseguendo il seguente script scritto in bash.

done

Lo script lancia il programma per 5 volte con input matrici quadrate di dimensione 10, 100, 300, 500, 800 e 1000 con numero di processori di 1 e 4. L'output è poi salvato nella cartella results in file con il seguente formato:

$$p _ < m > .txt$$

Avendo a disposizione solo 8 calcolatori non sarebbe stato utile testare anche l'esecuzione con 9 processori.

Capitolo 3

Analisi delle prestazioni

Sommario

| 3.1 | Algoritmo non parallelo | 8 |
|-----|-------------------------|----|
| 3.2 | Tempi di Esecuzione | 8 |
| 3.3 | Considerazioni | 9 |
| 3.4 | Speedup ed Efficienza | 10 |

3.1 Algoritmo non parallelo

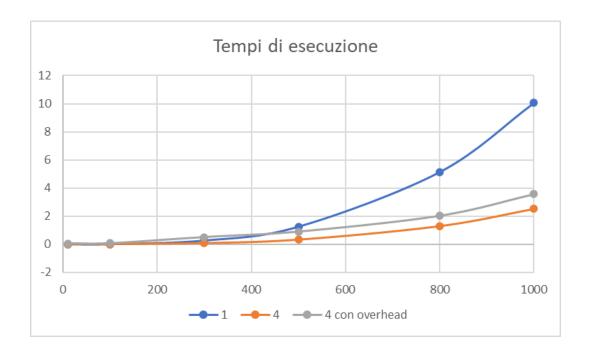
L'algoritmo non parallelo è stato testato settando nProc=1. Settando il numero di processori a 1 MPI ignora le istruzioni di comunicazione che quindi non influiscono negativamente sul tempo di esecuzione finale.

3.2 Tempi di Esecuzione

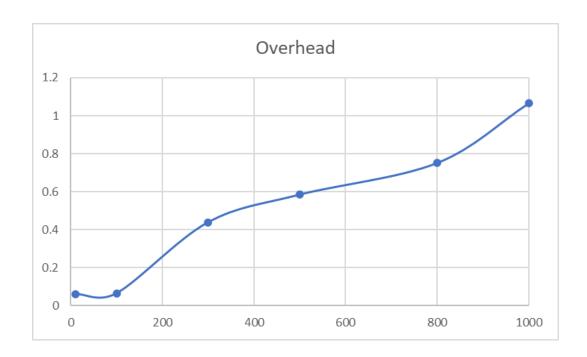
Nella seguente tabella sono riportati i tempi relativi all'esecuzione del test del capitolo precedente. Sulla prima colonna è riportata la dimensione dell'input. Sulla seconda i tempi di esecuzione con un processore e sulla terza e la quarta i tempi su 4 processori con e senza overhead. L'overhead dell'esecuzione con un processore non è riportato perchè i valori coincidono con uno scarto di pochi millisecondi.

| input | p1 | p4 | p4 con overhead |
|-------|-----------|----------|-----------------|
| 10 | 0.000013 | 0.000005 | 0.061282 |
| 100 | 0.011499 | 0.002555 | 0.067211 |
| 300 | 0.272797 | 0.068333 | 0.507618 |
| 500 | 1.256976 | 0.314933 | 0.900388 |
| 800 | 5.145574 | 1.286253 | 2.038007 |
| 1000 | 10.055237 | 2.513156 | 3.579447 |

3.3 Considerazioni



Come da aspettative l'esecuzione con 4 processori richiede molto meno tempo di quella a singolo processore. L'overhead di comunicazione non influisce molto sul tempo di esecuzione.



Con l'aumentare delle dimensioni delle matrici aumentano anche i tempi necessari alla comunicazione e quindi l'overhead.

3.4 Speedup ed Efficienza

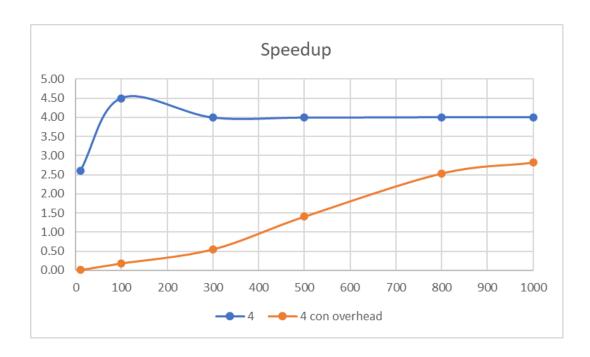
Siano Speedup ed Efficienza definiti come segue

$$S(p) = \frac{T(1)}{T(p)} \hspace{1cm} E(p) = \frac{S(p)}{p}$$

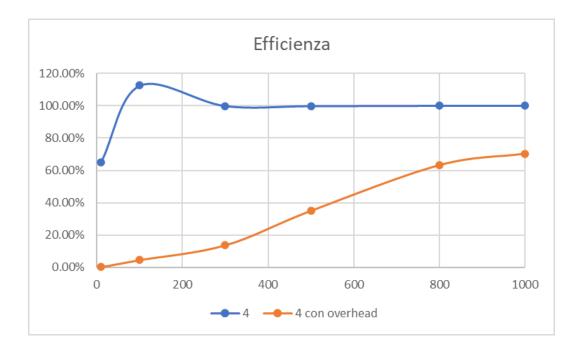
Applicando le equazioni ai dati riportati nelle tabelle si ottengono gli Speedup e le Efficienze delle varie esecuzioni. Sulle ultime due righe sono riportati speedup ed efficienza considerando anche l'overhead

| input | 10 | 100 | 300 | 500 | 800 | 1000 |
|----------|--------|---------|--------|--------|---------|---------|
| S(4) | 2.60 | 4.50 | 3.99 | 3.99 | 4.00 | 4.00 |
| E(4) | 65.00% | 112.51% | 99.80% | 99.78% | 100.01% | 100.03% |
| $S_h(4)$ | 0.01 | 0.18 | 0.55 | 1.40 | 2.53 | 2.82 |
| $E_h(4)$ | 0.19% | 4.55% | 13.71% | 35.08% | 63.32% | 70.40% |

Di seguito i grafici con i dati delle tabelle:



Non considerando l'overhead lo speedup raggiunge il valore ideale. La seconda misurazione supera il valore massimo teorico, probabilmente per questioni relative al sistema operativo, e quindi non dovrebbe essere considerato.



Anche l'efficienza raggiunge il 100% se non si considera l'overhead. Con overhead, efficienza e speedup indicano che c'è un aumento delle prestazioni solo con matrici di dimensioni superiori a 300×300

Appendice A

Codice completo con Documentazione interna

```
#include <stdio.h>
  #include <stdlib.h>
  #include <math.h>
  #include <string.h>
  #include <mpi.h>
   #include <time.h>
   float* randomMatrix(int m, int n);
   double matrXmatr(const float *A, int m, int n, const float *B, int k, float
   void crea_griglia(int dim, MPI_Comm *comm_grid, MPI_Comm *comm_row);
11
   int main(int argc, char *argv[]){
      int worldRank, worldSize; // rank all'interno del COMM_WORLD e dimensione

→ del comunicatore

      int gridRank, gridCoords[2]; // rank e coordinate all'interno del
       \hookrightarrow comunicatore griglia
      int m; // Righe e Colonne delle matrici
      int mSub; // Righe e colonne delle sottomatrici
      int matrixSize; // m*m
```

```
int subMatrixSize; // m*m/worldSize
21
22
      float *A, *B; // Matrici di input
23
      float *C; // Matrice risultato
      float *subA, *subB, *subC; // Sottomatrici locali
      float *Temp; // Matrice di appoggio. Necessaria per non sovrascrivere subA
          durante la comunicazione in BMR
      double t = 0.F, start, end; // Tempo per impiegato per il calcolo e tempo
      \hookrightarrow totale con overhead
      MPI_Status status; // per send
30
      MPI_Request rqst; // per isend
31
      MPI_Comm comm_grid, comm_row; // Comunicatore di griglia e di riga
33
35
      MPI_Init(&argc, &argv);
36
      MPI_Comm_rank(MPI_COMM_WORLD, &worldRank);
      MPI_Comm_size(MPI_COMM_WORLD, &worldSize);
38
40
   //---- Controlli sull'input
    int p = (int) sqrt(worldSize); // Lato della griglia quadrata di processori
42
      // Il numero di processori deve essere un quadrato perfetto per la BMR
43
      if (p*p != worldSize){
         perror("ERROR Processors must be perfect square.\n");
45
         MPI_Abort(MPI_COMM_WORLD, 1);
         return 1;
47
      }
      if(argc <= 1){
50
          perror("ERROR Argument required. usage: ./program <matrixDim>\n");
          MPI_Abort(MPI_COMM_WORLD, 1);
52
          return 1;
53
      }
```

```
if(worldRank==0){
56
        m = atoi(argv[1]); // Righe e colonne delle matrici
        // Il numero di righe/colonne delle matrici deve essere multiplo di p
        if(m % p != 0){
           perror("ERROR rows/cols of the matrices must be multiple of sqrt
            → nProc.\n");
           MPI_Abort(MPI_COMM_WORLD, 1);
           return 1;
62
        }
      }
   //-----Generazione Matrici ------
66
       if (worldRank == 0){
        srand(time(NULL));
        // Generazione delle matrici random
        A = randomMatrix(m, m);
70
        B = randomMatrix(m, m);
        // Alloca spazio per la matrice risultato
        C = malloc(m*m*sizeof(float));
      }
   // ----- Comunicazione input -----
      start = MPI_Wtime();
      MPI_Bcast(&m, 1, MPI_INT, 0, MPI_COMM_WORLD);
      MPI_Bcast(&p, 1, MPI_INT, 0, MPI_COMM_WORLD);
81
      matrixSize = m*m;
83
       subMatrixSize = matrixSize/worldSize;
      mSub = m/p;
86
       crea_griglia(p, &comm_grid, &comm_row); // Crea la griglia di processori
      MPI_Comm_rank(comm_grid, &gridRank);
```

```
MPI_Cart_coords(comm_grid, gridRank, 2, gridCoords);
92
93
       subA = malloc(subMatrixSize * sizeof(float)); // Sottomatrice di A
       Temp = malloc(subMatrixSize * sizeof(float)); // Blocco di appoggio
       subB = malloc(subMatrixSize * sizeof(float)); // Sottomatrice di B
       subC = malloc(subMatrixSize * sizeof(float)); // Sottomatrice di C
       memset(subC, 0, subMatrixSize); // Riempie C di zeri
       if(worldRank==0){
100
          int colOffset, rowOffset;
          for(int i = 1; i < worldSize; i++){</pre>
102
              rowOffset = (mSub) * (i/p); // Riga da cui partire
103
              colOffset = (mSub) * (i%p); // Colonna da cui partire
104
             for(int j = 0; j < mSub; j++){</pre>
105
                 MPI_Send(A + (rowOffset * m) + colOffset, mSub, MPI_FLOAT, i, 0,
                 → MPI COMM WORLD);
                 MPI_Send(B + (rowOffset * m) + colOffset, mSub, MPI_FLOAT, i, 0,
107

→ MPI_COMM_WORLD);
                 rowOffset++; // Prossima riga
108
             }
          }
110
111
          // Copia di subA
112
          for(int j = 0; j < mSub; j++){</pre>
113
             for(int z = 0; z < mSub; z++)
                 *(subA + (mSub*j) + z) = *(A + (m*j) + z);
115
116
          // Copia di subB
          for(int j = 0; j < mSub; j++){</pre>
118
             for(int z = 0; z < mSub; z++)
                 *(subB + (mSub*j) + z) = *(B + (m*j) + z);
120
          }
121
       } else{
          // Ricezione delle proprie sottomatrici
123
          for(int j = 0; j < mSub; j++){</pre>
124
```

```
MPI_Recv(subA + (mSub*j), mSub, MPI_FLOAT, 0, 0, MPI_COMM_WORLD,
125
             MPI_Recv(subB + (mSub*j), mSub, MPI_FLOAT, 0, 0, MPI_COMM_WORLD,
126
             }
127
       }
    129
130
       // SubB va inviato al processore sulla riga superiore e ricevuto dalla riga
131
       \hookrightarrow inferiore
       int upperRowRank, lowerRowRank;
132
       { // coords non è necessaro al di fuori di questo blocco
133
            int coords[2];
134
            coords[0] = (gridCoords[0] - 1); // Riga superiore
135
            coords[1] = gridCoords[1]; // Stessa colonna
            MPI_Cart_rank(comm_grid, coords, &upperRowRank);
137
138
            // SubB viene ricevuto dal processore sulla riga inferiore
139
            coords[0] = (gridCoords[0] + 1); // Riga inferiore, stessa colonna
140
            MPI_Cart_rank(comm_grid, coords, &lowerRowRank);
       }
142
143
       int bSenderCoords[2] = {gridCoords[0], gridCoords[0]}; // processore che
           effettua il broadcast sulla riqa. Inizialmente sulla diagonale
       \rightarrow principale
       int bSenderRank; // Rank nel comunicator comm_grid
145
       MPI_Cart_rank(comm_row, bSenderCoords, &bSenderRank);
146
148
        if(gridCoords[0] == gridCoords[1]){ // Se si trova sulla diagonale si
           prepara ad inviare
          memcpy(Temp, subA, subMatrixSize * sizeof(float));
150
        }
152
        MPI_Bcast(Temp, subMatrixSize, MPI_FLOAT, bSenderRank, comm_row);
154
```

```
t += matrXmatr(Temp, mSub, mSub, subB, mSub, subC);
156
        for(int i = 1; i < p; i++){</pre>
157
          bSenderCoords[1] += 1; // prossima diagonale
158
          MPI_Cart_rank(comm_row, bSenderCoords, &bSenderRank);
159
160
          if(gridCoords[1] == (bSenderCoords[1])%p){ // Se deve inviare
161
             memcpy(Temp, subA, mSub*mSub*sizeof(float));
          }
163
164
          MPI_Bcast(Temp, subMatrixSize, MPI_FLOAT, bSenderRank, comm_row); //
          → Broadcast sulla stessa riqa
166
            MPI_Isend(subB, subMatrixSize, MPI_FLOAT, upperRowRank, 0, comm_grid,
167
            → &rqst); // Spedizione alla riga superiore
            MPI_Recv(subB, subMatrixSize, MPI_FLOAT, lowerRowRank, 0, comm_grid,
169
            → &status); // Ricezione dalla riga inferiore
170
171
            t += matrXmatr(Temp, mSub, mSub, subB, mSub, subC); // prodotto
        }
173
174
    // ----- FINE CALCOLO
176
    // ----- Comunicazione del risultato
       if(worldRank==0){
179
           // Copia in C
           for (int i = 0; i < mSub; ++i) {</pre>
181
               memcpy(C + (i*m), subC + (i*mSub), mSub); // Copia ogni riga di
182
               \hookrightarrow subC in C
           }
183
           // Riceve dagli altri processori le loro parti di C
```

```
int colOffset, rowOffset;
            for(int i = 1; i < worldSize; i++){</pre>
187
                rowOffset = (mSub) * (i/p); // Riga da cui partire
                colOffset = (mSub) * (i%p); // Colonna da cui partire
189
                for(int j = 0; j < mSub; j++){ // Ricezione per righe</pre>
190
                    MPI_Recv(C + (rowOffset * m) + colOffset, mSub, MPI_FLOAT, i,

→ 0, MPI_COMM_WORLD, &status);

                    rowOffset++; // passa alla prossima riga
                }
193
            }
194
        } else {
196
            for(int j = 0; j < mSub; j++){ // Invio per righe</pre>
197
                MPI_Send(subC + (mSub*j), mSub, MPI_FLOAT, 0, 0, MPI_COMM_WORLD);
198
            }
199
       }
201
        end = MPI_Wtime();
202
203
        double tMax; // Tempo massimo per il calcolo
204
        // Ricava il tempo massimo per il prodotto
206
       MPI_Reduce(&t, &tMax, 1, MPI_DOUBLE, MPI_MAX, 0, MPI_COMM_WORLD);
207
208
        if (worldRank == 0) { // Stapa del risultato
209
            for (int i = 0; i < m; ++i) {</pre>
210
                for (int j = 0; j < m; ++j) {
211
                    printf("%.2f\t", C[i*m + j]);
212
                }
                printf("\n");
214
            }
216
            printf("%f\t%f\n", tMax, end-start); // Tempo con e senza overhead
217
       }
       MPI_Finalize();
219
       return 0;
220
    }
221
```

```
222
223
224
    // Alloca una matrice random di dimensione man
225
    float* randomMatrix(int m, int n){
       float* M = malloc(m*n * sizeof(float));
227
       for(int i = 0; i < m*n; i++) {</pre>
            M[i] = ((float) rand())/((float) RAND_MAX/1000.0);
229
       }
230
       return M;
232
233
    //crea una griglia bidimensionale periodica
234
    void crea_griglia(int dim, MPI_Comm *comm_grid, MPI_Comm *comm_row){
235
       int dims[] = {dim, dim}; // Dimensione della griglia
237
       int period[] = {1, 1}; // La griglia deve essere periodica per ogni lato
238
239
       MPI_Cart_create(MPI_COMM_WORLD, 2, dims, period, 0, comm_grid); // Crrea
240
        → una griglia di due dimensioni pxp periodica
241
       int remain[] = {0, 1};
242
       MPI_Cart_sub(*comm_grid, remain, comm_row); // Crea un comunicatore per
243
        → broadcast su righe separate
    }
244
245
246
    // Prodotto righe per colonne
    double matrXmatr(const float *A, int m, int n, const float *B, int k, float
248
     → *C){
       double t_start, t_end;
249
        t_start = MPI_Wtime();
250
251
       for(int i = 0; i < m; i++){</pre>
252
            for(int z = 0; z < n; z++){
                for(int j = 0; j < k; j++){ // Prodotto scalare</pre>
254
```

```
C[i*k+j] += A[i*n+z] * B[k*z+j];
C[i*k+j] += A[i*n+z] * A[i*k+j] += A[i*k+j]
```

Appendice B

File PBS con Test

```
#!/bin/bash
  ##########################
  # The PBS directives #
  #PBS -q studenti
  #PBS -l nodes=4:ppn=8
10
  #PBS -N progetto3
  #PBS -o progetto3.out
  #PBS -e progetto3.err
  # -q coda su cui va esequito il job #
15
  \# -l numero di nodi richiesti \#
  # -N nome job(stesso del file pbs) #
  # -o, -e nome files contenente l'output #
  20
21
  # qualche informazione sul job #
23
```

```
echo PBS: qsub is running on $PBS_O_HOST
   echo PBS: originating queue is $PBS_O_QUEUE
28
   echo PBS: executing queue is $PBS_QUEUE
  echo PBS: working directory is $PBS_O_WORKDIR
30
   echo PBS: execution mode is $PBS_ENVIRONMENT
   echo PBS: job identifier is $PBS_JOBID
  echo PBS: job name is $PBS_JOBNAME
33
  echo PBS: node file is $PBS_NODEFILE
  echo PBS: number of nodes is $NNODES
  echo PBS: current home directory is $PBS_O_HOME
   echo PBS: PATH = $PBS_O_PATH
   echo -----
39
   echo
  echo Job reserved nodes:
  cat $PBS NODEFILE
  echo
  echo -----
43
  echo
  sort -u $PBS_NODEFILE > hostlist
  cat hostlist
   echo
   echo -----
48
   echo
49
  PBS_O_WORKDIR=$PBS_O_HOME/matriceXmatrice
51
   echo starting compilation
52
   /usr/lib64/openmpi/1.4-gcc/bin/mpicc -std=c99 $PBS_O_WORKDIR/matriceXmatrice.c
   → -o $PBS_O_WORKDIR/matrXmatr -lm
  echo compilation terminated
55
   echo ------
  echo Start testing
58
  for p in 1 4
60
  do
61
    head -$p hostlist > host$p
```

```
echo "----- test $p processor -----"
       for m in 10 100 300 500 800 1000
64
       do
65
           echo Test: $m
66
           for i in {1..5}
67
           do
               res=$(/usr/lib64/openmpi/1.4-gcc/bin/mpiexec -machinefile host$p
69
               → -np $p $PBS_O_WORKDIR/matrXmatr $m)
               echo $res >> $PBS_O_WORKDIR/results/p$p_$m.txt
70
               echo $res
71
           done
       done
73
   done
```