

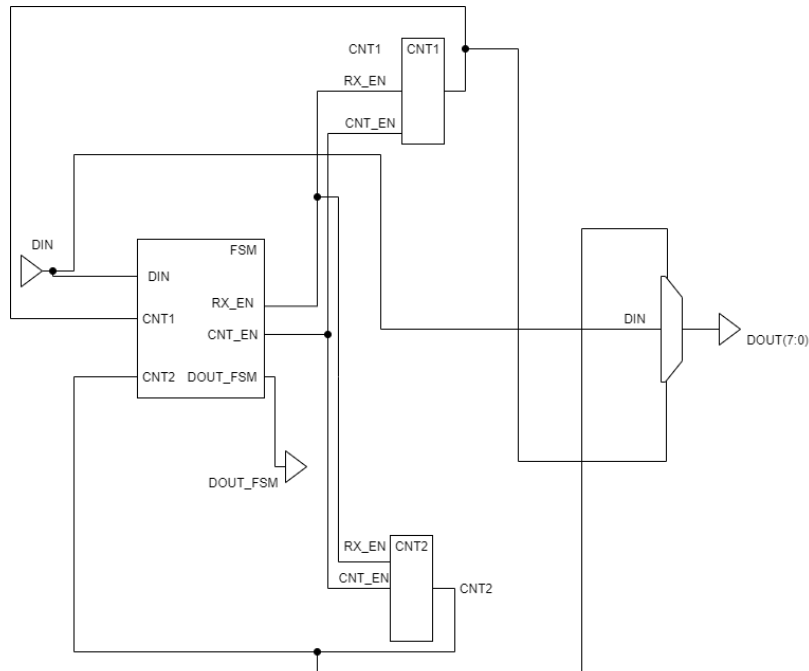
Příloha č. 1: Výstupná správa

Jméno: Matuš Juštík

Login: xjusti00

Architektura navrhého obvodu (na úrovni RTL)

Schéma obvodu



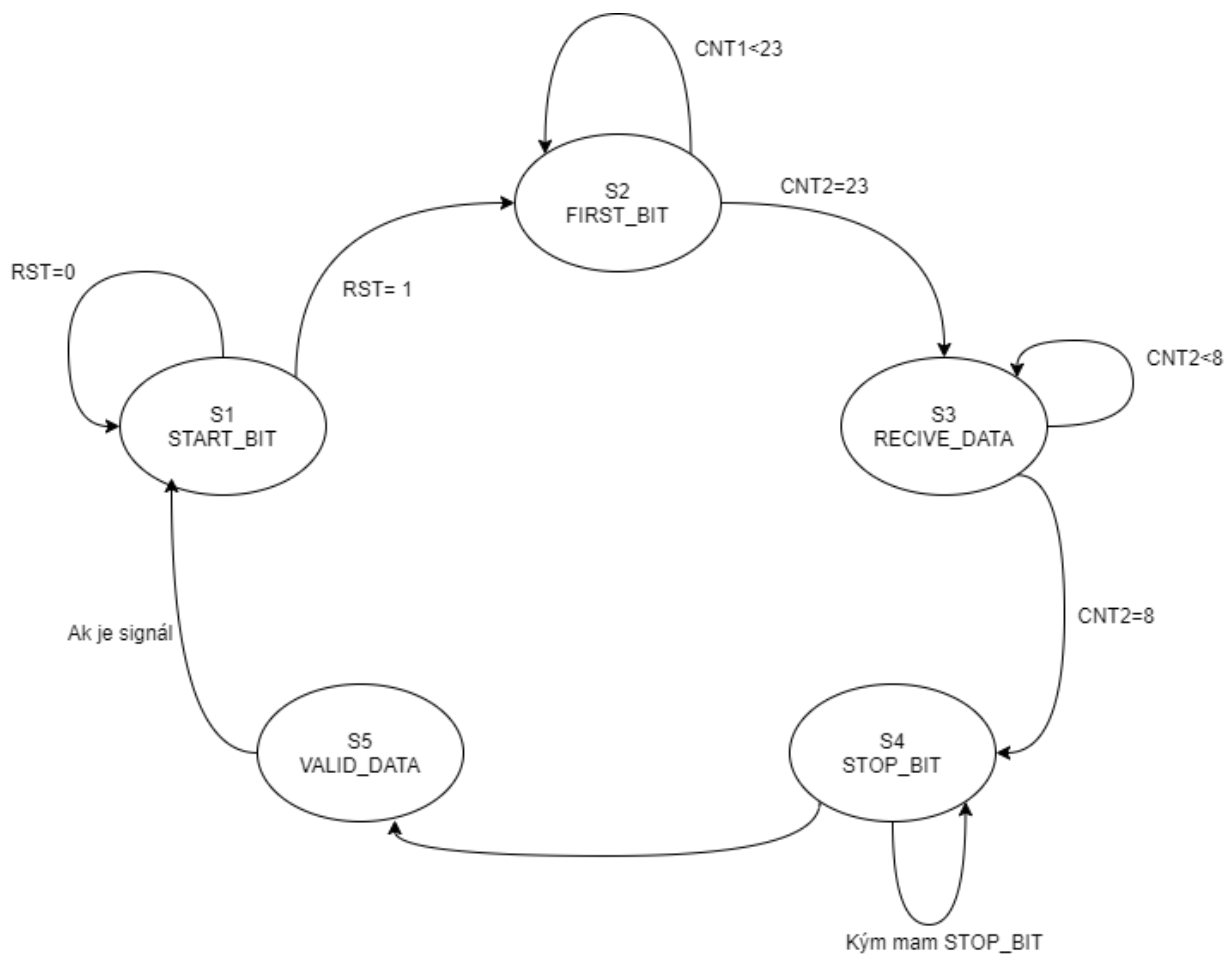
Popis funkce

Čiže máme nejaký (FSM) so vstupmi a výstupmi, ďalej máme dva countre (CNT1 a CNT2) ktoré majú výstup v (FSM), ktoré spracuje signál a upraví stavy podľa potrieb.

Ďalej máme dva výstupy (DOUT_FSM a DOUT(7:0)). Multiplexor je komponent spracujúci vstupný signál (DIN) podľa vstupov CNT1 a CNT2 premieňajúci ho na DOUT(0:7) nula až sedem lebo máme 8 možných výstupov.

Návrh automatu (Finite State Machine)

Schéma automatu



Popis funkce

Funkcia automatu je simulovať spracovanie signálov a dát (riadiť obvody). Signály umožňujú vetvenie programu do akéhokoľvek štruktúry.

Automat má vždy jeden základný stav (musí ho mať inak by nevedel ako má začať a ďalej sa správať), ktorý sa neskôr mení pri vetvení programu.

Snímek obrazovky ze simulací

