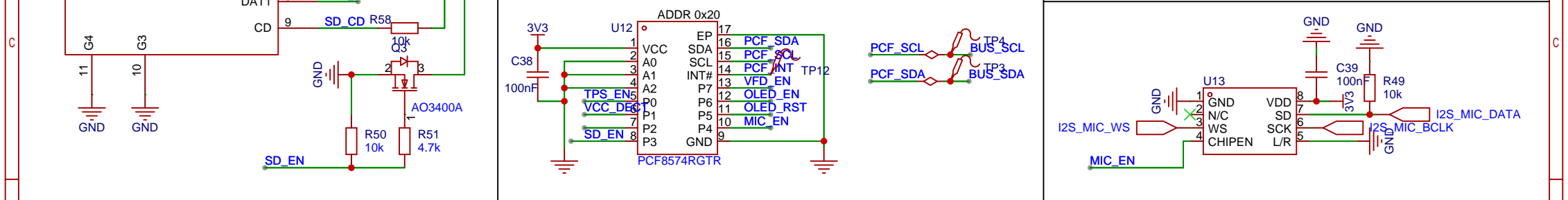
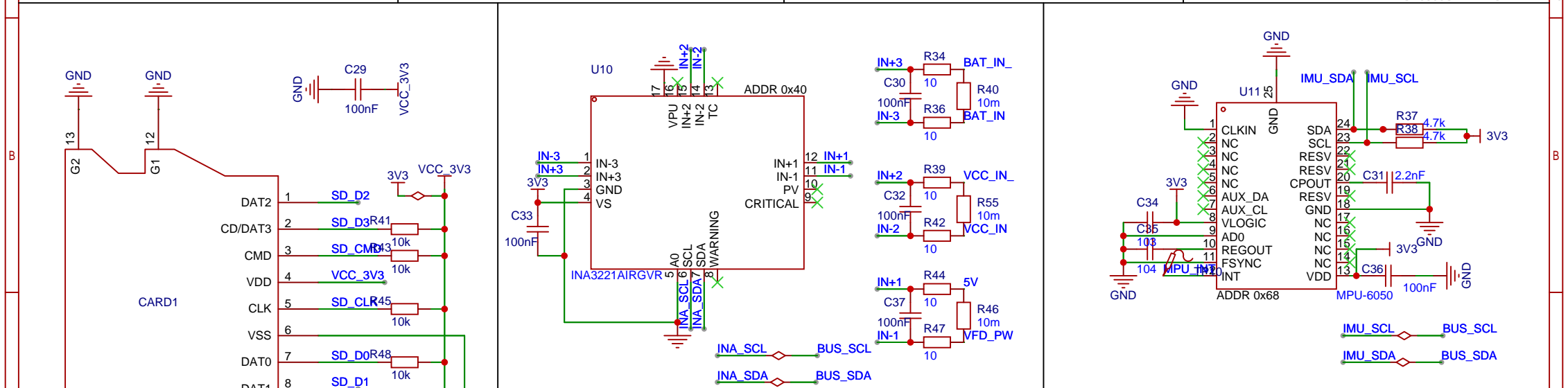
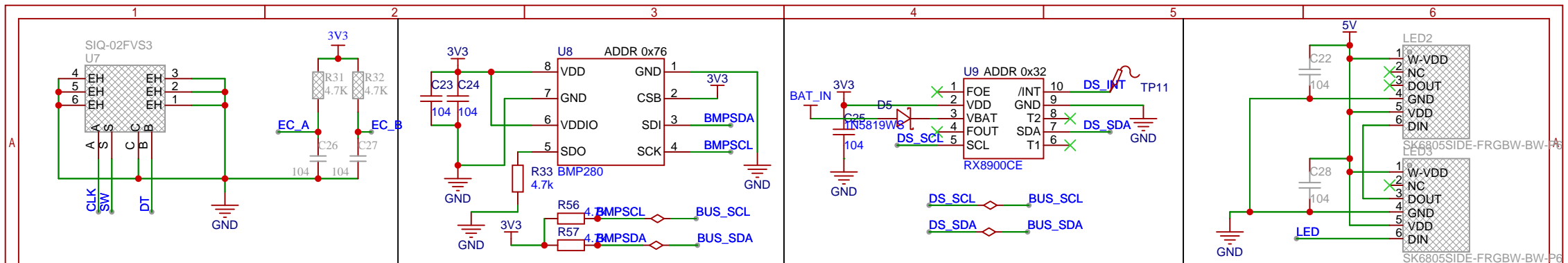


|  |                 |                      |    |                     |            |
|--|-----------------|----------------------|----|---------------------|------------|
| 原理图  | Schematic       |                      |    | 创建日期                | 2025-02-24 |
|  |                 |                      |    | 更新日期                | 2025-03-11 |
| 板子   | FRS_MAIN_Module |                      |    | 图页                  | Core       |
| 绘制   |                 | ESP32_S3_Main_Module |    |                     |            |
| 审阅   |                 |                      |    |                     |            |
|  |                 |                      |    |                     |            |
|  |                 | 版本                   | 尺寸 | 页     1     共     3 |            |
|  |                 | V1.0                 | A4 | 嘉立创EDA              |            |



|  |     |                 |    |         |            |
|--|-----|-----------------|----|---------|------------|
|    | 原理图 | Schematic       |    | 创建日期    | 2025-02-24 |
|  | 板子  | FRS_MAIN_Module |    | 更新日期    | 2025-03-10 |
|  | 绘制  |                 |    | 图页      | Peripheral |
|  | 审阅  |                 |    |         |            |
|  |     | 版本              | 尺寸 | 页 2 共 3 |            |
|  |     | V1.0            | A4 | 嘉立创EDA  |            |

1

2

3

4

5

6

A

B

C

D

ESP32-S3 集成了两个 12 位 SAR（逐次逼近寄存器）ADC，ADC1 和 ADC2，支持20 个模拟通道输入。这 20个模拟通道输入对应着具体的 IO。


ADC1型：

10 通道：GPIO1 - GPIO10

ADC2型：

10 通道：GPIO11 - GPIO20

只有两个spi，因此，要把sd卡改成sdmc  
唤醒源必须是RTC脚

|  |                 |                      |      |             |  |
|--|-----------------|----------------------|------|-------------|--|
| 原理图  | Schematic       |                      | 创建日期 | 2025-03-03  |  |
|  |                 |                      | 更新日期 | 2025-03-11  |  |
| 板子   | FRS_MAIN_Module |                      | 图页   | Description |  |
| 绘制   |                 | ESP32_S3_Main_Module |      |             |  |
| 审阅   |                 |                      |      |             |  |
|  |                 |                      |      |             |  |
|  |                 | 版本                   | 尺寸   | 页 3 共 3     |  |
|  |                 | V1.0                 | A4   | 嘉立创EDA      |  |