Introduction

Objectifs

Présentation de la carte :

- La carte
- Bus de configuration / Alimentation
- Boutons utilisés dans le projet

Architecture Chronoscore

- Fonctions spécifiques
- Schéma général (modules instanciés dans Chronoscore)
 - Explication du fonctionnement général et rôle des modules internes
- Schéma Display
 - Explication fonctionnement Display et rôle des modules internes (schéma de chaque sous blocs à l'appui)
 - Explication avec Illustration de chronogramme (ne pas hésiter à éditer la capture d'écran du chronogramme pour illustrer vos propos).
- Schéma Score
 - Explication fonctionnement Score et rôle des modules internes (schéma de chaque sous blocs à l'appui)
 - Explication avec Illustration de chronogramme (ne pas hésiter à éditer la capture d'écran du chronogramme pour illustrer vos propos).
- Schéma Chronometer
 - Explication fonctionnement Chronometer rôle des modules internes (schéma de chaque sous blocs à l'appui)
 - Explication avec Illustration de chronogramme (ne pas hésiter à éditer la capture d'écran du chronogramme pour illustrer vos propos).

Méthode d'Implémentation / Test de Chronoscore

Conclusion

- Retour d'expérience,
- Opinion sur le projet
- Discussion sur de potentiels problèmes rencontrés / solutionnés ou pas
- Proposition d'ajout ou modification au projet pour améliorer chronoscore

Annexes

- Chronogrammes non pertinents
- Codes VHDL