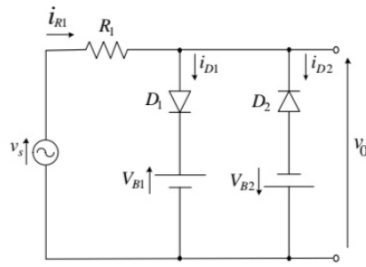


Problema N°1:



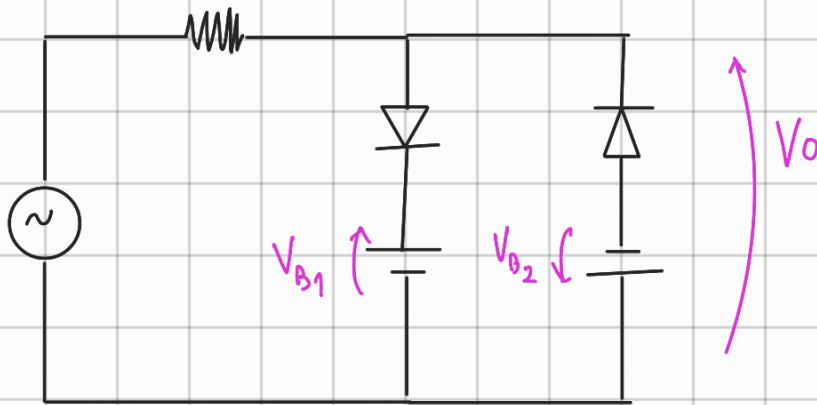
$$v_s = \hat{V}_s \sin \omega t$$

$R_1 = 2K\Omega$; $V_{B1} = 4,3V$; $V_{B2} = 2,3V$; D_1 y D_2 : Diodos de silicio

Graficar en forma correlativa y de acuerdo con los sentidos de referencia indicados, las formas de onda de la tensión de entrada v_s , la tensión de salida v_o , las corrientes en los diodos y la corriente en R_1 , para los siguientes casos:

a) $\hat{V}_s = 8V$; b) $\hat{V}_s = 4V$

$$f = 50Hz$$

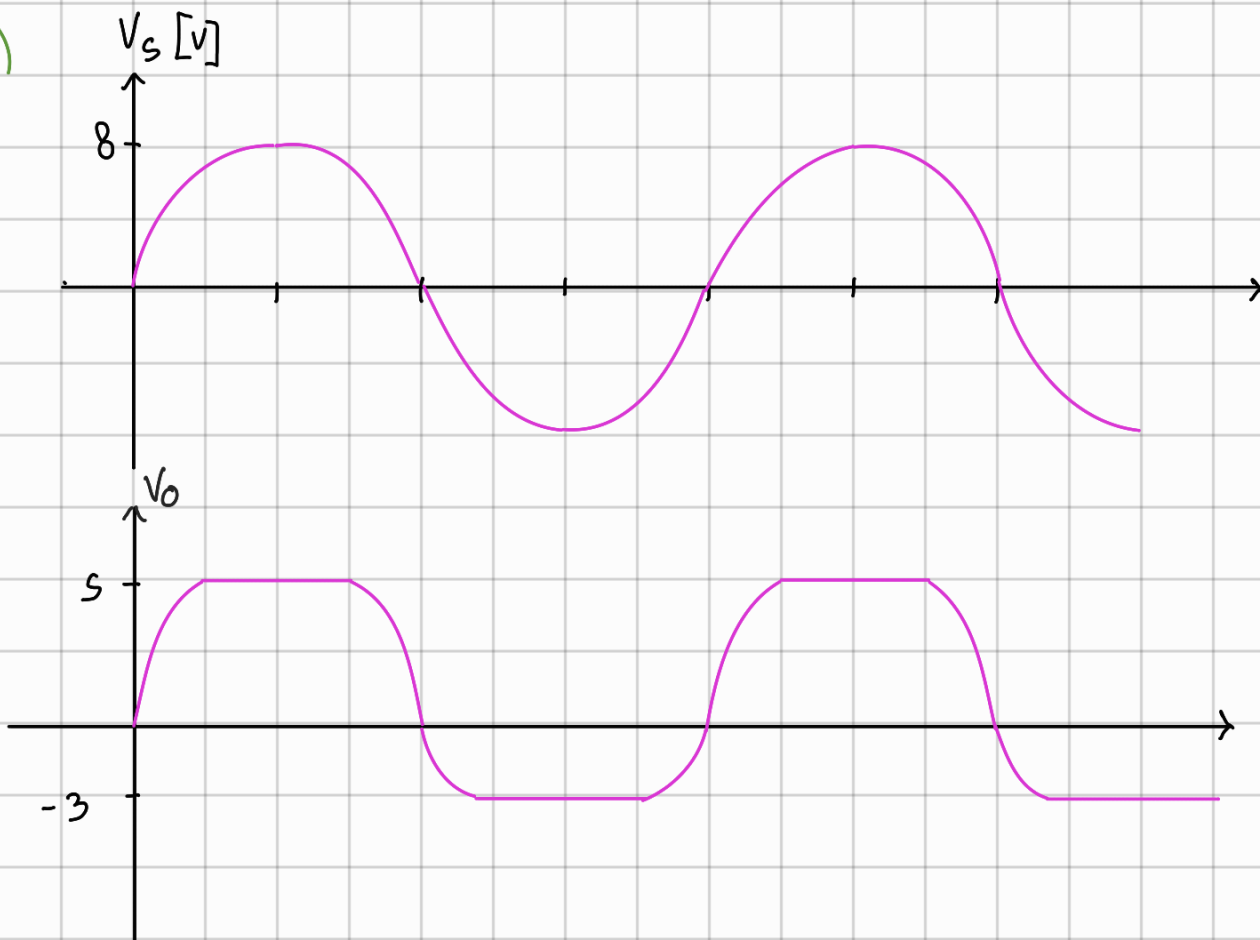


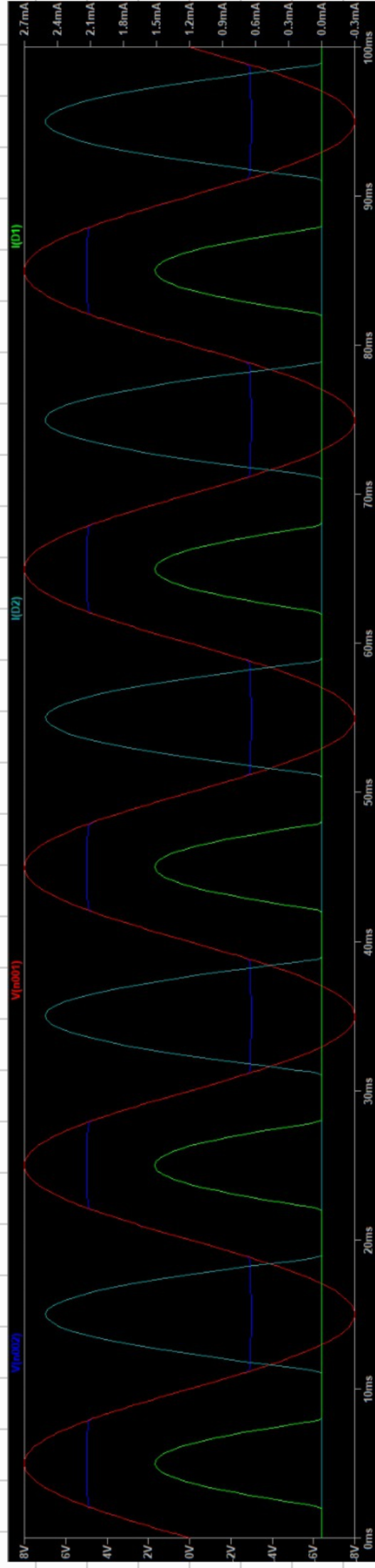
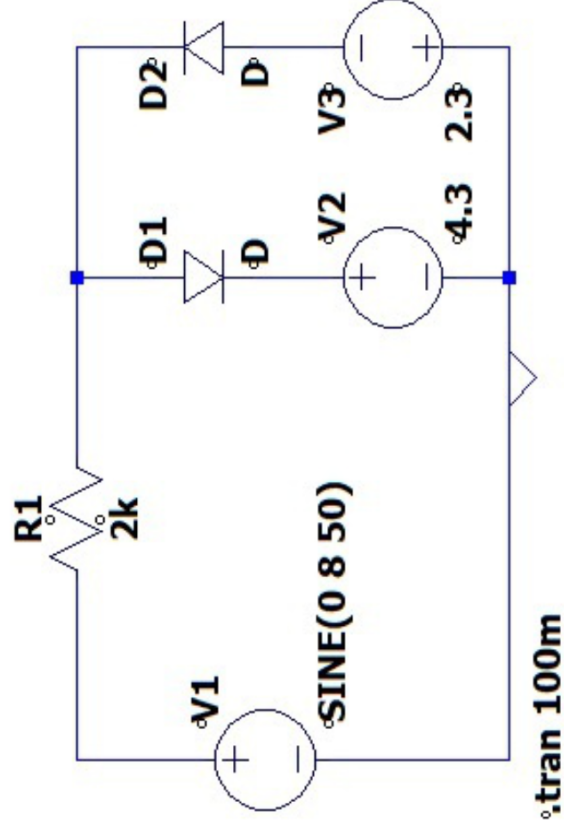
Límites de Recorte

$$(V_{B1} + V_K) = 5V$$

$$- (V_{B2} + V_{K2}) = -3V$$

a)





6)

