重庆邮电大学 2012-2013 学年第一学期 期末考试试题(答案)

~1-
7_
→
てく

ìΤ

线

内

请

考试科目:数字逻辑电路 试卷类别: 3卷 考试时间: 110分钟

题号	_	_	=	四	总分
得分					

得分	评卷人	

一、选择题 (每小题 2分,共 20分)

- 1. 八进制 (273) 8 中,它的第三位数 2 的位权为 ____B__。
 - A . (128)₁₀ B . (64)₁₀ C . (256)₁₀ D . (8)₁₀
- 2. 已知逻辑表达式 F = AB + AC + BC 与它功能相等的函数表达式

A.
$$F = AB$$
 B. $F = AB + C$
C. $F = AB + AC$ D. $F = AB + BC$

勿

答

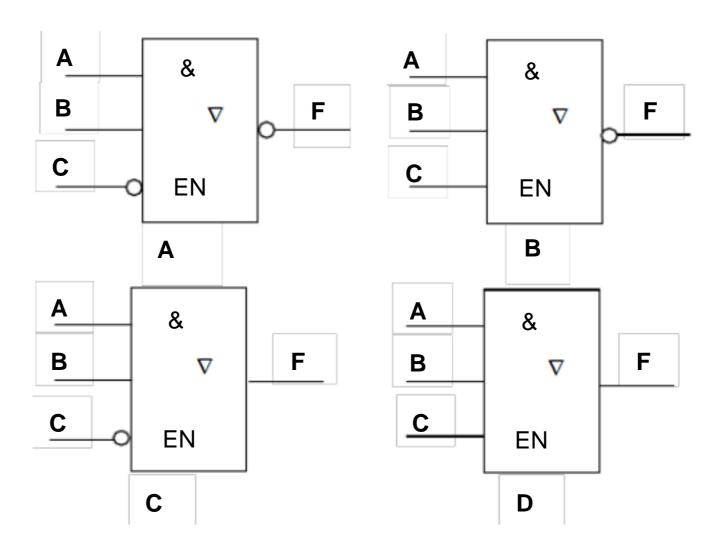
3. 数字系统中,采用 _____C___可以将减法运算转化为加法运算。 A. 原码 B. ASCII 码 C. 补码 D. BCD 码

4. 对于如图所示波形 , 其反映的逻辑关系是 ____B___。

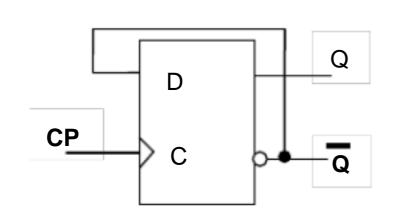
题

B. 异或关系 C. 同或关系 D. 无法判断 A.与关系

- 5. 连续异或 1985 个 1 的结果是 _____B____。 A.0 B.1 C.不确定 D.逻辑概念错误
- 6. 与逻辑函数 $F = \overline{A + B + C + D}$ 功能相等的表达式为 ____C____。 A. $F = \overline{A} + \overline{B} + \overline{C} + \overline{D}$ B. $F = \overline{A} + \overline{B} + \overline{C} + \overline{D}$ C. $F = \overline{A} \overline{B} \overline{C} \overline{D}$ D. $F = \overline{A} \overline{B} + \overline{C} + \overline{D}$
- 7. 下列所给三态门中,能实现 C=0时,F=AB;C=1时,F为高阻态的逻 辑功能的是 _____A____。



8. 如图所示电路, 若输入 CP脉冲的频率为 100KHZ, 则输出 Q的频率为 D_____



- A . 500KHz B . 200KHz
- C . 100KHz D . 50KHz

:	9 . 下列器件中,属于时序部件的是A。
	A. 计数器 B. 译码器 C. 加法器 D.多路选择器
装	10.下图是共阴极七段 LED 数码管显示译码器框图 , 若要显示字符 " 5 "则译码器输出 a~g应为C。 A . 0100100 B . 1100011 C . 1011011 D . 0011011
ìŢ	a b c d e f g f g b 译码器
线	e c d A B C D
内	得分 评卷人 二、填空题 (每小题 2分,共 20分)
请	11.TTL 电路的电源是5V 高电平 1 对应的电压范围是2.4-5V。
勿	12.N 个输入端的二进制译码器,共有2 ^N 个输出端。对于每一组输入代码,有1个输出端是有效电平。 13. 给 36 个字符编码,至少需要6位二进制数。
答	14. 存储 12 位二进制信息需要12个触发器。 15. 按逻辑功能分类,触发器可分为RS、D、JK、_T_等四种类型。
题	16. 对于 D触发器,若现态 Q=0,要使次态 Q ⁿ⁺¹ =0,则输入 D=0。
مت	17. 请写出描述触发器逻辑功能的几种方式特性表、特性方程、状态图、波形图。

18. 多个集电极开路门(OC门)的输出端可以 _____线与____。

19.T 触发器的特性方程是 ____Qⁿ⁺ = T ⊕ Qⁿ_____, 当 T=1时, 特性方程为 ____Qⁿ⁺ = Qⁿ_____, 这时触发器可以用来作 ____2分频器 _____。

20.构造一个十进制的异步加法计数器,需要多少个 ___4___触发器。 计数器的进位 Cy 的频率与计数器时钟脉冲 CP的频率之间的关系是 ____1:10_____。

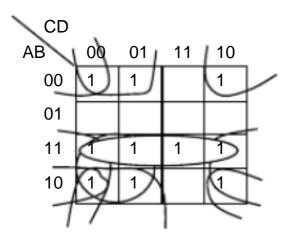
得分	评卷人

三、分析题 (共 40 分)

21. (本题满分 6分) 用卡诺图化简下列逻辑函数

 $F(A, B, C, D) = \sum m(0,1,2,8,9,10,12,13,14,15)$

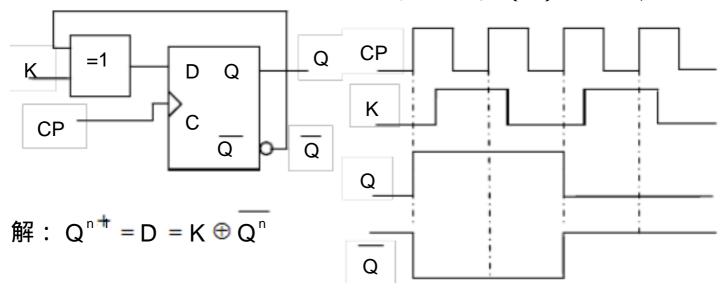
解: 画出逻辑函数 F的卡诺图。得到



$$F = AB + A\overline{C} + \overline{B}\overline{C} + A\overline{D} + \overline{B}\overline{D}$$

22. (本题满分 8分)电路如图所示, D触发器是正边沿触发器,图中给出了时钟 CP及输入 K的波形。

(1) 试写出电路次态输出 Q^{n→}逻辑表达式。(2) 画出 Q, Q 的波形。



23. (本题满分 10分)分析图示逻辑电路,求出 F的逻辑函数表达式, 化简后用最少的与非门实现之,并画出逻辑电路图。

装

订

线

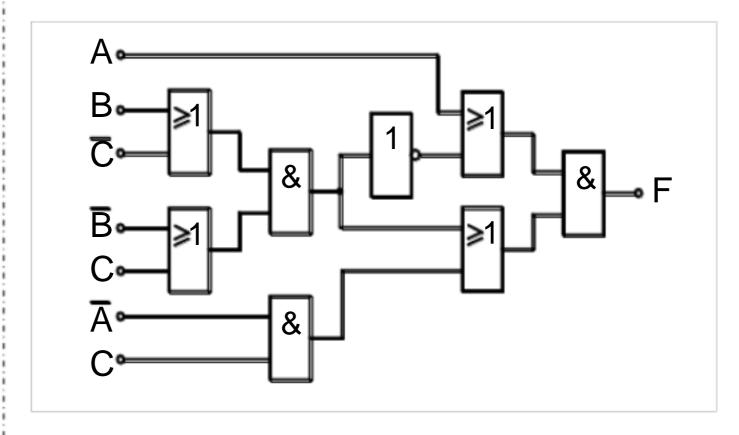
内

请

勿

答

题



解:

$$F = [A + (B + \overline{C})(\overline{B} + C)][\overline{AC} + (B + \overline{C})(\overline{B} + C)]$$

$$= A(B + \overline{C})(\overline{B} + C) + \overline{AC}(\overline{B} + \overline{C})(\overline{B} + C)$$

$$= A(BC + \overline{BC}) + \overline{AC}(BC + \overline{BC})$$

$$= ABC + \overline{ABC} + \overline{ABC}$$

$$= \overline{ABC} + \overline{ABC} + \overline{ABC}$$

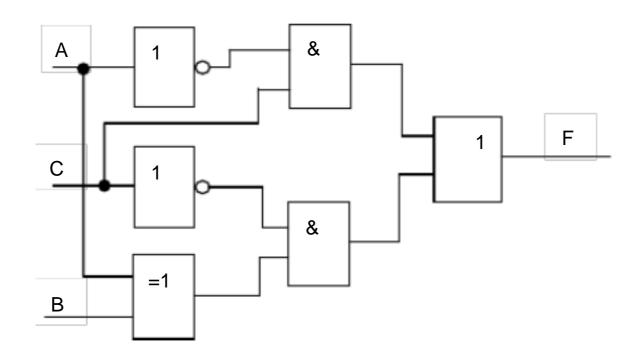
24. (本题满分 **16**分) 今有A B C三人可以进入某秘密档案室,但条件是A B C三人在场或有两人在场,但其中一人必须是 A,否则报警系统就发出警报信号。试:

(1)列出真值表; (2)写出逻辑表达式并化简; (3)画出逻辑图。

解:设变量 A、B、C表示三个人,逻辑 1表示某人在场,0表示不在场。F表示警报信号,F=1表示报警,F=0表示不报警。根据题意义,列出真值表

Α	В	С	F
0	0	0	0
0	0	1	1 1
0	1	0	1 1
0	1	1	1 1
1	0	0	1 1
1	0	1	0
1	1	0	0
1	1	1	0

由出真值表写出逻辑函数表达式,并化简 F=ABC+ABC+ABC+ABC=AC+C(A+B) 画出逻辑电路图



得分

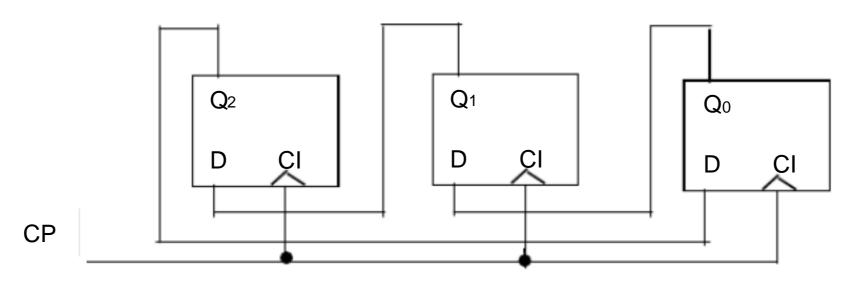
评卷人

S₁ S₂ S₃

 Y_0

 Y_8

26. 下图是由三个 D 触发器构成的寄存器,试问它是完成什么功能的寄存器?设它初始状态 $Q_2 Q_1 Q_0 = 110$,在加入 1 个 CP 脉冲后, $Q_2 Q_1 Q_0$ 等于多少?此后再加入一个 CP 脉冲后, $Q_2 Q_1 Q_0$ 等于多少?



解: 时钟方程

$$CP_0 = CP_1 = CP_2 = CP$$

激励方程

$$D_0 = Q_2^n$$
 , $D_1 = Q_0^n$, $D_2 = Q_1^n$

状态方程

$$Q_0^{n+1} = D_0 = Q_2^n$$
, $Q_1^{n+1} = D_1 = Q_0^n$, $Q_2^{n+1} = D_2 = Q_1^n$

状态表

$Q_2^n Q_1^n Q_0^n$	$Q_2^{n+1}Q_1^{n+1}Q_0^{n+1}$
1 1 0	1 0 1
1 0 1	0 1 1
0 1 1	1 1 0

画出状态图