## 第十章 触发器: 时序逻辑电路引论

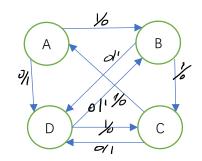
10.1 由题图 10.1 所示状态表画出状态图, 并求出输出变量 Z 的逻辑方程。

X	0	1
Qn		
А	D/1	B/0
В	D/1	C/0
С	D/1	A/0
D	B/1	C/0

解: 状态图如下。

X	0		1		
Q <sup>n</sup>					
А	D/	1	В	0	\
В	D	1	С	0	
С	D١	1	A	0	
D	B/		C	0	

 $z = \bar{x}$ 



10.2 根据图题 10.2 所示状态表, 求出当 X=010101000 序列时所对应的输出序列及状态序列。(初始状态为 A)

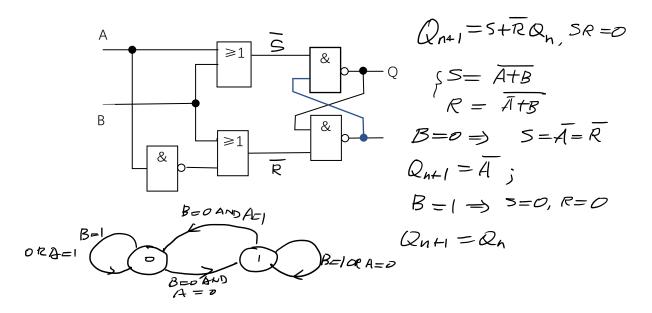
X	0	1
Qn		
А	D/0	B/0
В	D/0	B/0
С	B/0	C/0
D	B/1	C/0

解:根据此状态表,得出状态序列如下。

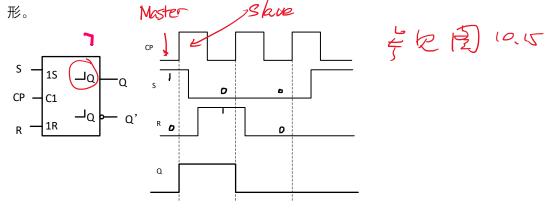
>= ADC BBDC BDB >= 0600000001

10.3 求出题图 10.3 所示锁存电路的状态图和特性方程。

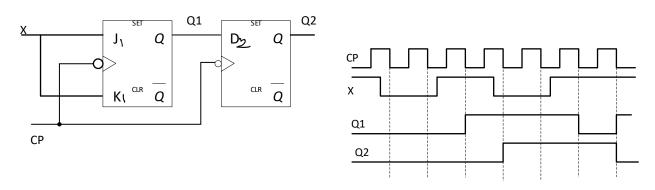
解:



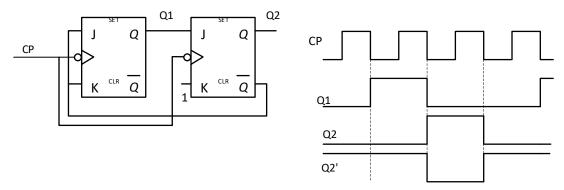
10.4 已知主从 RS 触发器的逻辑符号和 CP,S,R 端的波形图如下所示。试画出 Q 端对应的波



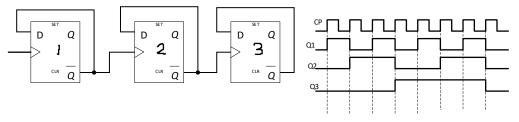
10.7 在下图中, F1 与 F2 均为负边沿触发器。画出 Q1, Q2 波形。



 $Q^{n+1}=J\overline{Q^n}+\bar kQ^n$ , $J_1=K_1=X$ ,X=1, $Q_1^{n+1}=\bar Q_1^n$ ,X=0, $Q_1^{n+1}=Q_1^n$ , $Q_2^{n+1}=Q_1^n$ 10.9 试画出如图电路在连续三个 CP 周期信号作用下 Q1、Q2 端的输出波形。



 $Q_2^n=0, Q_1^{n+1}=\bar{Q}_1^n; Q_2^n=1, Q_1^{n+1}=Q_1^n;$   $Q_2^{n+1}=Q_1^n\cdot \bar{Q}_2^n, Q_1^n=1, Q_2^{n+1}=\bar{Q}_2^n; Q_1^n=0, Q_2^{n+1}=0$  10.12 试画出如图电路在8个CP周期信号下Q1、Q2、Q3端的输出波形。



 $Q_i^{n+1}=\overline{Q}_i^n, i=1,2,3, CP_2=\overline{Q}_1, CP_3=\overline{Q}_2\circ$