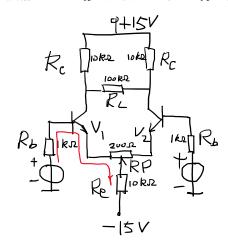
习题五、集成运算放大器

5.1 什么是差模信号? 什么是共模信号? 差动放大电路对这两种信号的放大能力如何? 差动电路的发射极电阻 R_e对差模信号和共模信号的作用各如何?

答: 差模信号是施加在差动放大电路两个输入端的大小相同方向相反的两个信号; 共模信号是施加在这两个输入端的大小与方向完全相同的信号。差动放大电路需要对差模信号进行放大, 对共模信号进行抑制。发射极电阻对差模信号没有负反馈作用, 对于共模信号, 它相当于电流串联负反馈, 可以降低共模电压放大倍数, 提高共模抑制比。

5.7 某差动放大电路如下图所示。 V_1 与 V_2 的参数相同, $V_{BE}=0.7V$; $\beta=150$ 。为了使输入为 0时,输出也是 0,加了调零电位器RP。已知 $r_{bb'}=200\Omega$, $R_{BP}=200\Omega$,其他参数如图。试计算:

- (1) 静态时两管的 I_{BQ} , I_{CQ} 和 V_{CEQ} 各为多少?
- (2) 计算差模电压增益 A_{vd} ;
- (3) 计算差模输入电阻 R_{id} 和差模输出电阻 R_{od} ;
- (4) 求共模输入电阻 R_{ic} 、共模电压增益 A_{vc} 和共模抑制比 K_{CMRR} 。



解: (1) 如图所示 BE 回路, $R_b \cdot I_{BQ} + 0.7 + (1+\beta) \cdot I_{BQ} \cdot \left(2 \cdot R_e + \frac{1}{2}R_{RP}\right) = 15V$

$$I_{BQ} = \frac{15 - 0.7}{R_b + (1 + \beta) \left(\frac{1}{2} R_{RP} + 2 R_e\right)} \frac{-14.3}{-1 + 151 \times (0.1 + 20)} = \frac{14.3}{3036.1} = 4.7 \mu A;$$

$$I_{CQ} = \beta I_{BQ} = 150 \times 4.7 = 705 \mu A;$$

$$15 - I_{cQ}R_c - V_{CEQ} - I_{EQ} \cdot \frac{1}{2}R_{Rp} - 2I_{EQ}R_E = -15$$

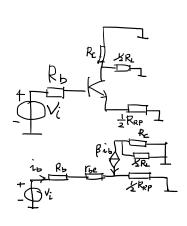
$$V_{CEQ} \approx 30 - I_{CQ} \left(R_c + \frac{R_{RP}}{2} + 2R_E \right)$$

= 30 - 0.705(10 + 0.1 + 20) = 8.78V

(2) 差模电压增益 A_{vd} 。交流通路及微变等效电路如图所示。

$$v_{i} = i_{b}(R_{b} + r_{be}) + (1 + \beta)i_{b}\frac{1}{2}R_{RP}$$

$$v_{0} = -\beta i_{b}R'_{L} = -\beta i_{b}\left(R_{c} \parallel \frac{1}{2}R_{c}\right)$$



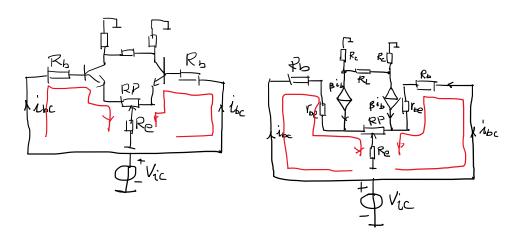
$$A_{vd} = \frac{v_0}{v_i} = \frac{-\beta \left(R_c \|_{2}^{1} R_c\right)}{(R_b + r_{be}) + (1 + \beta)_{2}^{1} R_{RP}}, \quad r_{be} = r_{bb'} + \frac{26}{I_E} = 0.2 + \frac{26}{4.7} = 5.73 k\Omega$$

$$A_{vd} = -\frac{150 \times (10 \| 50)}{1 + 5.73 + (1 + 150) \times 0.1} = -\frac{1250}{21.83} = -57.26,$$

(3)差模输入电阻 $R_{id}=2~((R_b+r_{be})+(1+\beta)\frac{1}{2}R_{RP})=2\times 21.83=43.66k\Omega$ 。

输出电阻 $R_{od}=2R_c=20k\Omega$

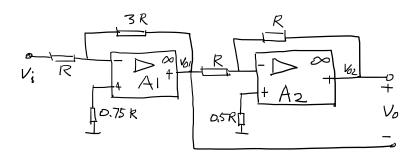
(4)共模输入回路和微变等效电路如图所示。



$$\begin{split} V_{ic} &= i_{bc} \left(R_b + r_{be} + (1+\beta) \frac{1}{2} R_{RP} + 2(1+\beta) R_e \right) \\ R_{ic} &= \frac{v_{ic}}{2 i_{bc}} = \frac{\left(R_b + r_{be} + (1+\beta) \frac{1}{2} R_{RP} + 2(1+\beta) R_e \right)}{2} \\ &= \frac{1 + 5.73 + 151 \times 0.1 + 2 \times 151 \times 10}{2} = \frac{3041.83}{2} = 1520.9 k\Omega = 1.5 M\Omega \end{split}$$

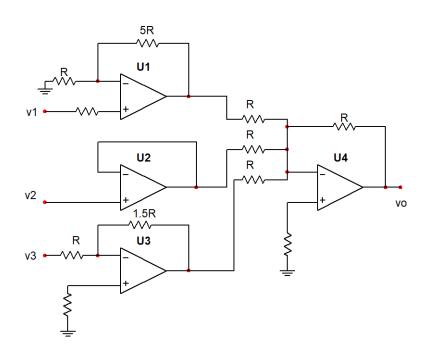
双端输出: $A_{vc} \approx 0$, $K_{CMRR} \approx \infty$

5.12 由两个运算放大器构成的单端输入差动输出放大电路如图所示。写出输出电压 v_0 与输入电压 v_i 的关系式。

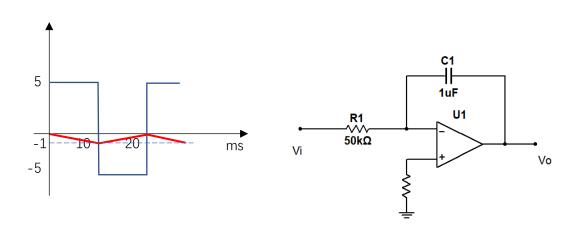


解:
$$v_{01} = -\frac{v_i}{R} \cdot 3R = -3v_i$$
, $v_{02} = -\frac{v_{01}}{R} \cdot R = -v_{01} = 3v_i$
 $v_0 = v_{02} - v_{01} = 6v_i$ 。

5.14 设计一个运算电路,完成 $v_0=-6v_{i1}-v_{i2}+1.5v_{i3}$ 。解: $v_0=-(6v_{i1}+v_{i2}-1\cdot 5v_{i3})=-(x+y+z)$ $x=6v_{i1},y=v_{i2},z=-1.5v_{i3}$



5.17 设有一如下图所示的方波加在电路的输入端,其中 $R_1=50k\Omega$,C= $1\mu F$ 。试画出理想情况下输出电压的波形。

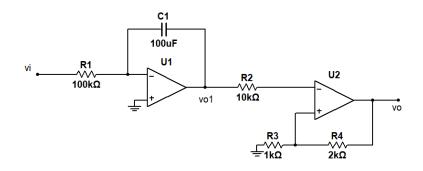


$$v_0 = -\int rac{1}{RC} v_i \, dt = -rac{1}{RC} \int v_i \, dt = -rac{1}{0.05} \int v_i \, dt = -20 \int v_i \, dt$$
 10ms 充电, $\Delta v_0 = -20 imes 10 imes v_i = -0.2 v_i$, 前半周: $\Delta v_0 = -1 V_{\odot}$

- 5.19 电路如下所示,运放为理想运放,最大输出电压 $v_{o_m} = \pm 12V$ 。
- (1) 说明电路由哪两种电路组成的;
- (2) 设电路初始电压是 0, t=0 时, vo=-12V。当加入 vi=1V 的阶跃信号后, 需多长时间 vo

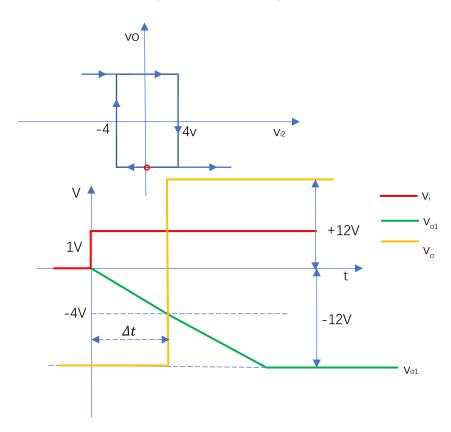
跳变到+12V;

(3)画出 vo1 与 vo 的波形。



解: (1) 电路由积分器与施密特触发器构成;

(2) U2 施密特触发器
$$v_{T+} = \frac{1}{3} \times 12 = 4V$$
, $v_T^- = \frac{1}{3} \times (-12) = -4V$



$$\begin{split} v_{01} &= -\frac{1}{R_1 c} \int v_i \, dt = -\frac{1 \cdot \Delta t}{100 k \Omega \times 100 \mu F} = -0.1 \Delta t = -4 v \\ \Delta t &= 40 s_\circ \end{split}$$