

**《数字电子技术》**

**课程设计报告**

**班级： 电子信息工程2班**

**学号： 2017329600042**

**姓名： 胡浩**

**序号： 34**

浙江理工大学本科课程设计任务书

|  |  |  |  |
| --- | --- | --- | --- |
| **设计题目** | **数字系统的设计及FPGA实现** | | |
| **设计要求** | 1. 通过基于红外线传感器的脉搏测试仪数字部分的实现，熟悉数字系统的一般设计、制作和调试方法，初步掌握大规模集成电路的应用方法和注意事项； 2. 掌握常用数字集成电路（555、计数器、译码器等）的应用； 3. 熟悉基于Vivado的数字电路自动化设计流程。 | | |
| **主要技术指标** | 1. 设计门控电路的暂稳态时间为30秒； 2. 设计译码、显示电路，记录被测心率； 3. 完成四位数字时钟的Verilog HDL描述（最大计时为59分59秒）。 | | |
| **工作内容** | 1. 用555芯片设计半分钟定时器，同时设计三位计数电路对方波信号进行计数，并设计译码电路将BCD码翻译成数码管的七段码。 2. 设计驱动电路驱动三位数码管，显示半分钟心跳次数。 3. 装配硬件电路并进行硬件测试、记录结果。 4. 用Verilog语言，设计四位数字时钟，通过vivado平台仿真并下载到FPGA实验板上验证。 5. 整理数据，撰写设计报告并上交。 | | |
| **工作计划** | 2019.6.5：介绍设计题目，工作原理，设计要求，下发课程设计任务书；  2019.6.11：设计电路原理图，选择合适的元器件并进行组装、焊接实际电路；  2019.6.12：调试电路，排除故障，记录有关参数指标；  2019.6.16：上机，完成四位数字时钟的FPGA设计；  2019.6.19：答辩，按要求整理数据，撰写设计报告。 | | |
| **设计报告要求** | 1. 产品的技术指标、功能要求； 2. 电子脉搏测试仪的原理（框图）； 3. 单元电路（门控、计数、译码）的工作原理，包括重要芯片的介绍等； 4. 电子脉搏测试仪数字部分的设计思路及原理图；调试的步骤和注意事项； 5. 测量数据记录表格； 6. 四位数字时钟的Verilog HDL设计和验证。 7. 设计过程问题总结与心得体会。 | | |
| **指导教师**  **签 名** | 年 月 日 | **系主任签名：** | 年 月 日 |

1. **产品简介**

红外线心率计就是通过红外线传感器检测出手指中动脉血管的微弱波动，由计数器计算出每分钟波动的次数。但手指中的毛细血管的波动是很微弱的，因此需要一个高放大倍数且低噪声的放大器，这是红外线心率计的设计关键所在。通过本产品的制作，可以使学生掌握常用模拟、数字集成电路（运算放大器、非门、555定时器、计数器、译码器等）的应用。

1. **实验目的**
   1. 通过基于红外线传感器的脉搏测试仪数字部分的实现，熟悉数字系统的一般设计、制作和调试方法，初步掌握大规模集成电路的应用方法和注意事项。
   2. 掌握常用数字集成电路（555、计数器、译码器等）的应用。
   3. 熟悉掌握vivado软件的使用方法及功能。
2. **实验要求**
   1. 设计门控电路的暂稳态时间为30秒。
   2. 设计译码、显示电路，记录被测心率。
   3. 实现暂停、加减时间、重置等功能。
3. **实验内容**
   1. 用555芯片设计半分钟定时器，同时设计三位计数电路对方波信号进行计数，并设计译码电路将BCD码翻译成数码管的七段码。
   2. 设计驱动电路驱动三位数码管，显示半分钟心跳次数。
   3. 装配硬件电路并进行硬件测试、记录结果。
   4. 整理数据，并撰写设计报告。
4. **实验原理**
5. 单元电路的工作原理

**⑴ 负电源变换电路**

为简化实验的步骤，实验中直接用+12V、和-10V的电源代替负电源变换电路。

**⑵ 血液波动检测电路**

实验中采用信号源发生器直接产生正弦波代替原来的血液波动检测电路。

**⑶ 放大、整形、滤波电路**

放大、整形、滤波电路是把传感起检测到的微弱电信号进行放大、整形、滤波，最后输出反映心跳频率的方波，如图5所示。其中LM741为高精度单运放电路，IC2、IC3、IC4都为LM741。



　信号放大、整形电路

因为传感器送来的信号幅度只有2～5毫伏，要放大到10V左右才能作为计数器的输入脉冲。因此放大倍数设计在4000倍左右。两级放大器都接成反相比例放大器的电路，经过两级放大、反相后的波形是跟输入波形同相、且放大了的波形。放大后的波形是一个交流信号。其中A1、A2的供电方式是正负电源供电，电源为+12V、-10V。

A1、A2与周围元件组成二级放大电路，放大倍数Auf为：



由于放大后的波形是一个交流信号，而计数器需要的是单方向的直流脉冲信号。所以经过V3检波后变成单方向的直流脉冲信号，并把检波后的信号送到RC两阶滤波电路，滤波电路的作用是滤除放大后的干扰信号。R9、V4组成传感器工作指示电路，当传感器接收到心跳信号时，V4就会按心跳的强度而改变亮度，因此V4正常工作时是按心跳的频率闪烁。直流脉冲信号滤波后送入A3的同相输入端，反相输入端接一个固定的电平，A3是作为一个电压比较器来工作的，是单电源供电。当A3的3脚电压高于2脚电压的时候，6脚输出高电平；当A3的3脚电压低于2脚电压的时候，6脚输出低电平，所以A3输出一个反应心跳频率的方波信号。

**⑷ 门控电路**

555定时器是一种将模拟电路和数字电路集成于一体的电子器件，用它可以构成单稳态触发器、多谐振荡器和施密特触发器等多种电路。555定时器在工业控制、定时、检测、报警等方面有广泛应用。

555定时器内部电路及其电路功能如图所示。555内部电路由基本RS触发器FF、比较器COMP1、COMP2和场效应管V1组成。当555内部的COMP1反相输入端（-）的输入信号VR小于其同相输入端（+）的比较电压VCO（）时，COMP1输出高电位，置触发器FF为低电平，即Q=0；当COMP2同相输入端（+）的输入信号大于其反相输入端（-）的比较电压VCO/2(1/3VDD)时，COMP2输出高电位，置触发器FF为高电平，即Q=1。是直接复位端，，Q=0；MOS管V1是单稳态等定时电路时，供定时电容C对地放电作用。

注意：电压VCO可以外部提供，故称外加控制电压，也可以使用内部分压器产生的电压，这时COMP2的比较电压为VDD/3，不用时常接0.01μF电容到地以防干扰。



555定时器内部电路 555简化符号

555定时器内部电路及其功能符号

由555接成单稳态触发器来完成门控电路的作用是控制计数器的启停，并控制每次测量的时间，电路如图所示。



电路 工作波形

由555组成的门控电路

① 当接通电源的时候，+12V电源电压通过R15对电容C4进行充电，2脚的电压马上变成12V（“1”电平），触发器FF被置“0”， 即555的3脚输出“0”电平。V6截止，V6的C极为高电位，所以计数器MC14553不计数，此时V5不亮。

② 当按下S1按钮时，2脚电压为0V，低于1/3电源电压。555内部CMP2输出高电平,触发器FF被置“1”，即3脚输出“1”电平，V6饱和导通，V5发光，V6集电极输出低电平，使计数器MC14553清零，开始计数。同时555内场效应管截止，12V电压通过R17给C6充电，C6的电压逐渐增高，uC6波形。

③ 当C6的电压充到2/3电源电压的时候，555内CMP1输出高电平，触发器置“0”，3脚输出低电平，V6集电极输出高电平，因此计数器MC14553的11脚变为高电平，计数器停止计数；同时555内场效应管导通，电容C6通过场效应管迅速放电到低电平，返回稳定的状态，定时结束。

脉宽TW可根据下式计算：



**⑸ 3位计数电路**

由MC14553组成的3位计数电路对输入的方波进行计数，并把计数结果以BCD码的形式输出。

MC14553为十六引脚扁平封装集成电路，其引脚功能如图所示，有四个BCD码输出端Q1～Q3，可分时输出三组BCD码；有三个分时同步控制信号DS1～DS3，为计数器的输出提供分时同步输出控制信号，形成动态扫描工作方式，该控制端低电平有效。计数电路包含了计数和输出驱动电路。

 MC14553 CD4543

集成电路引脚功能图

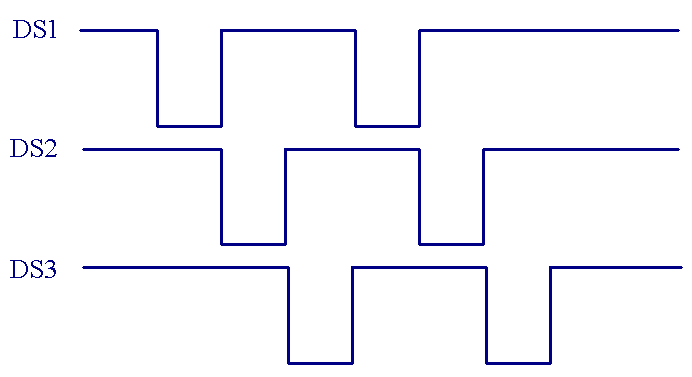
计数器MC14553真值表如下：

MC14553真值表

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| 输入 | | | | 输出 |
| 置零端（13脚） | 时钟（12脚） | 使能（11脚） | 测试（10） |
| 0 | 上升沿 | 0 | 0 | 不变 |
| 0 | 下降沿 | 0 | 0 | 计数 |
| 0 | X | 1 | X | 不变 |
| 0 | 1 | 上升沿 | 0 | 计数 |
| 0 | 1 | 下降沿 | 0 | 不变 |
| 0 | 0 | X | X | 不变 |
| 0 | X | X | 上升沿 | 锁存 |
| 0 | X | X | 1 | 锁存 |
| 1 | X | X | 0 | Q0123=0 |

X=任意

计数器MC14553的 DS1～DS3输出为方波，波形如图下图所示。当按下S1时，V5饱和导通，V5的C极为低电平，MC14553的11脚变为低电平，计数器开始对送到12脚的从整形电路过来的方波个数进行计数，最大计数为999，计数结果以BCD码的形式从Q0～Q3输出。11脚不管是高电平还是低电平，DS1～DS3始终是输出下图的方波。当DS3是低电平的时候，个位显示器被选中，Q0～Q3输出个位要显示的数值；当DS2是低电平的时候，十位显示器被选中，Q0～Q3输出十位要显示的数值；当DS1是低电平的时候，百位显示器被选中，Q0～Q3输出百位要显示的数值。



DS1～DS3输出波形图

**⑹ 译码、驱动、显示电路**

3位计数电路、译码、驱动、显示电路如图所示，它的作用是把计数器输出的计数结果显示在3位数码管上。

译码器CD4543的引脚功能。它有了四个输入端：A、B、C、D，与计数器的输出端相连；有七个数码笔段输出驱动端：a～g。译码器CD4543可以驱动共阴、共阳两种数码管，使用时，只要将PH引脚接高电平，即可驱动共阳极的LED数码管；将PH引脚接低电平，即可驱动共阴极的LED数码管。

显示采取动态扫描的方法，即每一时刻只有一个数码管被点亮，但是交替的频率非常快，由于人眼的视觉残留效应，人眼看到的就是静止的数字显示结果。计数器送来的数据，经过CD4543翻译成7段字码后，接到数码管的7个笔画端，点亮相应的笔画段。数码管采用共阳极的。CD4543的真值表如下：

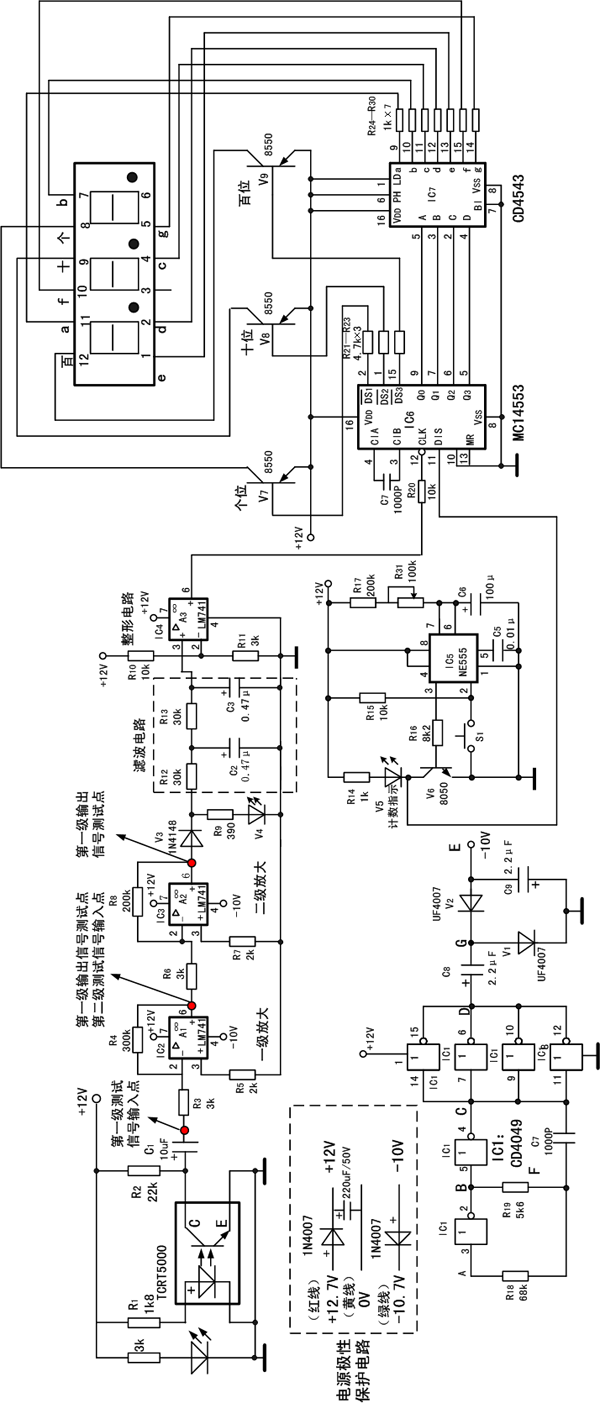
CD4543的真值表

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| 输入 | | | | 输出 | |
| LD  (1) | BI  (7) | PH  (6) | D C B A | a b c d e f g | 显示 |
| X | 1 | 1 | X X X X | 1 1 1 1 1 1 1 | 黑屏 |
| 1 | 0 | 1 | 0 0 0 0 | 0 0 0 0 0 0 1 | 0 |
| 1 | 0 | 1 | 0 0 0 1 | 1 0 0 1 1 1 1 | 1 |
| 1 | 0 | 1 | 0 0 1 0 | 0 0 1 0 0 1 0 | 2 |
| 1 | 0 | 1 | 0 0 1 1 | 0 0 0 0 1 1 0 | 3 |
| 1 | 0 | 1 | 0 1 0 0 | 1 0 0 1 1 0 0 | 4 |
| 1 | 0 | 1 | 0 1 0 1 | 0 1 0 0 1 0 0 | 5 |
| 1 | 0 | 1 | 0 1 1 0 | 0 1 0 0 0 0 0 | 6 |
| 1 | 0 | 1 | 0 1 1 1 | 0 0 0 1 1 1 1 | 7 |
| 1 | 0 | 1 | 1 0 0 0 | 0 0 0 0 0 0 0 | 8 |
| 1 | 0 | 1 | 1 0 0 1 | 0 0 0 0 1 0 0 | 9 |
| 1 | 0 | 1 | 1 0 1 0 | 1 1 1 1 1 1 1 | 黑屏 |
| 1 | 0 | 1 | 1 0 1 1 | 1 1 1 1 1 1 1 | 黑屏 |
| 1 | 0 | 1 | 1 1 0 0 | 1 1 1 1 1 1 1 | 黑屏 |
| 1 | 0 | 1 | 1 1 0 1 | 1 1 1 1 1 1 1 | 黑屏 |
| 1 | 0 | 1 | 1 1 1 0 | 1 1 1 1 1 1 1 | 黑屏 |
| 1 | 0 | 1 | 1 1 1 1 | 1 1 1 1 1 1 1 | 黑屏 |



3位计数、译码、驱动、显示电路

上图中：IC6为MC14553；IC7为CD4543。



整机原理

1. **实验过程**
2. **门控电路的调试**

电路连接完毕后通电。此时，门控电路进入稳态，用数字万用表DC20V挡测量3、6、7脚与1脚之间的电压都为0V，V6的C极与1脚之间的电压为12V，V5不发光。按一下S1按钮，门控电路输出状态发生翻转，进入暂稳态，555输出端3脚输出高电位，因此V6饱和导通，V6的C极输出低电位，V5发光，用数字万用表DC20V挡测量6、7脚与1脚之间的电压，可以发现，电压是慢慢上升的，当上升到8V左右的时候（时间是30秒），门控电路输出状态又发生翻转，进入稳态，此时555输出端3脚输出低电位。用数字万用表DC20V挡测量3、6、7脚的与1脚之间的电压，都是0V，V6的C极与1脚之间的电压为12V，V5不发光。

如果暂稳态的时间不是30秒，则最后测量的心率不准确。需要调整R17或C6的参数来达到30秒的要求。具体计算公式：1.1× R17× C6=30。

1. **计数、译码、驱动、显示电路的调试**

电路连接完毕后通电。此时由于门控电路的控制作用，计数器MC14553的使能端（低电平有效）被置“1”，计数器不计数，输出的BCD码是0000即5、6、7、9脚的电压大约是0V。用示波器双踪测量DS1、DS2之间、DS2与DS3之间波形，应能显示图（8）所示的波形，测试并把波形画在图中中（示波器量程：双踪，5V/DIV，1mS/DIV）。

把食指放在传感器的探头处，适当调节压力。当观察到V4呈现有规律的亮-灭时，就可以进行测量了。按一下门控电路的S1，这时，V5发光，计数器的使能端被置“0”，计数器开始按整形电路送来的心跳脉冲计数。计数的结果以BCD码的形式送到译码器进行译码。译码后的结果送到数码管显示计数的结果。过30秒钟后，门控电路输出高电平，计数器使能端被置“1”，计数器停止计数。数码管显示最后计数的结果，此数字乘2即是被测的心率。测量并记录计数器停止计数后，集成电路MC14553及CD4543的引脚电压并填入相应表中。

1. **实验数据**

放大、整形、滤波电路

|  |  |  |  |
| --- | --- | --- | --- |
| 测量项目 | IC2的6脚电压波形 | IC3的6脚电压波形 | IC4的6脚电压波形 |
| 画出被测量  波形并标出  幅度与周期 |  |  |  |
| 一级放大倍数：58.6 | | 二级放大倍数：61.2 | |

门控电路

稳态时IC4（555）及三极管V6的C极电压

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| 测量  项目 | U1 | U2 | U3 | U4 | U5 | U6 | U7 | U8 | UC |
| 测量值 | 0 | 12 | 0 | 12 | 12 | 0 | 0 | 12 | 12 |

暂态时IC4（555）及三极管V6的C极电压：

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| 测量  项目 | U1 | U2 | U3 | U4 | U5 | U6 | U7 | U8 | UC |
| 测量值 | 0 | 0 | 10.6 | 12 | 10.4 | 5.4 | 5.4 | 12 | 1.2 |

暂稳态时间t= 30 秒

计数、译码、驱动、显示电路

|  |  |  |
| --- | --- | --- |
| 测量项目 | DS1、DS2、DS3波形（画在一起） | V3、V4、V5的C极（画在一起） |
| 画出被测量  波形并标出  幅度与周期 |  |  |

稳态时MC14553引脚电压

|  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| 测量  项目 | MC14553 | | | | | | | | | |
| U5 | U6 | U7 | U9 | U3 | U4 | U11 | U13 | U8 | U16 |
| 测量值 | 1.4 | 2.1 | 1.7 | 1.9 | 4.5 | 5.2 | 10.8 | 0 | 0 | 12 |

稳态时CD4543引脚电压

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
| 测试项目 | CD4543 | | | | | | | |
| U2 | U3 | U4 | U5 | U9 | U10 | U11 | U12 |
| 测量值 | 2.1 | 1.7 | 1.4 | 1.9 | 10.4 | 11.2 | 9.8 | 11.0 |
| 测试项目 | U13 | U14 | U15 | U1 | U6 | U16 | U7 | U8 |
| 测量值 | 10.6 | 9.9 | 11.2 | 12 | 12 | 12 | 0 | 0 |

1. **软件实验内容**

//100M分频为1k,作为数码管的扫描频率

module clk\_div(

clk,

clk\_out

);

input clk;

output clk\_out;

parameter N1=100000;

reg clk3=1'b0;

reg [16:0]count3=17'd0;

assign clk\_out = clk3;

always @(posedge clk)

begin

count3<=17'd0;

clk3<=1'b0;

if(count3<N1-1)

begin

count3<=count3 + 1'b1;

if(count3<(N1/2-1))

clk3<=1'b0;

else

clk3<=1'b1;

end

else

begin

count3<=17'd0;

clk3<=1'b0;

end

end

endmodule

/\*\*\*\*\*计数\*\*\*\*\*\*\*\*/

module clk\_dis1\_count(clk1,rst,stop,op1,op2,op3,op4);

input clk1,rst,stop;

//声明时钟、复位信号和暂停信号，此处时钟为分频后得到的1KHz信号；

output reg [3:0]op1=4'd0;

output reg [3:0]op2=4'd0;

output reg [3:0]op3=4'd0;

output reg [3:0]op4=4'd0;

/\*op1,op2...为数码管显示时钟\*/

//\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*//

parameter N2=1000;

//更改成为1hz,每一秒输出一次，做电子表使用

reg clk3=1'b0;

//输出clk3 ,1Hz

reg [9:0]count\_clk1=10'd0;

always @(posedge clk1)

begin

if(count\_clk1<N2-1)

begin

count\_clk1<=count\_clk1+1'b1;

if(count\_clk1<(N2/2-1) )

clk3<=1'b0;

else

if(!stop)

begin

clk3<=1'b1;

end

else

begin

clk3<=1'b0;

end

end

else

begin

count\_clk1<=10'd0;

clk3<=1'b0;

end

end

/\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*/

always @(posedge clk3 or negedge rst)

begin

if(rst)

begin

op1<=4'd0;

op2<=4'd0;

op3<=4'd0;

op4<=4'd0;

end

else

begin

if(op1<9)

op1<=op1+1'b1;//如果秒钟最低位小于9，就加一，否则最低位变为0

else

begin

if(op2<5)

op2<=op2+1'b1; //秒钟最低位为9时，若小于5，十位加一

//否则即为 59，->00.后两位为00分位置加一。

else

begin

if(op3<9)

op3<=op3+1'b1;//由于分和秒都是60进制，因此方法同上。

else

begin

if(op4<5)

op4<=op4+1'b1;

else

op4<=1'd0;

op3<=4'd0;

end

op2<=4'd0;

end

op1<=4'd0;

end

end

end

endmodule

//顶层数码管模块

module clk\_display(

clk,

rst,

stop,

sm\_seg,

sm\_bit

);

input clk,rst,stop;

output reg[7:0] sm\_seg;

output reg [3:0]sm\_bit;

//\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*

//定义线网型连接线；

//\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*

wire clk1;

wire [3:0]op1,op2,op3,op4;

//\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*

//定义状态机

parameter IDLE=5'b0000\_1,

SA =5'b0001\_0,

SB =5'b0010\_0,

SC =5'b0100\_0,

SD =5'b1000\_0;

reg [4:0]state;

//

reg [3:0]Num;

clk\_div M1(

.clk(clk),

.clk\_out(clk1)

);

clk\_dis1\_count M2(

.clk1(clk1),

.rst(rst),

.stop(stop),

.op1(op1),

.op2(op2),

.op3(op3),

.op4(op4)

);

always @(posedge clk1)

begin

state <= IDLE;

case (state)

IDLE:state <= SA;

SA:

begin

sm\_bit <= 4'b1110;

Num <= op1;

state <= SB;

end

SB:

begin

sm\_bit <= 4'b1101;

Num <= op2;

state <= SC;

end

SC:

begin

sm\_bit <= 4'b1011;

Num <= op3;

state <= SD;

end

SD:

begin

sm\_bit <= 4'b0111;

Num <= op4;

state <= SA;

end

default state <= IDLE;

endcase

end

always @ (Num)

begin

case (Num)

4'h0 : sm\_seg = 8'b1100\_0000; //0

4'h1 : sm\_seg = 8'b1111\_1001; // "1"

4'h2 : sm\_seg = 8'b1010\_0100; // "2"

4'h3 : sm\_seg = 8'b1011\_0000; // "3"

4'h4 : sm\_seg = 8'b1001\_1001; // "4"

4'h5 : sm\_seg = 8'b1001\_0010; // "5" //共阴极数码管表

4'h6 : sm\_seg = 8'b1000\_0010; // "6"

4'h7 : sm\_seg = 8'b1111\_1000; // "7"

4'h8 : sm\_seg = 8'b1000\_0000; // "8"

4'h9 : sm\_seg = 8'b1001\_0000; // "9"

4'ha : sm\_seg = 8'b1000\_1000; // "a"

4'hb : sm\_seg = 8'b1000\_0011; // "b"

4'hc : sm\_seg = 8'b1100\_0110; // "c"

4'hd : sm\_seg = 8'b1010\_0001; // "d"

4'he : sm\_seg = 8'b1000\_0111; // "e"

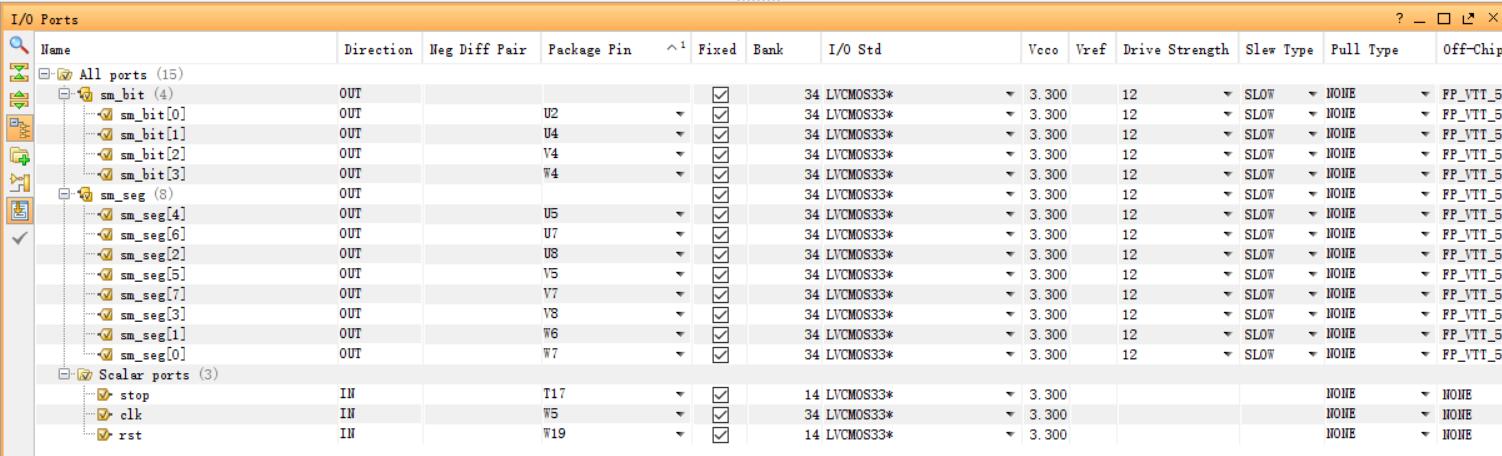
4'hf : sm\_seg = 8'b1000\_1110; // "f"

default : sm\_seg = 8'b1100\_0000;//0

endcase

end

endmodule



1. **实验总结**

本次课设的学习分为两个部分，硬件部分和软件部分。

硬件部分：实验中焊接是一个比较难且非常重要的过程，首先应该对焊接电路图的理解要清晰，要明白每个器件的意义及其在电路的功能。因为本次课设芯片比较多，有三个，因此管脚也比较多，所以在焊接过程中要时刻注意焊接是否会影响其他管脚的布局和连线，并且也要合理的将三个芯片布局布好以减少线以及锡的使用。我在焊接的过程中，因为在分两个板块焊接时，忘记了把555板块的4和8引脚接+12V，导致在调试过程中，显示屏不亮且IC6和IC7两个芯片发烫，索性我及时断开了电源（在调试时我输入的电压值在9V左右），并没有烧坏芯片，开始我一直以为是IC6和IC7模块有短路情况，一直在排查，好几遍都没有排查出来，后来还是通过老师的提醒检查出了问题所在，并最终调试成功。

软件部分：数字时钟的组成由两个2选1选择器构成，两个计数器公用一个时钟信号CP。对时间进行校正时，在控制端的作用下，能使信号接高电平，此时每来1个时钟信号，计数器加计数，从而实现对分钟的计数。正常计时时，信号来自于低位计时器的输出，即秒钟计数器记到59s时，产生输出信号使分钟加1。代码部分因为课上学习有一部分，同时有着C和C++的一些基础，大致能看懂，我设计的是清零置数功能和暂停功能；暂停功能由于知识不足，在暂停功能实现过程中，只有一直输入高电平才能实现暂停，不会被记录（实际就是要一直按着开关按钮才会暂停，一松开就又继续运行）。关于分屏的原理，先设置一个clk让其每收到50000个信号翻转一次，频率降为1kHZ，再按照同样方法将其降至1HZ，即为所需频率。