

Pontifícia Universidade Católica de Minas Gerais
Instituto de Ciências Exatas e Informática
Curso de Ciência da Computação

ARQUITETURA DE COMPUTADORES I

PROPOSTA DE CRONOGRAMA

Mês	Dia	T	Dia	P	Descrição	OBS.
08						
			31	G00	Preparação para o início de atividades	
	06	A01			Apresentação da disciplina - Introdução	
	07	A02			Modelo de computador - Representação de dados	
			09	G01	Guia 01	
	13	A03			Sistemas de numeração	
	14	A04			Representação inteira	
			16	G02	Guia 02	
	20	A05			Representação fracionária	
	21	A06			Complementos	
			23	G03	Guia 03	
	27	A07			Álgebra de proposições	
	28	A08			Circuitos lógicos combinacionais	
			30	G04	Guia 04	
	31	A09			Simplificações de circuitos	
09						
	03	A10			Simplificações de circuitos	
	04	A11			Arquitetura de microprocessadores - LU	
			06	G05	Guia 05	
	10	A12			Arquitetura de microprocessadores - AU	
	11	A13			Arquitetura de microprocessadores - ALU	
			13	G06	Guia 06	
	17	A12			Verificação 01 - Circuitos combinacionais	15
	18	A13			Circuitos lógicos sequenciais	
			20	G07	Guia 07	
			23	R01	Recuperação/Refação 01a	
	24	A14			Circuitos lógicos sequenciais	
	25	A15			Diagramas de Mealy e Moore	
			27	G08	Guia 08	
10						
	01				Contadores assíncronos e síncronos	
	02	A16			Registradores	
			04	G09	Guia 09	
	08	A17			Arquitetura de microprocessadores - Modelo	
	09	A18			Arquitetura de microprocessadores - Memória	
			11	G10	Guia 10	
	15	A19			Arquitetura de microprocessadores - Desvios	
	16	A20			Arquitetura de microprocessadores - Instruções	
			14	T01	Artigo (*)	
			18	G11	Guia 11	
	22	A20			Verificação 02 - Circuitos sequenciais	20
	23	A21			Arquitetura de microprocessadores - Endereçamento	
			25	G12	Guia 12	
			28		Recuperação/Refação 02	
	29	A22			Arquitetura de microprocessadores - Pilha	
	30	A23			Arquitetura de microprocessadores - Funções	

OBS.:
(*) Segunda-feira

ARQUITETURA DE COMPUTADORES I

PROPOSTA DE CRONOGRAMA

Mês	Dia	T	Dia	P	Descrição	OBS.
11						
			01	G13	Guia 13	
	05	A24			Arquitetura de microprocessadores - Integração	
	06	A25			Arquitetura de microprocessadores - Evolução	
			08	G14	Guia 14	
			11	ADA		05
	12	A26			Arquitetura de microprocessadores - Evolução	
	13	A27			Software básico	
			14	G15	Guia 15	(*)
			15		Feriado	
	19	A28			Software básico	
	20	A29			Software básico	
			22	G16	Guia 16	
	26	A30			Software básico	
	27	A31			Software básico	
			29	P01	Projeto 01	
12						
	03	A32			Software básico	
	04	A33			Software básico	
			06	P02	Projeto 02	
			07	--	Divulgação de notas de atividades práticas	40
	10	A34				
	11	A35			Verificação 03 - Todos os assuntos	20
			13	--		
	17	A36			Revisão	
	18	A37			Reavaliação - Todos os assuntos	
			20		Divulgação de notas	
		06			Práticas investigativas (extra-classes)	
T		80		25	Totais	100

OBS.:

A Avaliação de Desempenho Acadêmico (ADA) será agendada para todas as disciplinas.

ARQUITETURA DE COMPUTADORES I

PROPOSTA DE CRONOGRAMA

AULA	DATA	DISTRIBUIÇÃO DE AULAS DE TEORIA
01	06/08	Apresentação da disciplina - Introdução
02	07/08	Modelo de computador - Representação de dados
03	13/08	Sistemas de numeração
04	14/08	Representação inteira
05	20/08	Representação de ponto flutuante
06	21/08	Álgebra de proposições
07	27/08	Circuitos lógicos combinacionais
08	28/08	Simplificações de circuitos (VK-Maps)
09	03/09	Simplificações de circuitos (QM)
10	04/09	Arquitetura de microprocessadores - LU
11	10/09	Arquitetura de microprocessadores - AU
12	11/09	Arquitetura de microprocessadores - ALU
13	17/09	Verificação de aprendizagem 01
14	18/09	Circuitos lógicos sequenciais
15	24/09	Máquinas de Estados Finitos (FSM)
16	25/09	Máquina de Turing
17	01/10	Autômato de pilha
18	02/10	Diagramas de Mealy e Moore
19	08/10	<i>Latches e Flip-flops</i>
20	09/10	Contadores síncronos
21	15/10	Contadores assíncronos
22	16/10	Registradores (RTL)
23	22/10	Verificação de aprendizagem 02
24	23/10	Arquitetura de microprocessadores - Modelo
25	29/10	Arquitetura de microprocessadores - Memória
26	30/10	Arquitetura de microprocessadores - Controle
27	05/11	Arquitetura de microprocessadores - Desvios
28	06/11	Arquitetura de microprocessadores - Endereçamento
29	12/11	Arquitetura de microprocessadores - Pilha
30	13/11	Arquitetura de microprocessadores - Funções
31	19/11	Arquitetura de microprocessadores - Integração
32	20/11	Arquitetura de microprocessadores - Evolução
33	26/11	Arquitetura de microprocessadores - Evolução
34	27/11	Software básico
35	03/12	Software básico
36	04/12	Software básico
37	10/12	Software básico
38	11/12	Verificação de aprendizagem 03
39	17/12	Revisão
40	18/12	Reavaliação
		Práticas investigativas (extra-classes)
40	80 h-a	Aulas teóricas previstas e prática investigativa

Observações:

A proposta a seguir é passível de modificações, dependentes do aceite e sugestões do Colegiado do Curso e eventualidades. Lançamentos no SGA poderão ser alterados.

As avaliações e atividades práticas acompanharão o desenvolvimento da teoria.

As datas previstas para as avaliações **são provisórias. Não haverá qualquer avaliação, sem prévio anúncio em sala de aula e sem posterior confirmação.**

Exercícios entregues fora do prazo serão penalizados por um fator de depreciação mínimo de 0.50 semana em atraso, **até o limite de 03 semanas**, após o que **NÃO mais serão aceitos para fins de avaliação** somativa. No último mês letivo, o fator de depreciação será de 0.90, **para qualquer entrega fora do prazo**, independente do atraso.

Ao final de cada mês será providenciada a publicação de valores provisórios acumulados até então, a título de acompanhamento das atividades já avaliadas.

Proposta provisória para verificações de aprendizagem				
Teoria				pontos
	01	P1	Avaliação de Desempenho Acadêmico (ADA)	05
I		P2	avaliação somativa individual acumulativa	15
		P3	avaliação somativa individual acumulativa	20
		P4	avaliação somativa individual acumulativa	20
Subtotal			$P5 = ((ADA+ISA) + P2(15)) + P3(20) + P4(20)$	60
Prática				
	15	P5	atividades práticas semanais (mínimo) e	20
		P6	prática investigativa individual (projeto e artigo)	20
Subtotal		P7	$P7 = (P4+(P5+P6))$	100
		P8	reavaliação (repositiva, se necessária)	20
Subtotal		P9	$P9 = \text{substituir}(\text{menor}(P1, P2, P3, P4, P5, P6), P8)$	100
Total			$(P7 P9)$	100 pontos

As avaliações somativas e individuais serão aplicadas de forma incremental: parte menor do conteúdo já avaliado será revista, e a maior parte será relativa do conteúdo novo.

A Avaliação de Desempenho Acadêmica (ADA) será aplicada na data e na forma indicada pelo curso. O valor obtido nessa avaliação será incorporado em até 05 pontos. A data e as formas para aplicação serão definidas, oportunamente, pela Coordenação de Curso.

A reavaliação poderá incluir o reaproveitamento parcial de valores obtidos anteriormente. Todos os pontos reunidos nessa etapa terão caráter substitutivo, independente do valor final ser superior ou inferior ao já obtido. O reaproveitamento de avaliações sobre atividades práticas, em até 30 pontos, terão prioridade sobre outras formas de avaliação.

Na eventual perda de alguma avaliação (**e apenas nas condições previstas no Manual do Aluno**), comunicar imediatamente ao professor, e apresentar petição justificada; caso aprovada, agendar a reposição (dentro do prazo de uma semana, se possível). **Em qualquer outro caso**, a **avaliação correspondente terá valor igual a zero** e a reposição de pontos somente poderá ser obtida mediante o processo de reavaliação descrito acima.