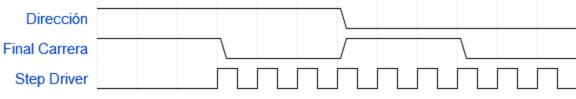
Dirección 1 forward, 0 backward



Basándose en este comportamiento obtenemos las siguientes tablas de verdad.

Dirección	Final de carrera	Salida
0	0	1
0	1	1
1	0	1
1	1	0

PWM step	Salida	A driver
0	0	0
0	1	0
1	0	0
1	1	1

Lo cual se representa en:

PWM step

