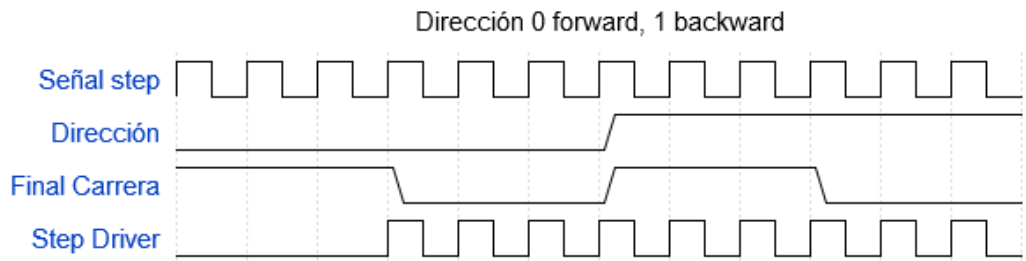


Se utiliza un buffer para el paso de la señal de habilitación negada por lo cual su tabla de verdad queda de la siguiente forma.

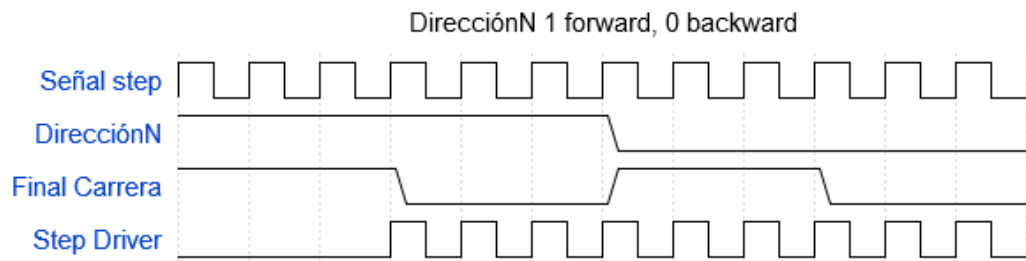
Señal step	Salida	A driver
S	0	S
S	1	Z



Basándose en este comportamiento obtenemos las siguientes tablas de verdad.

Dirección	Final de carrera	Salida
0	0	0
0	1	1
1	0	0
1	1	0

Para facilitar la lógica se debe negar la señal de entrada de Dirección.



DirecciónN	Final de carrera	Salida
0	0	0
0	1	0
1	0	0
1	1	1

Lo cual se representa en:

