

NSU-2023-T04L2e02

Постройте транзисторную схему, которая реализует формулу $R = (A \wedge (B \vee C))'$. Та же формула в другой записи: $R = \text{NOT}(A \text{ AND } (B \text{ OR } C))$.

Вам предоставлены три входных контакта, А, В и С, и выходной контакт R. Используйте нагрузочный резистор для упрощения вашего дизайна.

Не используйте никаких вентилях! Не передвигайте контакты! Вам разрешено использовать три транзистора для этого упражнения.

Как отправлять вашу работу на проверку

Проверьте устройство, нажимая входные контакты при помощи ручных контролов и записывая ваши наблюдения. Ответьте на это сообщение, присоединив файл схемы с вашим решением (и только файл схемы с вашим решением). Не меняйте строку темы (Subject:); убедитесь, что номер билета в этой строке (т.е. часть, которая начинается со **) не изменялся.