

- 3. ALL RESISTORS 0.5 WATT \pm 5% TOL. AND ALL CAPACITORS IN μ F AND AT LEAST 400 V EXCEPT AS NOTED.
- 4. DIAGRAM SHOWS RELAY IN CLEAN MODE POSITION.

Technische Änderungen vorbehalten. Vervielfältigung dieser Unterlage, sowie Verwertung ihres Inhalts sind, soweit nicht ausdrücklich zugestanden, unzulässig. Zuwiderhandlungen sind strafbar und verpflichten zu Schadenersatz (Lit. Urh.-G. UWG/BGW). Alle Rechte für den Fall der Patenterteilung oder GM-Eintragung vorbehalten.

We operate a policy of continuous development and reserve the right to change specifications without prior notice.