

## 模拟与数字芯片

Analog &amp; Digital

## 16通道、12/16位数模转换器

12位AD5767和16位AD5766均为全集成式器件,可提供中程到远程光纤电信部署的相干光系统所需的偏置范围。两款IC集成了广泛的分立元件以提供所需的电压范围和其他系统功能,其面积非常小。这些数模转换器非常适合实现光模块和光电转换功能,例如,偏置控制,包括Mach-Zehnder调制器偏置控制。



AD5766是与AD5767引脚兼容且尺寸兼容的器件,功能完全相同,但前者提供16位性能,适合需要更高分辨率的应用。AD5767和AD5766采用多功能四线式串行接口,在写入模式下能够以最高50MHz的时钟速率工作,并与串行外设接口(SPI)、QSPI、MICROWIRE和DSP接口标准兼容。这些IC的工作温度范围为 $-40\sim+105^{\circ}\text{C}$ ,功能更加多样化。

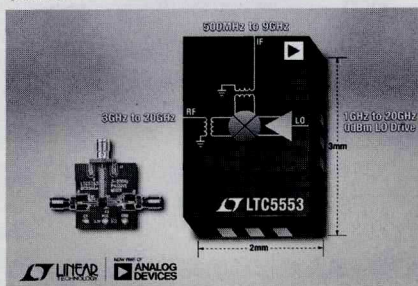
ADI

www.analog.com

## 超宽带3~20GHz混频器

LTC5553可用作上变频器或下变频器。此外,LTC5553在14GHz时提供出色的23.9dBm IIP3线性度,在17GHz时则为21.5dBm。该器件集成了一个仅需要0dBm输入驱动的LO缓冲器,因此实际上不再需要外部大功率LO放大器电路。此外,LTC5553在芯片上集成了宽带平衡-不平衡转换器。因此所有端口在各自规定的频率范围内都以单端、50 $\Omega$ 匹配模式运行。此外,该混频器具有出色的端口至端口隔离度,在17GHz时LO至RF泄漏为32dBm,因此降低了外部滤波要求。所有这些特点都使得能够最大限度减少外部组件、简化设计并提供尺寸非常小的解决方案。

LTC5553采用纤巧的12引线、3mm $\times$ 2mm塑料QFN封装。该器件规定在 $-40\sim+105^{\circ}\text{C}$ 外壳温度范围内工作,以支持扩展的环境工作温度。该混频器用单3.3V电源供电,吸取132mA静态电源电流。此外,LTC5553可通过一个使能引脚停机。当未启动时,该器件仅吸取100 $\mu\text{A}$ 最大备用电流。该使能引脚可直接驱动,以在不到0.2 $\mu\text{s}$ 的时间内迅速接通和断开,从而支持时分双工(TDD)或突发模式类型的发送器和接收器。



Linear Technology

现隶属Analog Devices公司

www.linear.com.cn

## 双通道IO-Link主机收发器

与其他IO-Link主机方案相比,MAX14819的独特架构可使功耗降低50%,完全兼容所有模式下的IO-Link和SIO通信。可靠的L+电源控制器提供可设置的限流和反向电压/电流保护,确保以最低功耗实现可靠通信。只需一片微控制器,集成成帧器/通用异步收发器(UART)拥有最强的可扩展性和高能效架构,同时支持业界最快的传输周期(400 $\mu\text{s}$ ),降低延迟。MAX14819采用48引脚(7mm $\times$ 7mm)TQFN封装,工作温度范围在 $-40\sim+125^{\circ}\text{C}$ 。面向应用包括IO-Link主机系统和IO-Link网关。



主要优势:低导通电阻、低电源电流及优化限流器结构,极大降低功耗;集成成帧器/UART提供最灵活的架构,并可支持最快传输周期;通过消除UART对微控制器的依赖性,降低材料清单(BOM)成本;65V最大额定电压和极性反接保护,帮助兼容IO-Link(1.1.2)和SIO(IEC61131-2、IEC61131-9)模式;同时兼容NPN型传



感器。

### Maxim Integrated

[china.maxmintegrated.com](http://china.maxmintegrated.com)

## 时钟管理扇出驱动器产品

ZL40231、ZL40234、ZL40241和ZL40260向客户提供了硬件管脚可控的单端和差分扇出驱动器，而ZL40230、ZL40235和ZL40240则扩充了miSmartBuffer系列，提供高度灵活的单端和差分输出(I/O)，以及可通过串行端口对每路输出进行独立控制。这些新的器件扩展了美高森美的传统差分驱动器和miSmartBuffer产品系列，提供了多种可配选项及功能，包括高达10路差分输出、基于每路输出或者每分组独立控制、超低附加抖动和电源噪声抑制等功能，从而方便客户在设计过程中轻松构建时钟树。

这些产品的其他关键特性为：

其他关键特性包括：高达3种输

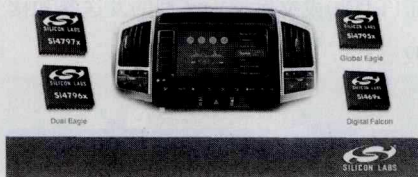
入，可支持普通晶体输入，高频晶体及时钟信号输入；高达10LVPECL/LVDS/HCSL输出；10路LVCMOS单端输出；低延时，30fs RMS(12kHz~20MHz)超低附加抖动；硬件控制引脚；串行接口；LVCMOS输出可整数分频；软件控制输出；30fs RMS(12kHz~20MHz)超低附加抖动。

### Microsemi

[www.microsemi.com](http://www.microsemi.com)

## 汽车收音机解决方案

模拟AM/FM接收器和数字收音机调谐器Global Eagle (Si4795x) 和Dual Eagle (Si4796x和Si4797x) 产品家族为可扩展性和汽车广播接收设定了新标准。Eagle产品家族扩展了Silicon Labs已经由全球领先的汽车OEM和一级供应商部署且经过现场性能验证的调谐器和接收器产品。Si479xx器件利用Silicon Labs专有技术的低中频数字架构，提供卓越的RF性能和抗干扰能力。此外，Si479xx产品家族的综合固件算法可动态调整移动车辆的信号接收，以确保在最恶劣的现场条件下获得极佳接收性能。



两种Eagle产品家族中的音频子系统为汽车音响整机提供同步、处理和分发数字和音频信号的完整解决方案。为

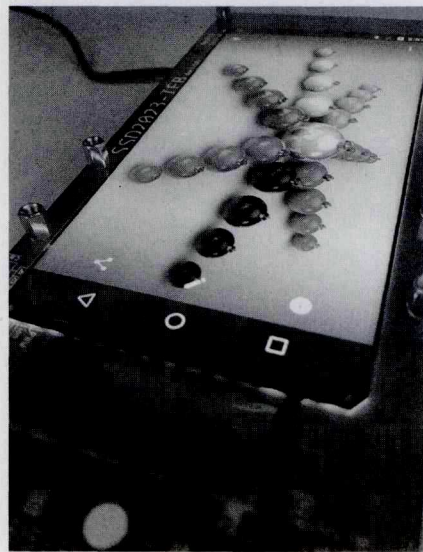
了加速上市时间，Silicon Labs提供了四通道和六通道音频后处理参考设计，支持均衡器、响度补偿、音调控制、谐波产生和音频源混合。这种灵活的架构还能够集成客户或者第三方算法。

### Silicon Labs

[www.silabs.com](http://www.silabs.com)

## 触控显示集成(TDDI)IC

SSD2023U支援全高清+ (FHD+) (1080×2160)内嵌式LTPS面板技术，是一个突破性的产品，可捕捉市场新趋势—无边框及18:9屏幕长宽比的高分辨率智能手机。



SSD2023U 的Chip-on-Film (COF) 设计，有别于传统的Chip-on-Glass (COG) 设计，有助实现最佳的“无边框”显示。目前市场上最高端的所谓“无边框”智能手机只采用了传统的COG设计，实际上达至两侧和顶部无边框，而底部则有4~4.3mm窄边沿。

**miClockBuffer™  
miSmartBuffer™**

Your complete Clock Buffer lineup  
for Data Center, Enterprise,  
and communications clock trees

**Microsemi**  
Power Matters.™