

FACULTAD DE CIENCIAS DE LA ELECTRÓNICA

TÍTULO DE TESIS:

SÍNTESIS DE INTEGRADORES DE ORDEN FRACCIONARIO USANDO HARWARE ANALÓGICO REPROGRAMABLE Y SU APLICACIÓN EN UN OSCILADOR CAÓTICO

T E S I S

QUE PARA OBTENER EL TÍTULO DE:

LIC. EN ING. EN MECATRÓNICA

PRESENTA:

CIRO FABIÁN BERMÚDEZ MÁRQUEZ

TUTORES:

Dr. Jesús Manuel Muñoz Pacheco



Puebla, Puebla, 2020