



BENEMÉRITA UNIVERSIDAD AUTÓNOMA DE PUEBLA

FACULTAD DE CIENCIAS DE LA ELECTRÓNICA

TÍTULO DE TESIS:

SÍNTESIS DE INTEGRADORES DE ORDEN FRACCIONARIO
USANDO HARDWARE ANALÓGICO REPROGRAMABLE
Y SU APLICACIÓN EN UN OSCILADOR CAÓTICO

T E S I S

QUE PARA OBTENER EL TÍTULO DE:

LIC. EN ING. EN MECATRÓNICA

PRESENTA:

CIRO FABIÁN BERMÚDEZ MÁRQUEZ

ASESOR:

DR. JESÚS MANUEL MUÑOZ PACHECO



PUEBLA, PUEBLA, SEPTIEMBRE, 2020