

آزمایشگاه مدار منطقی و معماری کامپیوتر

مقدمه ای بر مدار منطقی و نرم افزار پروتئوس

مهسا غلامی

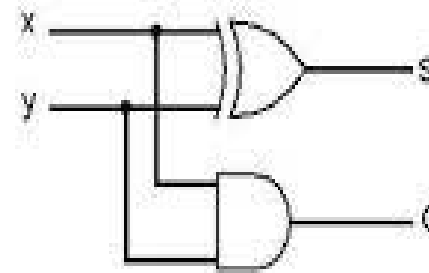
گروه مهندسی کامپیوتر، دانشکده فنی، دانشگاه گیلان

سومین پیاده‌سازی در پروتئوس

نیم جمع کننده:

x	y	S	C
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1

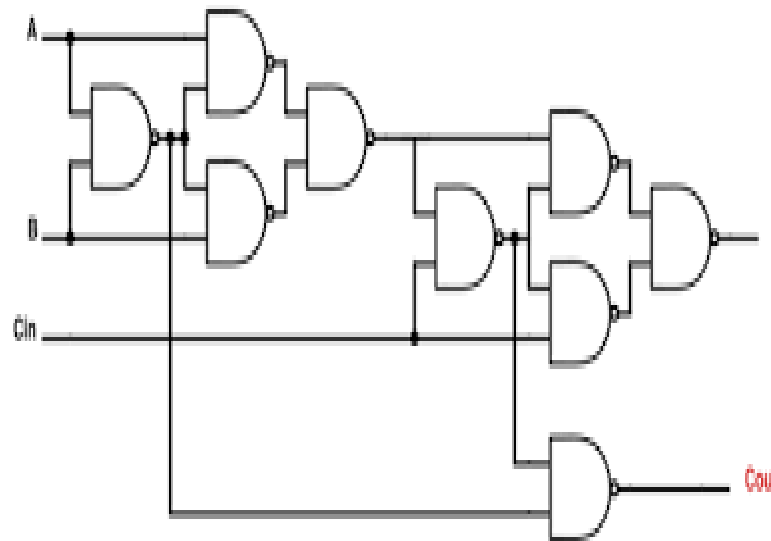
جدول درستی



دیگرام مدار منطقی نیم جمع کننده

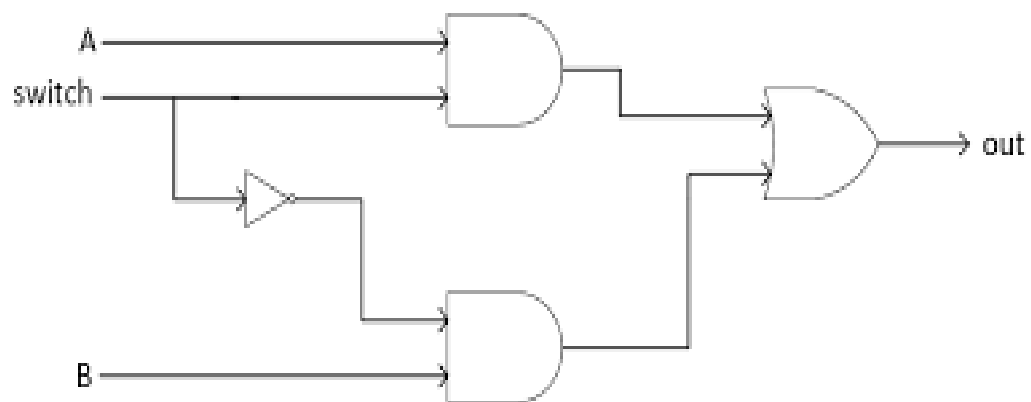
چهارمین پیاده‌سازی در پروتئوس

پیاده‌سازی تمام جمع کننده با گیت های دیگر: گیت NAND



پنجمین پیاده‌سازی در پروتئوس

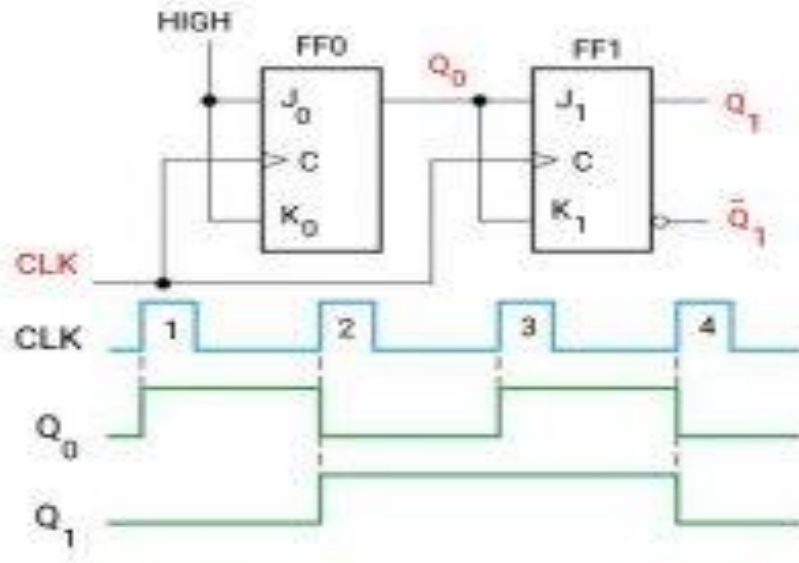
مالتی پلکسر ۲:۱



ششمین پیاده‌سازی در پروتئوس

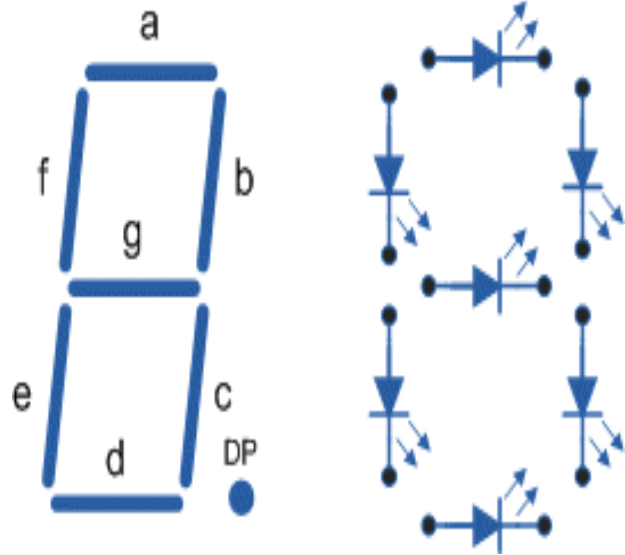
شمارنده در منطق دیجیتال و محاسبات، دستگاهی است که تعداد دفعاتی که یک رویداد یا فرایند خاص رخ داده است را ذخیره می‌کند.

شمارنده دوبیتی با JK فلیپ فلاپ:



هفتمین پیاده سازی در پروتئوس

:BCD to 7segment



پایان
۱۴۰۱