PMR3406-Microprocessadores-Avla 27/04/2020 Gustavo Rubo-4584080

1)
$$F_{ox} = 10 \text{ MHz}$$
 Tempo minimo: 1,6 µs $\left(\frac{1}{10 \text{ MHz}}\right) = 0,1 \text{ µs}$

$$\frac{1.6}{0.1} = 16 \rightarrow \text{Divisor} : \frac{F_{\text{osc}}}{32}$$

TAD Resultante: 3,2 MS

PADCS: 11

ANS12 = 1;// Selecionar o Divisor de clock => FOSC/37 ADCS1 = 1;ADCSO = 1; // Configurar tensões de referencia VCFG1 =0; //VSS=6 VCFG0 = 0; / VDD = 5V 1/ Selecionar o canal a ser convertido (AND) ADCONObits. CHS = 0: // Justificar à direitor ADFM =1; //Ligar o modo conversor ADON = 1; ll Esperar tempo de aquisição (10 ms) #include "delay h" delay_ms (10);

3)

GO=1; // Inicia a conversão
while (GO); // Espera GO/DONE voltar a Ø
int ADCres = ADRESH*256 + ADRESL
// Lendo o resultado do conversor.