

输出给 core:

第一个 23×23 块的输入较慢 (与 IO-T 只能读 8B 数据)

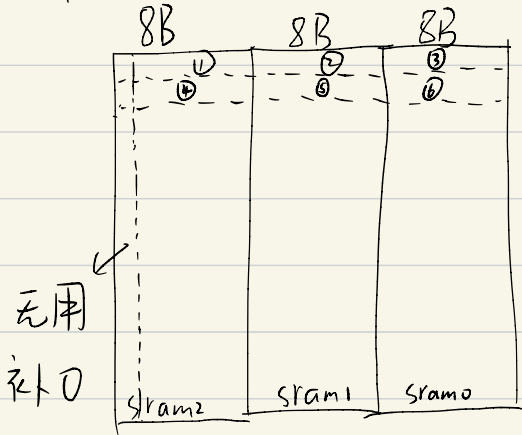
$T_{50} - T_{72}$ 输出: $23B \times 23$

$T_{73} \sim T_{98}$: 输出 23 行 } loop
停 3T

共 26T

从IO读数据

状态0: 第一个 23×23



$T_1 - T_{69}$ 输入: $8B \times 3 \times 23$

输入方式:

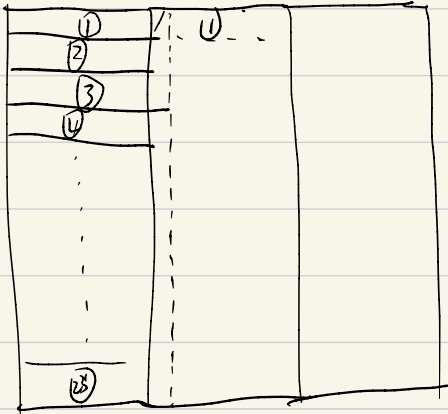
按行输入

每行的 sram2 第一个B补零, 后23个B为

输入23行 状态0结束

状态1: 未到“5”拐点处

8B



sram2 sram1 sram0

输入方式: 按行输入

每行为 8B

输入 23 行

注意: Sram 读写同一地址会发生冲突, 故输入应在输出
以前

所以: $T_{70} \sim T_{93}$ 输入 24 行 (最后一行是下一个 0)

停 3T

0

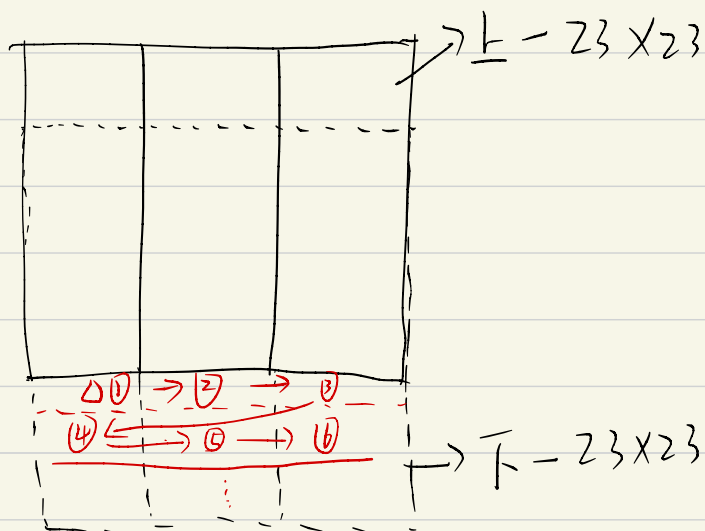
输入 23 行

停 3T

输入 23

;

状态 2: 5 拐点处



上页中的 Δ 为